Primeira Avaliação - Arquitetura 8086/8088 Resultados para Eduardo Eberhardt Pereira

Pontuação deste teste: **9,6** de 10 Enviado 15 de set de 2023 em 20:43 Esta tentativa levou 43 minutos.

	Pergunta 1	0,6 / 0,6 pt	
	Leia as proposições abaixo sobre o processador 8086 e determine quais são falsas ou verdadeiras:		
	O processador 8086 realiza o armazenamento de dados maiores que 1 byte no formato little-endian, isto é, o	[Selecionar]	
	dado é armazenado a partir do byte mais significativo ao menos significativo.	[Selectional]	
	Internamente, os endereços são representados por endereços lógicos no formato deslocamento:segmento.	[Selecionar] ~	
	Os segmentos são endereçados pelos registradores CS, DS, ES, SS.	[Selecionar]	
	Os segmentos possuem no máximo 64KB, pois o deslocamento é representado por um registrador de 16	[Selecionar]	
	bits.		
	Responder 1:		
to!	Falso		
	Responder 2:		
to!	Falso		
	Responder 3:		
to!	Verdadeiro		
	Responder 4:		

	Pergunta 2	0,6 / 0,6 pts
	Selecione as tarefas realizadas pela unidade de interface de barramento do 8086.	o
	Decodifica as instruções	
Correto!	Forma a fila de instruções	
Correto!	Responsável pelas operações de barramento externo	
	Executa as instruções	
Correto!	Realiza a geração do endereço	
Correto!	Busca, lê e escreve dados na memória e periféricos	

A segmentação da memória proposta para os processadores 8088/8086 permite priorizar a transferência de dados com tamanhos menores em detrimento da largura de banda do barramento de dados. Corretol que dados ou código sejam colocados em diferentes áreas de memória cada vez que o programa seja executado.

Correto!

/

que o sistema operacional possa realocá-los na memória mais facilmente (em locais com espaço suficiente para o respectivo segmento) e até alterar o seu tamanho (no caso de estruturas de dados dinâmicas).

Correto!



que todo endereçamento interno do código ou dados podem ser fixos pois sempre iniciam em 0 (são na realidade deslocamentos). Por isso podem ser determinados durante a montagem/compilação.

que dados e códigos possuam até 64KB, individualmente.

Pergunta 4

0,7 / 0,7 pts

O MP i8088 executa um comando cujo código em Assembly é

MOV [BX][SI+1CH], AX

Supondo que CS=3456H, DS=4567H, SS=5678H, IP=BCDEH, AX=2885H, BX=0EDCH, SI=234AH, DI=1342H, BP = 9A37H, SP=BA98H, determine o

Endereço Efetivo

3242H

Endereço Lógico

4567H:3242H

Endereço Físico

488B2H

onde fica o operando. Utilize todas as letras em maiúsculo e coloque H no final do número. O endereço lógico deve estar no formato ABCDH:1234H.

Responder 1:

Correto!

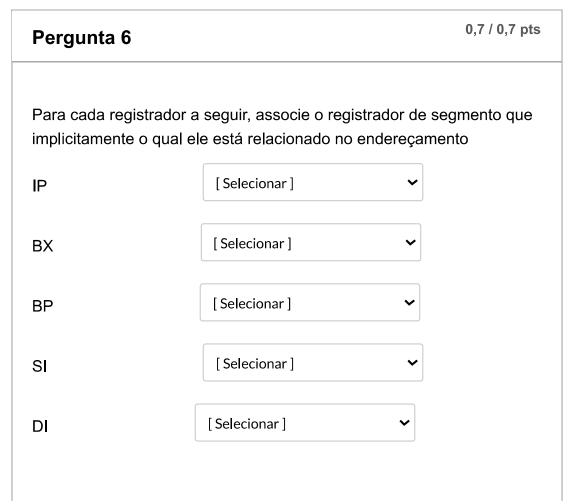
3242H

Responder 2:

Correto!

4567H:3242H





	Responder 1:	
Correto!	CS	
	Responder 2:	
Correto!	DS	
	Responder 3:	
Correto!	SS	
	Responder 4:	
Correto!	DS	
	Responder 5:	
Correto!	DS	

0,7 / 0,7 pts Pergunta 7 O MP i8088 executa um comando cujo código em Assembly é MOV [BP][DI+29H], BX Supondo que CS=3456H, DS=4567H, SS=5678H, IP=BCDEH, AX=2885H, BX=0EDCH, SI=234AH, DI=1342H, BP = 9A37H, SP=BA98H, determine o ADA2H Endereço Efetivo Endereço Lógico 5678H:ADA2H Endereço Físico 61522H onde fica o operando. Utilize todas as letras em maiúsculo e coloque H no final do número. O endereço lógico deve estar no formato ABCDH:1234H. **Responder 1:**

Correto!	ADA2H		
	Responder 2:		
Correto!	5678H:ADA2H		
	Responder 3:		
Correto!	61522H		
	Pergunta 8		0,6 / 0,6 pts
	Associe os segmentos utilizados para endere	padrões referenciados nos reg çamento indireto.	istradores
Correto!	вх	DS	•
Correto!	SI	DS	•
Correto!	DI	DS	•
Correto!	BP	SS	~
Correto!	IP	CS	•
	Outras opções de resp BX FS ES GS	oostas incorretas:	

Pergunta 9

0,6 / 0,6 pts

Os modos de endereçamento das instruções
I. MOV BX, [SI]
II. MOV SI, [BX]
III. MOV DI, [BX+SI]
IV. MOV AX, [BX+5]
V. MOV DI, [BP+SI]
VI. MOV SI, [DI+5]
são:
Indireto com Índice, Indireto com Base, Indireto com Base e Índice, Indireto com Base, Indireto com Base e Índice, Indireto com Índice
Indireto, Indireto, Indireto com Base e Índice, Indireto com Base, Indireto com Base e Índice, Indireto com Índice
○ Indireto com Índice, Indireto com base, Indireto com Base e Índice, Indireto com Base, Indireto com Índice
O Direto, Direto com Base e Índice, Direto com Base, Direto com Base e Índice, Direto com Índice
O Direto com Índice, Direto com Base, Direto com Base e Índice, Direto com Base, Direto com Base e Índice, Direto com Índice
Indireto, Indireto com Base, Indireto com Base, Indireto com Base e Índice, Indireto com Índice

Correto!

	Pergunta 10		0,6 / 0,6 pts
	Para cada um dos modos de endereçamento, selecione o segmento padrão usado pelo 8086 no acesso à memória?		
	[BP+SI]	SS	
	[DI]	[Selecionar]	•
	[BX + DI]	[Selecionar]	•
	[SI]	DS	
	[BP]	[Selecionar]	•
	Responder 1:		
Correto!	SS		
	Responder 2:		
Correto!	DS		
	Responder 3:		
Correto!	DS		
	Responder 4:		
Correto!	DS		
	Responder 5:		
Correto!	SS		

Pergunta 11 Identifique para cada modo de endereçamento o número de buscas na memória necessários para trazer o operando para dentro do

	processador. Não considere a busca do código de operação.		
	Imediato	[Selecionar]	•
	Via Registrador	[Selecionar]	•
	Direto	[Selecionar]	•
	Indireto	[Selecionar]	•
	Indireto + Base	[Selecionar]	•
	Indireto + Índice	2	
	Indireto + Base + Índice	2	
	Responder 1:		
Correto!	1		
	Responder 2:		
Correto!	0		
	Responder 3:		
Correto!	2		
	Responder 4:		
Correto!	1		
	Responder 5:		
Correto!	2		
	Responder 6:		
Correto!	2		
	Responder 7:		
Correto!	2		

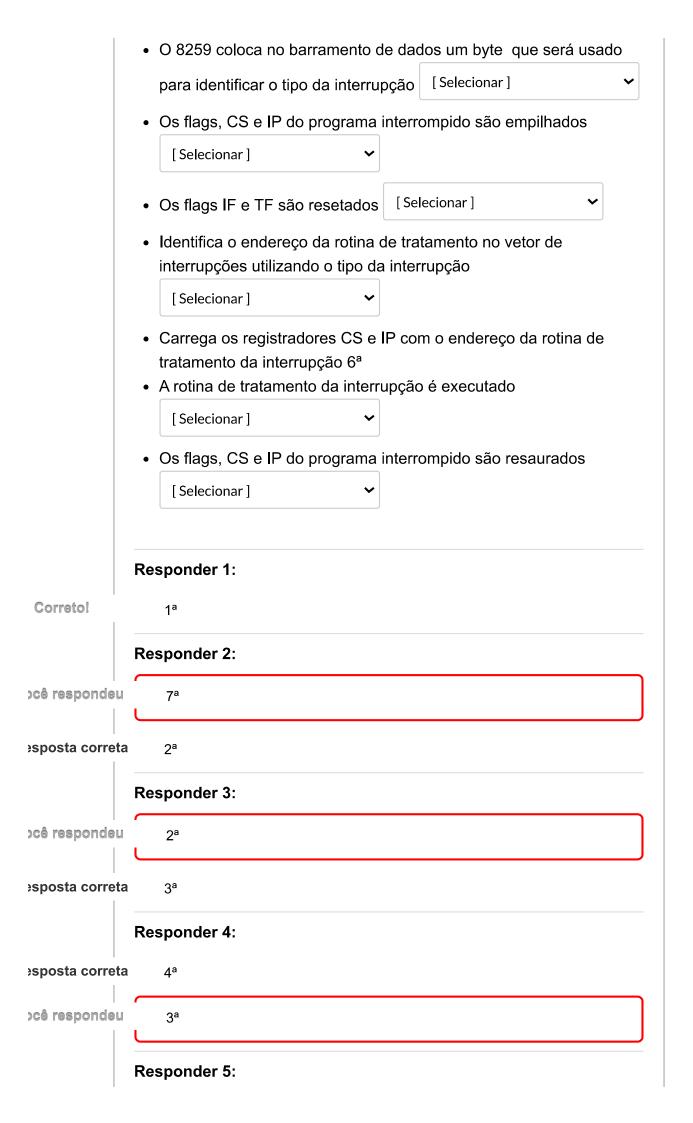
Pergunta 13

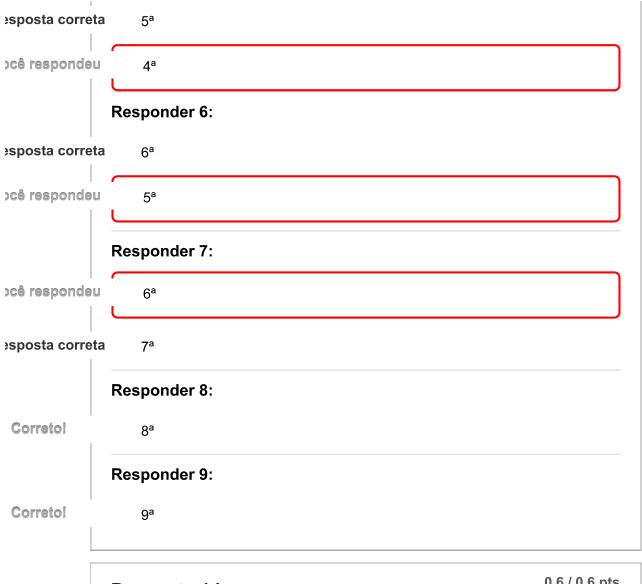
Correto!

0,2 / 0,6 pts

O controlador programável de interrupções 8259A é responsável por tratar os pedidos de interrupções dos periféricos (internos e externos ao PC). Quando recebe um pedido de interrupção, o 8259 realiza um pedido de interrupção para o 8086/8088. Coloque as operações a seguir na ordem (selecione o respectivo ordinal) na qual elas devem ser executadas para tratar a interrupção.

- O processador termina a instrução que estiver sendo executada 1ª
- Ativa o pino INTA' para avisar que está pronto para executar a interrupção [Selecionar]





Pergunta 14

0,6 / 0,6 pts

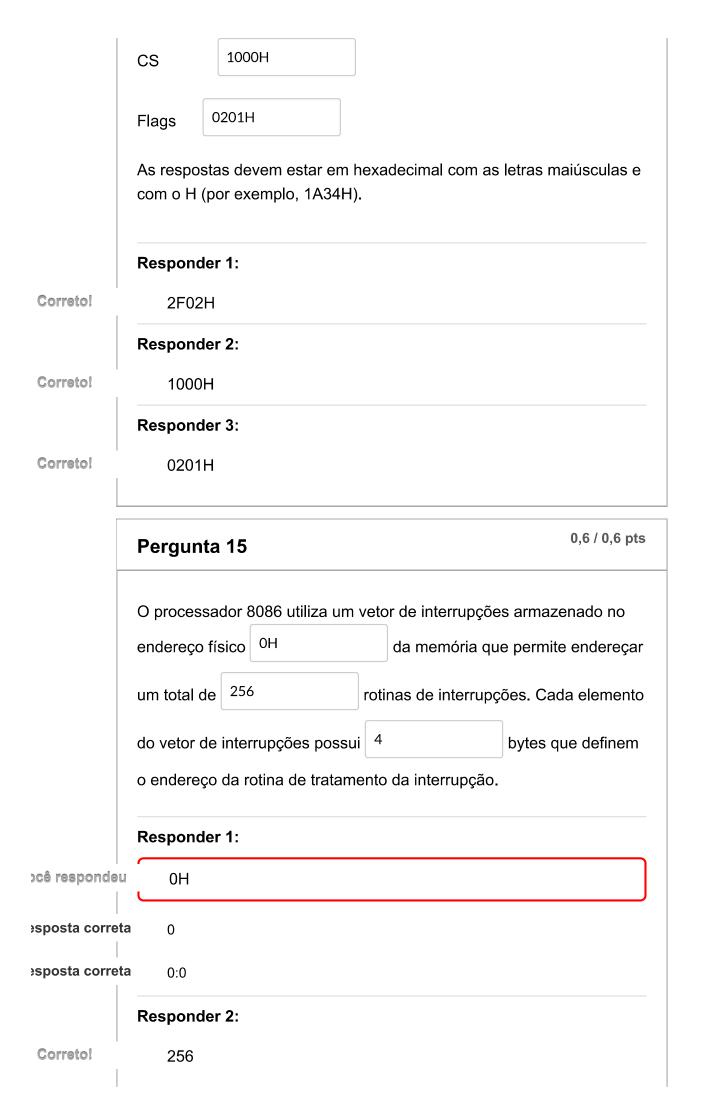
Assuma que o seguinte segmento de memória represente o dump de uma parte do da pilha do sistema em uma chamada de uma interrupção:

```
3FFF7: 01H
3FFF8: 02H
3FFF9: 2FH
3FFFA: 00H
3FFFB: 10H
3FFFC: 01H
3FFFD: 02H
3FFFE: 42H
```

Determine o conteúdo dos registradores a seguir no caso em que SS = 3000H e SP = FFF8:

IΡ

2F02H



Responder 3:

Correto!

4

Pergunta 16

0,6 / 0,6 pts

Dado o fragmento de memória a seguir, a instrução

```
int 15H
```

armazenada no endereço 1020H:2F00H é executada. Em qual endereço lógico está armazenada a rotina de tratamento dessa interrupção? A resposta deve estar no formato de endereço lógico (separado por :), as letras maiúsculas no caso de caractere hexadecimal e sem o H (por exemplo, 1A34:456B).

```
0000:0000 68 10 A7 00 8B 01 70 00-16 00 95 03 8B 01 70 00 0000:0010 8B 01 70 00 CC 06 0C 02-53 07 0C 02 FF 03 0C 02 0000:0020 59 07 0C 02 0A 04 0C 02-3A 00 95 03 54 00 95 03 0000:0030 6E 00 95 03 88 00 95 03-A2 00 95 03 FF 03 0C 02 0000:0040 BD 08 0C 02 E2 09 0C 02-E8 09 0C 02 5D 04 0C 02 0000:0050 EE 09 0C 02 0D 02 DF 02-00 0A 0C 02 8B 05 0C 02 ...

1020:0000 72 10 A7 00 7C 10 A7 00-4F 03 EF 0D 8A 03 EF 0D 1020:0010 17 03 EF 0D 86 10 A7 00-90 10 A7 00 9A 10 A7 00 1020:0020 B8 10 A7 00 B8 10 A7 00-40 01 13 04 60 09 B6 0C 1020:0040 EA AE 10 A7 00 EE 00 F0-B8 10 A7 00 B8 10 A7 00 EI 007 00 B8 10 A7 00
```

Correto!

02DF:020D

spostas corretas

02DF:020D

Pontuação do teste: 9,6 de 10