

X1

Конт.

Цепь

TX1

RX1

3

4

5

6

7

8

9

DRB-9FA

UART

X2

Конт.

Цепь

NET37

2

SMA-KWHD

Входной сигнал

ЭЗ

Лит.

Масштаб

Масса

СХЕМА ЭЛЕКТРИЧЕСКАЯ

ПРИНЦИПИАЛЬНАЯ

Лист 1

Листов 2

*

Изм.

Лист

№ докум.

Подп.

Дата

Разраб.

Пров.

Т. контр.

Нач. сект.

Н. контр.

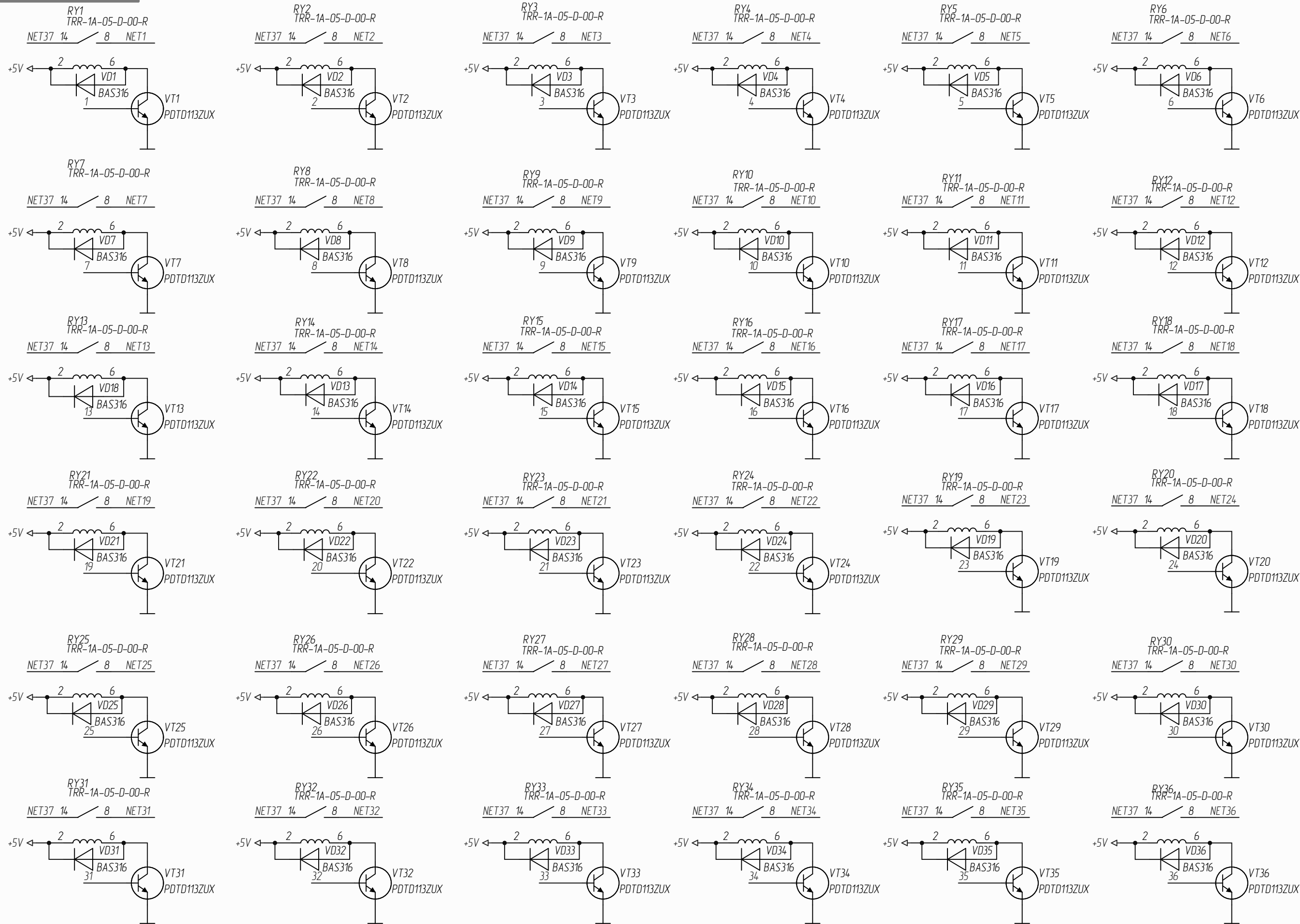
Утв.

*

*

*

Формат А3



Подп. и дата

Инв. № дубл.

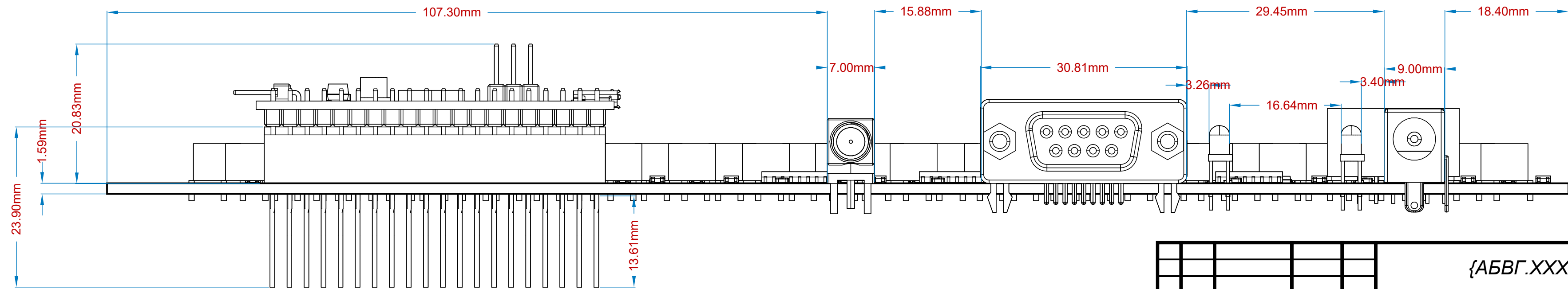
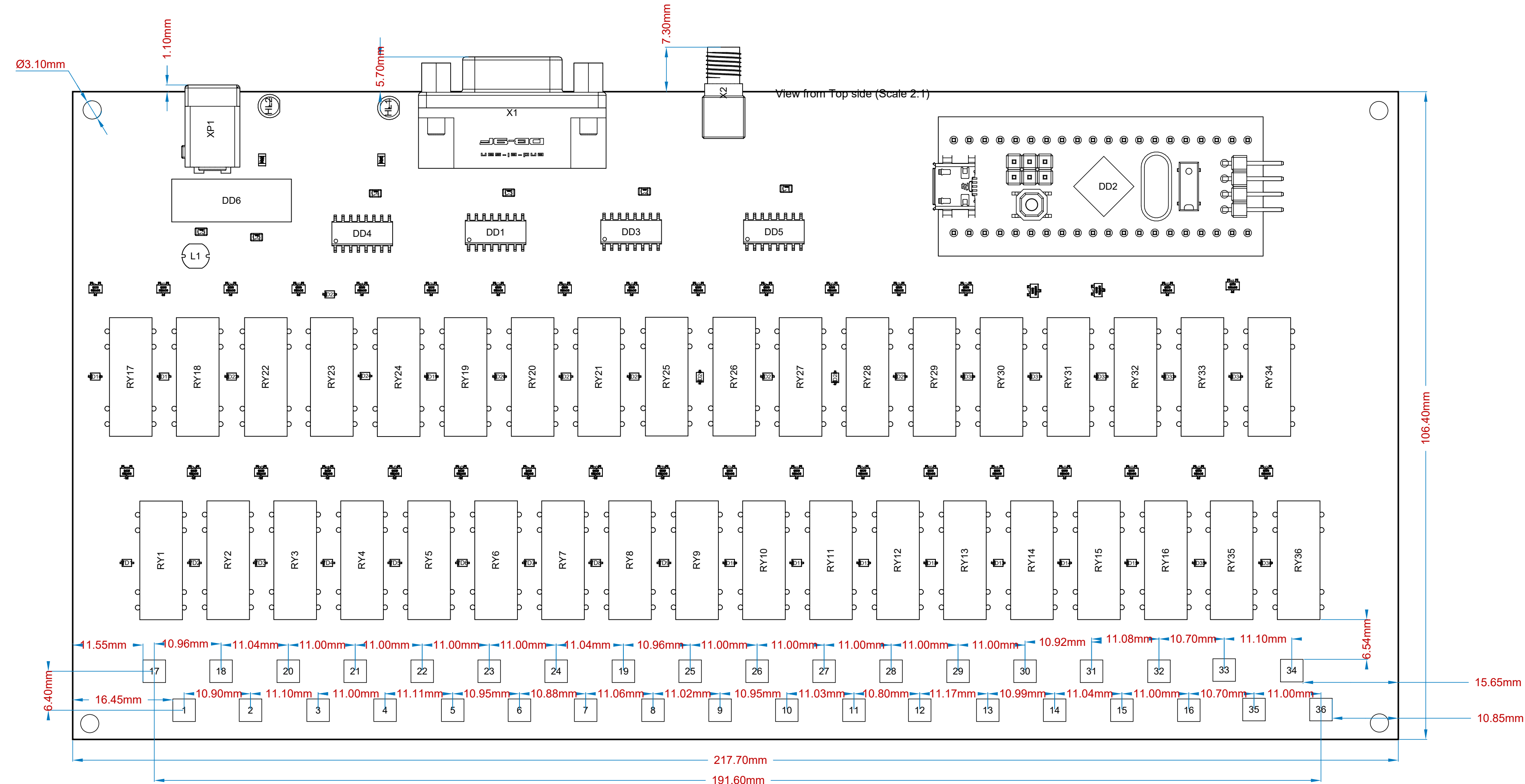
Взам. инв. №

Подп. и дата

Инв. № подл.

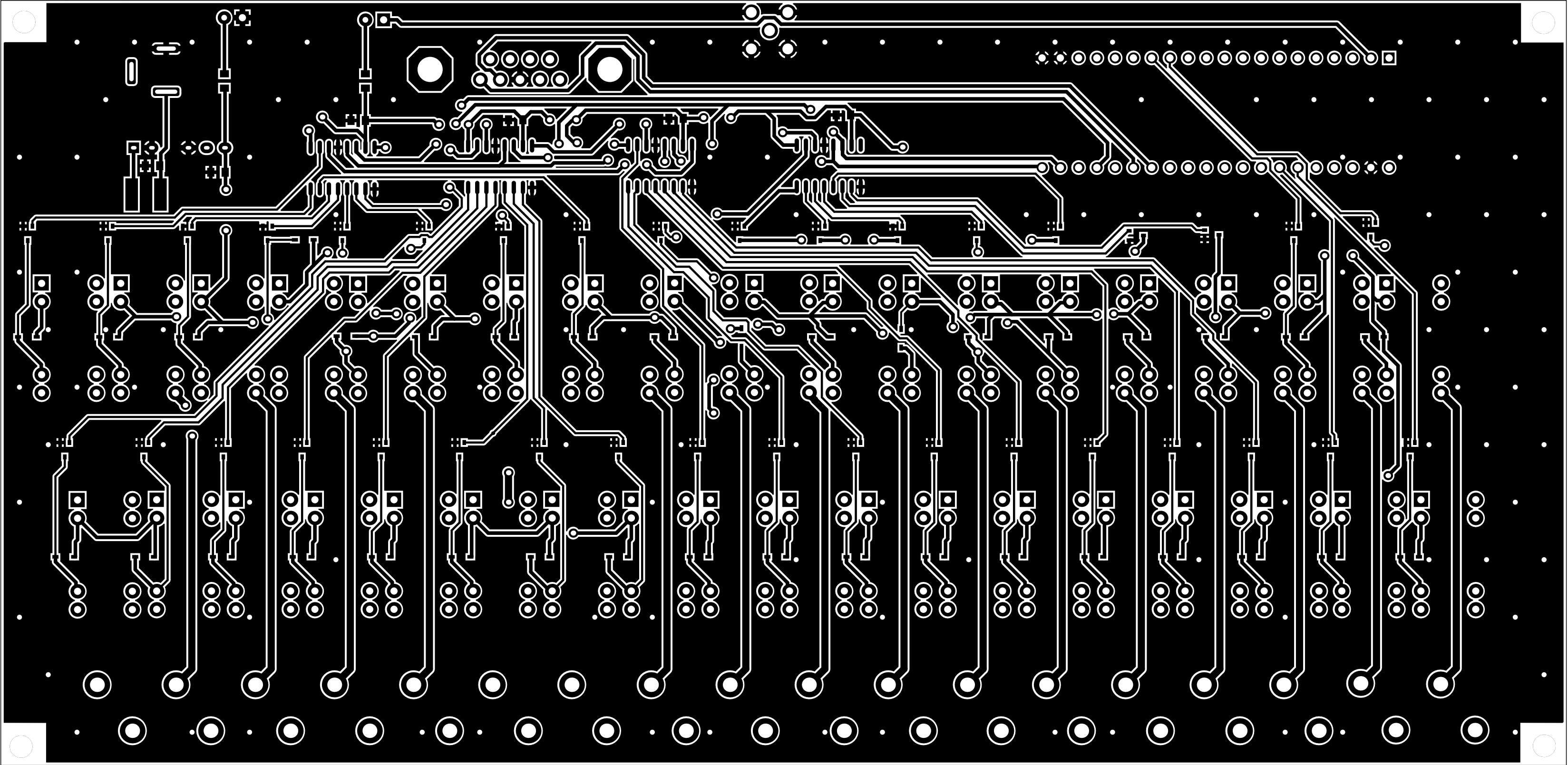
Изм.	Лист	№ докум.	Подп.	Дата

Име. № подл.	Подп. и дата
Взам. ине. №	Име. № подл.
Подп. и дата	Подп. и дата
Име. № подл.	Подп. и дата



					{АБВГ.ХХХХХХ.ХХХСБ}		
Изм.	Лист	№ докум.	Подп.	Дата	Сборочный чертёж верхней платы		
Разраб.							
Проверил							
Т. контр.							
Н. контр.							
Умв.							
					Лит.	Масса	Масштаб
					1		1:1
					Лист	Листов	1

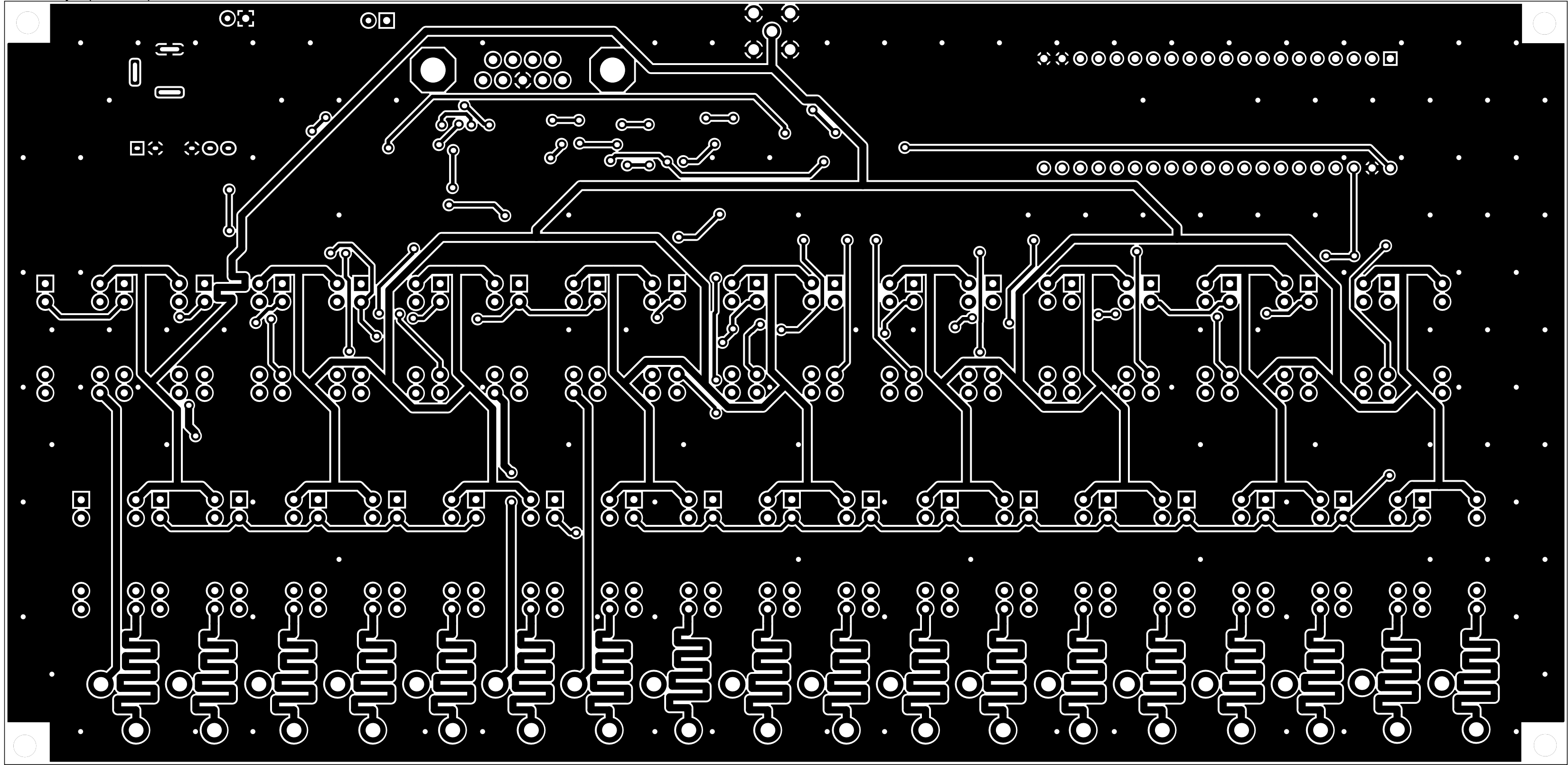
Top Layer (Scale 2:1)



Име, № подл.	Подп. и дата
Взам. инв. №	Име, № подл.
Подп. и дата	Подп. и дата
Име, № подл.	Подп. и дата

					{АБВГ.ХХХХХХ.ХХХСБ}						
					Верхний слой	Лит.		Масса		Масштаб	
Изм.	Лист	№ докум.	Подп.	Дата						1:1	
Разраб.											
Проверил											
Т. контр.											
						Лист 1		Листов 1			
Н. контр.											
Утв.											

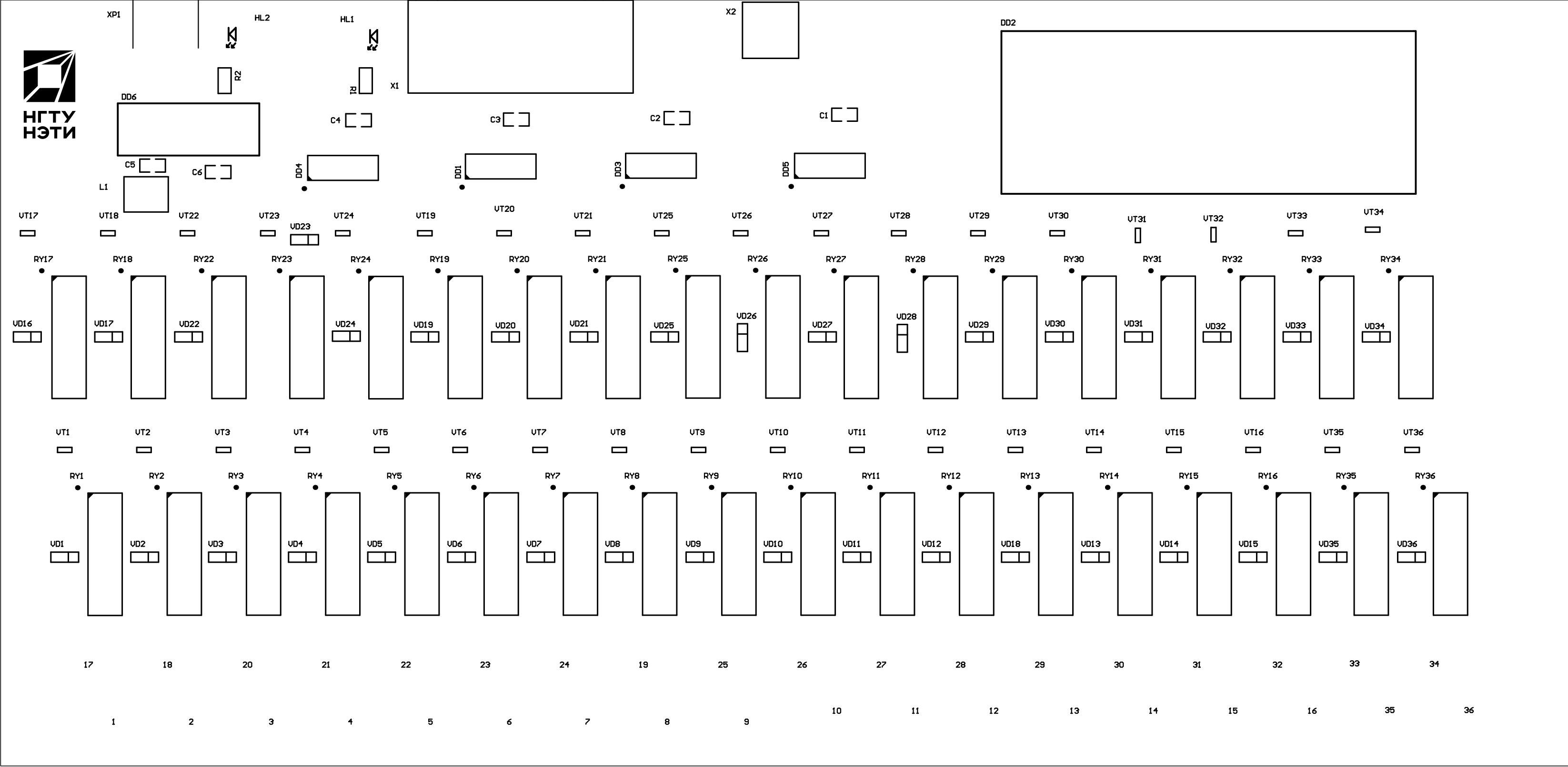
Bottom Layer (Scale 2:1)



Име, № подл.	Подп. и дата
Взам. инв. №	Име, № подл.
Подп. и дата	Подп. и дата
Име, № подл.	Подп. и дата

					{АБВГ.ХХХХХХ.ХХХСБ}				
					Нижний слой	Лит.		Масса	Масштаб
Изм.	Лист	№ докум.	Подп.	Дата					1:1
Разраб.									
Проверил									
Т. контр.						Лист	1	Листов	1
Н. контр.									
Утв.									

Top Overlay (Scale 2:1)



Име, № подл.	Подп. и дата
Взам. инв. №	Име, № подл.
Подп. и дата	Подп. и дата

{АБВГ.ХХХХХХ.ХХХСБ}							
Изм.	Лист	№ докум.	Подп.	Дата	Шелкография		
Разраб.							
Проверил							
Т. контр.							
Н. контр.							
Утв.							
					Лит.	Масса	Масштаб
					1		1:1
					Лист	Листов	1

