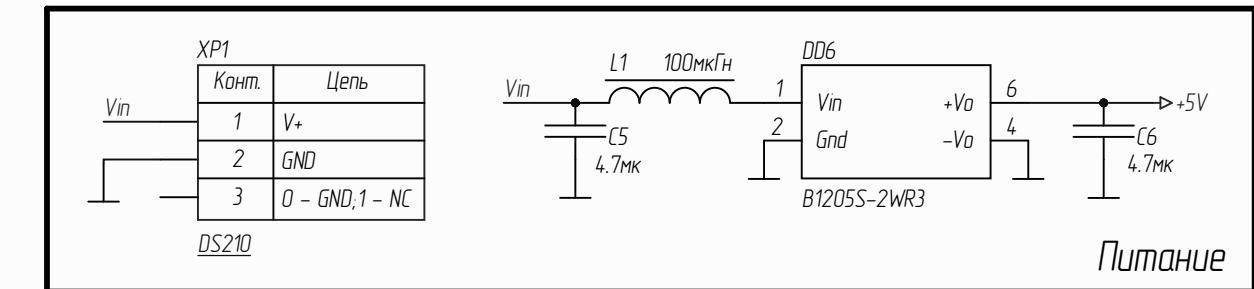
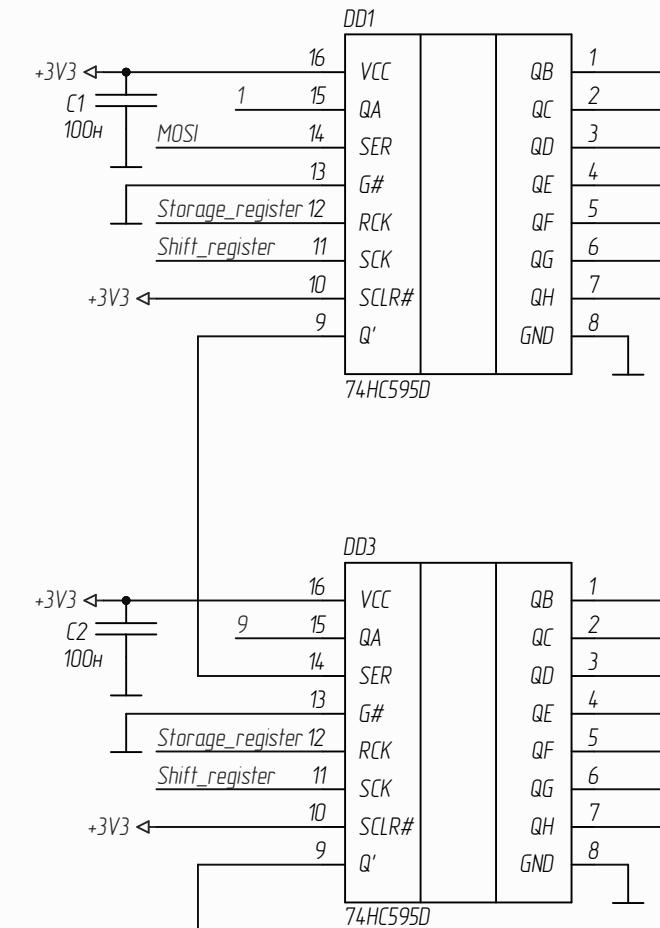
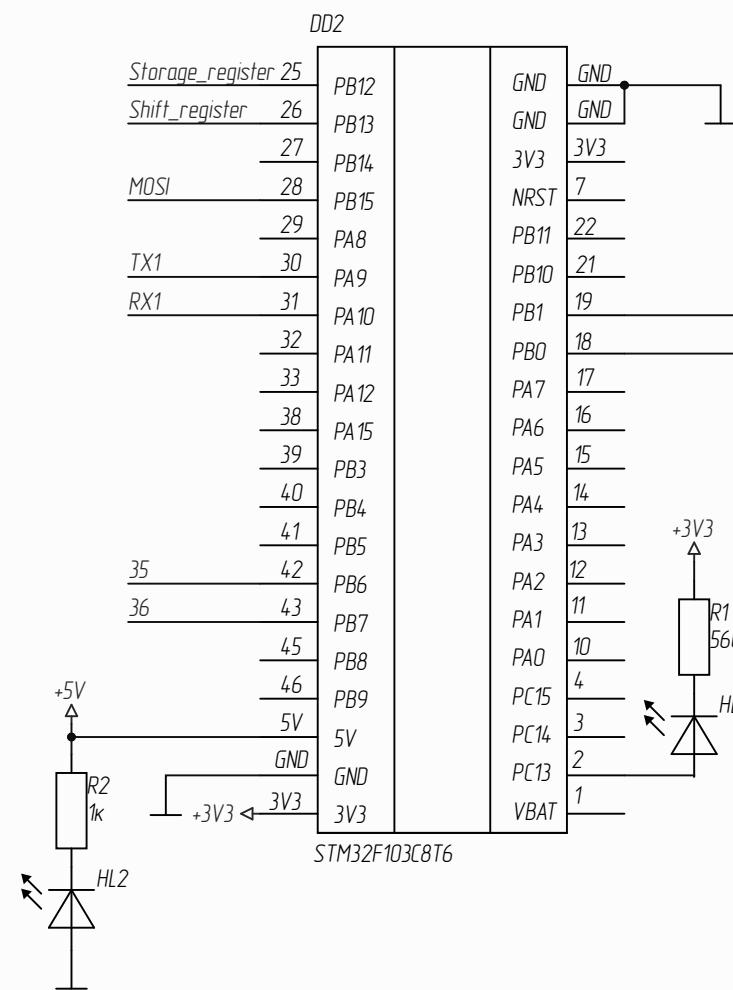
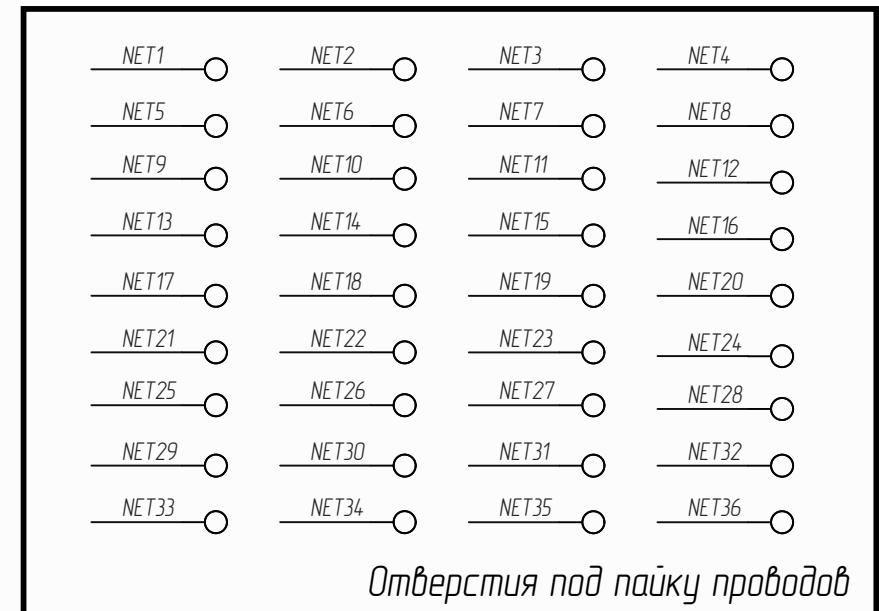




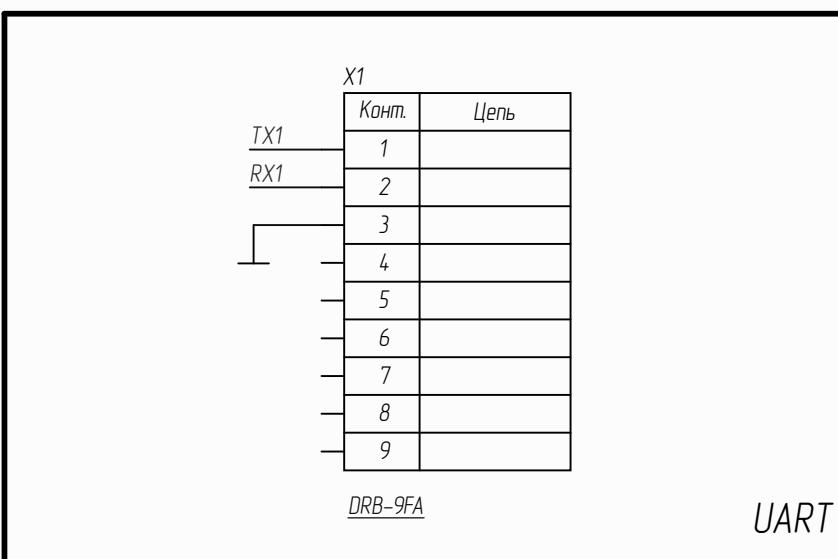
<i>Инв. № подл.</i>	<i>Подл. и дата</i>	<i>Взам.инв.№</i>	<i>Инв.№ дубл.</i>	<i>Подл. и дата</i>	<i>Справ.№</i>	<i>Перв.примен.</i>



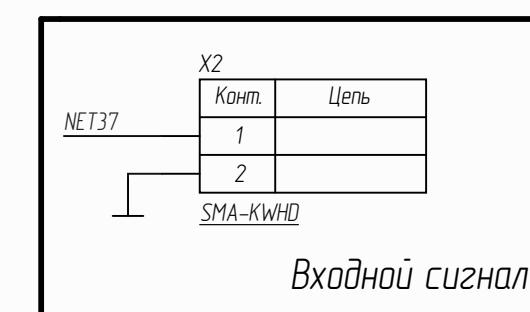
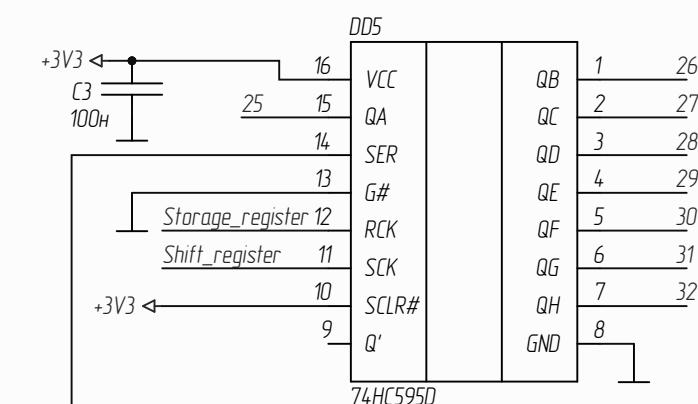
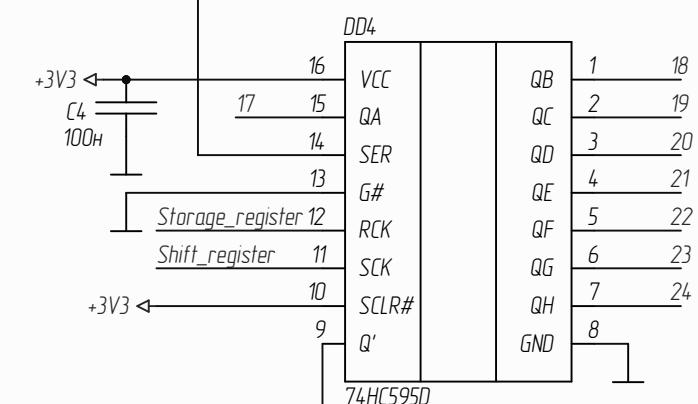
Питание



Отверстия под пайку проводов



UART



Входной сигнал

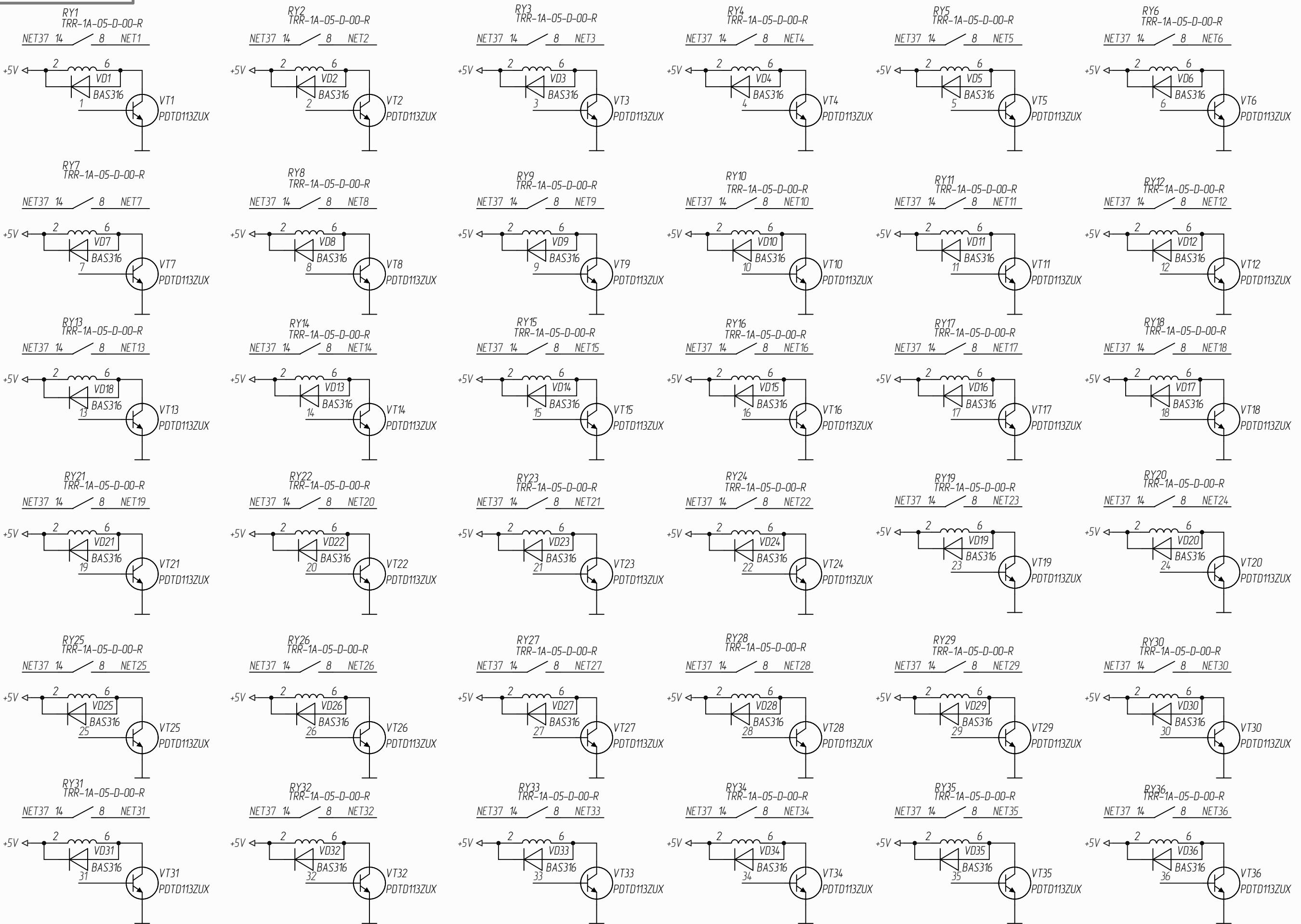
Изм.	Лист	№ докум.	Подп.	Дата
Разраб.	*			
Пров.	*			
Т.контр.				
Нач.сект.				
Н.контр.				
Утв.	*			

33

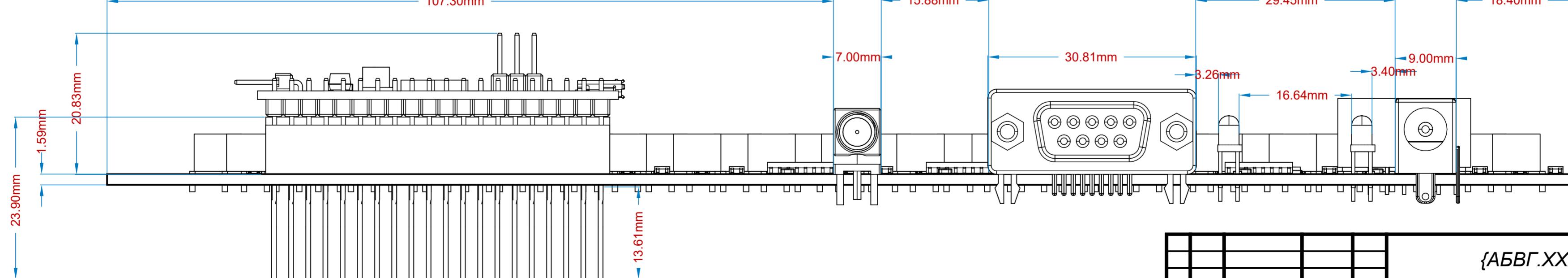
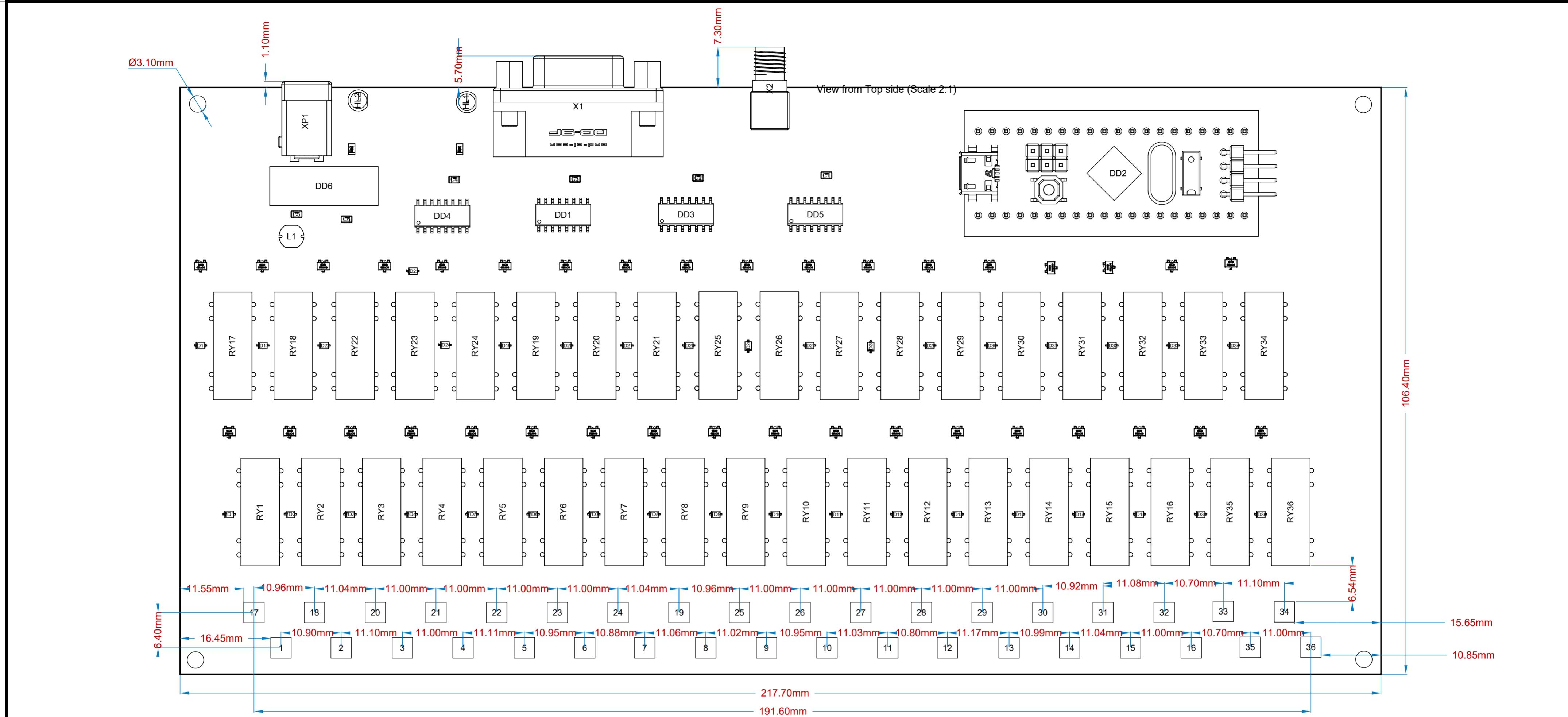
СХЕМА ЭЛЕКТРИЧЕСКАЯ ПРИНЦИПИАЛЬНАЯ

<i>Лит.</i>	<i>Масштаб</i>	<i>Масса</i>
<i>Лист</i>	<i>1</i>	<i>Листов</i>
		<i>2</i>

εε



Изм.	Лист	№ докум.	Подп.	Дата



{АБВГ.XXXXXX.XXXСБ}

Изм.	Лист	№ докум.	Подп.	Дата
Разраб.				
Проверил				
Т. контр.				
Н. контр.				
Утв.				

Сборочный чертёж верхней платы

Лит. Масса Масштаб

1:1

Лист 1 Листов 1

Изм. № подп.	Годп. и дата	Взам. № подп.	Инв. № подп.	Подп. и дата

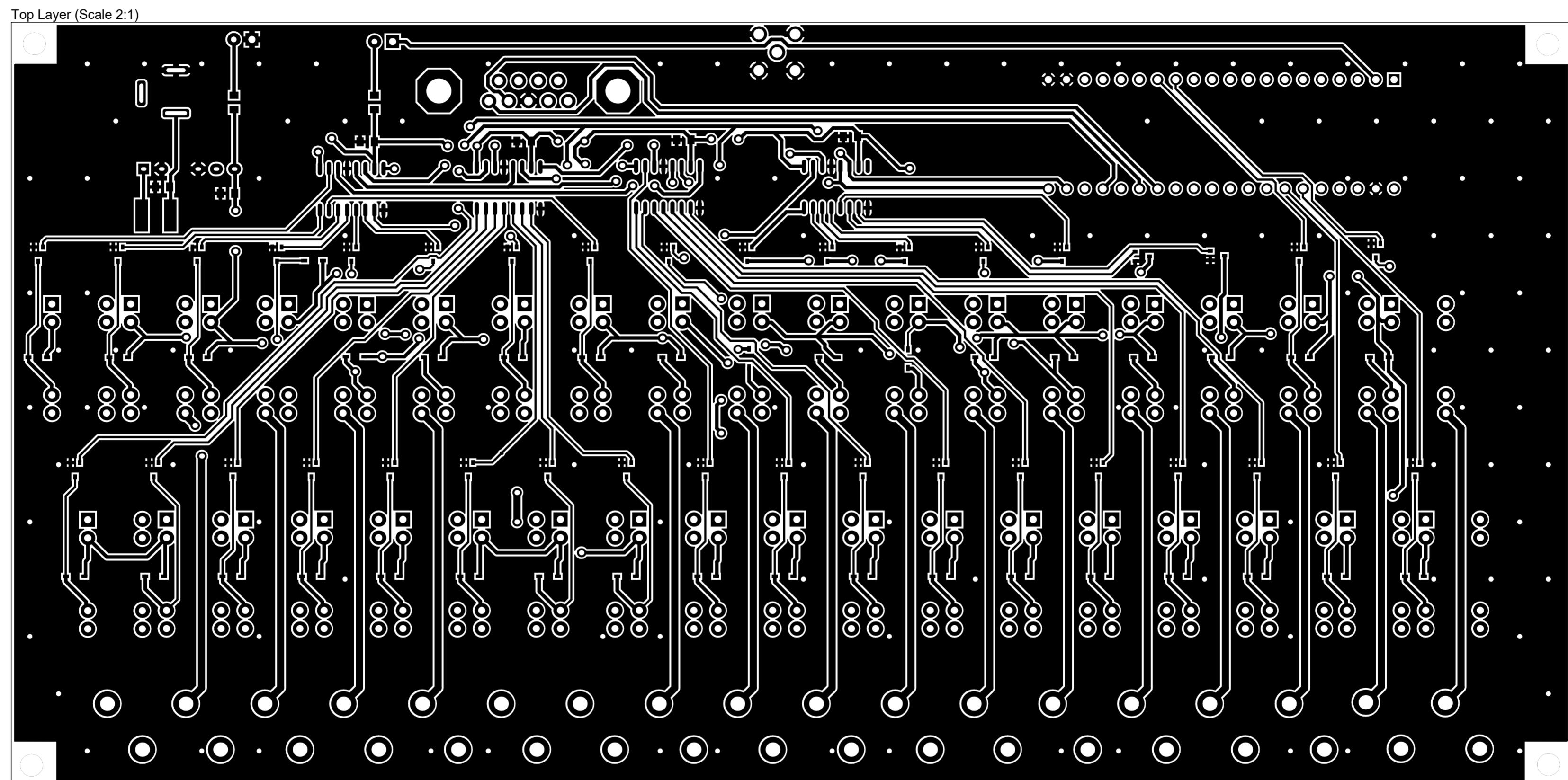
A

B

Формат А2

A

B



Инв. № подр.	Годп. и дата	Взам. инв. №	Инв. № подр.	Подп. и дата
--------------	--------------	--------------	--------------	--------------

Изм.	Лист	№ докум.	Подп.	Дата
Разраб.				
Проверил				
Т. контр.				
Н. контр.				
Утв.				

{АБВГ.XXXXXX.XXXСБ}

Верхний слой

Лит.	Масса	Масштаб
Лист 1	Листов 1	1:1

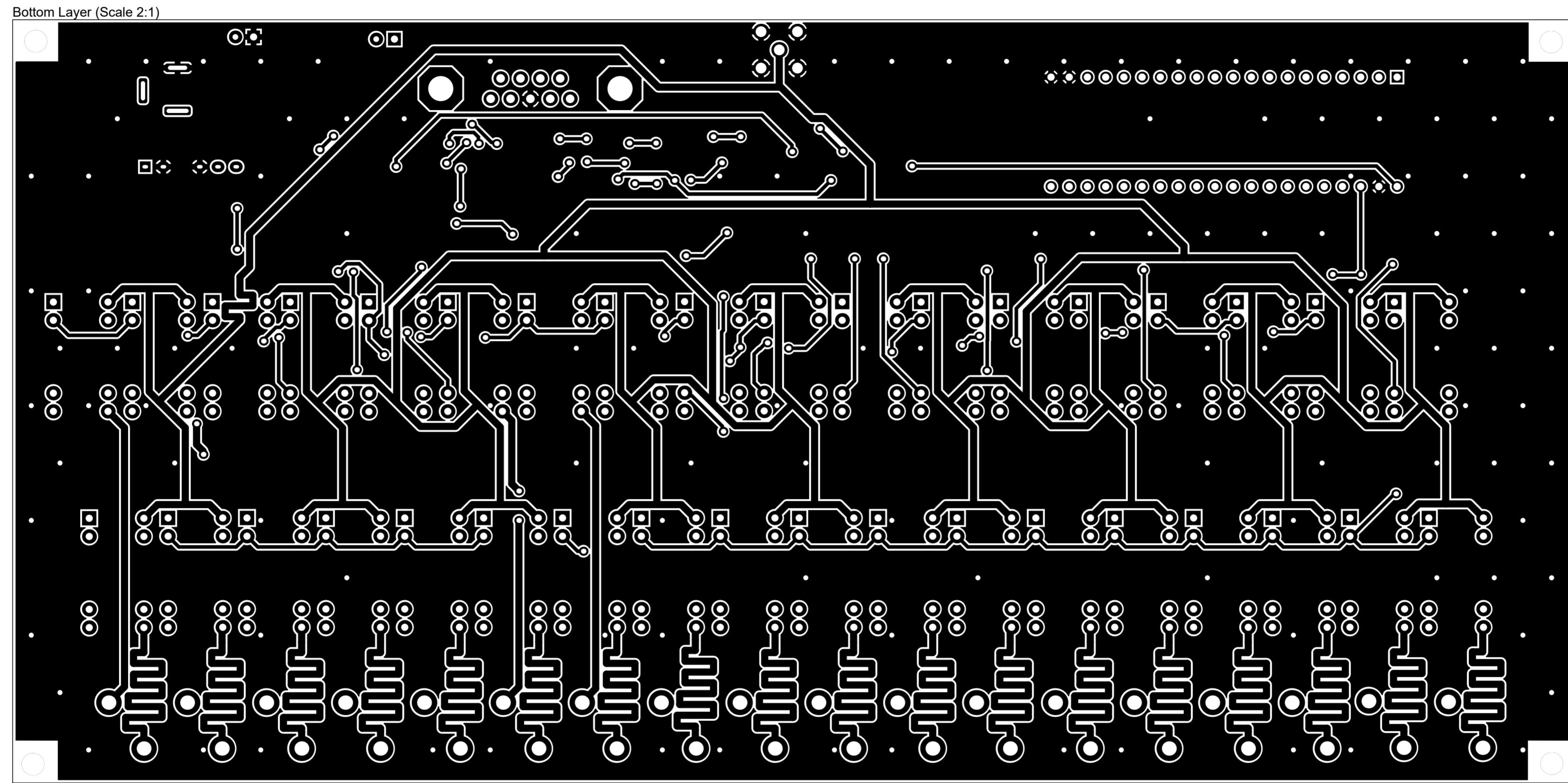
A

Б Копировал

Формат А2

A

B



Инв. № подр.	Годп. и дата	Взам. инв. №	Инв. № подр.	Годп. и дата
--------------	--------------	--------------	--------------	--------------

Изм.	Лист	№ докум.	Подп.	Дата
Разраб.				
Проверил				
Т. контр.				
Н. контр.				
Утв.				

{АБВГ.XXXXXX.XXXСБ}

Нижний слой

Лит.	Масса	Масштаб
Лист 1	Листов 1	1:1

A

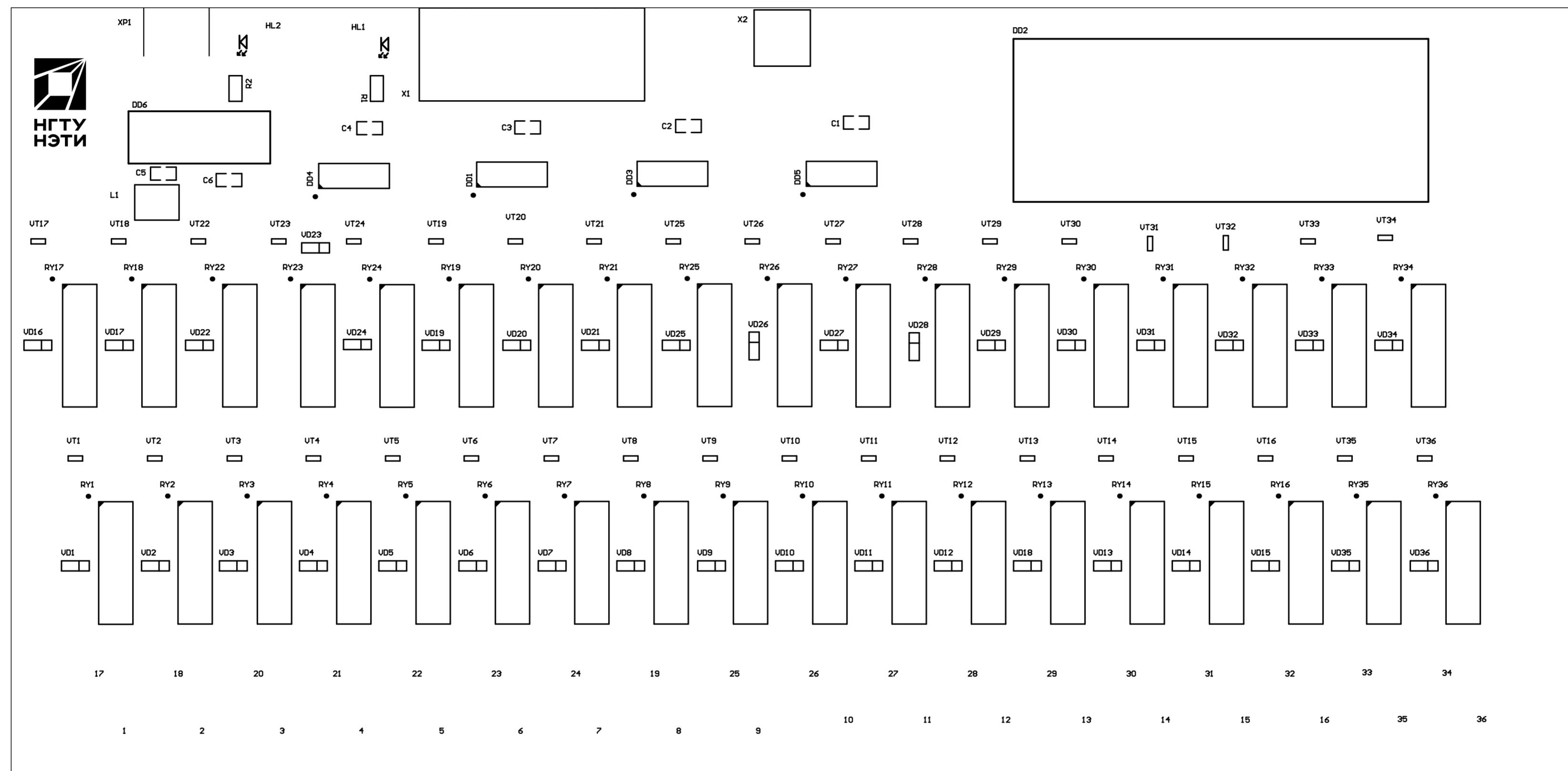
Б Копировал

Формат А2

A

B

Top Overlay (Scale 2:1)



Инв. № подп.	Подп. и дата	Взам. инв. №	Инв. № подп.

Изм.	Лист	№ докум.	Подп.	Дата
Разраб.				
Проверил				
Т. контр.				
Н. контр.				
Утв.				

{АБВГ.XXXXXX.XXXСБ}

Шелкография

Лит.	Масса	Масштаб
		1:1
Лист 1	Листов 1	

A

Б Копировал

Формат А2



НГТУ
НЭТИ

