# Structuring the Synthesis of Heap-Manipulating Programs

NADIA POLIKARPOVA, University of California, San Diego, USA ILYA SERGEY, University College London, UK

## Introduction

## Spécifications pour la Synthèse

## Règles d'Inférence Basiques

## Unification Spatiale et Backtrack

## Raisonner sur les contraintes pures

Préconditions

## Raisonner sur les contraintes pures

Postconditions

Mémoire dynamique

## Synthèse pour prédicats inductifs Induction

mauctic

Déroulement de prédicat

Etiquette de niveau

Déroulement dans la postcondition

## Permettre l'appel de procèdure

Enlévement de l'appel

## Synthetic Separation Logic

## **Garanties Formelles**

## Algorithme de synthèse basé sur SSL

#### Optimisations:

Règles inversibles

#### Optimisations:

- Règles inversibles
- ► Recherche multi-phase

#### Optimisations:

- Règles inversibles
- ► Recherche multi-phase
- Rèduction des symétries

#### Optimisations:

- Règles inversibles
- ► Recherche multi-phase
- Rèduction des symétries
- Règles d'échec

#### Optimisations:

- Règles inversibles
- ► Recherche multi-phase
- Rèduction des symétries
- ▶ Règles d'échec

#### Extensions:

Fonctions auxilliaire

#### Optimisations:

- Règles inversibles
- Recherche multi-phase
- Rèduction des symétries
- ▶ Règles d'échec

#### Extensions:

- Fonctions auxilliaire
- Enlèvement de branches

## Benchmark