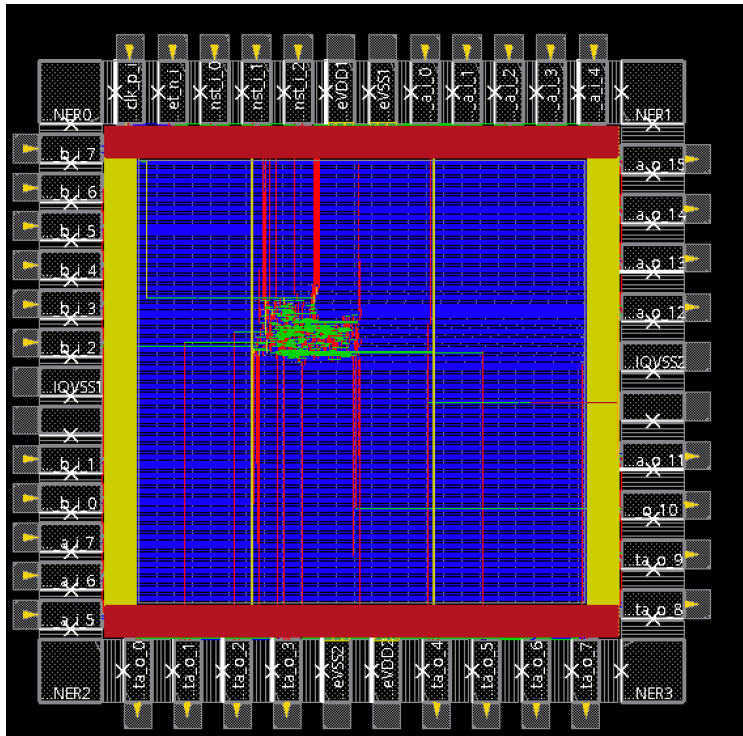


Report

B07901146 電機三 林宏軒

1.

Layout:



Message:

```
*****End: VERIFY GEOMETRY*****  
*** verify geometry (CPU: 0:00:01.2  MEM: 82.5M)  
  
innovus 6>  
***** START VERIFY ANTENNA *****  
Report File: CHIP.antenna.rpt  
LEF Macro File: CHIP.antenna.lef  
Verification Complete: 0 Violations  
***** DONE VERIFY ANTENNA *****  
(CPU Time: 0:00:00.0  MEM: 0.000M)
```

```
innovus 6> VERIFY_CONNECTIVITY use new engine.th Cor
```

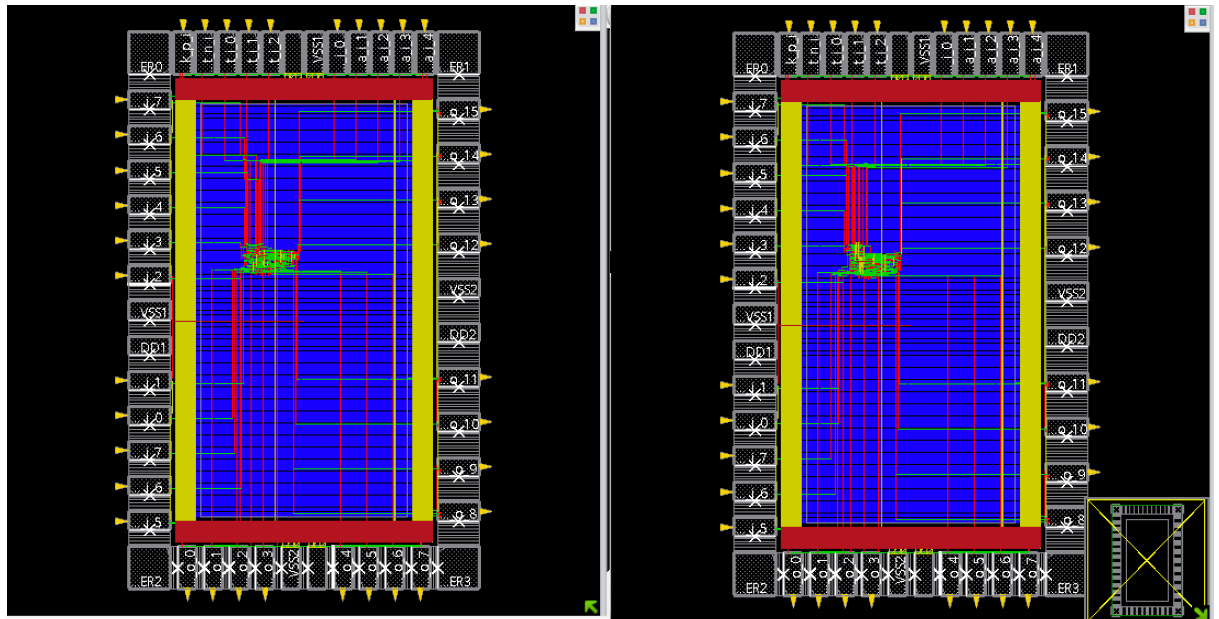
```
***** Start: VERIFY CONNECTIVITY *****  
Start Time: Thu Mar 25 18:21:56 2021
```

MB/91.4 MB

年3月25日 GMT+8 下午6:00:43

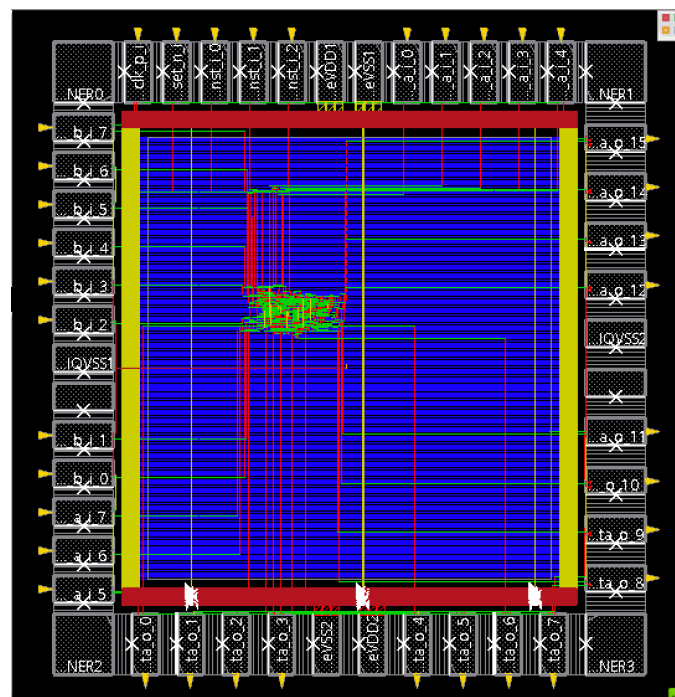
2. Discussion:

(1)



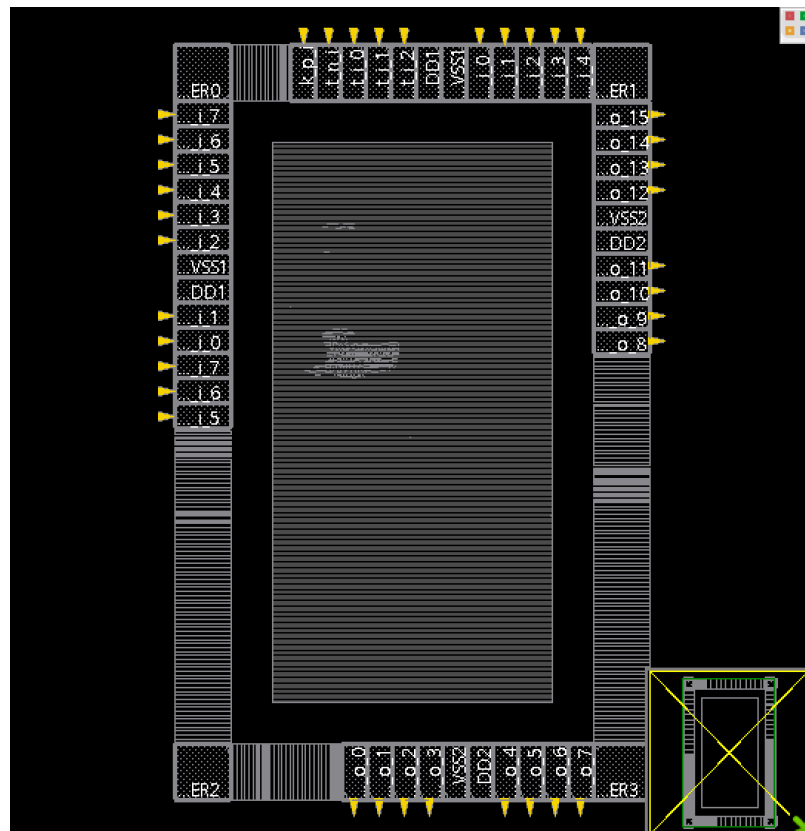
上面兩張圖是我更改 floorplan 大小所形成的圖，floorplan 的長寬比設為 2，因此他變成了長方形。調此參數感覺沒有什麼影響，但我還是傾向於使用正方形的 layout。另外左右兩張圖的差別為在 place standard cell 這一步驟的 maximum density 不一樣所致，左邊那張圖 density 為 0.1，右邊為 0.9。這步驟的意義在於把 cell 放在好繞線的地方，由圖可看見繞線會有些許的不同。

(2)



上圖為調整 power ring 的粗細，我將它調成 1，另外我將 stripe 往左移，所以繞線會有不同，IR drop 可能會有影響。

(3)



這張圖是我將 core utilization 調為 0.2，core utilization 調整的是 core 裡面 cell 佔的面積為多少，由圖可見，這個參數不能調太大，不然會連帶影響到 floorplan 的設定，或是沒辦法顯示出來。