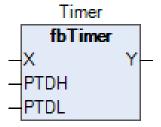


Timer

Dokumentasjon av funksjonsblokk

Brukt i PLS program for Sande reinseanlegg





ENDRINGSHISTORIKK

Versjon	Endringsgrunnlag	Utarbeida av	Dato
А	Første versjon	Peter Søreide Skaar Vegard Aven Ullebø Roar Bøyum	18.04.2024

		_	_	_		N I	S	Λ	\mathbf{n}
к	-	-	-	ĸ	Δ	N	•	Δ	ĸ

IEC 61131-3

OMGREP OG FORKORTINGAR

SIGNATUR



Recoverable Signature



X Vegard Aven Ullebø

Signed by: fbab88ea-c367-40e9-842e-b9b57e8613eb



1 BRUK

Timer funksjonsblokka kan brukast om ein treng ein tids forseinking. Her kan ein nytta tidsforsinka inn, tidsforsinka ut eller ein kombinasjon av begge.

2 STANDARD

Blokka er skriven av bachelorgruppe B024EF-03 og er utarbeida etter IEC 61131-3.

3 INPUTS

Terminal Code	Signal type	Terminal name	Supplentermary description
Χ	Binary Input	Normal function input	

3.1 INPUT PARAMETERS

Terminal Code	Signal type	Terminal name	Supplentermary description
PTDH	Analogue Input	High Delay	0s – Delay time before Y = 1
PTDL	Analogue Input	Low Delay	0s - Delay time before Y = 0

4 OUTPUTS

Terminal Code	Signal type	Terminal name	Supplentermary description
Υ	Binary output	Normal function output	

5 Logikk

Programming

Bachelorgruppe B024EF-03 | Svanehaugvegen 1 | 6812 | Førde | Norway | | Peter | Vegard | Roar |

18.04.24

Funksjonsblokka tar inn Input X og behandlar denne ved hjelp av to tid takarar og sett Output Y.

- PTDH tar seg av tid før Y blir satt høg
- PTDL tar seg av tiden frå Y går frå høg til låg.

6 TESTING OG RESULTAT

Funksjonsblokka er testa i eit simuleringsmiljø i forbindelse med bacheloroppgåve skriven av gruppe B024EF-03.

7 VEDLIKEHALD OG HJELP

Ingen vedlikehald er nødvendig dersom programvara blir uendra og feil ikkje blir oppdaga.

Du kan nå oss ved eventuelle spørsmål om blokka sin funksjonalitet

Peter Søreide Skaar pss@renasys.com / peter.skaar@gmail.com

Vegard Aven Ullebøv.ulleboe@gmail.comRoar BøyumRoar.boyum@gmail.com