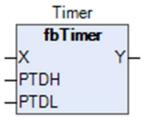
renasys

# Timer

Dokumentasjon av funksjonsblokk

Brukt i PLS program for Sande reinseanlegg







Timer

Dokumentasjon av funksjonsblokk

## **ENDRINGSHISTORIKK**

Versjon	Endringsgrunnlag	Utarbeida av	Dato
А	Første versjon	Peter Søreide Skaar Vegard Aven Ullebø Roar Bøyum	18.04.2024

_									
n	_	_	_	_					
ĸ	-	-	-	ĸ	Δ	N	S	Δ	ĸ
	_		_		_		-	_	

IEC 61131-3

# **OMGREP OG FORKORTINGAR**

## **SIGNATUR**

19.04.2024

X Vegard Aven Ullebø

Signert av: fbab88ea-c367-40e9-842e-b9b57e8613eb



Timer

Dokumentasjon av funksjonsblokk

## 1 Bruk

Timer funksjonsblokka kan brukast om ein treng ein tids forseinking. Her kan ein nytta tidsforsinka inn, tidsforsinka ut eller ein kombinasjon av begge.

## 2 STANDARD

Blokka er skriven av bachelorgruppe B024EF-03 og er utarbeida etter IEC 61131-3.

## 3 INPUTS

Terminal Code	Signal type	Terminal name	Supplentermary description
X	Binary Input	Normal function input	

#### 3.1 INPUT PARAMETERS

Terminal Code	Signal type	Terminal name	Supplentermary description
PTDH	Analogue Input	High Delay	0s – Delay time before Y = 1
PTDL	Analogue Input	Low Delay	0s - Delay time before Y = 0

#### 4 OUTPUTS

Terminal Code	Signal type	Terminal name	Supplentermary description
Υ	Binary output	Normal function output	

# 5 Logikk



Timer

Dokumentasjon av funksjonsblokk

18.04.24

Funksjonsblokka tar inn Input X og behandlar denne ved hjelp av to tid takarar og sett Output Y.

- PTDH tar seg av tid før Y blir satt høg
- PTDL tar seg av tiden frå Y går frå høg til låg.

#### 6 Testing og resultat

Funksjonsblokka er testa i eit simuleringsmiljø i forbindelse med bacheloroppgåve skriven av gruppe B024EF-03.

#### 7 VEDLIKEHALD OG HJELP

Ingen vedlikehald er nødvendig dersom programvara blir uendra og feil ikkje blir oppdaga.

Du kan nå oss ved eventuelle spørsmål om blokka sin funksjonalitet

Peter Søreide Skaar <a href="mailto:pss@renasys.com">pss@renasys.com</a> / peter.skaar@gmail.com

Vegard Aven Ullebøv.ulleboe@gmail.comRoar BøyumRoar.boyum@gmail.com