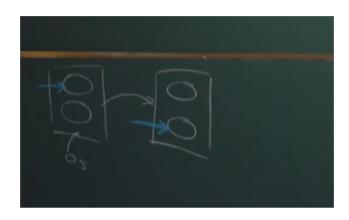
第5讲 多处理器编程:从入门到放弃(线程库,现代处理器架构,宽松内存模型)

1. 入门: 线程库

概念:操作系统是状态机的管理者。每个程序都是一个状态机。操作系统也是一个状态机。



传统应该先讲进程;因为我们引入了状态机的概念,使得讲并发比较容易:

- 1. 操作系统是状态机的管理者,因此操作系统引入了一些可以共享的状态;
- 2. 比如操作系统中的文件,你在vscode里面编写完成,编译器却打不开,就见鬼了。
- 3. 所以操作系统是世界上最早的并发程序之一。

如果是2,我们发现cpu占用率是200%,如果是3,就是300%,我们就可以确认,我们的线程库是可以使用多处理器的!

```
> tmux
                                                                                                                  + ~ 🗆 × ···
top - 10:21:13 up 24 min, 3 users, load average: 2.92, 2.12, 1.35
Tasks: 394 total, 1 running, 393 sleeping, 0 stopped, 0 zombie
%Cpu(s): 17.1 us, 1.1 sy, 1.8 ni, 79.3 id, 0.1 wa, 0.0 hi, 0.6 si, 0.0 st
MiB Mem: 7725.2 total, 310.1 free, 4543.0 used, 2872.1 buff/cache
MiB Swap: 4096.0 total, 4095.2 free, 0.8 used. 2798.9 avail Mem
                                                         RES SHR S %CPU %MEM TIME+ COMMAND
    PID USER
                            PR NI VIRT
                             20 0 19164
20 0 5145724
                                                          948 860 S 200.0 0.0 0:49.23 a.out
1.1g 256384 S 87.4 14.5 16:23.02 obs
   13065 ivv
     2058 jyy
                            0 -20 0 0 0 I 4.7 0.0
0 -20 0 0 0 I 4.0 0.0
39 19 2481560 984.9m 47404 S 4.0 12.7
     1009 root
                                                                                                        0:28.31 kworker/+
     2723 root
                                                                                                        0:16.65 kworker/+
     3530 jyy
                                                                                                        0:28.19 tracker-
     1358 јуу
                              9 -11 1645992 32320 23064 S 2.3
                                                                                             0.4
                                                                                                        0:37.80 pulseaud+
    ./a.out
```

```
+ ~ III × ···
> tmux
top - 10:21:31 up 24 min, 3 users, load average: 2.66, 2.11, 1.36
Tasks: 397 total, 1 running, 396 sleeping, 0 stopped, 0 zombie
%Cpu(s): 23.2 us, 1.1 sy, 1.5 ni, 73.5 id, 0.0 wa, 0.0 hi, 0.7 si, 0.0
MiB Mem: 7725.2 total, 177.3 free, 4674.3 used, 2873.7 buff/cache
MiB Swap: 4096.0 total, 4095.2 free, 0.8 used. 2667.6 avail Mem
     PID USER PR NI VIRT RES SHR S %CPU %MEM TIME+ COMMAND
                            20 0 27360 948 860 S 299.3 0.0 0:16.89 a.out
20 0 5145724 1.1g 256384 S 81.7 14.5 16:37.92 obs
    13482 јуу
    2058 jyy
                             0 -20 0
0 -20 0
                                                                 0 I
    1009 root
                                                        0
                                                                       0 I 4.0 0.0 0:28.99 kworker/+
0 I 3.3 0.0 0:24.76 kworker/+
                                                                                                    0:28.99 kworker/+
                            0 -20
    1010 root
     1358 јуу
                                             5992 32320 23064 S 2.3 0.4 0:38.23 pulseaud+
0 0 0 I 2.3 0.0 0:17.22 kworker/+
                             9 -11 1645992 32320 23064 S
    2723 root
                         0 -20
$ ./a.out
$ gcc hello.c && ./a.out
```

多线程共享内存并发

如何证实线程真的是共享内存的?

多线程共享内存并发: 入门

多处理器编程: 一个 API 搞定

```
#include "thread.h"

void Ta() { while (1) { printf("a"); } }

void Tb() { while (1) { printf("b"); } }

int main() {
  create(Ta);
  create(Tb);
}
```

- 这个程序可以利用系统中的多处理器
 - 操作系统会自动把线程放置在不同的处理器上
 - CPU 使用率超过了 100%

多线程共享内存并发

线程: 共享内存的执行流

• 执行流拥有独立的堆栈/寄存器

简化的线程 API (thread.h)

- spawn(fn)
 - 创建一个入口函数是 fn 的线程, 并立即开始执行
 - ∘ void fn(int tid) { ... }
 - 参数 tid 从 1 开始编号
 - 行为: sys_spawn(fn, tid)
- join()
 - 等待所有运行线程的返回(也可以不调用)
 - 行为: while (done != T) sys_sched()

```
> tmux
                                                                                                                       + ~ 🗆 × ···
top - 10:24:10 up 27 min, 3 users, load average: 0.99, 1.66, 1.31
Tasks: 395 total, 2 running, 393 sleeping, 0 stopped, 0 zombie
%Cpu(s): 4.7 us, 1.0 sy, 1.5 ni, 92.2 id, 0.1 wa, 0.0 hi, 0.6 si, 0.0 st
MiB Mem: 7725.2 total, 259.9 free, 4682.8 used, 2782.5 buff/cache
MiB Swap: 4096.0 total, 4092.7 free, 3.3 used. 2656.0 avail Mem
                              PR NI VIRT RES SHR S %CPU %MEM TIME+ COMMAND
 PID USER
                              20 0 5145724 1.1g 256384 S 80.4 14.5 18:48.33 obs
      2058 јуу
     1010 root
                                0 -20
                                                     0
                                                                             0 I 3.3 0.0 0:29.26 kworker/+
                            9 19 2612632 1.0g 47244 S 3.3 13.7 0:32.77 tracker+

0 -20 0 0 R 3.0 0.0 0:05.23 kworker/+

0 -20 0 0 0 I 2.7 0.0 0:17.28 kworker/+

9 -11 1645992 32320 23064 S 2.3 0.4 0:41.97 pulseaud+
     3530 jyy
   11490 root
     8726 root
     1358 jyy
$ gcc hello.c && ./a.out
8
6
```

```
C hello.c
     #include "thread.h"
     void Thello(int id) {
      int x = 0;
  6
       x++:
       printf("%d\n", x);
  8
  9
     for (int i = 0; i < 10; i++) {
     int main() {
 11
 12
        spawn(Thello);
 13
```

```
> tmux
                                                                                                                      + ~ 🗆 × ···
top - 10:24:34 up 28 min, 3 users, load average: 1.64, 1.75, 1.35
Tasks: 394 total, 2 running, 392 sleeping, 0 stopped, 0 zombie
%Cpu(s): 4.9 us, 0.9 sy, 1.3 ni, 92.2 id, 0.1 wa, 0.0 hi, 0.6 si, 0.0 st
MiB Mem: 7725.2 total, 258.6 free, 4682.1 used, 2784.5 buff/cache
MiB Swap: 4096.0 total, 4092.7 free, 3.3 used. 2656.8 avail Mem
 PID USER PR NI VIRT RES SHR S %CPU %MEM TIME+ COMMAND
     2058 јуу
                              20 0 5145724
                                                           1.1g 256384 S 82.7 14.5 19:07.64 obs
                                0 -20 0
0 -20 0
     1010 root
                                                          0 0 I 3.7 0.0
0 0 I 3.3 0.0
                                                                                                           0:30.07 kworker/+
                        0 -20 0 0 0 I 3.3 0.0 0:06.12 kworker/+
20 0 58.6g 23723 117668 S 3.0 3.0 0:56.22 code
0 -20 0 0 0 I 2.7 0.0 0:17.60 kworker/+
9 -11 1645992 32320 23064 S 2.3 0.4 0:42.52 pulseaud+
    11490 root
     5238 jvv
     8726 root
     1358 jvv
$ gcc hello.c && ./a.out
```

这个是符合我们的预期的,因为函数内部的状态不应该共享。因为函数是一个封装了一小段紧密的业务逻辑代码的部分,就是一个原子的,不可分的一小段变量。所以写程序的时候,不写全局变量是一个好的practice。

如果有一个函数,更改了全局的状态,那么这个函数就变得很复杂——修改全局状态,它的功能和需求 就超出了这个函数本身,会引发和整个系统其他部分的交互。函数最好就是函数本身,一个输入、一 个输出。

后面我们具体会说哪个地址到哪个地址是共享的,哪个地址到哪个地址是独享的。

确定堆栈的大小

写oj题的时候经常发现爆栈了(比如一个很深的递归)。所以这里我们要做的就是写出来一个递归, 看什么时候爆炸了就可以了。

结果是8192。

Review: CSAPP

There are many different attributes that must be handled when providing machine-level support for procedures. For discussion purposes, suppose procedure P calls procedure Q, and Q then executes and returns back to P. These actions involve one or more of the following mechanisms:

Passing control. The program counter must be set to the starting address of the code for Q upon entry and then set to the instruction in P following the call to Q upon return.

Passing data. P must be able to provide one or more parameters to Q, and Q must be able to return a value back to P.

Allocating and deallocating memory. Q may need to allocate space for local variables when it begins and then free that storage before it returns.

Figure 3.25 Stack "bottom" General stack frame structure. The stack can be used for passing arguments, for storing return information, for saving registers, and for Farlier frames local storage. Portions may be omitted when not needed. Argument n Frame for calling Increasing function P address Argument 7 Return address Saved registers Frame for executing function Q Local variables build area Stack pointer

%rsp

控制转移

Passing control from function P to function Q involves simply setting the program counter (PC) to the starting address of the code for Q. However, when it later comes time for Q to return, the processor must have some record of the code location where it should resume the execution of P. This information is recorded in x86-64 machines by invoking procedure Q with the instruction call Q. This instruction pushes an address A onto the stack and sets the PC to the beginning of Q. The pushed address A is referred to as the *return address* and is computed as the address of the instruction immediately following the call instruction. The counterpart instruction ret pops an address A off the stack and sets the PC to A.

Stack "top"

这里也可以看到,每个procedure都有自己的stackframe,上面存放了自己的local variable。

2. 放弃:原子性

例子: 求和

```
#define N 100000000
long sum = 0;

void Tsum() { for (int i = 0; i < N; i++) sum++; }

int main() {
   create(Tsum);
   create(Tsum);
   join();
   printf("sum = %ld\n", sum);
}</pre>
```

可能的结果

- 119790390, 99872322 (结果可以比 N 还要小), ...
- 直接使用汇编指令也不行

我们就算是把 sum++ 改为一条x86-64的指令,我们都没有办法做到让结果是2n:

```
C sum.c
                                                                       $> ✓ ∰ □ × ···
                                                                                 War.
 1 #include "thread.h"
     #define N 100000000
      long sum = 0;
     void Tsum() {
      for (int i = 0; i < N; i+) {
    asm volatile(
        "incq %0" : "+m"(sum)
10
11
11
12 }
13 }
14
     int main() {
15
      create(Tsum);
16
       create(Tsum);
17
       join();
18
       printf("sum = %ld\n", sum);
19
20
```

这就是多处理器!

```
) fish
                                                                      + ~ 🗆 × ···
sum = 109506671
$ ./a.out
sum = 110871248
$ ./a.out
sum = 110554137
                                                            Ι
$ ./a.out
sum = 102387548
$ ./a.out
sum = 128193726
$ ./a.out
sum = 122332556
$ ./a.out
sum = 105269485
$ gcc sum.c
$ gcc sum.c -02
$ objdump -d a.out | less
$ ./a.out
sum = 100534922
$ ./a.out
sum = 100310216
$ ./a.out
sum = 103468336
$ ./a.out
sum = 115257063
$ ./a.out
sum = 101418193
```

所以我们最重要的基本假设被打破了,我们最基本的世界观被摧毁了。(当然这个行为只有在多处理器行为会碰到,如果只有一个cpu,中断一定是发生在指令的边界上的,但是这里我们必须放弃代码甚至指令的原子性)

这里其实我觉得我学到的就是多处理器上的,以前我ics的时候没想到写一条汇编指令也会挂掉。

放弃(1): 指令/代码执行原子性假设

"处理器一次执行一条指令"的基本假设在今天的计算机系统上不再成立(我们的模型作出了简化的假设)。

单处理器多线程

• 线程在运行时可能被中断, 切换到另一个线程执行

多处理器多线程

• 线程根本就是并行执行的

(历史) 1960s, 大家争先在共享内存上实现原子性(互斥)

但几乎所有的实现都是错的,直到 Dekker's Algorithm,还只能保证两个线程的互斥

放弃原子性假设的后果

printf 还能在多线程程序里调用吗?

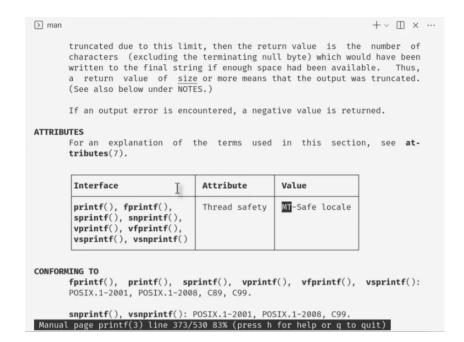
```
void thread1() { while (1) { printf("a"); } }
void thread2() { while (1) { printf("b"); } }
```

我们都知道 printf 是有缓冲区的(为什么?)

如果执行 buf[pos++] = ch (pos 共享) 不就 ♥ 了吗?

RTFM!

文档告诉我们,printf其实并没有爆栈:



3. 放弃: 顺序

例子: 求和(再次出现)

分两个线程, 计算1+1+1+1+...+1(共计2n个1)

```
#define N 100000000
long sum = 0;

void Tsum() { for (int i = 0; i < N; i++) sum++; }

int main() {
   create(Tsum);
   create(Tsum);
   join();
   printf("sum = %ld\n", sum);
}</pre>
```

如果添加编译优化?

-01: 100000000 (i) (ii)

• -02: 200000000 **@ @ @**



左边是 -o1 优化,右边是 -o2 优化。

放弃(2):程序的顺序执行假设

编译器对内存访问"eventually consistent"的处理导致共享内存作为线程同步工具的失效。

刚才的例子

- -01:R[eax] = sum; R[eax] += N; sum = R[eax]
- -02: sum += N;
- (你的编译器也许是不同的结果)

另一个例子

```
while (!done);
// would be optimized to
if (!done) while (1);
```

解释:

如果编译器假设我们的程序是顺序程序,它可以优化成,把循环的判断条件提到外面来。因为对于独 占的顺序程序来说,while的循环体里面没有改过我们的变量。所以变量会一直不变。

4. 放弃: 处理器间的可见性

```
1 int x = 0, y = 0;
2
3 void T1() {
4     x = 1; int t = y; // Store(x); Load(y)
5     printf("%d", t);
6 }
```

```
7
8 void T2() {
9    y = 1; int t = x; // Store(y); Load(x)
10    printf("%d", t);
11 }
```

遍历模型告诉我们: 01,10,11

- 机器永远是对的
- Model checker 的结果和实际的结果不同 → 假设错了

但是事实是:

```
) fish
                                                                   + ~ 🗆 × ···
$ ./a.out | head -n 10000 | sort | uniq -c
   9700 0 0
   278 0 1
    22 1 0
$ ./a.out | head -n 100000 | sort | unig -c
 90272 0 0
  9408 0 1
   320 1 0
$ ./a.out | head -n 1000000 | sort | uniq -c
 961895 0 0
 34272 0 1
                                      Ι
  3829 1 0
     4 1 1
```

为什么程序(我们天真地认为"程序每次执行一步")得到了00这种东西???

实现处理器

我们自己都实现过简单的处理器: fetch, decode, execute...

我们希望我们跑得更快一点!

我们有两条语句:

```
1 mov $1,%eax
2 mov $1,%ebx
```

原则上你应该先执行1再执行2,但是没有任何人阻止你在一个时钟周期里面执行多条指令! 汇编指令其实还会被翻译成更小的指令! 这解释了它为什么也不是原子的!

🤳 现代处理器也是 (动态) 编译器!

错误(简化)的假设

• 一个 CPU 执行一条指令到达下一状态

实际的实现

- 电路将连续的指令 "编译" 成更小的 μops
 - RF[9] = load(RF[7] + 400)
 - store(RF[12], RF[13])
 - RF[3] = RF[4] + RF[5]



在任何时刻,处理器都维护一个 μ op的"池子"

- 与编译器一样,做"顺序执行"假设:没有其他处理器"干扰"
- 每一周期执行尽可能多的 μop 多路发射、乱序执行、按序提交

所以我们来解释一下前面为什么会出现 0 0:

- 1. Store x
- 2. Load y

编译器知道x!=y,所以这俩从顺序执行的意义上面不会影响最终的eventual consistency。所以编译器可以做乱序,或者当cpu支持的时候,甚至可以同时做两条指令。

放弃(3): 多处理器间内存访问的即时可见性

满足单处理器 eventual memory consistency 的执行,在多处理器系统上可能无法序列化!

当 $x \neq y$ 时,对 x,y 的内存读写可以交换顺序

- 它们甚至可以在同一个周期里完成 (只要 load/store unit 支持)
- 如果写 x 发生 cache miss, 可以让读 y 先执行
 - 满足"尽可能执行 µop" 的原则,最大化处理器性能

```
# <-----+
movl $1, (x) # |
movl (y), %eax # --+
```

- 在多处理器上的表现
 - 两个处理器分别看到 y=0 和 x=0

示例: store-loa	ad	store-load.c	thread.h		
代码示例:线程间的内存可见性					
CFLAGS	CFLAGS -ggdb -Wall				
为了提高共享内存系统的性能,系统中并非只有一个"全局共享内存"。每个处理器都有自己的缓存,并且通过硬件实现的协议维护一致性。在 x86 多处理器系统中,允许 store 时暂时写入处理器本地的 store buffer,从而延迟对其他处理器的可见性。					

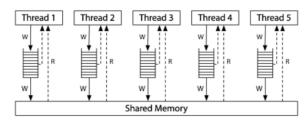
所以,把x86的程序移到arm上,会出阴间的事情。

宽松内存模型 (Relaxed/Weak Memory Model)

宽松内存模型的目的是使单处理器的执行更高效。

x86 已经是市面上能买到的"最强"的内存模型了 🤤

- 这也是 Intel 自己给自己加的包袱
- 看看 ARM/RISC-V 吧, 根本就是个分布式系统



(x86-TSO in Hardware memory models by Russ Cox)

总结

在一个简化的模型中,多线程/多进程程序就是"状态机的集合",每一步选一个状态机执行一步。然而,真实的系统可能带来一些复杂性:

- 指令/代码执行原子性假设不再成立
- 程序的顺序执行假设不再成立
- 多处理器间内存访问无法即时可见

人类本质上是物理世界 (宏观时间) 中的 "sequential creature" : 时间是我们潜移默化的概念。我们发明了顺序的程序设计语言: 分支、循环······这意味着我们程序员不要和这三件事情硬刚。"放弃"的意思是,我们总是要回到原点: simple seq exec。所以,我们的意思就是,不要试图以为你自己对编译器/内存模型理解得很好,老老实实用lock/unlock。

当我们掌握了并发控制技术,我们就回到了简单的simple seq exec,即使我们确实是在多处理器上跑的代码。