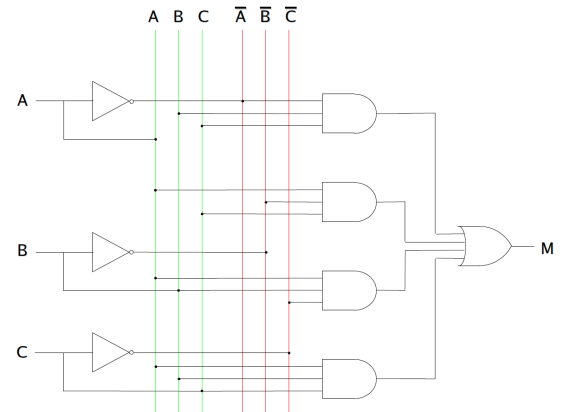


EC PROGRAMMATION DES COMPOSANTS EMBARQUES – LANGAGE VHDL

EXERCICE N°1

Programmer la simulation du circuit suivant:

A	B	C	M
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	1



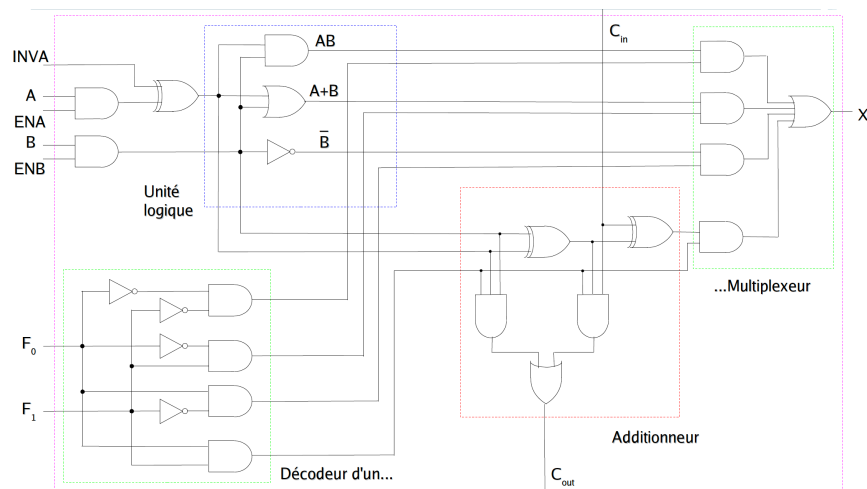
EXERCICE N°2

Programmer le comparateur suivant :

A	B	A>B	A<B	A=B
0	0	0	0	1
0	1	0	1	0
1	0	1	0	0
1	1	0	0	1

EXERCICE N°3

Programmer l'Unité Arithmétique et logique suivante :



EXERCICE N°4

Programmer un décompte circulaire front descendant d'horloge de 20 à 0 puis retour à 20 etc..

EXERCICE N°5

Programmer le composant décodeur suivant :

