

РЕФЕРАТ

Записка 26 страниц, 6 ч., 21 рис., 1 табл., 6 источников, 6 прил.

Объектом исследования является устройство измерения сопротивления с автоматическим выбором диапазона и выводом результата на дисплей.

Цель работы – разработка схемы на интегральных микросхемах КМОП логики, принимающее напряжение с целевого сопротивления и выдающее цифровой вывод, удобный для передачи на средства индикации согласно требованиям технического задания.

Актуальность работы обусловлена необходимостью применения аппаратных решений для измерения сопротивления, обладающих высокой помехоустойчивостью, способных выдавать результат в цифровом виде и имеющих высокое быстродействие.