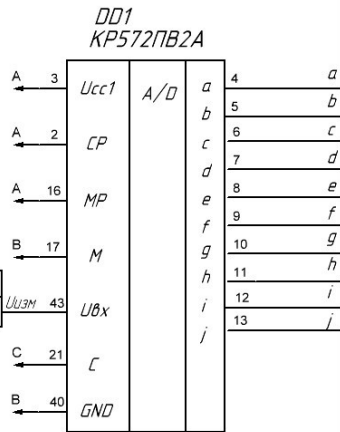


XP1.1		
№	Назначение	Обозначение
0	Напряжение резистора	U _{изм}

Входные сигналы



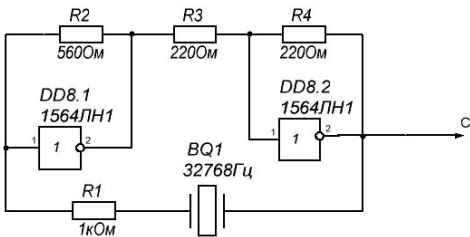
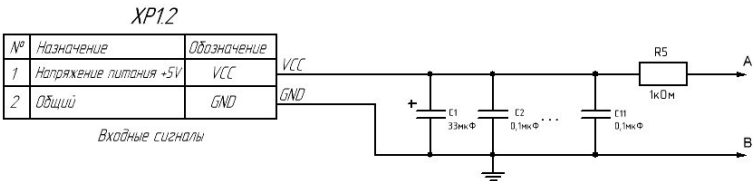
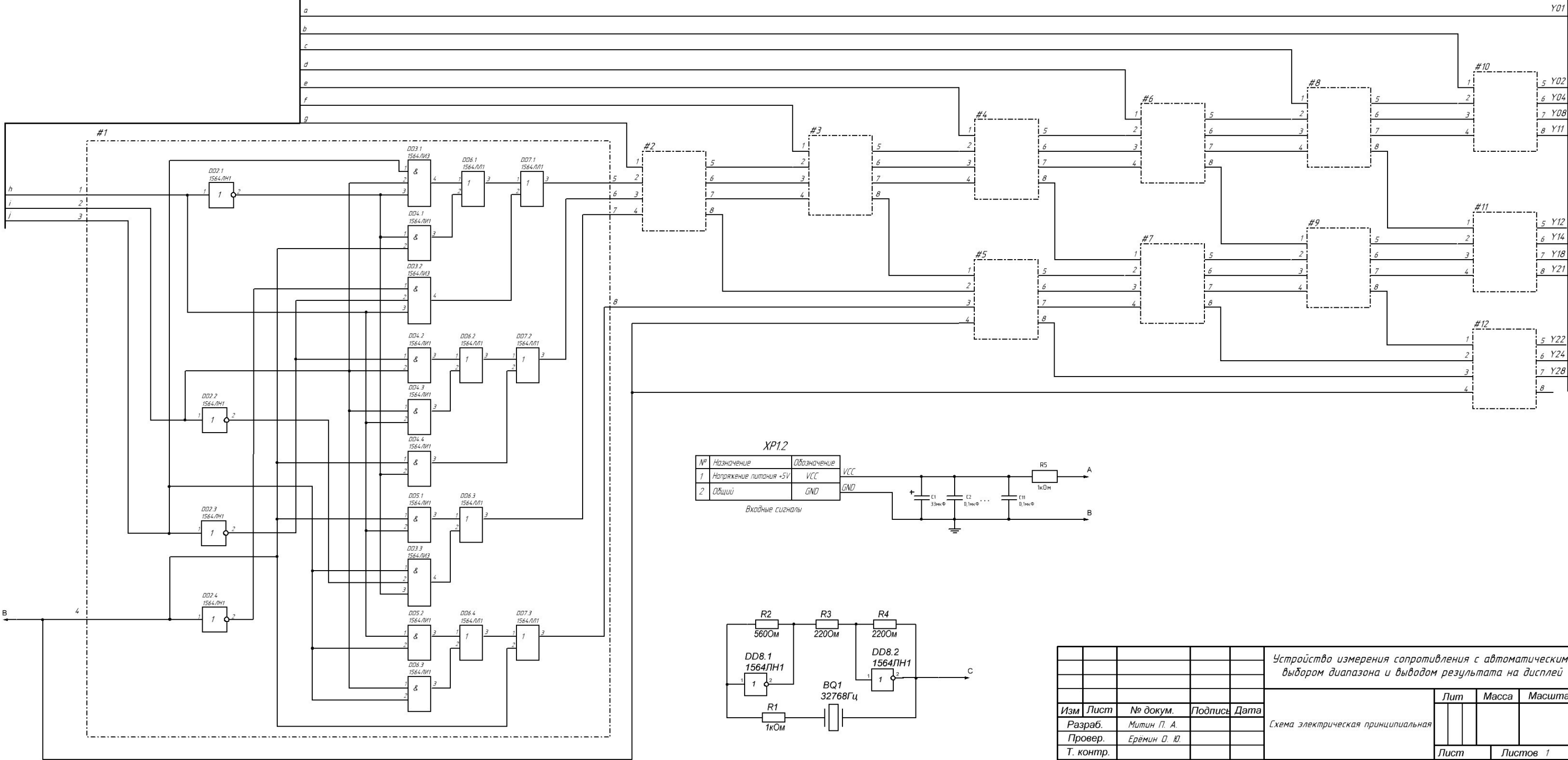
Выходы 14 микросхем DD2, DD3, DD4, DD5, DD6, DD7 подключаются к цепи +5V

Выход 42 микросхемы DD1 подключается к цепи +0.4096V

Выход 23 микросхемы DD1 подключается к цепи 0V

XP2			
Y01	№	Назначение	Обозначение
Y02	0	0-й бит 0-го дес. разряда	Y01
Y04	1	1-й бит 0-го дес. разряда	Y02
Y08	2	2-й бит 0-го дес. разряда	Y04
Y11	3	3-й бит 0-го дес. разряда	Y08
Y12	4	0-й бит 1-го дес. разряда	Y11
Y14	5	1-й бит 1-го дес. разряда	Y12
Y18	6	2-й бит 1-го дес. разряда	Y14
Y21	7	3-й бит 1-го дес. разряда	Y18
Y22	8	0-й бит 2-го дес. разряда	Y21
Y24	9	1-й бит 2-го дес. разряда	Y22
Y28	10	2-й бит 2-го дес. разряда	Y24
	11	3-й бит 2-го дес. разряда	Y28

Выходные данные



				Устройство измерения сопротивления с автоматическим выбором диапазона и выводом результата на дисплей			
Изм.	Лист	№ докум.	Подпись	Дата	Схема электрическая принципиальная		
Разраб.	Митин П. А.	Ерёмин О. Ю.					
Провер.							
Т. контр.							
Реценз.							
Н. контр.							
					Лист	Масса	Масштаб
					Листов 1		
					МГТУ им. Н. Э. Баумана Группа ИУ6-64Б		