

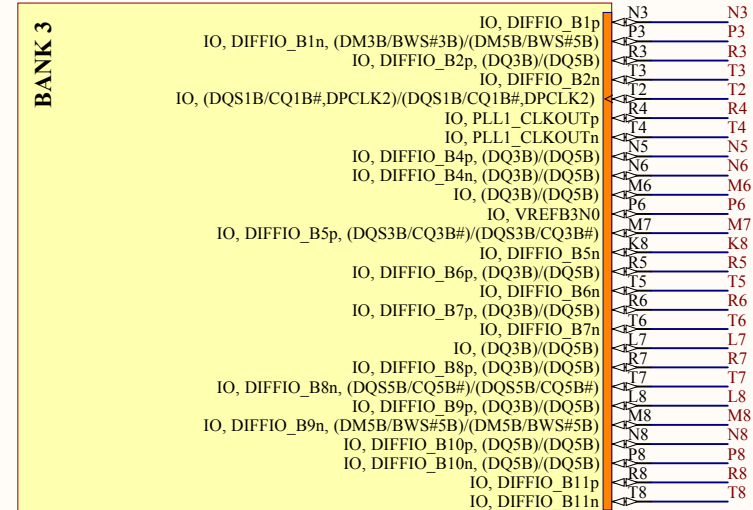
FPGA系统复位电路系统重新配置按键

File: 姓名
Size: 4.4
Date: 2024-5-9
Time: 22:06:29
Sheet 1 of 1
File: G:\ZX_1\ZX_NO2\ep4ce10f17c8_2.SchDoc

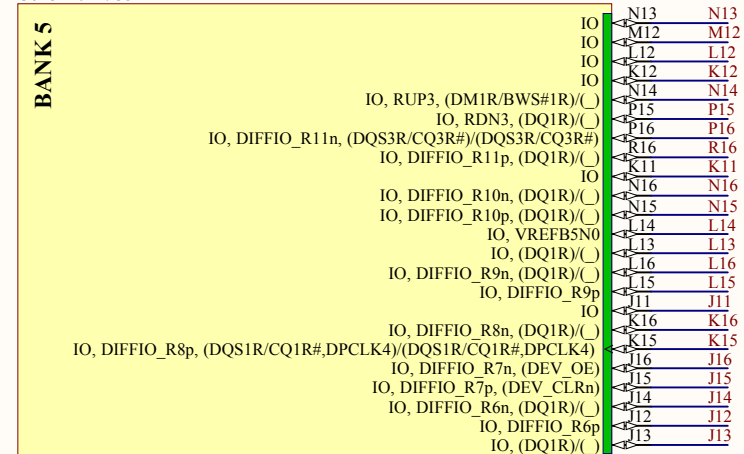
设计: 姓名
导师: 夏宇闻
指导教师: 李凡
项目: Z1023
至芯科技FPGA培训事业部



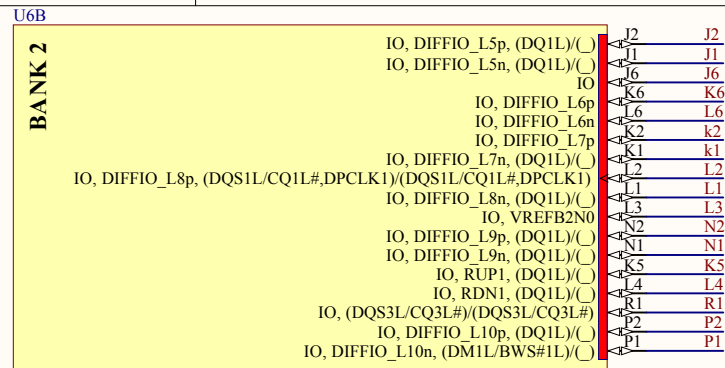
EP4CE10F17C8
U6C



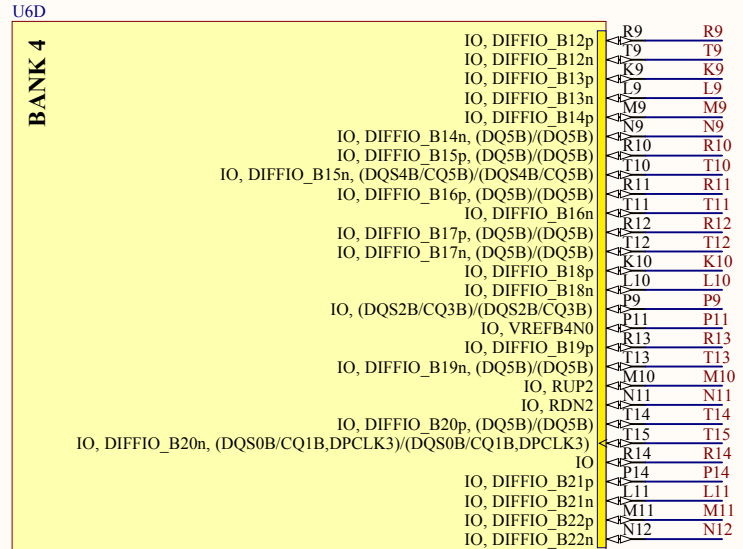
E1BCE10F17C8



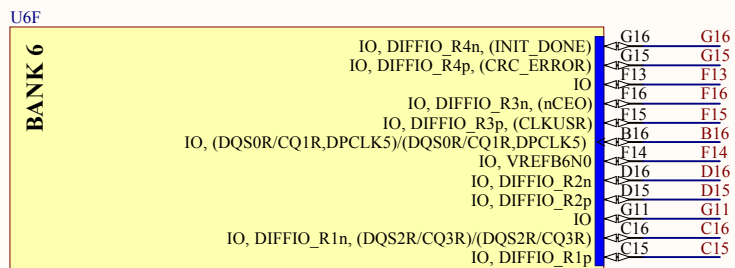
EP4CE10F17C8



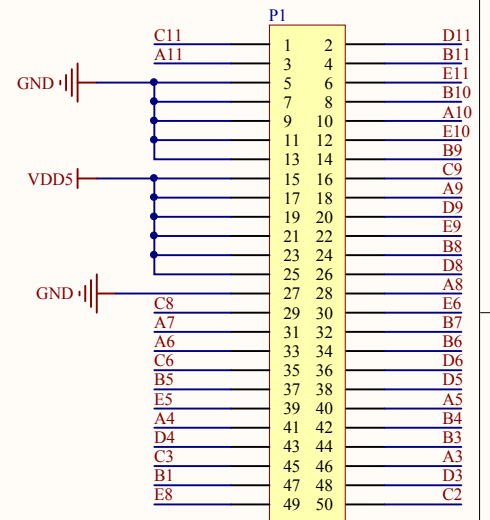
EP4CE10F17C8



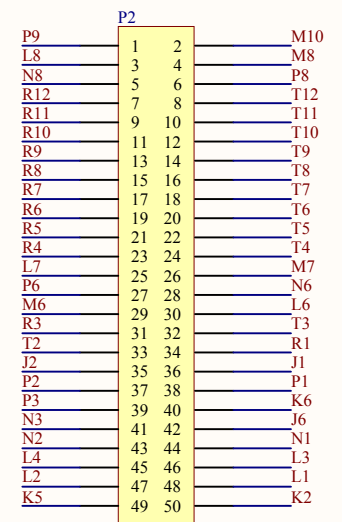
EP4CE10F17C8




EP4CE10F17C8



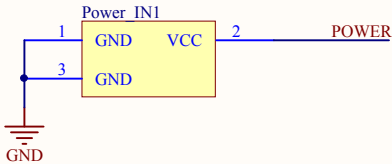
25X2P 2mm 间距 插针



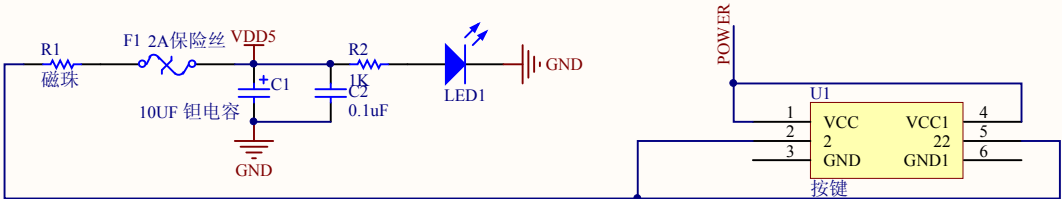
25X2P 2mm 间距 插针

Title 图名			设计: 姓名 导师: 夏宇闻 指导教师: 李凡 项目: Z1023		
Size: A4	Number: 1	Revision: V1.0			
Date: 2014-5-9	Time: 22:06:29	Sheet 1 of 1			
File: G:\ZX 1\ZX NO2\ep4ce10f17c8 1.SchDoc					

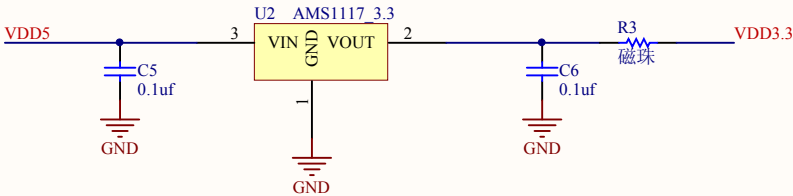
电源插座



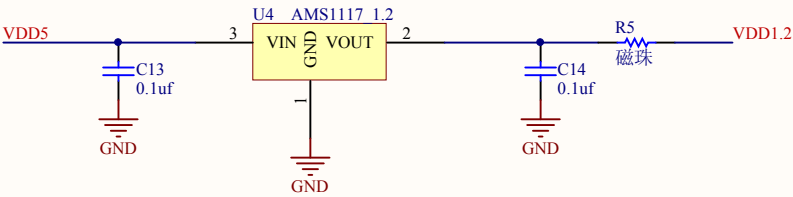
电源开关



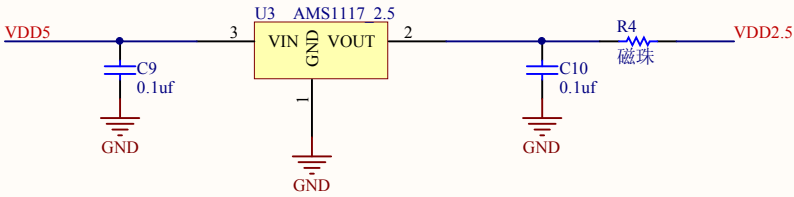
5V转数字3.3V电路



5V转数字1.2V电路



5V转数字2.5V电路



Title			
Size	Number		Revision
A4			
Date:	2014-5-9		Sheet of
File:	G:\ZX_1\ZX_NO2\power.SchDoc		Drawn By:

U5 SDRAM 电路

Pin	Signal	Pin	Signal		
J15	23	A0	DQ0	2	A12
N14	24	A1	DQ1	4	B12
P14	25	A2	DQ2	5	A13
N13	26	A3	DQ3	7	A14
T14	29	A4	DQ4	8	B14
L13	30	A5	DQ5	10	A15
L12	31	A6	DQ6	11	B16
L14	32	A7	DQ7	13	C16
K12	33	A8	DQ8	42	F10
J13	34	A9	DQ9	44	F14
J16	22	A10	DQ10	45	G11
J12	35	A11	DQ11	47	F13
	36	NC	DQ12	48	D14
G15	20	BA0	DQ13	50	C14
J14	21	BA1	DQ14	51	F11
C15	15	LDOM	DQ15	53	D12
F9	39	UDOM	NSCS	19	G16
K11	37	SCKE	NSRAS	18	F15
J11	38	SCLK	NSCAS	17	F16
	28	VSS	NWE	16	D16
	41	VSS	VDD	1	
	54	VSS	VDD	14	
	6	VSSQ	VDD	27	
	12	VSSQ	VDD	3	
	46	VSSQ	VDDQ	9	
	52	VSSQ	VDDQ	43	
		VSSQ	VDDQ	49	
			VDDQ		

HY57V281620A

GND

VDD3.3

C18 0.1uF

C17 10uF

R8 磁珠

VDD3.3

Title		
Size A4	Number	Revision
Date:	2014-5-9	Sheet of
File:	G:\ZX 1\ZX NO2\SDRAM.SchDoc	Drawn By: