

TEST 02 （选择与判断题，中等难度）

一、单项选择题(每题 2 分,共 32 分)

- 1、冯·诺依曼体制计算机最核心的思想是_____。
 - A、信息用二进制表示
 - B、采用存储程序工作方式
 - C、计算机由五大部件构成
 - D、用电子电路来完成计算任务
- 2、CPU 内部总线是指_____。
 - A、连接系统内各部件的总线
 - B、连接 CPU 内的各寄存器与 ALU 部件的总线
 - C、CPU 内 IR 寄存器与译码器之间的连线
 - D、部件内总线
- 3、计算机中表示地址时使用_____。
 - A、无符号数
 - B、原码
 - C、反码
 - D、补码
- 4、用 1 位奇偶校验能检测出 1 位存储错误的百分比为_____。
 - A、0%
 - B、25%
 - C、50%
 - D、100%
- 5、程序控制类指令的功能是_____。
 - A、进行算术运算和逻辑运算
 - B、进行主存和 CPU 之间的数据传送
 - C、进行 CPU 和 I/O 设备之间的数据传送
 - D、改变程序的执行顺序
- 6、运算器的核心部件是_____。
 - A、累加寄存器
 - B、ALU
 - C、数据总线
 - D、多路开关
- 7、在定点机中执行算术运算时会产生溢出，其原因是_____。

- A、主存容量不够
 - B、操作数过大
 - C、操作数地址过大
 - D、运算结果无法表示
- 8、当采用变形补码（双符号位）运算时，发生负溢的特征是双符号位为_____。
- A、00
 - B、01
 - C、10
 - D、11
- 9、四片 74181ALU 和一片 74182CLA 器件相配合，具有_____传递功能。
- A、行波进位
 - B、组内行波进位，组间先行进位
 - C、组内先行进位，组间先行进位
 - D、组内先行进位，组间行波进位
- 10、在下列存储器中，_____存取时间的长短与信息所在的位置有关。
- A、主存
 - B、高速缓存
 - C、磁带
 - D、固存
- 11、存储器采用部分译码法片选时_____。
- A、不需要地址译码器
 - B、不能充分利用芯片的存储单元
 - C、会产生地址重叠
 - D、CPU 的地址线全参与译码
- 12、六管存储单元采用的是_____存储信息。
- A、三极管
 - B、单稳态触发电路
 - C、电容
 - D、交叉反馈的双稳态电路
- 13、指令寄存器的位数取决于_____。
- A、存储器的容量
 - B、基本指令字长
 - C、机器字长
 - D、存储字长
- 14、不属于微指令结构设计所追求的目标的是_____。
- A、提高微程序设计的灵活性

- B、提高微程序的执行速度
 - C、缩短微指令的长度
 - D、增大控制存储器的容量
- 15、外设接口是位于_____之间的逻辑部件。
- A、CPU 与系统总线
 - B、系统总线与外部设备
 - C、主存与 CPU
 - D、主存与外部设备
- 16、在中断响应周期，CPU 主要完成以下工作：_____。
- A、关中断，保护断点，发中断响应信号并形成中断服务程序入口地址
 - B、开中断，保护断点，发中断响应信号并形成中断服务程序入口地址
 - C、关中断，执行中断服务程序
 - D、开中断，执行中断服务程序

二、多项选择题(每题 2 分,共 34 分)

- 1、信息数字化概念的基本点是_____。
- A、在计算机中各种信息用数字化代码表示
 - B、在计算机中各种信息用多种进制的数字代码表示
 - C、在物理机制上，数字代码的每一位用脉冲或电平信号表示，即用数字信号表示
 - D、在物理机制上，数字代码用连续量表示
- 2、在下列功能中属于非数值计算性质的运算处理有_____。
- A、信息检索
 - B、图形处理
 - C、乘除法运算
 - D、字符识别
- 3、若某数 x 的真值为-0.1010，在计算机中该数表示为 1.0110,则该数所用的编码方法不会是_____。
- A、原码
 - B、反码
 - C、补码
 - D、移码
- 4、下列说法正确的有_____。
- A、负数的反码大于正数的反码
 - B、反码中的 0 有 2 种表示方法

- C、原码中的 0 有 2 种表示方法
- D、补码用 0 表示负，1 表示正
- 5、汉字的_____三种编码分别是计算机用于完成汉字输入、内部处理和输出三种功能的。
- A、输入编码（或输入码）
- B、内码（或机内码）
- C、格雷码
- D、字模码
- 6、指令码不变时而指令所在内存的位置改变时，下列寻址方式中操作数位置不变的有_____。
- A、寄存器寻址
- B、寄存器间接寻址
- C、相对寻址
- D、间接寻址
- 7、为减少指令中地址段的位数，可选用下述几种寻址方式_____。
- A、直接寻址
- B、寄存器寻址
- C、寄存器间接寻址
- D、变址寻址
- 8、影响并行加法器的最长运算时间的因素有_____。
- A、每个全加器本身的求和延迟
- B、操作数的位数
- C、进位信号的传递时间
- D、操作数的个数
- 9、下列属于并行进位方式（非分组并行进位方式）的特点有_____。
- A、速度快
- B、随着加法器位数的增加，逻辑表达式会变得越长
- C、电路结构复杂
- D、电路结构简单
- 10、采用一个符号位判断溢出时，下列说法正确的是_____。
- A、需知道被操作数、操作数及结果数的符号位
- B、当 $X_s=Y_s=0$ ， $S_s=1$ 时，产生正溢
- C、当 $X_s=Y_s=1$ ， $S_s=0$ 时，产生负溢
- D、当 $X_s=Y_s=0$ ， $S_s=1$ 时，产生负溢
- 11、主存的存取速度通常由_____等参数来描述。
- A、主存介质

- B、存取时间
 - C、存取周期
 - D、主存带宽
- 12、对刷新和重写（再生），下列说法正确的是_____。
- A、两者本质一样
 - B、某个存储单元只有在破坏性读出后才需要重写
 - C、重写是按存储单元进行的，而刷新是以存储体矩阵中的一行为单位的。
 - D、存储单元经常被访问时，就需要及时地对其刷新以补充电荷。
- 13、片选信号的译码常见的方法有_____。
- A、地址位并联法
 - B、线选法
 - C、部分译码法
 - D、全译码法
- 14、程序计数器 PC 所存放的二进制代码可能是_____。
- A、指令
 - B、指令的地址
 - C、直接寻址的操作数地址
 - D、变址寻址的位移量
- 15、准同步控制方式一般用于_____。
- A、CPU 访问外围设备时
 - B、微程序控制器中
 - C、CPU 访问内存时
 - D、CPU 的内部控制中
- 16、中断允许触发器用来_____。
- A、表示外设是否提出了中断请求
 - B、CPU 是否响应了中断请求
 - C、CPU 是否正在进行中断处理
 - D、开放或关闭可屏蔽硬中断
- 17、以下设备适于采用 DMA 方式传送数据的是_____。
- A、磁盘
 - B、网卡
 - C、键盘
 - D、鼠标

三、判断题(每题 2 分,共 34 分)

1、一个高级语言的源程序在编译之前作为被处理对象，它作为数据流，编译之后的目标程序在运行时却成为控制流。

(对 错)

2、冯·诺依曼思想的核心是计算机采用存储程序工作方式。

(对 错)

3、定点带符号数的在计算机内的四种表示方法原码、反码、补码、移码运算都比较方便，因而在计算机中都得到了实际应用。

(对 错)

4、若 $X > 0$, $Y > 0$, 且 $[X]_{\text{补}} > [Y]_{\text{补}}$, 则 $X > Y$ 。

(对 错)

5、若操作数在寄存器中，可以采用直接寻址。

(对 错)

6、直接寻址的操作数在 CPU 内。

(对 错)

7、转子指令是一条零地址指令。

(对 错)

8、并行加法器位数的多少取决于机器的字长，数据的各位同时运算。

(对 错)

9、采用进位位判断时，若两负数相加，当最高有效位不产生进位而符号位产生进位时，发生负溢。

(对 错)

10、补码算术移位(无溢出)时，对于负数，符号位改变，左移后的空出位补“1”，右移后的空出位补“0”。

(对 错)

11、随机存取存储器是指既可以读出也可以写入的存储器。

(对 错)

12、刷新中所说的死区是指不能存放信息的存储单元。

(对 错)

13、主存容量扩展中，字扩展就是加长存储器的字长，而存储器的字数不变。

(对 错)

14、执行指令时，指令在主存中的地址存放在指令寄存器中。

(对 错)

15、研究和采用微指令的编码法，其目的之一是扩大控制存储器的容量。

(对 错)

16、一个外设接口中至少包含两个或两个以上的端口。

(对 错)

17、DMA 请求的响应时间，必须安排在每个指令周期的末尾。

(对 错)

参考答案：

一、 BBADD BDCCC CDBDB A

二、 AC ABD ABD ABC ABD
ABD BC AC ABC ABC
BCD BC BCD BC AC
D AB

三、 TTFTF FFTTF FFFFF FF