

TEST 04 （选择与判断题）

一、单项选择题(每题 2 分,共 32 分)

- 1、当前的计算机中，指令和数据代码的形式是_____。
 - A、指令以十六进制形式存放，数据以十进制形式存放
 - B、指令以十六进制形式存放，数据以二进制形式存放
 - C、指令和数据都以十进制形式存放
 - D、指令和数据都以二进制形式存放
- 2、电子计算机技术在约六十年中虽有很大进步，但至今其运行仍遵循着一位科学家提出的基本原理。他就是_____。
 - A、牛顿
 - B、爱因斯坦
 - C、爱迪生
 - D、冯·诺依曼
- 3、字长 16 位，用定点补码小数表示时，一个字所能表示范围是_____。
 - A、 $0 \sim [1-2^{(-15)}]$
 - B、 $- [1-2^{(-15)}] \sim [1-2^{(-15)}]$
 - C、 $-1 \sim +1$
 - D、 $-1 \sim [1-2^{(-15)}]$
- 4、在机器数中，_____的零的表示形式是唯一的。
 - A、原码
 - B、补码
 - C、反码
 - D、原码和反码
- 5、单地址指令中为了完成两个数的算术运算，除地址码指明的一个操作数外，另一个数常采用_____方式。
 - A、立即寻址
 - B、隐含寻址
 - C、间接寻址
 - D、基址寻址
- 6、在定点机中执行算术运算时会产生溢出，其原因是_____。
 - A、主存容量不够
 - B、操作数过大
 - C、操作数地址过大

- D、运算结果无法表示
- 7、当采用变形补码（双符号位）运算时，结果为正数的特征是双符号位为_____。
- A、00
 - B、01
 - C、10
 - D、11
- 8、用原码表示的两个数进行加减运算时，计算机的实际操作是加还是减_____。
- A、只取决于指令中的操作码
 - B、只取决于被加数的符号
 - C、取决于两个操作数的符号
 - D、不仅取决于指令中的操作码，还取决于两个操作数的符号
- 9、四片 74181ALU 和一片 74182CLA 器件相配合，具有_____传递功能。
- A、行波进位
 - B、组内行波进位，组间先行进位
 - C、组内先行进位，组间先行进位
 - D、组内先行进位，组间行波进位
- 10、在磁盘和磁带这两种磁介质存储器中，存取时间与存储单元的物理位置有关，按存储方式分_____。
- A、二者都是顺序存取
 - B、磁盘是直接存取，磁带是顺序存取
 - C、二者都是直接存取
 - D、磁带是直接存取，磁盘是顺序存取
- 11、存储周期指_____。
- A、存储器的读出时间
 - B、存储器进行连续读或写操作所允许的最短时间间隔
 - C、存储器的写入时间
 - D、存储器进行连续写操作所允许的最短时间间隔
- 12、存储器采用部分译码法片选时_____。
- A、不需要地址译码器
 - B、不能充分利用芯片的存储单元
 - C、会产生地址重叠
 - D、CPU 的地址线全参与译码
- 13、计算机的主频周期是_____。
- A、时钟周期
 - B、CPU 周期
 - C、指令周期

D、存取周期

14、微程序控制器中，控制部件向执行部件发出的某个控制信号称为_____。

A、微程序

B、微指令

C、微操作

D、微命令

15、在输入输出设备中_____是复合型的输入输出设备。

A、鼠标

B、磁盘

C、打印机

D、CD-ROM 光盘

16、中断向量可提供_____。

A、被选中设备的地址

B、传送数据的起始地址

C、服务程序的入口地址

D、现程序的断点地址

二、多项选择题(每题 2 分,共 34 分)

1、在信息的下列表示形式中可以数字化的是_____。

A、数值大小

B、图形、图像

C、语音

D、字符

2、辅助存储器属于_____。

A、存储系统

B、I/O 系统

C、CPU

D、主机

3、下列哪些编码方法不具备可以通过比较阶码的大小来实现真值阶大小的比较_____。

A、原码

B、反码

C、补码

D、移码

- 4、长度相同但格式不同的 2 种浮点数，假设前者阶码长，尾数短，后者阶码短，尾数长，其他规定相同，则它们可表示的数的范围和精度_____。
- A、前者可表示的数的范围大
 - B、后者可表示的数的范围大
 - C、前者可表示的数的精度低
 - D、后者可表示的数的精度低
- 5、直接寻址与寄存器寻址相比_____。
- A、可访问的内存空间范围小
 - B、需要较长的地址字段
 - C、取操作数的速度快
 - D、操作数的位数相同
- 6、指令码不变时而指令所在内存的位置改变时，下列寻址方式中操作数位置不变的有_____。
- A、寄存器寻址
 - B、寄存器间接寻址
 - C、相对寻址
 - D、间接寻址
- 7、I/O 地址与内存统一编址的计算机中，_____。
- A、将 I/O 看作是存储器的一部分
 - B、对 I/O 访问必须有专门的 I/O 指令
 - C、可用访存指令实现 CPU 对设备的访问
 - D、I/O 设备会使内存可用的地址空间变小
- 8、下列属于并行进位方式（非分组并行进位方式）的特点有_____。
- A、速度快
 - B、随着加法器位数的增加，逻辑表达式会变得越长
 - C、电路结构复杂
 - D、电路结构简单
- 9、下列关于补码加法运算的说法正确的是_____。
- A、首先判断参加运算的两个操作数的符号
 - B、符号位象数值位一样参与运算
 - C、异号相加结果的符号根据两个操作数绝对值的大小决定
 - D、两个数的补码相加等于两个数相加的补码
- 10、补码（变形码）浮点数加减运算后尾数应向右规格化的为_____。
- A、11.01 $\phi\phi\cdots\phi$
 - B、11.10 $\phi\phi\cdots\phi$
 - C、10.00 $\phi\phi\cdots\phi$

D、00.01¢¢……¢

11、计算机的存储器采用分级存储体系的主要目的是_____。

- A、便于读写数据
- B、减小机箱的体积
- C、便于系统升级
- D、解决存储容量、价格和存取速度的矛盾

12、主存的存取速度通常由_____等参数来描述。

- A、主存介质
- B、存取时间
- C、存取周期
- D、主存带宽

13、与 SRAM 相比， DRAM 的特点是_____。

- A、集成度高
- B、存取速度慢
- C、功耗小
- D、成本高

14、准同步控制方式一般用于_____。

- A、CPU 访问外围设备时
- B、微程序控制器中
- C、CPU 访问内存时
- D、CPU 的内部控制中

15、如果两个微命令是互斥的，则它们_____。

- A、不可以同时发出
- B、不能为同一条机器指令所使用
- C、应尽量编排在微指令的相同编码字段里
- D、不能编排在微指令的相同编码字段里

16、在外设与内存单元统一编址下，_____。

- A、指令系统中不设专门的输入输出指令
- B、外设地址和内存地址通过不同的地址总线传输
- C、CPU 访问外设采用与访问内存相同的指令
- D、外设地址和内存单元地址可以重叠

17、中断允许触发器用来_____。

- A、表示外设是否提出了中断请求
- B、CPU 是否响应了中断请求
- C、CPU 是否正在进行中断处理
- D、开放或关闭可屏蔽硬中断

三、判断题(每题 2 分,共 34 分)

- 1、非数值信息不能数字化表示。
(对 错)
- 2、单总线是指只有一根信号线。
(对 错)
- 3、计算机系统中采用补码运算的目的是为了简化计算机的设计。
(对 错)
- 4、压缩的十进制数串形式比起字符串形式更节省空间，又便于直接完成十进制数的算术运算。
(对 错)
- 5、定长指令码通常其操作码字段也是定长的。
(对 错)
- 6、若操作数在寄存器中，可以采用直接寻址。
(对 错)
- 7、堆栈只能是栈顶不变栈底变。
(对 错)
- 8、在 CPU 中执行算术运算和逻辑运算，都是按位进行且各位之间是独立无关的。
(对 错)
- 9、一位全加器的求和逻辑式为： $S(i)=A(i)+B(i)+C(i)$
(对 错)
- 10、补码算术移位(无溢出)时，对于负数，符号位不变，左移后的空出位补“0”，右移的空出位补“1”。
(对 错)
- 11、计算机的内存一般由 RAM 和 ROM 两种半导体存储器组成。
(对 错)
- 12、CPU 访问内存单元的时间是由内存的容量决定的，内存容量越大，访问存储器所需的时间越长。
(对 错)
- 13、微程序存放在主存储器的 ROM 中。
(对 错)
- 14、微程序控制器比组合逻辑控制器更便于扩充。
(对 错)
- 15、研究和采用微指令的编码法，其目的之一是扩大控制存储器的容量。
(对 错)

16、外部设备与主存统一编址是指：将外部设备码存在主存之中。

(对 错)

17、程序查询方式适用于中高速外设的数据传输。

(对 错)

参考答案：

一、 DDDBB DADCB BCADB C

二、 ABCD AB ABCD AC AD

BD CD ABC BD C

D BCD ABC AC AC

AC D

三、 FFTTF FFFFT TFFTFF FF