

TEST 05 （选择与判断题）

一、单项选择题(每题 2 分,共 32 分)

1、冯·诺依曼体制计算机最核心的思想是_____。

- A、信息用二进制表示
- B、采用存储程序工作方式
- C、计算机由五大部件构成
- D、用电子电路来完成计算任务

2、CPU 包括_____。

- A、内存和控制器
- B、控制器和运算器
- C、高速缓存和运算器
- D、控制器、运算器和内存

3、计算机中表示地址时使用_____。

- A、无符号数
- B、原码
- C、反码
- D、补码

4、在机器数中，_____的零的表示形式是唯一的。

- A、原码
- B、补码
- C、反码
- D、原码和反码

5、在寄存器间接寻址方式中，操作数应在_____中。

- A、寄存器
- B、堆栈栈顶
- C、累加器
- D、内存单元

6、程序控制类指令的功能是_____。

- A、进行主存和 CPU 之间的数据传输
- B、进行 CPU 和外设之间的数据传送
- C、改变程序执行的顺序
- D、控制进、出栈的操作

7、ALU 属于_____部件。

- A、运算器
 - B、控制器
 - C、存储器
 - D、寄存器
- 8、当采用变形补码（双符号位）运算时，发生负溢的特征是双符号位为_____。
- A、00
 - B、01
 - C、10
 - D、11
- 9、若 A 补=1.1110, B 补=0.1011, 则[A+B]补=_____。
- A、0.0101
 - B、0.1101
 - C、1.0011
 - D、0.1001
- 10、在下列存储器中，_____存取时间的长短与信息所在的位置有关。
- A、主存
 - B、高速缓存
 - C、磁带
 - D、固存
- 11、某计算机字长 16 位，其内存容量是 8MB，若按半字编址，它的内存地址范围是_____。
- A、0 到 8M-1
 - B、0 到 4M-1
 - C、0 到 2M-1
 - D、0 到 1M-1
- 12、ROM 与 RAM 的主要区别是_____。
- A、断电后，ROM 内保存的信息会丢失，RAM 则可以长期保存不会丢失
 - B、断电后，RAM 内保存的信息会丢失，ROM 则可以长期保存不会丢失
 - C、ROM 是外存储器，RAM 是内存储器
 - D、ROM 是内存储器，RAM 是外存储器
- 13、程序计数器(PC)所存放的二进制代码通常是表示_____。
- A、CPU 已执行指令的条数
 - B、即将运行的指令的地址
 - C、CPU 同时运行多道程序的数目
 - D、指令码
- 14、三级时序系统通常提供的三级时序信号是_____。
- A、CPU 工作周期、时钟周期、脉冲

- B、指令周期、CPU 周期、时钟周期
 - C、指令周期、机器指令、节拍
 - D、指令周期、微指令周期、时钟周期
- 15、主机和外设不能并行工作的数据传输控制方式是_____。
- A、程序查询方式
 - B、中断方式
 - C、DMA 方式
 - D、通道方式
- 16、周期挪用（窃取）方式常用于_____中。
- A、程序查询方式的输入输出
 - B、直接存储器存取方式的输入输出
 - C、直接程序传送方式的输入输出
 - D、程序中断方式的输入输出

二、多项选择题(每题 2 分,共 34 分)

- 1、采用数字化方法表示信息的优点是_____。
- A、物理实现容易，便于存储；抗干扰能力强，可靠性高
 - B、数的表示范围大，精度高
 - C、表示的信息类型与范围极其广泛
 - D、直观、便于人的听觉、视觉感知
- 2、衡量计算机速度的常用的指标有_____。
- A、CPU 时钟频率
 - B、MIPS 和 MFLOPS
 - C、每秒执行指令数
 - D、主存存取周期
- 3、下列说法正确的有_____。
- A、负数的反码大于正数的反码
 - B、反码中的 0 有 2 种表示方法
 - C、原码中的 0 有 2 种表示方法
 - D、补码用 0 表示负，1 表示正
- 4、关于 ASCII 编码所包含的字符有_____。
- A、0~9 十个数字字符
 - B、26 个小写英文字符
 - C、26 个大写英文字符

- D、部分通用符号和控制符
- 5、下列寻址方式中，操作数在内存的有_____。
- A、直接寻址
 - B、寄存器寻址
 - C、寄存器间接寻址
 - D、基址寻址
- 6、为减少指令中地址段的位数，可选用下述几种寻址方式_____。
- A、直接寻址
 - B、寄存器寻址
 - C、寄存器间接寻址
 - D、变址寻址
- 7、下列指令中使用到堆栈有_____。
- A、跳转指令
 - B、子程序调用指令
 - C、子程序返回指令
 - D、中断返回指令
- 8、分组并行进位方式有_____。
- A、组内串行，组间串行
 - B、组内并行，组间串行
 - C、组内并行，组间并行
 - D、组内串行，组间并行
- 9、已知 Y 的原码求 Y 的补码,下列说法正确的是_____。
- A、Y 的原码即为 Y 的补码
 - B、当 Y 为负数时,Y 的补码等于把 Y 的原码除去符号位的各位求反末位再加 1
 - C、当 Y 为正数时,Y 的原码即为 Y 的补码
 - D、Y 的补码为把 Y 的原码连同符号位一起变反再加 1
- 10、补码数可算术左移而不发生溢出的情况有_____。
- A、符号位为 0 并且与符号位相邻的数值位为 0
 - B、符号位为 0 并且与符号位相邻的数值位为 1
 - C、符号位为 1 并且与符号位相邻的数值位为 0
 - D、符号位为 1 并且与符号位相邻的数值位为 1
- 11、主存储器的主要组成部分是_____。
- A、存储体
 - B、译码器
 - C、驱动器
 - D、I/O 和读写电路

- 12、对刷新和重写（再生），下列说法正确的是_____。
- A、两者本质一样
 - B、某个存储单元只有在破坏性读出后才需要重写
 - C、重写是按存储单元进行的，而刷新是以存储体矩阵中的一行为单位的。
 - D、存储单元经常被访问时，就需要及时地对其刷新以补充电荷。
- 13、下列存储器中，易失性存储器有_____。
- A、SRAM
 - B、DRAM
 - C、PROM
 - D、EEPROM
- 14、同步控制是_____。
- A、适用于 CPU 控制的方式
 - B、由统一时序信号控制的方式
 - C、所有指令执行时间都相同的方式
 - D、采用主从应答的控制方式
- 15、符合 RISC 型计算机设计思想的有_____。
- A、硬件回到早期简单的结构，大部分工作由软件实现
 - B、着重选择使用频率高且易于实现的指令
 - C、简化基本数据通路的结构以提高微操作的速度
 - D、便于实现流水操作和提高整体性能
- 16、硬盘可以认为是_____。
- A、输入设备
 - B、输出设备
 - C、存储设备
 - D、数据处理设备
- 17、主机与外部设备之间的信息交换控制方式包括_____。
- A、中断方式
 - B、DMA 方式
 - C、组合逻辑控制方式
 - D、微程序控制方式

三、判断题(每题 2 分,共 34 分)

- 1、计算机工作过程中，机内只存在数据流，不存在控制流。
(对 错)

2、单总线是指只有一根信号线。

(对 错)

3、定点带符号数的在计算机内的四种表示方法原码、反码、补码、移码运算都比较方便，因而在计算机中都得到了实际应用。

(对 错)

4、在机器数中，反码的零的表示形式不是唯一的。

(对 错)

5、变址寻址方式在指令码不变时而指令所在内存的位置改变的情况下，操作数的位置不变。

(对 错)

6、对于自底向上生成的软堆栈，进栈时应先修改栈指针，再将数据存入堆栈。

(对 错)

7、中断返回指令通常是一条零地址指令。

(对 错)

8、在 CPU 中执行算术运算和逻辑运算，都是按位进行且各位之间是独立无关的。

(对 错)

9、并行加法器位数的多少取决于机器的字长，数据的各位同时运算。

(对 错)

10、采用进位位判断时，若两负数相加，当最高有效位不产生进位而符号位产生进位时，发生负溢。

(对 错)

11、随机存取存储器是指既可以读出也可以写入的存储器。

(对 错)

12、一般情况下，ROM 和 RAM 在存储体中是统一编址的

(对 错)

13、刷新中所说的死区是指不能存放信息的存储单元。

(对 错)

14、指令周期是指 CPU 从主存中读出一条指令的时间。

(对 错)

15、微指令的操作控制字段采用字段编码时，兼容的微命令应安排在同一段中。

(对 错)

16、在允许多重中断的计算机系统中，只要外部有新的中断请求，就要打断正在处理的中断服务程序。

(对 错)

17、总线结构传送方式可以提高数据的传输速度。

(对 错)

参考答案:

一、 BBABD CACDC ABBA B

二、 ABC ABC ABC ABCD CD
BC BCD BC BC AD
ABCD BC AB AB BCD
ABC AB

三、 FFFTT TFTTF FTFFF FF

西南交通大学信息科学与技术学院