

TEST 01 （选择与判断题，中下难度）

一、单项选择题(每题 2 分,共 32 分)

- 1、世界上发明的第一台电子数字计算机是_____。
A、ENIAC
B、EDVAC
C、EDSAC
D、UNIVAC
- 2、从设计者角度看，硬件与软件之间的界面是_____。
A、操作系统
B、语言处理程序
C、指令系统
D、输入输出系统
- 3、在机器数中，_____的零的表示形式是唯一的。
A、原码
B、补码
C、反码
D、原码和反码
- 4、设有 7 位信息码 0110101，则低位增设偶校验位后的代码为_____。
A、01101010
B、01101011
C、01101100
D、01101101
- 5、零地址的运算类指令在指令格式中不给出操作数地址，参加的两个操作数来自_____。
A、累加器和寄存器
B、累加器和暂存器
C、堆栈的栈顶和次栈顶单元
D、暂存器和堆栈的栈顶单元
- 6、在存储器堆栈中，保持不变的是_____。
A、栈顶
B、栈指针
C、栈底
D、栈中的数据
- 7、运算器的主要功能是进行_____。

- A、逻辑运算
 - B、算术运算
 - C、逻辑运算与算术运算
 - D、加法运算
- 8、当采用变形补码（双符号位）运算时，结果为负数的特征是双符号位为_____。
- A、00
 - B、01
 - C、10
 - D、11
- 9、若 $A_{补}=0.0110$ ，则 $[-A]_{补}=$ _____。
- A、1.0110
 - B、1.1010
 - C、0.1010
 - D、0.1001
- 10、磁盘存储器多用作_____。
- A、主存
 - B、高速缓存
 - C、辅存
 - D、固存
- 11、若存储器中有 1K 个存储单元，采用双译码方式时译码输出线为_____。
- A、1024
 - B、10
 - C、32
 - D、64
- 12、ROM 与 RAM 的主要区别是_____。
- A、断电后，ROM 内保存的信息会丢失，RAM 则可以长期保存不会丢失
 - B、断电后，RAM 内保存的信息会丢失，ROM 则可以长期保存不会丢失
 - C、ROM 是外存储器，RAM 是内存储器
 - D、ROM 是内存储器，RAM 是外存储器
- 13、程序计数器(PC)所存放的二进制代码通常是表示_____。
- A、CPU 已执行指令的条数
 - B、即将运行的指令的地址
 - C、CPU 同时运行多道程序的数目
 - D、指令码
- 14、微程序控制器中，控制部件向执行部件发出的某个控制信号称为_____。
- A、微程序

- B、微指令
 - C、微操作
 - D、微命令
- 15、计算机的外围设备包括_____。
- A、输入输出设备
 - B、外存储器
 - C、输入输出设备和外存储器
 - D、电源
- 16、串行输出接口一般必须包含_____。
- A、串/并转换电路
 - B、并/串转换电路
 - C、模/数转换电路
 - D、数/模转换电路

二、多项选择题(每题 2 分,共 34 分)

- 1、采用数字化方法表示信息的优点是_____。
- A、物理实现容易,便于存储;抗干扰能力强,可靠性高
 - B、数的表示范围大,精度高
 - C、表示的信息类型与范围极其广泛
 - D、直观、便于人的听觉、视觉感知
- 2、衡量计算机存储容量的常用的计量单位有_____。
- A、MHz
 - B、MB
 - C、MIPS
 - D、TB
- 3、下列表示法中,对 0 的表示有两种方法的有_____。
- A、原码
 - B、反码
 - C、补码
 - D、移码
- 4、长度相同但格式不同的 2 种浮点数,假设前者阶码长,尾数短,后者阶码短,尾数长,其他规定相同,则它们可表示的数的范围和精度_____。
- A、前者可表示的数的范围大

- B、后者可表示的数的范围大
 - C、前者可表示的数的精度低
 - D、后者可表示的数的精度低
- 5、采用变长操作码的指令格式_____。
- A、使不同指令的长度不同
 - B、可采用向地址码字段扩展操作码的技术
 - C、便于指令译码和分析
 - D、其操作码字段的位数不固定
- 6、直接寻址与寄存器寻址相比_____。
- A、可访问的内存空间范围小
 - B、需要较长的地址字段
 - C、取操作数的速度快
 - D、操作数的位数相同
- 7、下列寻址方式中，操作数在内存的有_____。
- A、直接寻址
 - B、寄存器寻址
 - C、寄存器间接寻址
 - D、基址寻址
- 8、分组并行进位方式有_____。
- A、组内串行，组间串行
 - B、组内并行，组间串行
 - C、组内并行，组间并行
 - D、组内串行，组间并行
- 9、时序控制乘法器比阵列结构的乘法器_____。
- A、运算速度快
 - B、运算速度慢
 - C、电路简单
 - D、电路复杂
- 10、补码（变形码）浮点数加减运算后尾数应向右规格化的为_____。
- A、11.01 $\phi\phi\cdots\phi$
 - B、11.10 $\phi\phi\cdots\phi$
 - C、10.00 $\phi\phi\cdots\phi$
 - D、00.01 $\phi\phi\cdots\phi$
- 11、存储器是计算机系统的记忆设备，它主要用来存放_____。
- A、数据
 - B、程序

- C、微程序
 - D、算术运算和逻辑运算的规则
- 12、RAM 芯片中的地址译码方式有_____。
- A、全地址译码
 - B、部分地址译码
 - C、单译码
 - D、双译码
- 13、下列存储器中，易失性存储器有_____。
- A、SRAM
 - B、DRAM
 - C、PROM
 - D、EEPROM
- 14、CPU 组成中包括_____。
- A、指令寄存器
 - B、ALU
 - C、指令译码器
 - D、程序计数器
- 15、符合 RISC 型计算机设计思想的有_____。
- A、硬件回到早期简单的结构，大部分工作由软件实现
 - B、着重选择使用频率高且易于实现的指令
 - C、简化基本数据通路的结构以提高微操作的速度
 - D、便于实现流水操作和提高整体性能
- 16、硬盘可以认为是_____。
- A、输入设备
 - B、输出设备
 - C、存储设备
 - D、数据处理设备
- 17、在外设与内存单元统一编址下，_____。
- A、指令系统中不设专门的输入输出指令
 - B、外设地址和内存地址通过不同的地址总线传输
 - C、CPU 访问外设采用与访问内存相同的指令
 - D、外设地址和内存单元地址可以重叠

三、判断题(每题 2 分,共 34 分)

- 1、计算机工作过程中,机内只存在数据流,不存在控制流。
(对 错)
- 2、文字编辑排版系统是计算机用户广泛使用的软件之一,故它属于系统软件。
(对 错)
- 3、在机器数中,反码的零的表示形式不是唯一的。
(对 错)
- 4、压缩的十进制数串形式比起字符串形式更节省空间,又便于直接完成十进制数的算术运算。
(对 错)
- 5、单地址指令是单操作数指令。
(对 错)
- 6、数据寻址的最终目的是寻找操作数的有效地址。
(对 错)
- 7、堆栈寻址通常采用隐地址。
(对 错)
- 8、加法器是构成运算器的基本部件,为提高运算速度,运算器一般都采用串行加法器。
(对 错)
- 9、一位全加器的求和逻辑式为: $S(i)=A(i)+B(i)+C(i)$
(对 错)
- 10、补码加法运算中 $[x+y]_{补}=[x]_{补}+[y]_{补}$ 。
(对 错)
- 11、外存比内存的存储容量大,存取速度快。
(对 错)
- 12、目前大多计算机采用字节编址。
(对 错)
- 13、在冯·诺依曼计算机中,指令流是由数据流驱动的。
(对 错)
- 14、与微程序控制器相比,组合逻辑控制器的指令速度快。
(对 错)
- 15、微指令的操作控制字段采用字段编码时,兼容的微命令应安排在同一段中。
(对 错)
- 16、外部设备位于主机箱的外部。
(对 错)
- 17、总线的数据通路宽度是指该总线的寻址空间大小。

(对 错)

参考答案:

一、 ACBAC CCDBC DBBDC B

二、 ABC BD AB AC BD
BD ACD BC BC C
AB CD AB ABCD BCD
ABC AC

三、 FFTTF FTFFT FTFTF FF

西南交通大学信息科学与技术学院