ĐẠI HỌC BÁCH KHOA TP. HỒ CHÍ MINH KHOA KHOA HỌC VÀ KỸ THUẬT MÁY TÍNH



BÁO CÁO HỆ THỐNG NHÚNG

Bài thực hành số 4

Lương Hữu Phú Lợi - 1911545 Cao Thanh Lương - 1914076 Nguyễn Văn Việt - 1912436 Huỳnh Ngọc Bảo Trân - 1912269

Họ và tên	MSSV	Đóng góp
Lương Hữu Phú Lợi	1911545	100%
Cao Thanh Lương	1914076	100%
Nguyễn Văn Việt	1912436	100%
Huỳnh Ngọc Bảo Trân	1912269	100%

GitHub:

PhuLoi-1911545/school-LAB-embedded-ESP-IDF (github.com)

Mục lục

1. Thực hiện	4
2. Nạp và kết quả	9
3. Thay đổi thời gian tạo Request	11

1. Thực hiện

```
main.c
               CMakeLists.txt
main >  main.c >  aReceptionTask()
      #include <stdio.h>
      #include <string.h>
      #include <unistd.h>
      #include "esp log.h"
      #include "esp_timer.h"
       #include "esp sleep.h"
      #include "sdkconfig.h"
       #include "freertos/FreeRTOS.h"
       #include "freertos/task.h"
       #include "freertos/timers.h"
       #include "esp system.h"
      #include "esp_spi_flash.h"
      #include "driver/gpio.h"
      #include "driver/uart.h"
      typedef struct
          uint8 t ID;
          bool flag;
      } Data;
      xQueueHandle aQueue;
      void aReceptionTask();
      void aProcess();
      void aOtherProcess();
```

Data gồm có **ID** và **Flag** với **Flag** sẽ kích hoạt hàm aProcess. Các chức năng:

- aReceptionTask(): sẽ tạo các Request sau mỗi 1 giây và thêm vào Queue
- aProcess(): Sẽ thực hiện khi có Flag = 1
- aOtherProcess(): thực hiện khi Flag = 0

Ý tưởng: **Flag** đóng vai trò là báo tín hiệu nguy hiểm, cần hàm xử lý đặc biệt (là aProcess). Nếu ko có nguy hiểm tho hệ thống hoạt động bình thường (là hàm aOtherProcess)

Hàm aReceptionTask thêm các Request vào Queue mới điều kiện ID chia hết cho 3 tho bật 1 flag

Khi **ID** chia hết cho 5 tho thêm request vào phía trước **Queue**, còn không tho thêm vào sau như bình thường.

Hàm **aProcess**() sẽ kiểm tra liệu item kế trong **Queue** có phải là **Flag** = 1 không. Nếu có thì **aProcess** xử lý, còn không thì **aOtherProcess** sẽ tiếp nhận xử lý

```
void aReceptionTask() {
   uint8_t count = 0;
    const TickType_t aTicksToWait = pdMS_TO_TICKS(500);
    while (1)
        BaseType_t aStatus;
       Data nData;
       nData .ID = count;
        if (count % 3 == 0) {
           nData.flag = 1;
           nData.flag = 0;
        if (count % 5 == 0) {
            aStatus = xQueueSendToFront(aQueue, &nData, aTicksToWait);
           aStatus = xQueueSendToBack(aQueue, &nData, aTicksToWait);
        if (aStatus == pdPASS)
        else if (aStatus ==errQUEUE FULL)
           printf("Request with ID %d meet FULL queue\n", count);
        ++count;
        vTaskDelay(1000/ portTICK_RATE_MS );
    vTaskDelete(NULL);
```

```
void aOtherProcess() {
    BaseType_t aStatus;
    const TickType_t aTicksToWait = pdMs_To_TICKS(500);
    Data nData;

while(1) {
    aStatus = xQueuePeek(aQueue, &nData, aTicksToWait);
    if (aStatus == pdPASS) {
        if (nData.flag == 0) {
            aStatus = xQueueReceive(aQueue, &nData, aTicksToWait);
        if (aStatus == pdPASS)
        {
                 printf("Process Data with ID: %d and FLAG = 0\n", nData.ID);
        }
        else
        {
                 printf("Response: Cound not recieve data\n");
        }
    }
    vTaskDelay(1500/ portTICK_RATE_MS);
}
vTaskDelete(NULL);
}
```

2. Nạp và kết quả

```
X 🛕 CMakeLists.txt
 main.c
main > 6 main.c > 😚 aReceptionTask()
                                    aStatus = xQueueReceive(aQueue, &nData, aTicksToWait);
                                     if (aStatus == pdPASS)
PROBLEMS OUTPUT DEBUG CONSOLE TERMINAL
I (76) boot: 1 phy_init
I (83) boot: 2 factory
                                                                              01 01 0000f000 00001000
                                                                            00 00 00010000 00100000
 I (102) esp_image: segment 0: paddr=00010020 vaddr=3f400020 size=07994h ( 31124) map
    (122) esp_image: segment 1: paddr=000179bc vaddr=3ffb0000 size=02308h ( 8968) load (126) esp_image: segment 2: paddr=00019ccc vaddr=40080000 size=0634ch ( 25420) load
    (140) esp_image: segment 3: paddr=00020020 vaddr=400d0020 size=14ad4h ( 84692) map (171) esp_image: segment 4: paddr=00034afc vaddr=4008634c size=0546ch ( 21612) load
                                                                                                                              load
    (180) esp_image: segment 5: paddr=00039f70 vaddr=50000000 size=00010h (
                                                                                                                        16) load
    (186) boot: Loaded app from partition at offset 0x10000
    (186) boot: Disabling RNG early entropy source...
    (202) cpu start: Pro cpu up.
  [ (202) opu_start: Starting app cpu, entry point is 0x40081018
0x40081018: call_start_cpu1 at C:/Users/luong/esp/esp-idf/components/esp_system/port/cpu_sta
 I (0) cpu start: App cpu up.
    (230) cpu_start: Compile time: Dec 12 2022 21:53:29 (237) cpu_start: ELF file SHA256: 58598dc1a674375a...
    (243) cpu_start: ESP-IDF:
                                                        v4.4.3
   (243) cpu_start: ESP-IDF: v4.4.3
(248) heap_init: Initializing. RAM available for dynamic allocation:
(255) heap_init: At 3FFAE6E0 len 00001920 (6 KiB): DRAM
(261) heap_init: At 3FFE2BF8 len 0002D408 (181 KiB): DRAM
(267) heap_init: At 3FFE0440 len 00003AE0 (14 KiB): D/IRAM
(273) heap_init: At 3FFE4350 len 0001BCB0 (111 KiB): D/IRAM
(280) heap_init: At 4008B7B8 len 00014848 (82 KiB): IRAM
(287) spi_flash: detected chip: generic
(291) spi_flash: flash: flash io: dio
    (291) spi flash: flash io: dio
    (296) cpu_start: Starting scheduler on PRO CPU.
 I (0) cpu_start: Starting scheduler on APP CPU.
Process Data with ID: 2 and FLAG = 0
Process Data with ID: 3 and FLAG = 1
Process Data with ID: 4 and FLAG = 0
Process Data with ID: 8 and FLAG = 0
Process Data with ID: 10 and FLAG = 0
Process Data with ID: 11 and FLAG = 0
```



Tại mỗi **Data** với **ID** chia hết cho 3 tho dc hàm aProcess xử lý Tại data với **ID** là 9 và 10 thì **ID** 10 được đưa vào **Front** của **Queue** nên dc xử lý trước 9.

3. Thay đổi thời gian tạo Request

Tiếp theo, ta giảm thời gian tạo **Request** xuống và giảm độ dài hàng xuống 3 thì tại thời điểm **Request** có **ID** = 13 hàng chờ trả về trạng thái **errQUEUE_FULL**

```
void aReceptionTask() {
    const TickType_t aTicksToWait = pdMS_TO_TICKS(100);
   while (1)
       BaseType_t aStatus;
       Data nData;
       nData .ID = count;
           nData.flag = 1;
           nData.flag = 0;
           aStatus = xQueueSendToFront(aQueue, &nData, aTicksToWait);
           aStatus = xQueueSendToBack(aQueue, &nData, aTicksToWait);
        if (aStatus == pdPASS)
       else if (aStatus ==errQUEUE_FULL)
           printf("Request with ID %d meet FULL queue\n", count);
       ++count;
       vTaskDelay(900/ portTICK_RATE_MS );
   vTaskDelete(NULL);
```

```
OUTPUT
                   DEBUG CONSOLE
PROBLEMS
                                   TERMINAL
I (216) cpu start: Application information:
I (221) cpu start: Project name:
                                     template-app
I (226) cpu start: App version:
I (231) cpu start: Compile time:
                                     Dec 12 2022 21:53
I (237) cpu start: ELF file SHA256: 7db518d08df0986e.
I (243) cpu_start: ESP-IDF:
                                     v4.4.3
I (248) heap init: Initializing, RAM available for dyna
I (255) heap init: At 3FFAE6E0 len 00001920 (6 KiB): D
I (261) heap init: At 3FFB2BF8 len 0002D408 (181 KiB):
I (267) heap init: At 3FFE0440 len 00003AE0 (14 KiB):
I (273) heap init: At 3FFE4350 len 0001BCB0 (111 KiB):
I (280) heap init: At 4008B7B8 len 00014848 (82 KiB):
I (287) spi_flash: detected chip: generic
I (291) spi flash: flash io: dio
I (296) cpu_start: Starting scheduler on PRO CPU.
I (0) cpu start: Starting scheduler on APP CPU.
Process Data with ID: 0 and FLAG = 1
Process Data with ID: 1 and FLAG = 0
Process Data with ID: 2 and FLAG = 0
Process Data with ID: 5 and FLAG = 0
Process Data with ID: 3 and FLAG = 1
Process Data with ID: 4 and FLAG = 0
Process Data with ID: 6 and FLAG = 1
Process Data with ID: 7 and FLAG = 0
Process Data with ID: 10 and FLAG = 0
Process Data with ID: 8 and FLAG = 0
Request with ID 13 meet FULL queue
Process Data with ID: 9 and FLAG = 1
Process Data with ID: 11 and FLAG = 0
Process Data with ID: 15 and FLAG = 1
Process Data with ID: 12 and FLAG = 1
Process Data with ID: 14 and FLAG = 0
Process Data with ID: 16 and FLAG = 0
Request with ID 20 meet FULL queue
Process Data with ID: 17 and FLAG = 0
Process Data with ID: 18 and FLAG = 1
Process Data with ID: 19 and FLAG = 0
Process Data with ID: 21 and FLAG = 1
Process Data with ID: 22 and FLAG = 0
```