ภาควิชาวิศวกรรมคอมพิวเตอร์ คณะวิศวกรรมศาสตร์ สถาบันเทคโนโลยีพระจอมเกล้าเจ้าคุณทหารลาดกระบัง

การทดลองที่ 8 การไบอัสทรานซิสเตอร์

<u>วัตถุประสงค์</u>

- 1. เพื่อศึกษาคุณลักษณะของทรานซิสเตอร์
- 2. เพื่อศึกษาการไบอัสวงจรทรานซิสเตอร์
- 3. เพื่อศึกษาการประยุกต์ใช้ทรานซิสเตอร์

<u>อุปกรณ์เพิ่มเติม</u>

1. ไม่มี

เว็บไซต์สำหรับ simulation

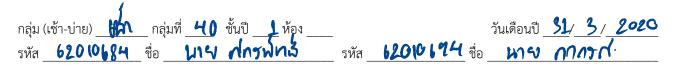
1. http://www.falstad.com/circuit

เต็ม 10 คะแนน

8.1 การไบอัสทรานซิสเตอร์

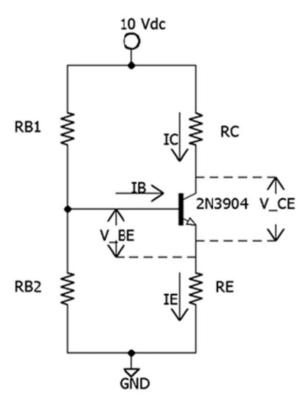
8.2 วงจรขยายแบบอีมิตเตอร์ร่วม

เนื่องจากการทดลองเป็นแบบ simulation บนเว็บ ดังนั้นให้นักศึกษาทุกคนตั้งใจทำ และพยายามทำความเข้าใจ



การทดลองที่ 8.1 การไบอัสทรานซิสเตอร์

1) ให้ต่อวงจรตามรูปที่ 6 โดยเปลี่ยนค่า RB2 และ RE ตามตารางด้านล่าง



รูปที่ 1 วงจรไบอัสทรานซิสเตอร์

- 2) วัดค่า V_{BE} , V_{CE} , I_{E} , I_{C} , I_{B} โดยกำหนดค่าความต้านทานดังตารางต่อไปนี้
 - a. RB1 = 12 k Ω , RB2 = 2.7 k Ω , RC = 1.2 k Ω , RE = 270 Ω
 - b. RB1 = 12 k Ω , RB2 = $2.2 \text{ k}\Omega$, RC = 1.2 k Ω , RE = 270 Ω
 - c. RB1 = 12 k Ω , RB2 = 2.7 k Ω , RC = 1.2 k Ω , RE = $\underline{2.2 \text{ M}\Omega}$
- 3) ป้อนข้อมูลลงในตาราง

ค่าที่ การทดลอง	V_{BE}	V_{CE}	I _E	I _C	l _B
а	458.795 mV	8.616 V	5.103 u A	5.055 uA	50.525 nA.
b	1.835 mV	6.8.27 V	4.061nA	4.02 n A	48.205 nA
С	405.517mV	WV	650.547 n A	644.10 km A	1.442 n.A.

-บ่าย) ได้ก ก่ 2010 84 ชื่อ					
<u>าถามต่อไปนี้</u>					
8.1.1 รีซิสเตอร์ RI	31 และ RB2 มีหน้าที่อ - หรือ ดงบด ุม	ะไรในวงจร	-1 c	4 9 3	1
	r holfade		iandan	TIVAIN	שהבטרנהו
TIMINIS 90	, witage	bruber.			
2 1 2 ก้าเปลี่ยบให้	ค่าของ RB1 กับ RB2 ว์	นี้ค่าเพิ่ง ขึ้งเหรือลดลง	ละบียลละไรกับว	าลร	
	M - Ib a				P0 \.
on La	Mu - Ire	ารเป็น ,	61 60	- Ina=	20
		······································			
8.1.3 รีซิสเตอร์ Ri	 E มีหน้าที่อะไรในวงจร				
8.1.3 รีซิสเตอร์ Ri					
8.1.3 รีซิสเตอร์ Ri	 E มีหน้าที่อะไรในวงจร				
8.1.3 รีซิสเตอร์ RI Stockliz	ร มีหน้าที่อะไรในวงจร 2 ใช่กไ บ 1	L 110= V.	ไรที่ใน		
8.1.3 รีซิสเตอร์ Ri Statilis 8.1.4 หาก RB2 เสี	E มีหน้าที่อะไรในวงจร	(Circuit จะเกิดผลอะ	ไรขึ้น ทำให้กร ะเ ง ≾		าด์วน
8.1.3 รีซิสเตอร์ Ri วิโณไ รโร 8.1.4 หาก RB2 เลื	ร มีหน้าที่อะไรในวงจร 2 ใช่กไ บ 1	L (16) Circuit จะเกิดผลอะ	かりいっている	Ic How	vが2W = IB +Ic
8.1.3 รีซิสเตอร์ Ri 2 โดเรา 8.1.4 หาก RB2 เลื	ยหาย จนวงจร Open	L (16) Circuit จะเกิดผลอะ	かりいっている	Ic How	vố24 = 耳g +エc
8.1.3 รีซิสเตอร์ RI Stabliz 8.1.4 หาก RB2 เลื กระแร ่ไม่ พ ณ โ ธ.,	ยหาย จนวงจร Open	Circuit จะเกิดผลอะ น. (โ ธ) จะทำให้ โ ธ	พูไท้ของกลุ	Ic How	vố2W = IB +Ic
8.1.3 รีซิสเตอร์ Ri Stabiliz 8.1.4 หาก RB2 เลื NT>(เล) พม โ ธ., 8.1.5 หาก RE เสีย	ยหาย จนวงจร Open	Circuit จะเกิดผลอะ อะทำให่ โ	พูไท้ของกลุ	Ic How	งก์อพ = IB +Ic

ค่าแรงดันตกคร่อมขณะทำงานระหว่าง Base และ Emitter (V_{BE}) ... 0. 77 V - 6 V

ค่าแรงดันสูงสุดระหว่าง Collector และ Emitter ที่ทรานซิสเตอร์ทำงานได้ (V_{CEO}) ...**นุบุง** .