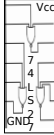
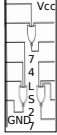


Q0	Vcc
Q1	P0
Q2	7 P1
Q3	4 L P2
Q4	5 P3
Q5	1 4 Q9
Q6	5 Q8
GND	Q7

Q0	Vcc
Q1	P0
Q2	7 P1
Q3	4 L P2
Q4	5 P3
Q5	1 4 Q9
Q6	5 Q8
GND	Q7

VSS	CA1
PA0	CA2
PA1	IRQA
PA2	IRQB
PA3	RS0
PA4	RS1
PA5	RESET
PA6	D0
PA7	M D1
PB0	C 6 D2
PB1	8 2 D3
PB2	1 D4
PB3	D5
PB4	D6
PB5	D7
PB6	E
PB7	CS1
CB1	CS2
CB2	CS0
Vcc	RW

A7	Vcc
A6	A8
A5	T A9
A4	M Vpp
A3	2 CS
A2	5 A10
A1	1 6 PD/PGM
A0	Q8
Q1	Q7
Q2	Q6
Q3	Q5
Vss	Q4



VSS	VS
RESET	H5
LPSTB	RA0
MA0	RA1
MA1	RA2
MA2	RA3
MA3	RA4
MA4	D0
MA5	H D1
MA6	D 4 D2
MA7	6 D3
MA8	5 D4
MA9	5 D5
MA10	D6
MA11	D7
MA12	CS
MA13	RS
DE	E
CUR	R/W
Vcc	CLK

NC	Vcc
A12	WE
A7	A NC
A6	T A8
A5	8 A9
A4	C A11
A3	6 4 OE
A2	B A10
A1	CE
A0	I/O7
I/O0	I/O6
I/O1	I/O5
I/O2	I/O4
Vss	I/O3

NC	Vcc
A12	WE
A7	A NC
A6	T A8
A5	8 A9
A4	C A11
A3	6 4 OE
A2	B A10
A1	CE
A0	I/O7
I/O0	I/O6
I/O1	I/O5
I/O2	I/O4
Vss	I/O3

18	1C
28	2C
38	U 3C
48	N4C
58	2 5C
68	0 6C
78	3 7C
88	A 8C
GND	COM

1	
2	
3	
4	K
PA0	E
PA1	Y
PA2	
PA3	P
PA4	A
PA5	D
PA6	
NMI	
RST	
GND	

1	7
2	S
3	E
4	G
5	
6	D
7	I
8	S
A	P
B	L
C	A
D	Y
F	(E)
G	

PBRWVcc
TD C ST
TOL RST
GND RST

NC	Vcc
A16	A15
A14	A CE2
A12	S WE
A7	C A13
A6	1 A8
A5	0 A9
A4	8 A11
A3	OE
A2	A10
A1	CE
A0	DO7
DO0	DO6
DO1	DO5
DO2	DO4
Vss	DO3

A14	Vcc
A12	WE
A7	A A13
A6	T A8
A5	8 A9
A4	C A11
A3	2 OE
A2	5 A10
A1	CE
A0	I/O7
I/O0	I/O6
I/O1	I/O5
I/O2	I/O4
Vss	I/O3

A14	Vcc
A12	WE
A7	A A13
A6	T A8
A5	8 A9
A4	C A11
A3	2 OE
A2	5 A10
A1	CE
A0	I/O7
I/O0	I/O6
I/O1	I/O5
I/O2	I/O4
Vss	I/O3

E 1	O	12 D1
D 2	L	11 A
DP 3	4	10 F
C 4	0	9 D2
G 5	6	8 D3
D 4 6	2	7 B

E 1	O	12 D1
D 2	S	11 A
DP 3	4	10 F
C 4	0	9 D2
G 5	6	8 D3
D 4 6	2	7 B

1NCM8Vcc
25.1K
MHz 4
S
H
GNDs Out

1NCM8Vcc
3.68K
MHz 4
S
H
GNDs Out

1NCM8Vcc
40 K
MHz 4
S
H
GNDs Out

GI Vcc
A1 G2
A2 7 Y1
A3 4 Y2
A4 L Y3
A5 4 Y4
A6 1 Y5
A7 Y6
A8 Y7
GND Y8

GI Vcc
A1 G2
A2 7 Y1
A3 4 Y2
A4 L Y3
A5 4 Y4
A6 1 Y5
A7 Y6
A8 Y7
GND Y8

GI Vcc
A1 G2
A2 7 Y1
A3 4 Y2
A4 L Y3
A5 4 Y4
A6 1 Y5
A7 Y6
A8 Y7
GND Y8

GI Vcc
A1 G2
A2 7 Y1
A3 4 Y2
A4 L Y3
A5 4 Y4
A6 1 Y5
A7 Y6
A8 Y7
GND Y8

CEL	Vcc
R/WL	CE
A11L	R/W
A10L	A11R
OE	A10R
A0L	OE
A1L	A0R
A2L	A1R
A3L	I D A2R
A4L	T A3R
A5L	7 A4R
A6L	1 A5R
A7L	4 A6R
A8L	A7R
A9L	A8R
I/O0L	A9R
I/O1L	I/O7R
I/O2L	I/O6R
I/O3L	I/O5R
I/O4L	I/O4R
I/O5L	I/O3R
I/O6L	I/O2R
I/O7L	I/O1R
GND	I/O0R

CEL	Vcc
R/WL	CE
A11L	R/W
A10L	A11R
OE	A10R
A0L	OE
A1L	A0R
A2L	A1R
A3L	I D A2R
A4L	T A3R
A5L	7 A4R
A6L	1 A5R
A7L	4 A6R
A8L	A7R
A9L	A8R
I/O0L	A9R
I/O1L	I/O7R
I/O2L	I/O6R
I/O3L	I/O5R
I/O4L	I/O4R
I/O5L	I/O3R
I/O6L	I/O2R
I/O7L	I/O1R
GND	I/O0R

1NCM8Vcc
1.84K
MHz 4
S
H
GNDs Out

IG Vcc
1A1 2G
2Y4 1Y1
1A24 2A4
2Y3 1Y2
1A32 2A3
2Y2 1Y3
1A4 2A2
2Y1 1Y4
GND 2A1

IG Vcc
1A1 2G
2Y4 1Y1
1A24 2A4
2Y3 1Y2
1A32 2A3
2Y2 1Y3
1A4 2A2
2Y1 1Y4
GND 2A1

IG Vcc
1A1 2G
2Y4 1Y1
1A24 2A4
2Y3 1Y2
1A32 2A3
2Y2 1Y3
1A4 2A2
2Y1 1Y4
GND 2A1

IG Vcc
1A1 2G
2Y4 1Y1
1A24 2A4
2Y3 1Y2
1A32 2A3
2Y2 1Y3
1A4 2A2
2Y1 1Y4
GND 2A1

CKI0 Vcc
I1 I/O0
I2 A I/O1
I3 T I/O2
I4 2 I/O3
I5 2 I/O4
I6 L I/O5
I7 1 I/O6
I8 0 I/O7
I9 I/O8
I10 I/O9
GND I11

CKI0 Vcc
I1 I/O0
I2 A I/O1
I3 T I/O2
I4 2 I/O3
I5 2 I/O4
I6 L I/O5
I7 1 I/O6
I8 0 I/O7
I9 I/O8
I10 I/O9
GND I11

CKB CKA
NC 7 NC
NC 4 Qa
NC L Qa
NC S Qb
Vcc 9 Gnd
R0(1) Qc
R0(2) Qd

CKB CKA
NC 7 NC
NC 4 Qa
NC L Qa
NC S Qb
Vcc 9 Gnd
R0(1) Qc
R0(2) Qd