PITS System GPIO Allocation

3.3v 1 2 5v			WiringPi	Name	Phy	/sical	Name	WiringPi	
SDA				3.3v	1	2	5v		
7 GPIO. 7 7 8 TXD 15 UBLOX RXD/MTX2B TXD 0v 9 10 RXD 16 UBLOX TXD MTX2 ENABLE 0 GPIO. 0 11 12 GPIO. 1 1 HX1 TXD UBLOX SDA 2 GPIO. 2 13 14 0v UBLOX SCL 3 GPIO. 3 15 16 GPIO. 4 4 HX1 ENABLE 3.3v 17 18 GPIO. 5 5 CE0/DIO5 MOSI 12 MOSI 19 20 0v MISO 13 MISO 21 22 GPIO. 6 6 CE0/DIO0 SCLK 14 SCLK 23 24 CE0 10 CE0/NSS 0v 25 26 CE1 11 CE1/NSS		SDA	8			4	5V		
7 GPIO. 7 7 8 TXD 15 UBLOX RXD/MTX2B TXD 0v 9 10 RXD 16 UBLOX TXD MTX2 ENABLE 0 GPIO. 0 11 12 GPIO. 1 1 HX1 TXD UBLOX SDA 2 GPIO. 2 13 14 0v UBLOX SCL 3 GPIO. 3 15 16 GPIO. 4 4 HX1 ENABLE 3.3v 17 18 GPIO. 5 5 CE0/DIO5 MOSI 12 MOSI 19 20 0v MISO 13 MISO 21 22 GPIO. 6 6 CE0/DIO0 SCLK 14 SCLK 23 24 CE0 10 CE0/NSS 0v 25 26 CE1 11 CE1/NSS		SCL	9	SCL.1	5	6	0v		
MTX2 ENABLE 0 GPIO. 0 11 12 GPIO. 1 1 HX1 TXD UBLOX SDA 2 GPIO. 2 13 14 0v HX1 ENABLE UBLOX SCL 3 GPIO. 3 15 16 GPIO. 4 4 HX1 ENABLE MOSI 12 MOSI 19 20 0v MISO 13 MISO 21 22 GPIO. 6 6 CE0/DIOO SCLK 14 SCLK 23 24 CEO 10 CE0/NSS 0v 25 26 CE1 11 CE1/NSS 30 SDA.0 27 28 SCL.0 31						8	TxD	15	UBLOX RXD/MTX2B TXD
MTX2 ENABLE 0 GPIO. 0 11 12 GPIO. 1 1 HX1 TXD UBLOX SDA 2 GPIO. 2 13 14 0v 14 14 0v 15 16 GPIO. 4 4 HX1 ENABLE 15 16 GPIO. 5 5 CE0/DIO5 18 17 18 GPIO. 5 5 CE0/DIO5 18 18 19 20 0v 10 CE0/DIO5 10 CE0/DIO0 10 CE0/DIO0 10 CE0/NSS 14 SCLK 23 24 CE0 10 CE0/NSS 10 CE1/NSS 11 CE1/NSS 11 CE1/NSS 11 CE1/NSS 12 28 SCL.0 31 SCL.0 31 11 CE1/NSS 11 CE1/NSS 12 CE1/NSS 11 CE1/NSS 12 CE1/NSS 13 NB 12 CE1/NSS 13 NB 13 NB 14 NB 14 NB 14 NB 14 NB				0v	9	10	RxD	16	
UBLOX SCL 3 GPIO. 3 15 16 GPIO. 4 4 HX1 ENABLE 3.3v 17 18 GPIO. 5 5 CE0/DIO5 MOSI 12 MOSI 19 20 0v MISO 13 MISO 21 22 GPIO. 6 6 CE0/DIO0 SCLK 14 SCLK 23 24 CE0 10 CE0/NSS 0v 25 26 CE1 11 CE1/NSS 30 SDA.0 27 28 SCL.0 31		MTX2 ENABLE	0	GPIO. 0	11	12	GPIO. 1	1	HX1 TXD
3.3v 17 18 GPIO. 5 5 CEO/DIO5 MOSI 12 MOSI 19 20 0v MISO 13 MISO 21 22 GPIO. 6 6 CEO/DIO0 SCLK 14 SCLK 23 24 CEO 10 CEO/NSS 0v 25 26 CE1 11 CE1/NSS 30 SDA.0 27 28 SCL.0 31		UBLOX SDA	2	GPIO. 2	13	14	0v		
MOSI 12 MOSI 19 20 0v MISO 13 MISO 21 22 GPIO. 6 6 CE0/DIO0 SCLK 14 SCLK 23 24 CE0 10 CE0/NSS 0v 25 26 CE1 11 CE1/NSS 30 SDA.0 27 28 SCL.0 31		UBLOX SCL	3	GPIO. 3	15	16	GPIO. 4	4	HX1 ENABLE
MISO 13 MISO 21 22 GPIO. 6 6 CEO/DIOO SCLK 14 SCLK 23 24 CEO 10 CEO/NSS Ov 25 26 CE1 11 CE1/NSS 30 SDA.0 27 28 SCL.0 31				3.3v	17	18	GPIO. 5	5	CE0/DIO5
SCLK 14 SCLK 23 24 CE0 10 CE0/NSS 0v 25 26 CE1 11 CE1/NSS 30 SDA.0 27 28 SCL.0 31		MOSI	12	MOSI	19	20	0v		
Ov 25 26 CE1 11 CE1/NSS 30 SDA.0 27 28 SCL.0 31		MISO	13	MISO	21	22	GPIO. 6	6	CEO/DIO0
30 SDA.0 27 28 SCL.0 31		SCLK	14	SCLK	23	24	CE0	10	CEO/NSS
				0v	25	26	CE1	11	CE1/NSS
21 GPIO 21 29 30 0v			30	SDA.0	27	28	SCL.0	31	
21 6110.21 25 50			21	GPIO.21	29	30	0v		
LAN LED 22 GPIO.22 31 32 GPIO.26 26 CE1/DIO5		LAN LED	22	GPIO.22	31	32	GPIO.26	26	CE1/DIO5
INTERNET LED 23 GPIO.23 33 34 0v		INTERNET LED	23	GPIO.23	33	34	0v		
CEO/DATA LED WARN LED 24 GPIO.24 35 36 GPIO.27 27 CE1/DIO0	CEO/DATA LED	WARN LED	24	GPIO.24	35	36	GPIO.27	27	CE1/DIO0
CE1/DATA LED OK LED 25 GPIO.25 37 38 GPIO.28 28	CE1/DATA LED	OK LED	25	GPIO.25	37	38	GPIO.28	28	
0v 39 40 GPIO.29 29				0v	39	40	GPIO.29	29	

