

**NOM DU DOSSIER**

**Sous titre**

Date

Service

**RAPPORT DE PROJET**

**Antoine ALAVERDOV, Clémence LEMEILLEUR**

**Promo 56, Année 2021/2022 – 4IR-SI-B1**

*« Projet Systèmes Informatiques »*

S2 2022

Encadrant : E.ALATA

**RAPPORT DE PROJET**

Antoine ALAVERDOV, Clémence LEMEILLEUR

Promo 56, Année 2021/2022 – 4IR-SI-B1

*“Projet Systèmes Informartiques*”

S2 2022

Encadrant: E.ALATA

Table des matières

[I- La démarche conception abordée 1](#_Toc103328253)

[II- Les choix d’implémentation 1](#_Toc103328254)

[III- Les problèmes rencontrés et les solutions pour y remédier 1](#_Toc103328255)

[IV- Les résultats obtenus 1](#_Toc103328256)

[V- Les instructions assembleurs rajoutées et leur justification 1](#_Toc103328257)

[VI- Les limites et améliorations possibles de notre projet 1](#_Toc103328258)

[Table des annexes 2](#_Toc103328259)

Tout au long de ce projet nous avons dans un premier temps développer un compilateur en utilisant LEX et YACC puis nous avons conçu un microprocesseur de type RISC avec pipeline. L’objectif de ce projet était de réalise run système informatique complet. Nous allons donc dans ce rapport vous détailler notre démarche, afin de faire un retour sur notre travail avec un certain recul.

# La démarche conception abordée

# Les choix d’implémentation

# Les problèmes rencontrés et les solutions pour y remédier

# Les résultats obtenus

# Les instructions assembleurs rajoutées et leur justification

# Les limites et améliorations possibles de notre projet

***Conclusion :***

Tout au long de ce projet, nous avons réussi à développer répondre aux problèmes posés en codant au fur et à mesure le Lex, le Yacc. Nous avons réussi à gérer l’approche des différentes problématiques de ces étapes et ainsi réaliser un compilateur et vérifier son fonctionnement grâce à des tests. La conception d’un microprocesseur de type RISC avec pipeline nous a également permis d’expérimenter et de mieux comprendre les notions d’architectures matérielles et d’automate et langage abordés en cours. Cela nous permet donc de nous mettre une fois de plus dans le rôle de l’ingénieur qui est d’utiliser ses connaissances et de les appliquer à des cas réels.

# Table des annexes

1. Annexe 1 : Lien GitHubA

**Annexe 1 :** Lien GitHub : https://github.com/insa-4ir-meta-heuristiques/be-dream-team

