



2º Grado Informática Estructura de Computadores 31 de enero de 2019



Test de Teoría (3.0p)

1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	25	26	27	28	29	30
d	a	d	a	С	d	С	d	С	a	a	С	a	a	d	a	d	d	b	С	a	d	b	С	С	С	b	d	b	С

Test de Prácticas (4.0p)

1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20
a	d	b	a	a	a	d	a	С	a	d	b	b	d	С	С	b	b	С	a

Examen de Problemas (3.0p)

1. Ensamblador (1 puntos).

Se puntúa 0.1p por cada función (total $0.1 \times 10 = 1p$).

Múltiples soluciones válidas, cualquiera de ellas puntúa, sólo se sugieren algunas de ellas, en primer lugar la generada por gcc -Og. Si el resultado es correcto y cumple las restricciones no se pide más.

Algunas instrucciones u operandos mostrados como alternativas no se han explicado en clase, no se esperaba que nadie respondiera con dichas alternativas, se indican sólo como curiosidad.

	Opción 1	Opción 2	Opción 3	Opción 4
	-	=	=	operen i
return x + x;	leaq (%rdi,%rdi), %rax	mov %rdi, %rax	mov %rdi, %rax	
		add %rdi, %rax	shl %rax	
return x * 5;	leaq (%rdi,%rdi,4), %rax	mov %rdi, %rax		
		shl \$2, %rax		
		add %rdi, %rax		
return x * 8;	leaq 0(,%rdi,8), %rax	mov %rdi, %rax		
-		shl \$3, %rax		
return x * 16;	movq %rdi, %rax	mov %rdi, %rax	lea (,%rdi,8),%rax	lea (,%rdi,8),%rax
	salq \$4, %rax	shl \$4, %rax	add %rax, %rax	shl %rax
return x / 16;	movq %rdi, %rax	xor %rax, %rax		
	shrq \$4, %rax	shld \$-4,%rdi,%rax		
return x * 12;	<pre>leaq (%rdi,%rdi,2), %rdx</pre>	lea (2), %rax	lea (2), %rax	lea (4), %rax
•	leaq 0(,%rdx,4), %rax	shl \$2, %rax	add %rax, %rax	add %rdi, %rax
			add %rax, %rax	add %rax, %rax
return x % 8;	movq %rdi, %rax	mov %rdi, %rax	mov %rdi, %rax	xor %rax, %rax
	andl \$7, %eax	ror \$3, %rax	ror \$3, %rax	shrd \$3,%rdi, %rax
		shr \$61, %rax	shr \$-3, %rax	rol \$3, %rax
return x &	movl %edi, %eax	mov %rdi, %rax	mov %rdi, %rax	
0xffffffff;		and \$-1, %eax	and \$0xffffffff, %eax	
•		0 11 0		
return x & 1;	movq %rdi, %rax	mov %rdi, %rax	xor %rax, %rax	
	andl \$1, %eax	and \$1, %rax	rcr %rdi	
			rcl %rax	
return x != 0;	testq %rdi, %rdi	xor %rax, %rax		
	setne %al	test %rdi, %rdi		
	movzbl %al, %eax	setnz %al		

2. Unidad de Control (0.4 puntos).

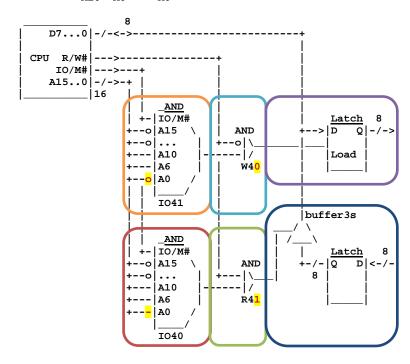
Se puntúa 0.1p por cada dibujo y 0.1p por el valor final correcto. (total $0.1 \times 3 + 0.1 \times 1 = 0.4p$).

Ejemplo tomado de https://images.slideplayer.com/11/3265187/slides/slide 26.jpg Ver dibujo al final de la plantilla

3. Entrada/Salida (0.6 puntos).

Se puntúa 0.1p por cada zona del dibujo. (total $0.1 \times 3 + 0.1 \times 3 = 0.6p$).

Como el Problema 4 de Septiembre 2015, pero intercambiando direcciones puertos. Modificaciones resaltadas. Solución copiada de aquella plantilla, intercambiando el bit menos significativo



4. Mapa de memoria (0.6 puntos).

Se puntúa 0.1p por el valor en a) y 0.05p por cada dirección en b) (total $0.1 + 0.05 \times 10 = 0.60p$).

Ejemplo tomado de http://infocenter.arm.com/help/index.jsp?topic=/com.arm.doc.ddi0201d/I21752.html 4 M + 4 M + 248 M = 256 M

 $4096 \text{ M} / 256 \text{ M} = 2^{32}/2^{28} = 2^4 = 16; n = 16 - 1 = 15$

Zona de 4MB
Zona de 41vid
Zona de 4MB
Zolia de 4MB
Zona de 248MB
Zolia de 24olvib
Zona 1 de 256MB
Zona i de Zonvib
Zona <mark>n=15</mark> de 256MB
Zona n–13 de 230MB

5. Memoria cache (0.4 puntos).

Se puntúa 0.1p por cada número, y 0.1p por los 3 nombres de los campo (total $0.1 \times 3 + 0.1 = 0.4p$).

MP: $4 \text{ GB} = 2^{32} \text{ B}$

Cache: $4 \text{ KB} = 2^{12} \text{ B}$, $32 \text{ B/línea} = 2^5 \text{ B/línea}$, $4 \text{ vías} = 2^2 \text{ líneas/conjunto}$ Cache: $2^{12} \text{ B} / 2^5 \text{ B/línea} = 2^7 \text{ líneas}$, $2^7 \text{ líneas} / 2^2 \text{ líneas/conjunto} = 2^5 \text{ conjuntos}$

Dirección física de memoria principal desde el punto de vista de cache:

etiqueta	conjunto	byte
(22)	(5)	(5)

