

Centro Federal de Educação Tecnológica de Minas Gerais

Departamento de Computação Curso de graduação em Engenharia da Computação Laboratório de Arquitetura e Organização de Computadores II Profa. Daniela Cristina Cascini Kupsch (cascini@decom.cefetmg.br)

Prática II - 30 Pontos Data de Entrega: 26/02/2020

Objetivo: Esta prática tem a finalidade de exercitar os conceitos relacionados à implementação de um processador.

Parte II do arquivo PráticaII_ingles.pdf (SOMENTE SERÁ AVALIADA A PARTE II, COM A MEMÓRIA ROM)

Operações ADICIONAIS a serem implementadas, além das instruções de ADD, SUB, MV E MVI.

Operações	Função Realizada
or Rx,Ry	$Rx \leftarrow [Rx] \mid [Ry]$
slt Rx,Ry	If (Rx < Ry) [Rx] = 1 else [Rx] = 0
sll Rx,Ry	$Rx = [Rx] \ll [Ry]$
srl Rx,Ry	Rx = [Rx] >> [Ry]

Deverá ser enviado no Moodle, ao final da prática, o workspace do projeto e o relatório detalhando a implementação processador e a sua simulação.

Submissão

Crie um pacote contendo TODOS os códigos fontes, formas de onda, e o relatório do projeto. Cada dupla deverá submeter um pacote no Moodle. O nome do arquivo deve ser: nomealuno1 nomealuno2 pratica2.zip

O relatório deverá incluir os seguintes componentes:

- 1. O **projeto** do seu sistema incluindo decisões de projeto e detalhes necessários dos módulos criados.
- 2. As formas de onda com uma explicação que mostre o correto funcionamento de **TODAS** as instruções. É importante que seja mostrado todos os estágios do caminho de dados.

Avaliação

- Qualidade do código (40% 12 pontos)
- Simulações com explicações no relatório (45% 13,5 pontos)
- Relatório (15% 4,5 pontos): Qualidade do texto, organização e descrição do projeto