ບົດທີ 3 Karnaugh Map

ການຄັດຈ້ອນສົມຜົນ ໂລຊິກ, ນອກຈາກການ ໃຊ້ທິດສະດີ ບູລິນ (Boolean Theory) ແລ້ວ ຍັງມີທິດສະດີ ແລະ ວິທີການອື່ນໆ ເພື່ອຄັດ ຈ້ອນສົມຜົນ ໂລຊິກທີ່ມີຫລາຍບິດ ທີ່ ໃຊ້ງ່າຍ ໃນການຫາຄຳຕອບ ແລະ ມີ ຫລັກການຕາຍຕົວ. ໃນບົດນີ້ຈະນຳສະເໜີ Karnaugh Map ຊຶ່ງເປັນວິທີ ການໜຶ່ງຂອງການຄັດຈ້ອນສົມຜົນ ໂລຊິກ. ສົມຜົນລຸ່ມນີ້ ແມ່ນ ໃຊ້ທິດສະດີບູລິນ ເພື່ອຄັດຈ້ອນ ແລະ ໄດ້ຄຳຕອບ ຄື:

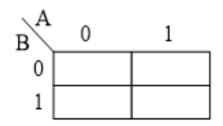
1.
$$AB + \overline{A}B = B(A + \overline{A}) = B$$

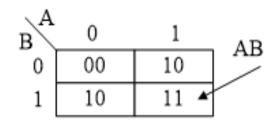
2.
$$ABC + \overline{A}BC = BC(A + \overline{A}) = BC$$

3.
$$\overline{A}BCD + \overline{A}\overline{B}CD = ACD(B + \overline{B}) = \overline{A}CD$$

4.
$$ABC + AB\overline{C} + A\overline{B}\overline{C} + A\overline{B}C = AB + A\overline{B} = A$$

3.1 KM ສຳລັບ 2 ອິນພຸດ (A, B) ເນື່ອງຈາກມີ 2 ອິນພຸດ (2 ຕົວແປ), ດັ່ງນັ້ນ ຈຳນວນຕາ = $2^2 = 4$





$\mathbf{B}^{\mathbf{A}}$	0	1
0	\overline{AB}	$A\overline{B}$
1	ĀB	AB

$$\begin{array}{c|cccc}
A & 0 & 1 \\
0 & A+B & \overline{A}+B \\
1 & A+\overline{B} & \overline{A}+\overline{B}
\end{array}$$

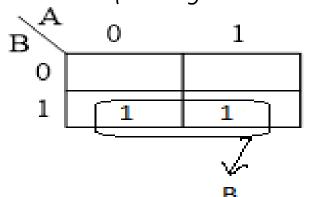
(ງ) ຕາແໜ່ງ Maxterm

(ຈ) ຕຳແໜ່ງ Minterm, Maxterm ໃນຮູບເລກຖານສິບ

ຕົວຢ[່]າາ1. ຄັດຈ້ອນສົມຜົນຂໍ້ 1 ໂດຍໃຊ້ KM
$$AB + \overline{A}B = B(A + \overline{A}) = B$$

ກ່ອນອື່ນຕ້ອງວາງ 1 ໃສ່ຕາ KM ທີ່ມີ Minterm ໃຫ້ມາ, ຈາກນັ້ນທຳ ການຮວມກຸ່ມ. ທີ່ນີ້ ຈະຮວມເອົາເລກ 1, ຊຶ່ງມີຫລັກການຄື:

- ເລກ 1 ຕ້ອງຢູ່ເຄິ່ງຖັນ ຫລື ເຄິ່ງແຖວ
- ຈຳນວນເລກ 1 ຕ້ອງເປັນ 2ⁿ (1, 2 , 4 , 8 , 16 , 32) ຫລັງຈາກນັ້ນຄິດໄລ່ແຕ່ລະກຸ່ມ. ຖ້າກຸ່ມນັ້ນຄ່າ A = 1 ເຄິ່ງໜຶ່ງ ແລະ = 0 ເຄິ່ງໜຶ່ງ ສະແດງວ່າ A ໝົດໄປ (ຖືກຄັດຈ້ອນຖິ້ມ), ຖ້າໃນກຸ່ມ ຄ່າ A = 1 ທັ້ງນັ້ນ ໃຫ້ຂຽນສົມຜົນເປັນ A, ແຕ່ຖ້າໃນກຸ່ມ ຄ່າ A = 0 ທັ້ງນັ້ນ ຕ້ອງຊຽນ ສົມຜົນເປັນຄ່າຄອມພຣີເມັນຄື Ā ແລະ ຄິດໄລ່ເຊັ່ນນີ້ ທັງຕົວແປ B

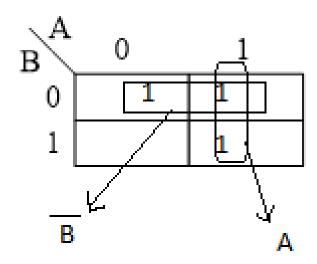


Y ຄັດຈ້ອນ = B

ຕົວຢ່າງ 2. ຄັດຈ້ອນສົມຜົນລຸ່ມນີ້ ໂດຍໃຊ້ KM

$$Y = AB + A\overline{B} + \overline{A}\overline{B}$$

ເຊັ່ນດຽວກັນຕ້ອງວາງ 1 ໃສ່ຕາ KM ທີ່ມີ Minterm ໃຫ້ມາ, ຈາກນັ້ນທຳການຮວມກຸ່ມ. ແລ້ວຄິດໄລ່ແຕ່ລະກຸ່ມ



Y ຄັດຈ້ອນ = $A + \overline{B}$

ຖ້າກໍລະນີ ທຸກຕາເປັນ ຄ່າ 1 ສົມຜົນຄັດຈ້ອນ ກໍ = 1, ຖ້າທຸກຕາ ເປັນຄ່າ 0 ສົມຜົນຄັດ ຈ້ອນກໍ = 0

3.2 KM ສຳລັບ 3 ອິນພຸດ (A, B, C) ເນື່ອງຈາກມີ 3 ອິນພຸດ (3 ຕົວແປ), ດັງນັ້ນ ຈຳນວນຕາ = $2^3 = 8$

(AB	3			
C\	00	01	11	10
0	000	010	110	100
1	011	011	111	101

ͺAB	}			
C/	00	01	11	10
0	\overline{ABC}	ĀBC	$AB\overline{C}$	$A\overline{BC}$
1	ABC	ABC	ABC	ABC

(ກ) ຄ່າເລກຖານສອງຂອງແຕ່ລະຊ່ອງ

(ຂ) ຕຳແໜ່ງ Minterm

AB	3			
c	00	01	11	10
0	A+B+C	$A + \overline{B} + C$	$\overline{A} + \overline{B} + C$	$\overline{A} + B + C$
1	$A+B+\overline{C}$	$A + \overline{B} + \overline{C}$	$\overline{A} + \overline{B} + \overline{C}$	$\overline{A} + B + \overline{C}$

AB	1			
C\	00	01	11	10
0	0	2	6	4
1	1	3	7	5

(ຄ) ຕ^າແໜ່ງ Maxterm

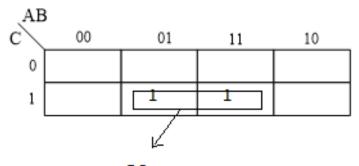
(ງ) ຕຳແໜ່ງ Minterm, Maxterm ໃນຮູບເລກຖານສຶບ ຕົວຢ[່]າງ 2.1 ຄັດຈ້ອນສົມຜົນ ຂໍ້ 3 ໃນໜ້າທຳອິດ ດ້ວຍ KM

$$ABC + \overline{A}BC = BC(A + \overline{A}) = BC$$

ກ່ອນອື່ນຕ້ອງວາງ 1 ໃສ່ຕາ KM ທີ່ມີ Minterm ໃຫ້ມາ, ຈາກນັ້ນທຳການຮວມ ກຸ່ມ. ທີ່ນີ້ ຈະຮວມເອົາເລກ 1, ຊຶ່ງມີຫລັກການຄື:

- ເລກ 1 ຕ້ອງຢູ່ເຄິ່ງຖັນ ຫລື ເຄິ່ງແຖວ

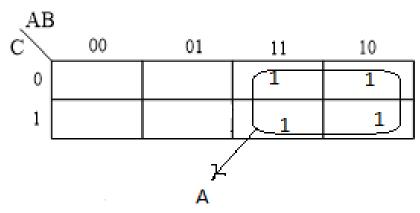
- ຈຳນວນເລກ 1 ຕ້ອງເປັນ 2ⁿ (1, 2 , 4 , 8 , 16 , 32)
- ເລກ 1 ທີ່ຢູ່ຕາຂອກຂອງ KM ແລະ ເຄິ່ງກັນ
ຫລັງຈາກນັ້ນຄິດໄລ່ແຕ່ລະກຸ່ມ. ຖ້າກຸ່ມນັ້ນຄ່າ A = 1 ເຄິ່ງໜຶ່ງ ແລະ = 0 ເຄິ່ງ ໜຶ່ງ ສະແດງວ່າ A ໝົດໄປ (ຖືກຄັດຈ້ອນຖິ້ມ), ຖ້າໃນກຸ່ມ ຄ່າ A = 1 ທັງນັ້ນ ໃຫ້ ຂງນສົມຜົນເປັນ A, ແຕ່ຖ້າໃນກຸ່ມ ຄ່າ A = 0 ທັ້ງນັ້ນ ຕ້ອງຂງນສົມຜົນເປັນຄ່າ ຄອມພຣີເມັນຄື \overline{A} ແລະ ຄິດໄລ່ເຊັ່ນນີ້ ທັງຕົວແປ B ແລະ C



ຕົວຢ[່]າງ 2.2 ຄັດຈ້ອນສົມຜົນ ຂໍ້ 4 ໃນໜ້າທຳອິດ ດ້ວຍ KM

$$ABC + AB\overline{C} + A\overline{B}\overline{C} + A\overline{B}C = AB + A\overline{B} = A$$

ເຊັ່ນດງວກັນຕ້ອງວາງ 1 ໃສ່ຕາ KM ທີ່ມີ Mintherm ໃຫ້ມາ, ຈາກນັ້ນທຳການຮວມກຸ່ມ. ແລ້ວຄິດໄລ່ກຸ່ມ. ໃນຕົວຢ່າງນີ້ ຮວມໄດ້ ໜຶ່ງກຸ່ມ. ການຄິດໄລ່ກຸ່ມນີ້ຄື: ອິນພຸດ A ມີຄ່າເປັນ 1 ທັງນັ້ນ, ສົມຜົນຂງນໄດ້ A, ອິນພຸດ B ເປັນຄ່າ 1 ສອງເທື່ອ ແລະ ເປັນຄ່າ 0 ສອງເທື່ອ ສະແດງວ່າ B ໝົດໄປ. ສ່ວນອິນພຸດ C ກໍເປັນຄ່າ 1 ສອງເທື່ອ ແລະ ເປັນຄ່າ 0 ສອງເທື່ອ ສະແດງວ່າ C ໝົດໄປ. ສຸດທ້າຍສົມຜົນຄັດຈ້ອນ = A. ໃນກໍລະນີຮວມໄດ້ຫລາຍ ກຸ່ມ ກໍນຳເອົາຄ່າຂອງແຕ່ລະກຸ່ມມາບວກ (+) ຫລືວ່າ OR ກັນ.



3. Karnaugh Map ສໍາລັບ 4 Bit (A , B , C, D) ກ. ການວາງຕໍາແໜ່ງເລກຖານສິບ

AB	00	01	11	10
CD	$\overline{A}\overline{B}$	$\overline{A}B$	AB	$A\overline{B}$
00	0	4	12	8
$\overline{C}\overline{D}$				
01	1	5	13	9
\overline{C} D				
11	3	6	15	11
CD				
10	2	7	14	10
$C\overline{D}$				

ຫລື

CD	00	01	11	10
AB	$\overline{C}\overline{D}$	$\overline{C}D$	CD	$C\overline{D}$
00	0	1	3	2
$\overline{A}\overline{B}$				
01	4	5	7	6
$\overline{A}B$				
11	12	13	15	14
AB				
10	8	9	11	10
ΑB				

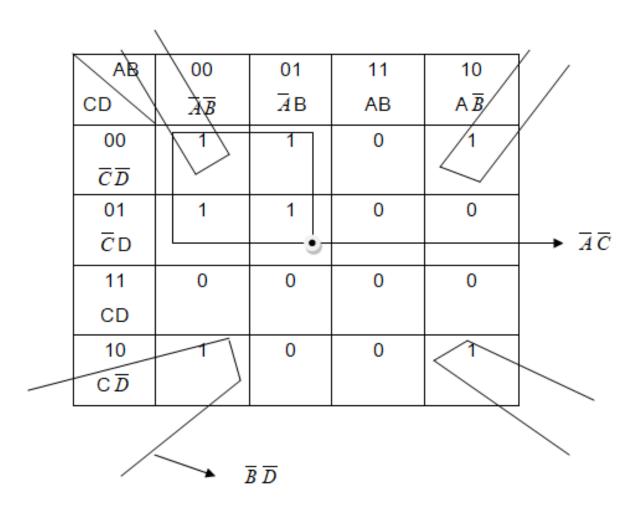
ຮູບທີ 1-12 : ຕຳແໜ່ງເລກຖານສິບ ທີ່ຈັດວາງໃນແຕ່ລະຕາຂອງ Karnaugh Map ໃນກໍລະນີທີ່ມີການຈັດວາງໂຄງຮ່າງຂອງ Karnaugh ແຕກຕ່າງກັນ.

- ຂ. ຫລັກການໃນການຮວມກຸ່ມສຳລັບ KM ຂະໜາດ 4 Bit : ເຮົາຈະເລືອກ ຮວມເອົາ Output ="0" ຫລື Output = "1" ກໍໄດ້. ໂດຍສ່ວນໃຫ່ຍ ແມ່ນຈະ ເລືອກເອົາ Output = "1". ມີຫລັກການຄືດັ່ງນີ້:
- ເລກ 1 ທີ່ຢູ່ໃນ KM ຕ້ອງເຄິ່ງຖັນ ຫລື ເຄິ່ງແຖວ
- ຈຳນວນເລັກ 1 ຕ້ອງເປັນ 2^{n} ເຊັນ 1, 2, 4, 8, 16 ແລະ ອື່ນໆ
- ເລກ 1 ຢູ່ຂອກ ຂອງຕາຕະລາງ (KM) ທີ່ເຄິ່ງກັນ ກໍສາມາດຮວມກັນໄດ້
- ຢູ່ 4 ແຈ[ື] ຂອງຕາຕະລາງ (KM) ກໍຮວມກັນໄດ້
- ຄ. ຕົວຢ່າງ: ຈົ່ງຄັດຈ້ອນສົມຜົນ F(A,B,C,D) = ∑m (0,1,2,4,5,8,10) ຫລັງຈາກນັ້ນ ແຕ້ມວົງຈອນຂອງສົມຜົນຄັດຈ້ອນໂດຍໃຊ້ logic gate ທີ່ວ

ໄປ, NAND gate ຢ່າງດຸງວ ແລະ NOR gate ຢ່າງດຸງວ.

ກ່ອນອື່ນຕ້ອງວາງ 1 ໃສ່ KM ໃຫ້ຖືກຕ້ອງ ຕາມເງື່ອນໄຂ ທີ່ໃຫ້ມາ, ຈາກນັ້ນຮວມ ກຸ່ມຕາມຫລັກການຂ້າງເທິງ ແລ້ວກໍຄິດໄລ່ ແຕ່ລະກຸ່ມທີ່ຮວມໄດ້ນັ້ນ. ໃນການຄິດໄລ່ ຖ້າ A = 0 ເຄິ່ງໜຶ່ງ ແລະ ເທົ່າ 1 ເຄິ່ງໜຶ່ງ ອິນພຸດ A ແມ່ນຖືກຄັດຈ້ອນຖິ້ມ (ໝົດໄປ). ແຕ່ໃນກໍລະນີ ຖ້າ A = 0 ທັງໝົດ ແມ່ນຂຸງນສົມຜົນດ້ວຍ A

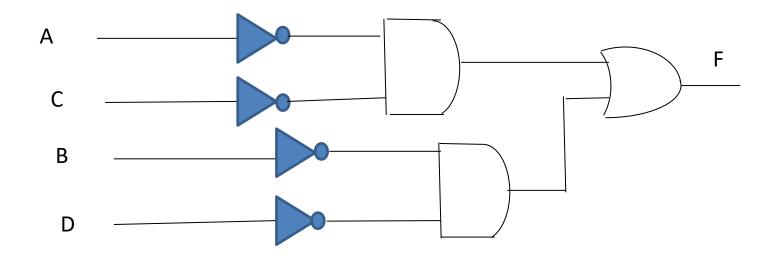
ແລະ ກໍລະນີ ຖ້າ A = 1 ທັງໝົດ ແມ່ນຂຽນສົມຜົນດ້ວຍ A. ປະຕິບັດເຊັ່ນນີ້ຈົນ ຄົບທຸກຕົວອິນພຸດ. ດັ່ງຮູບຂ້າງລຸ່ມນີ້:



<u>ສະນັ້ນ</u> F <u>ຄັດ</u>ຈ້ອນ = $\overline{A}\,\overline{C}$ + $\overline{B}\,\overline{D}$

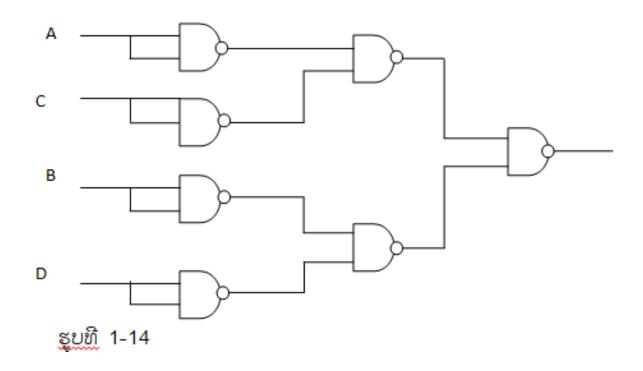
ແຕ້ມວົງຈອນຂອງສົມຜົນຄັດຈ້ອນ: ໃຊ້ logic gate ທີ່ວໄປ ຮູບທີ 1-13

$$F = \overline{A} \overline{C} + \overline{B} \overline{D}$$



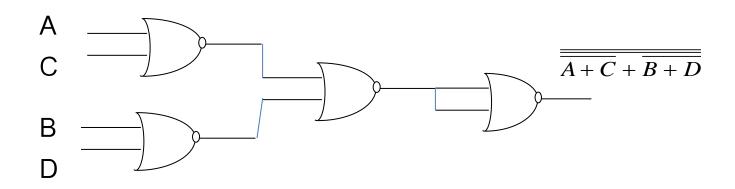
ແຕ້ມວົງຈອນຂອງສົມຜົນຄັດຈ້ອນ: ໃຊ້ NAND gate ຢ່າງດູງວ
 ກ່ອນອື່ນຕ້ອງປຸ່ງນສົມຜົນ ໃຫ້ເປັນແບບ NAND gate ເສຍກ່ອນ ຄືດັ່ງນີ້:

F ຄັດຈ້ອນ =
$$\overline{A}\overline{C}$$
 + $\overline{B}\overline{D}$ = $\overline{\overline{A}\overline{C}}$ + $\overline{B}\overline{\overline{D}}$ = $\overline{\overline{A}\overline{C}}$ $\overline{\overline{B}}\overline{\overline{D}}$



> ແຕ້ມວົງຈອນຂອງສົມຜົນຄັດຈ້ອນ: ໃຊ້ NOR gate ຢ່າງດຽວ ກ່ອນອື່ນຕ້ອງປ່ຽນສົມຜົນ ໃຫ້ເປັນແບບ NOR gate ເສຍກ່ອນ ຄືດັ່ງນີ້:

F ຄັດຈ້ອນ =
$$\overline{A}\overline{C}$$
 + $\overline{B}\overline{D}$ = $\overline{\overline{A}\overline{C}}$ + $\overline{\overline{B}\overline{D}}$ = $\overline{\overline{A}+\overline{C}}$ + $\overline{\overline{B}+\overline{D}}$ = $\overline{\overline{A}+\overline{C}}$ + $\overline{\overline{B}+\overline{D}}$



ຮູບທີ 1-15

💠 ກໍລະນີທີ່ມີ Don't care term

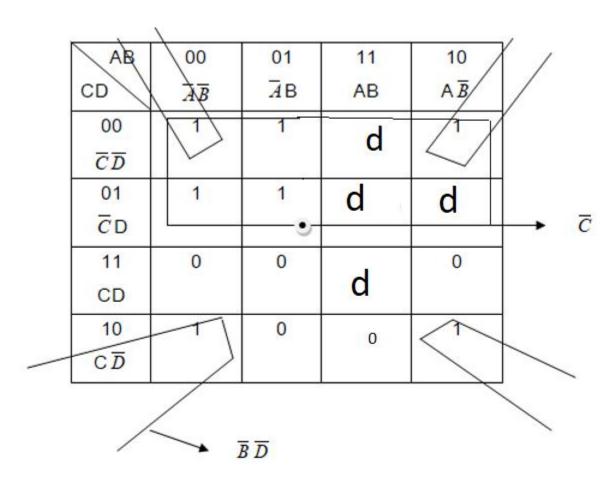
Don't care term ມີສັນຍາລັກແທນດ້ວຍ x ຫລື d ມີຄ່າເປັນ 0 ຫລື 1 ກໍໄດ້. ຄ່າ x ຫລື d = 1 ກໍຕໍ່ເມື່ອ x ຫລື d ນັ້ນ ສາມາດຮວມເຂົ້າກັບ 1 ໄດ້, ນອກຈາກນັ້ນ x ຫລື d ຈະເປັນຄ່າ 0. ຫລັກການຮວມກຸ່ມກໍ່ເຊັ່ນດຽວ ກັນກັບ 4 ບີດ KM. ຕ່າງແຕ່ວ່າໃຫ້ເອົາ x ຫລື d ເຂົ້ານຳ. ຄວນ ເອົາໃຈໃສ່ຫ້າມຮວມສະເພາະ x ຫລື d.

ຕົວຢ່າງ: ຈົ່ງຄັດຈ້ອນສົມຜົມດັ່ງລຸ່ມນີ້ ພ້ອມແຕ້ມວົງຈອນ ໂລຊິກທັງ 3 ແບບ

$$F(A,B,C,D) = \sum m (0,1,2,4,5,8,10) + d(9,12,13,15)$$

- ເບື້ອງຕົ້ນກໍຕ້ອງວາງ 1 ແລະ d ເຂົ້າ KM ຕາມເງື່ອນໄຂທີ່ໃຫ້ມາ
- ທຳການຮວມກຸ່ມຕາມຫລັກການ
- ຄິດໄລ່ແຕ່ລະກຸ່ມ
- ໄດ້ສົມຜົນຄັດຈ້ອນ
- ສຸດທ້າຍແຕ້ມວົງຈອນ 3 ແບບ

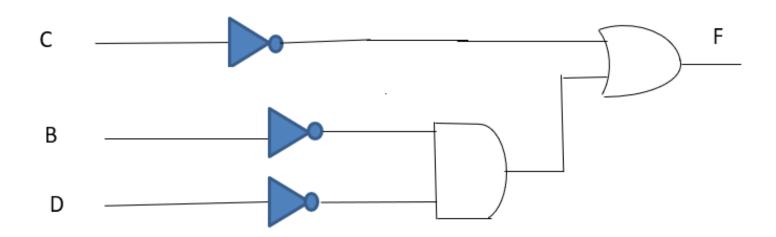
ຕົວຢ[່]າງ: ຈົ່ງຄັດຈ້ອນ F(A,B,C,D)= Σm(0,1,2,4,5,8,10) + d(9,12,13,15) ພ້ອມແຕ້ມວົງຈອນ 3 ແບບ



ສະນັ້ນ F ຄັດຈ້ອນ = \overline{C} + $\overline{B}\overline{D}$

ແຕ້ມວົງຈອນ 3 ແບບ: ກ. ແບບໃຊ້ gate ທີ່ວໄປ

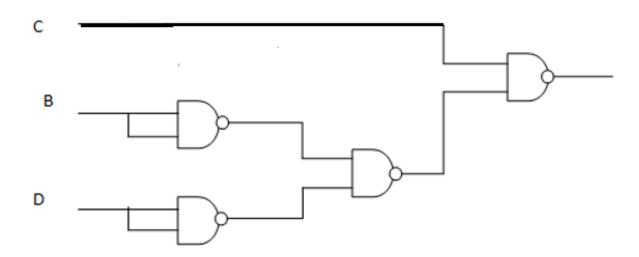
$$F = \overline{C} + \overline{B} \overline{D}$$



ຂ. ແບບໃຊ້ NAND gate ຢ່າງດຸງວ

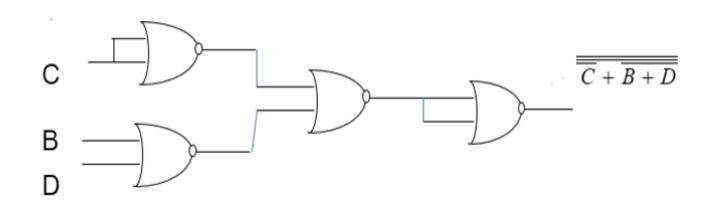
ກ່ອນອື່ນຕ້ອງປຸ່ງນສົມຜົນ ໃຫ້ເປັນແບບ NAND gate ເສຍກ່ອນ ຄືດັ່ງນີ້:

F ຄັດຈ້ອນ =
$$\overline{C}$$
 + $\overline{B}\,\overline{D}$ = $\overline{\overline{C}}$ + $\overline{B}\,\overline{\overline{D}}$ = $\overline{\overline{C}}$ $\overline{\overline{B}}\,\overline{\overline{D}}$ = \overline{C} $\overline{\overline{B}}\,\overline{\overline{D}}$



ຄ. > ແຕ້ມວົງຈອນຂອງສົມຜົນຄັດຈ້ອນ: ໃຊ້ NOR gate ຢ່າງດຽວ ກ່ອນອື່ນຕ້ອງປ່ຽນສົມຜົນ ໃຫ້ເປັນແບບ NOR gate ເສຍກ່ອນ ຄືດັ່ງນີ້:

F ຄັດຈ້ອນ =
$$\overline{C}$$
 + $\overline{B}\overline{D}$ = \overline{C} + $\overline{\overline{B}}\overline{\overline{D}}$ = \overline{C} + $\overline{\overline{B}}+\overline{\overline{D}}$
= $\overline{C}+\overline{B}+\overline{D}$ = $\overline{\overline{C}}+\overline{B}+\overline{D}$



4. Karnaugh ສໍາລັບ 5 Bit, F(A,B,C,D,E)

ກ. ການວາງຕຳແໜ່ງເລກຖານສິບ

BC	00	01	11	10
DE	$\overline{B}\overline{C}$	B̄ C	ВС	$B\overline{C}$
00	0	4	12	8
$\overline{D}\overline{E}$				
01	1	5	13	9
\overline{D} E				
11	3	7	15	11
DE				
10	2	6	14	10
$D\overline{E}$				

A = 0

#					
	BC	00	01	11	10
	DE	$\overline{B}\overline{C}$	\overline{B} C	BC	$B\overline{C}$
	00	16	20	28	24
	$\overline{D}\overline{E}$				
	01	17	21	29	25
	\overline{D} E				
	11	19	23	31	27
	DE				
	10	18	22	30	26
	$D\overline{E}$				

A = 1

- ຂ. ຫລັກການໃນການຮວມກຸ່ມສຳລັບ KM ຂະໜາດ 5 Bit : ເຮົາຈະເລືອກຮວມເອົາ Output ="0" ຫລື Output = "1" ກໍໄດ້. ໂດຍສ່ວນໃຫ່ຍ ແມ່ນຈະເລືອກເອົາ Output = "1". ມີຫລັກການຄືດັ່ງນີ້:
 - ເລກ 1 ທີ່ຢູ່ໃນ ສອງ KM ຕ້ອງເຄິ່ງຖັນ ຫ<u>ລື</u> ເຄິ່ງແຖວ
 - ຈຳນວນເລກ 1 ຕ້ອງເປັນ 2º ເຊັ່ນ 1, 2, 4, 8, <u>16 ແ</u>ລະ ອື່ນໆ
 - ຢູ່ຂອກ ຂອ<u>ງ ສອງ</u> KM ທີ່ເຄິ່ງກັນ ຫລື ຢູ່ບ່ອນດຽວກັນ ກໍສາມາດຮວມກັນໄດ້
 - ຢູ່ <u>4 ແ</u>ຈ ຂອງສອງ KM ກໍຮວມກັນໄດ້.
 - ເບິ່ງລວມແລ້ວ ກໍລະນີ KM ສຳລັບ 5 <u>Bit ແ</u>ມ່ນມີຫລັກການຮວມກຸ່ມຄ້າຍຄືກັນກັບ KM ສຳລັບ 4 Bit ພຽງແຕ່ວ່າ ຕ້ອງເບິ່ງທັງ ສອງ KM ໄປພ້ອມກັນ.

ຄ. ຕົວຢ[່]າງ: ຈົ່ງຄັດຈ້ອນສົມຜົນ F(A,B,C,D,E) = ∑m (0,2,7,8,10,11,15,16,18, 24,26,27) + d(1,5,9,13,17).

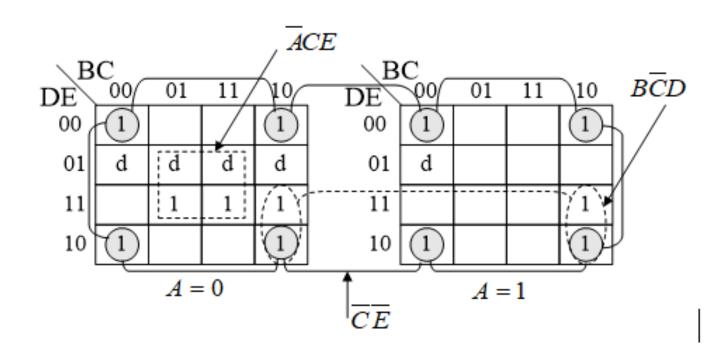
A = 0

BC	00	01	11	10
DE				
00	1	0	0	1
01	d	d	d	d
11	0	1	1	1
10	1	0	0	1

BC	00	01	11	10
DE				
00	1	0	0	1
01	a	0	0	0
11	0	0	0	1
10	1	0	0	1

F ຄັດຈ້ອນ = $\overline{A}CE + B\overline{C}D + \overline{C}\overline{E}$

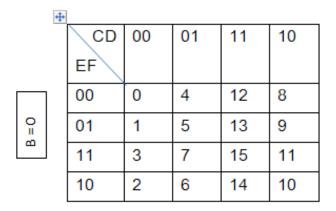
ລາຍລະອຸງດຂອງການຮວມກຸ່ມ



$$\therefore f(A,B,C,D,E) = \overline{C}\overline{E} + B\overline{C}D + \overline{A}CE$$

- > ແຕ້ມວົງຈອນຂອງສົມຜົນຄັດຈ້ອນ: ໃຊ້ logic gate ທີ່ວໄປ, ໃຊ້ NAND gate ຢ່າງດຽວ ແລະ ໃຊ້ NOR gate ຢ່າງດຽວ
- > ໃຫ້ນັກສຶກສາຝຶກຫັດແຕ້ມເອງ

5. KM ສຳລັບ 6 ອິນພຸດ F(A, B, C, D, E, F) ພ້ອມຕຳແໜ່ງເລກຖານສິບ



CD	00	01	11	10
EF				
00	32	36	44	40
01	33	37	45	41
11	35	39	47	43
10	34	38	46	42

		EF				
	l	00	16	20	28	24
B = 1		01	17	21	29	25
		11	19	23	31	27
		10	18	22	30	26

00

00

00

CD 00

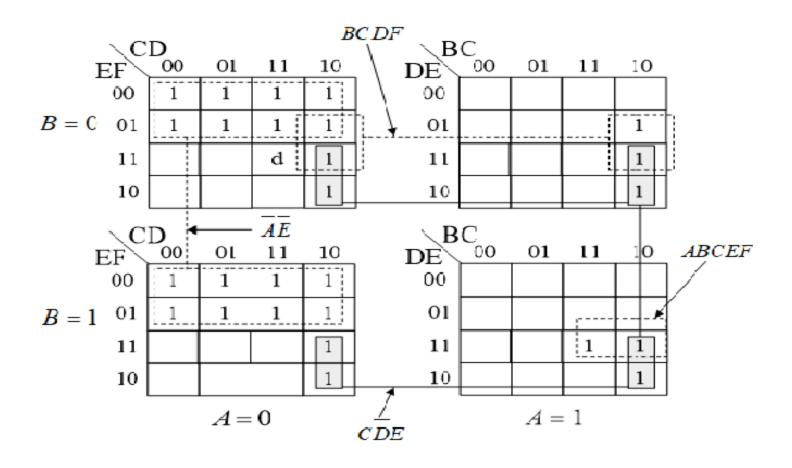
CD	00	01	11	10
EF				
00	48	52	60	56
01	49	53	61	57
11	51	55	63	59
10	50	54	62	58

A = 0

A = 1

ຂ. ຫລັກການໃນການຮວມກຸ່ມສໍາລັບ KM ຂະໜາດ 6 Bit :ເຊັ່ນດຽວກັນກັບຫລັກການໃນການຮວມກຸ່ມຂະໜາດ 5 Bit ຕ່າງແຕ່ວ່າໃຫ້ເບິ່ງທັງ 4 ຕາຕະລາງ (KM) ໄປພ້ອມໆກັນ.

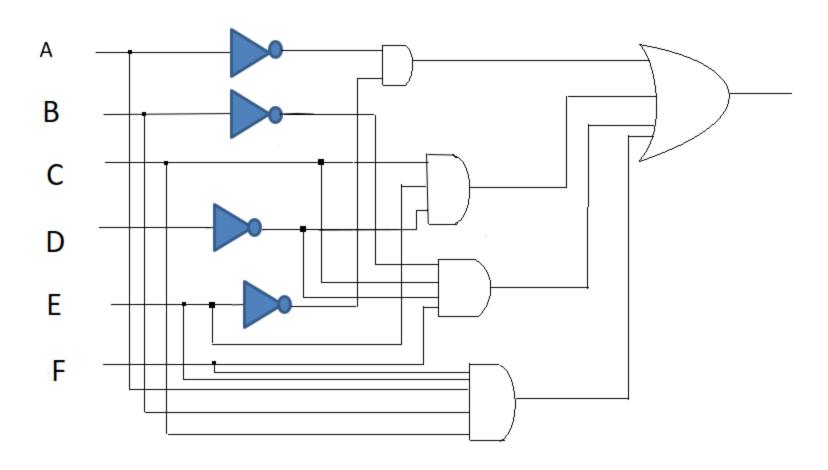
ຄ. ຕົວຢ່າງ: ຈົ່ງຄັດຈ້ອນສົມຜົນ F(A,B,C,D,E,F) = ∑m (0,1,4,5,8-13,16,17,20,21,24-29, 41-43,58,59,63) + d(15).



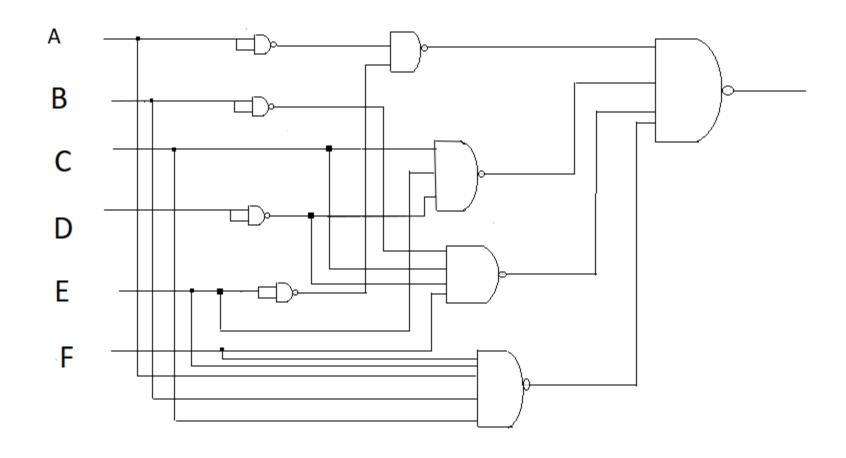
$$\therefore f(A,B,C,D,E,F) = \overline{AE} + C\overline{DE} + \overline{BCDF} + ABCEF$$

ແຕ້ມຮູບວົງຈອນໂດຍໃຊ້ gate ທົ່ວໄປ

 $F=\overline{A}E+C\overline{D}E+BC\overline{D}F+ABCEF$



ແຕ້ມຮູບວົງຈອນໂດຍໃຊ້ NAND gate ຢ່າງດຽວ



ແຕ້ມຮູບວົງຈອນໂດຍໃຊ້ NOR gate ຢ່າງດູງວ

