## Journal de travail Pittet Loïc

## Electronicien CFC

Date	Projet	Thème	Action réalisée	Problème rencontré / Développement	Temps	Report
					[H.h]	[H.h]
	Carte_electronique_dida ctique_PittetL02	Schematic	Finalisation des empreintes et du schéma sur Altium	Test DRC efféctué sans erreur	4.0	
		Test	Test avec le nouveau photo-tranistor pour détérminer la résistance pour qu'à lumière ambiante, la tension de seuil soit d'environ de 2.5V	Changement de résistence de 6k8 à 10k		
					0.5	
		PCB	Début de la conception du PCB sur Altium	Création et remplissage de la BOM Importation empreintes 3D	1.5	
		Doc	Remplissage rpt de travail et de développement			
lundi			and the state of t		1.0	
[2025-05-19]		-		Total du jour >	7.0	
mardi	Carte_electronique_dida ctique_PittetL02	Layout	Placement des composants et routage.	Corrections des erreurs de routage et placement.	3.5	
		Discussion	Visite des experts.	Discussion sur l'état du projet.	1.0	
		Composants	Recherche d'un rail pour le capteur pour pouvoir facilement cacher la lumière et précisément.	Rien trouvé d'intéressant.	1.5	
		Doc	Remplissage rpt de travail et de développement		1.0	
[2025-05-20]				Total du jour >	7.0	
	Carte_electronique_dida ctique_PittetL02	Layout	Modifications et perfectionnement du routage/placement des composants pour répondre au mieux au souhait de M.Berset.		5.0	
		Doc	Remplissage rpt de travail et de			
mercredi			développement	Motol du desse	2.0	
[2025-05-21]				Total du jour >	7.0	

EMF-Industrie

jeudi [2025-05-22]	Carte_electronique_dida ctique_PittetL02	Layout	Discussion avec M.Berset.  Modifications et perfectionnement du routage/placement des composants pour répondre au mieux au souhait de M.Berset.  Validation de M.Berset de la schematic ainsi que du layout.	Replacement des résistances côté BOT pour qu'elles soient plus proche de l'IC et pour que les pistes soient moins longues. Je remarque que le placement des composants fait 80% du travail du Layout. Le routage se facilite vraiment et est de meilleure qualité avec un placement judicieux.		
		PCB	Commande du PCB	Commande du PCB sur EuroCircuit. Exportation des fichiers gerbers et tri de ceux-ci. (Le Coutryhard n'est par exemple pas important pour Eurocircuit.)	3.5	
		Doc	Remplissage rpt de travail et de développement		2	
	Carte_electronique_dida ctique_PittetL02	Doc	Remplissage rpt de travail et de développement	Total du jour >	7.0	
		Prog	Création du firmware pour le nouveau pic reçu aujourd'hui.		2.0	
		Tests	Test sur plaque d'essai avec le nouveau PIC	Même résultat qu'avec l'autre PIC après les mesures à l'oscilloscope pour observer le signal.	1.5	
		Git	Release sur GitHub pour avoir la version du PCB voyante sur GitHub.com		0.5	
		Composants	Commande des composants pour 5 prototype	Commande d'une boite de rangement pour le projet	1	
[2025-05-23]				Total du jour >	7.0	
	on personnelle hebdomadai		Total de la ser		35.0	

J'ai passé plus temps cette semaine sur le rapport de développement pour rattraper mon retard pris la première semaine sur ce document. Il est maintenant à jour quotidiennement.

La commande du PCB a été effectué, de même pour les composants. Je suis dans les temps avec même un peu d'avance car le code a été rapidement créer. Il me reste à finir mes rapports et de faire un bon protocole de mise en service pour la production. L'assemblage de la carte se fera à la main. Il faudra ensuite faire des mesures pour démontrer le bon fonctionnement de la carte.

Je ne dois pas oublier que jeudi prochain est un jour férié. Je ne dois donc pas trop chômé en penssant avoir de l'avance pour ne pas me retrouver surpris en fin de TPI.