# Правительство Российской Федерации Федеральное государственное автономное образовательное учреждение Высшего профессионального образования Национальный исследовательский институт

**«Высшая школа экономики»**Московский институт электроники и математики
Компьютерная безопасность

## Отчет по лабораторной работе №5 по курсу «Язык ассемблера»

### Вариант №33

Ф.И.О. студента	Номер группы	Дата	Баллы
Николаев Александр Александрович	СКБ191	21.05.2022	

Задание А5

#### Задача

В массиве слов (байтов) выбранного размера (5 — 6 элементов) над каждым элементом выполнить операцию: если два старших бита и два младших бита совпадают с выбранным образцом (2 бита), то установить битовое поле 4:3. Вывод на экран исходного массива и массива результатов производить в двоичном и шестнадцатеричном представлениях.

#### Текст программы

```
#include <stdio.h>
void bin(int k, int size) {
    for(int i = size * 8; i > 0; --i) {
        printf("%d", (k & (1 << (i - 1))) ? 1 : 0);
    }
}
int main() {
    //char A[6] = {-57, -22, -106, -73, -127, -37};
    char sample = 3;
    short int A[6] = {-7325, -6730, -20782, -19609, -27223, -261};
    char isWord = 0;
    int size = 0;
    int volume = 0;
    if(sizeof(A[0]) == sizeof(short int)) {
        isWord = 1;
        size = sizeof(short int);
        volume = sizeof(A) / size;
    } else {
        size = sizeof(char);
        volume = sizeof(A) / size;
    }
    printf("
    printf("\n| \t|\t Binary representation: \t|\t Heximal representation:\t|\n");
printf("
      _|\n");
    for (int i = 0; i < volume; ++i) {</pre>
        printf("| %d\t|\t", i + 1);
        if (!isWord) {
            printf("\t");
        bin(A[i], size);
        printf("\t\t|\t\t%x\t\t|\n", A[i]);
    }
printf("|
       |\n\n");
```

```
_asm {
        lea esi, A;
                                        //занести адрес массива A в регистр esi
        mov ecx, volume;
                                        //занести в регистр есх размер массива А
    CONDITION:
        cmp isWord, 1;
                                        //сравнить значение флага isWord с нулём
        je WORDBODY;
                                        //ecли isWord == 1, то перейти к метке WORD
                                        //иначе перейти к обработке массива А как массива
байтов
    BYTEBODY:
       mov al, [esi];
                                        //скопировать в регистр al значение по адресу esi
для модификации
        and al, 11000000b;
                                        //обнулить все биты в регистре al кроме двух
старших
        shr al, 6;
                                        //логический сдвиг вправо на 4 значения в
регистре al
       mov bl, [esi];
                                        //скопировать в регистр bl значение по адресу esi
для модификации
        and bl, 00000011b;
                                        //обнулить все биты в регистре bl кроме двух
младших
        mov dl, [esi];
                                        //скопировать в регистр dl значение по адресу esi
для модификации
        cmp al, bl;
                                        //сравнить, совпадают ли значения в регистрах al
и bl
        jne NEXT;
                                        //если не совпадают, то перейти к следующей
итерации
        cmp al, sample;
                                        //иначе сравнить значение регистра al c образцом
sample
        jne NEXT;
                                        //если не совпадают, то перейти к следующей
итерации
       or dl, 00011000b;
                                        //иначе установить битовое поле 4:3
        mov [esi], dl;
                                        //поместить обработанный элмемент в массив А
        inc esi;
                                        //переместить указатель на следующий элемент
массива А
        jmp NEXT;
                                        //перейти к следующей итерации
    WORDBODY:
        mov ax, [esi];
                                        //скопировать в регистр ах значение по адресу esi
для модификации
        and ax, 11000000000000000;
                                        //обнулить все биты в регистре ах кроме двух
старших
                                        //логический сдвиг вправо на 16 значения в
        shr ax, 14;
регистре ах
       mov bx, [esi];
                                        //скопировать в регистр bx значение по адресу esi
для модификации
        and bx, 000000000000011b;
                                        //обнулить все биты в регистре bx кроме двух
младших
        mov dx, [esi];
                                        //скопировать в регистр dx значение по адресу esi
для модификации
```

```
cmp ax, bx;
                                        //сравнить, совпадают ли значения в регистрах ах
и bx
                                        //если не совпадают, то перейти к следующей
        jne NEXT;
итерации
        cmp bl, sample;
                                        //иначе сравнить значение регистра ах с образцом
sample
        jne NEXT;
                                        //если не совпадают, то перейти к следующей
итерации
        or dx, 000000000011000b;
                                        //иначе установить битовое поле 4:3 в регистре dx
                                        //поместить обработанный элмемент в массив А
        mov [esi], dx;
        add esi, 2;
                                        //переместить указатель на следующий элемент
массива А
        jmp NEXT;
                                        //перейти к следующей итерации
    NEXT:
        dec ecx;
                                        //уменьшить значение счётчика на 1
                                        //сравнить значение счётчика с нулём
        cmp ecx, 0;
        jne CONDITION;
                                        //если оно не равно 0, то перейти обработке
массива
        nop;
    }
    printf("
                                                                                        ")
;
    printf("\n| \t|\t Binary representation: \t|\t Heximal representation:\t|\n");
printf("|____|_
      _|\n");
    for (int i = 0; i < volume; ++i) {</pre>
        printf("| %d\t|\t", i + 1);
        if(!isWord) {
            printf("\t");
        bin(A[i], size);
        printf("\t\t|\t\t%x\t\t|\n", A[i]);
    }
printf("
      _|\n\n\n");
    return 0;
}
```

#### Тестирование программы

В качестве образца выбрано число 3. Из 6 представленных однобайтовых чисел в массиве битовое поле 4:3 должно быть изменено только у чисел №1 и №6, так как 2 их старших и 2 младших бита совпадают с заданным образцом. Во второй таблице видно, что битовые поля 4:3 изменились только у чисел №1 и №6, как и ожидалось. Остальные числа не удовлетворяют условию задания, поэтому остаются неизменными.

	Binary representation:	Heximal representation:
<del></del>	11000111	   ffffffc7
2	11101010	ffffffea
j 3	10010110	ffffff96
4	10110111	ffffffb7
5	10000001	ffffff81
6	11011011	ffffffdb
ļ	Binary representation:	Heximal representation:
1	11011111	fffffdf
2	11101010	ffffffea
3	10010110	ffffff96
4	10110111	ffffffb7
5	10000001	ffffff81
6	11011011	ffffffdb
l		

В качестве образца выбрано число 3. Из 6 представленных двухбайтовых чисел в массиве битовое поле 4:3 должно быть изменено только у чисел №1 и №6, так как 2 их старших и 2 младших бита совпадают с заданным образцом. Во второй таблице видно, что битовые поля 4:3 изменились только у чисел №1 и №6, как и ожидалось. Остальные числа не удовлетворяют условию задания, поэтому остаются неизменными.

1 1110001101100011 ffffe363 2 111001011011010 ffffe5b6 3 101011101101010 fffffe5b6 3 1010110110110111 fffffe5b6 5 100101011010101 fffffe5b6 6 111111101111011 ffffe5b6 3 101011101101010 ffffe5b6 3 101011101101010 fffffe5b6 3 101011101101010 fffffe5b6 5 100101011011011 fffffe5b6 6 11111110111111 fffffe5b6 6 1111111011101001 fffffe5b6 7 1001010110110011 fffffe5b6 8 1010111011010011 fffffe5b6 9 11111111011111011 fffffefb		Binary representation:	Heximal representation:
Binary representation:   Heximal representation:	1 1	1110001101100011	   ffffe363
4         1011001101100111         ffffb367           5         100101011010101         fffff95a9           6         1111111011111011         fffffefb      Binary representation:   Heximal representation:	2	1110010110110110	ffffe5b6
5       1001010110101001       fffff95a9         6       1111111011111011       fffffefb         Binary representation:       Heximal representation:         1       1110001101111011       ffffe37b         2       111001011011010       ffffe5b6         3       1010111011010010       ffffaed2         4       1011001101101101       ffffb367         5       1001010110100101       ffff95a9	3	1010111011010010	ffffaed2
Binary representation: Heximal representation:  1	4	1011001101100111	ffffb367
Binary representation: Heximal representation:  1	5	1001010110101001	ffff95a9
1       1110001101111011       ffffe37b         2       11100101101101       ffffe5b6         3       1010111011010010       ffffaed2         4       1011001101100111       ffffb367         5       1001010110101001       ffff95a9	6	1111111011111011	fffffefb
2       111001011011010       ffffe5b6         3       1010111011010010       ffffaed2         4       1011001101100111       ffffb367         5       1001010110101001       ffff95a9		Binary representation:	Heximal representation:
3       1010111011010010       ffffaed2         4       1011001101100111       ffffb367         5       100101011010010       ffff95a9	1	1110001101111011	ffffe37b
4   1011001101100111   ffffb367 5   1001010101001   ffff95a9	2	1110010110110110	ffffe5b6
5 1001010101001 ffff95a9	3	1010111011010010	ffffaed2
	:		
6   1111111011111011   fffffefb	:		!
	6	1111111011111011	fffffefb
·	l	<u> </u>	