

Noyau du système

P
r
o
g
r
a
m
m
e
s

u
t
i
l
i
s
a
t
e
u
r
s

u
s
e
r
l
a
n
d

Algo
du
Module

V
F
S

N
E
T

BUS

USB

PCI

I2C

R
e
g
i
s
t
r
e
s

P
é
r
i
p
h
e
r
i
q
u
e