

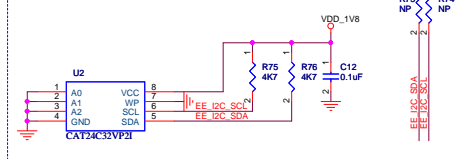
AP6xxx Pin2Pin Reference Design Circuit

(VBAT電壓範圍3.0V~4.8V, 供應電流至少400mA)

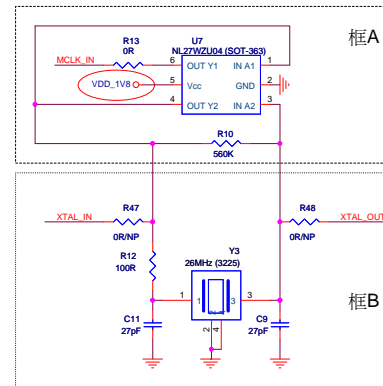
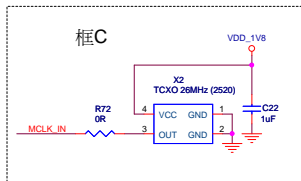
功率電感建議規格
Rated Current 1A

1. 注意當使用 AP6181/AP6212/AP6330/AP6383/AP6441/AP6234時, RL1/RL2電阻皆需移除不上件,
2. 當使用 AP6210/AP6476/AP6493時, RL1電阻要上件,RL2電阻要移除不上件,
3. 當使用 AP6335時, RL1電阻需移除不上件, RL2電阻要上件選擇SDIO3.0 (VIO須為1.8V)

當使用AP6441時需要U2 EEPROM



當使用AP6476/AP6251時,框A,框B移除皆不上件.
接至模塊腳位30

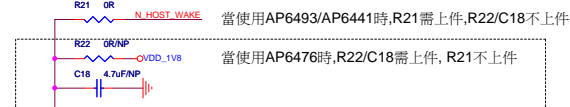
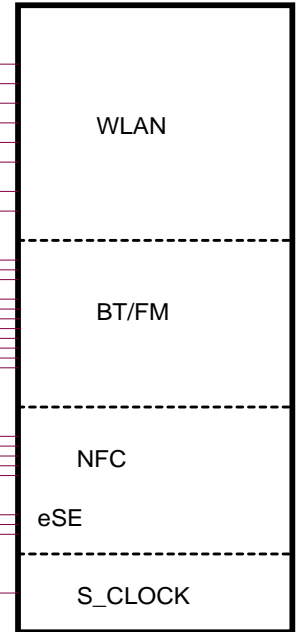


當使用AP6210/AP6493時,框A,框B皆需要上件,
移除R47/R48,及框C器件移除. 接至模塊腳位30

當使用AP6181/AP6212/AP6330/AP6383/AP6335/
AP6441/AP6234時,框B皆需要上件,框A,框C器件移除,
接至模塊腳位10,11

當使用AP6234/AP6441/AP6335時,
晶振器件Y3須更改為37.4MHz.

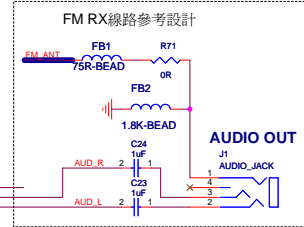
Connected to HOST I/O 1V8



當使用AP6493/AP6441時,R21需上件,R22/C18不上件

當使用AP6476時,R22/C18需上件, R21不上件

當使用AP6181/AP6210/AP6212/AP6234/AP6330/AP6383/AP6335時,
R21/R22/C18不上件,模塊pin5,pin8空腳



Trace width minimum >12mil

當使用 AP6476/AP6251, R79要上件, R45/R46要移除不上件

當使用 AP6234 (不帶NFC), 移除模塊pin5,8,29,30,35,37,38,39,40 及外接器件空腳即可.

IN/OUT需要反接

32.768KHz

AMPAK Technology co.,Ltd

Title: AP6XXX	PIN to PIN compatible design for 1V8 I/O
Size: c	File: Sheet: 1 of 1
Directory: <design name>	Rev: 2.3
Design: Gary	Appvd: Brian
	Now date: Present date: