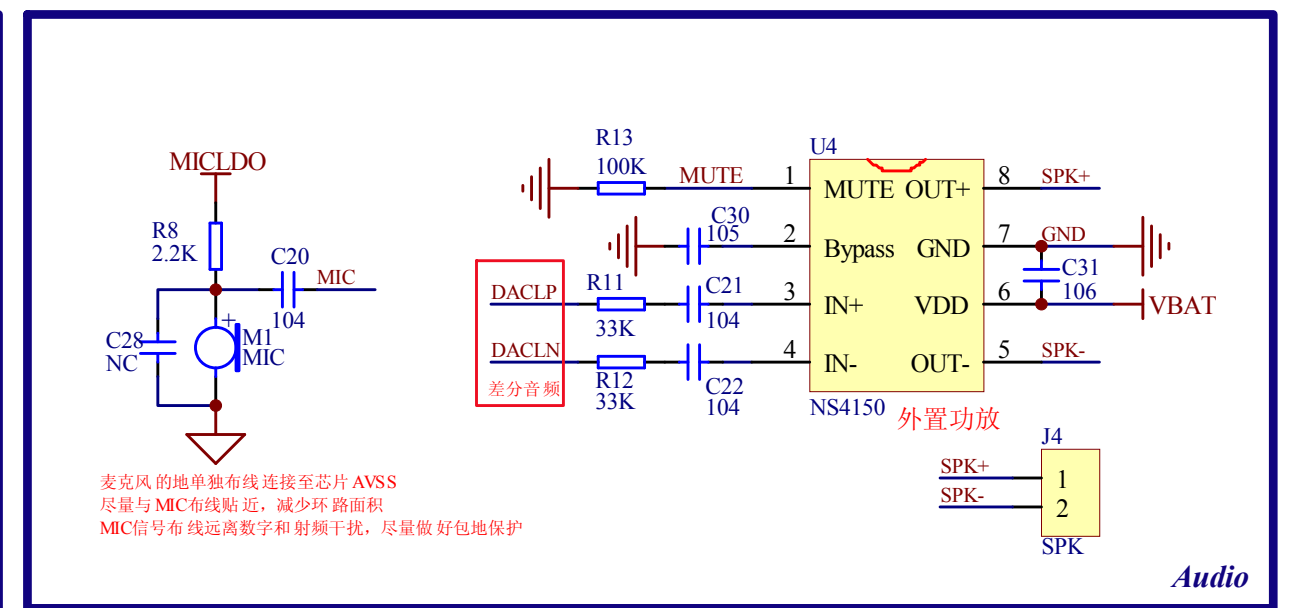
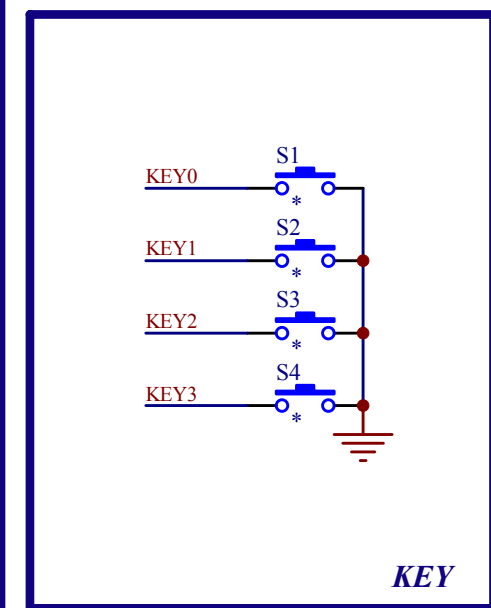
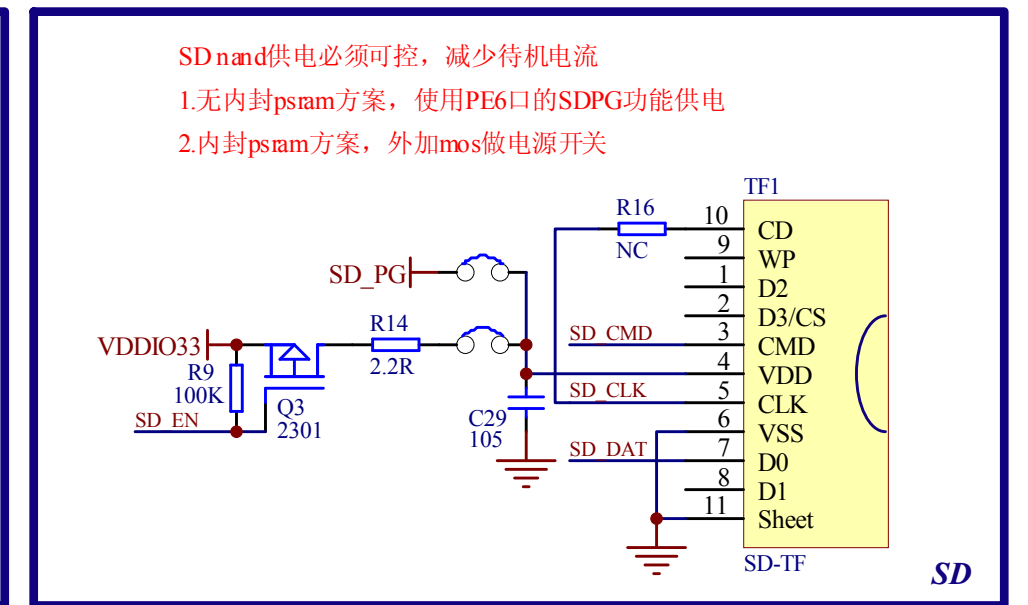
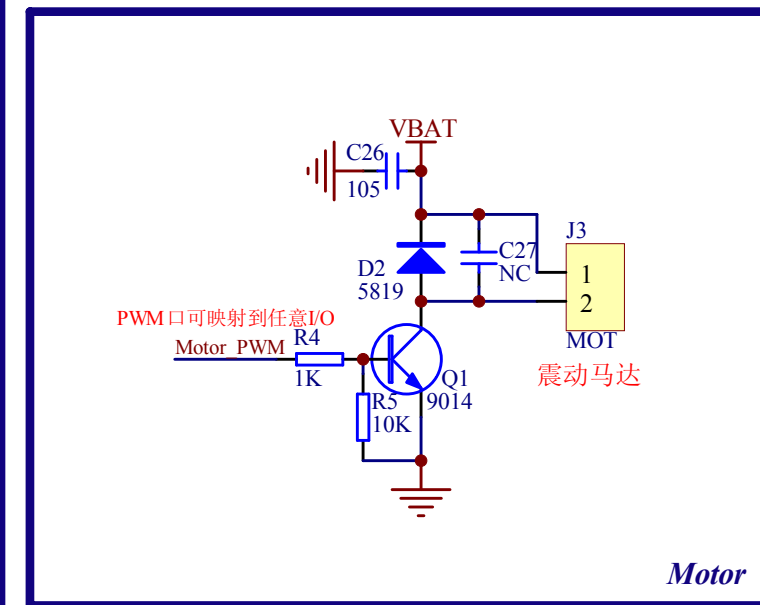
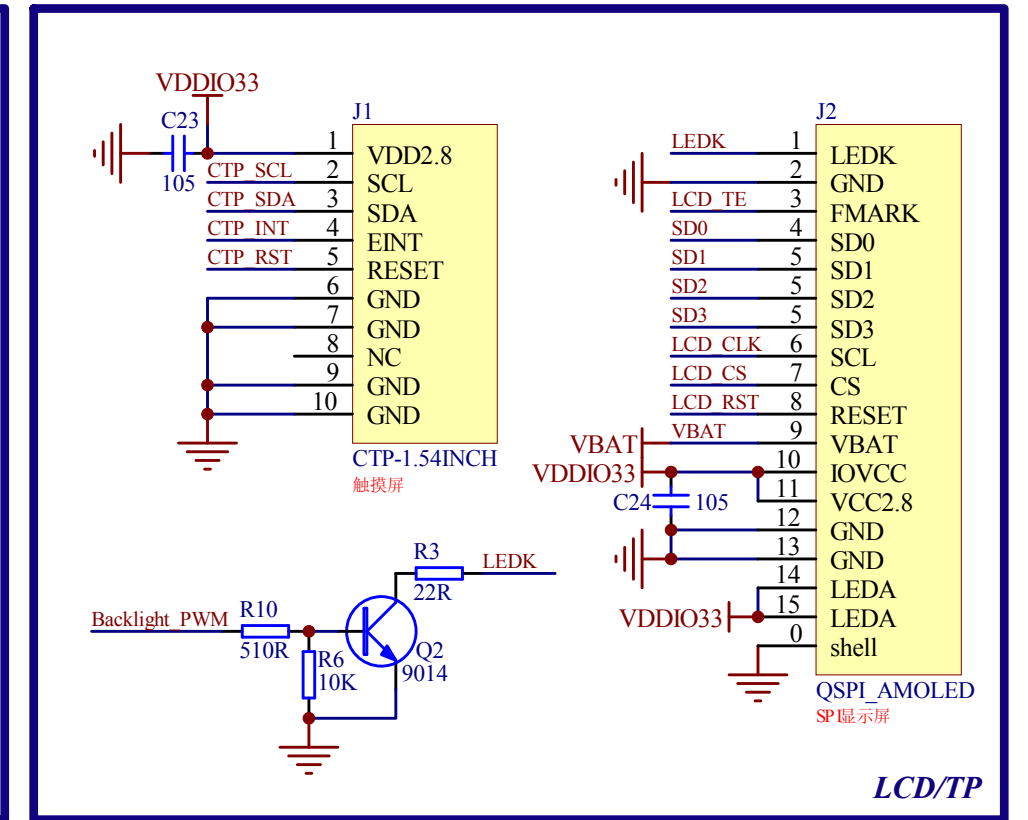
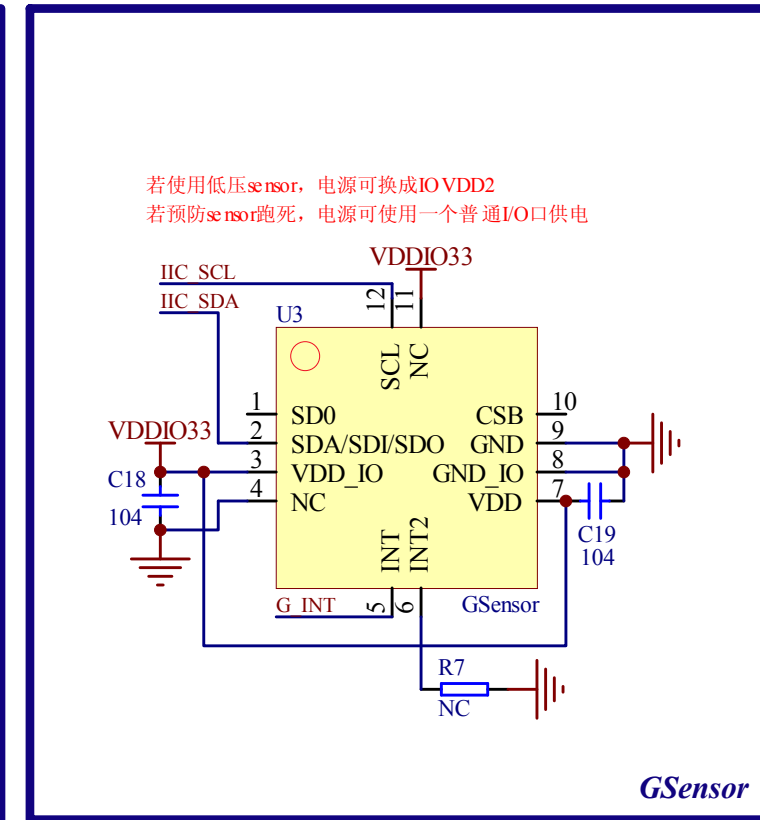
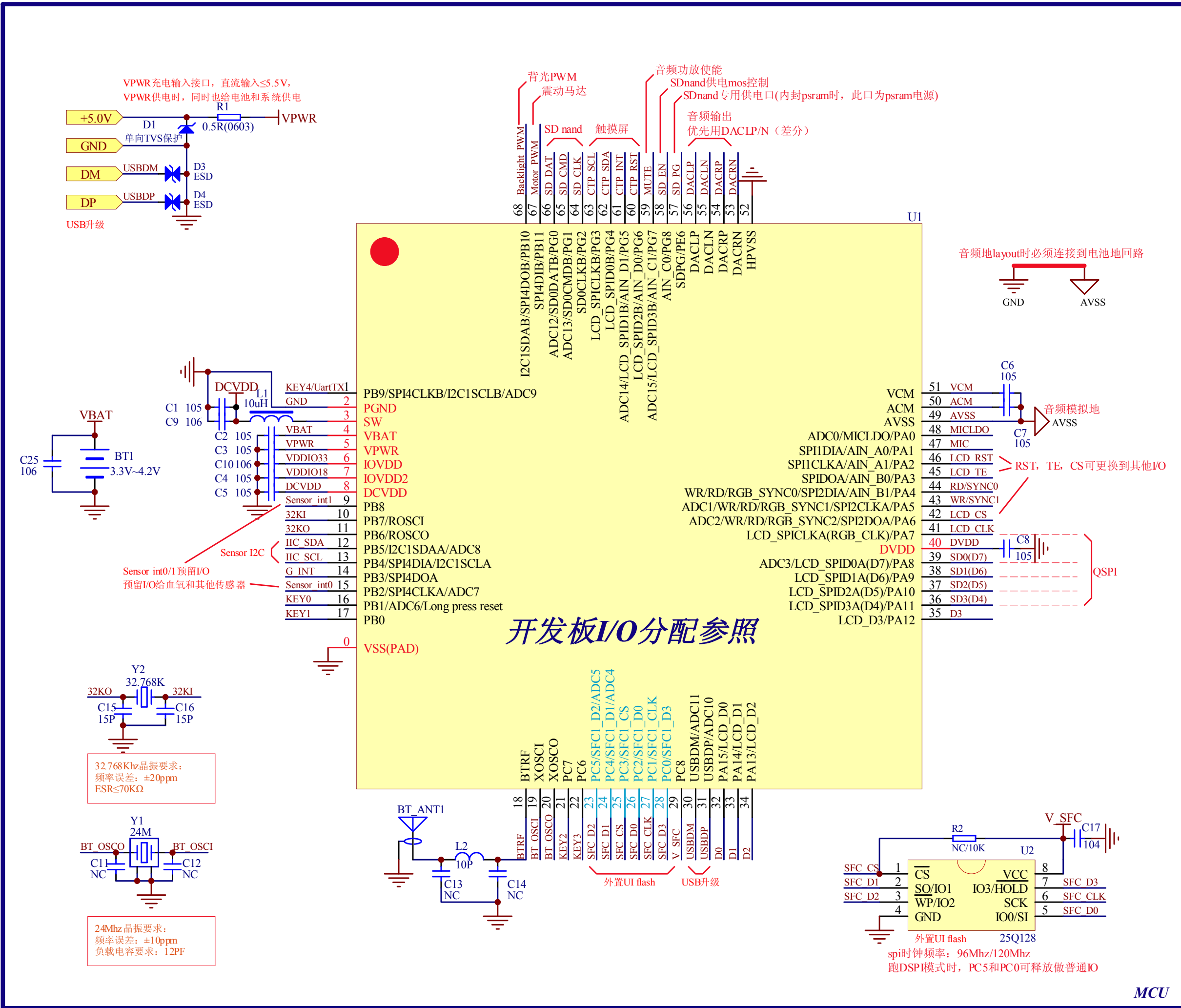


外设类型	接口			跳冒默认网络 (NC) 表示不需要跳冒	“*”表示默认相同 “NC”表示不要跳冒
				全封装QFN88	JL7012A QFN52
LCD (默认Dspi屏)	LCDBAT（预留电源）			VBAT (NC)	*
	LCDVCC主电源			VDDI033	*
	Backlight背光pwm			PB10（支持低功耗背光）	PB9（支持低功耗背光）
	LCD_RST复位			PA2	*
	LCD_TE帧同步			PA3	*
		RGB_SYNC0	MCU_RD	PA4（NC）	NC
		RGB_SYNC1	MCU_WR	PA5（NC）	NC
	LCD_SPI_CS			PA6	*
	LCD_SPI_CLK	RGB_CLK		PA7	*
	LCD_SPI_SD0	RGB_D7	MCU_D7	PA8	*
	LCD_SPI_SD1	RGB_D6	MCU_D6	PA9	*
	LCD_SPI_SD2	RGB_D5	MCU_D5	PA10	*
	LCD_SPI_SD3	RGB_D4	MCU_D4	PA11	*
		RGB_D3	MCU_D3	PA12（NC）	NC
		RGB_D2	MCU_D2	PA13（NC）	NC
		RGB_D1	MCU_D1	PA14（NC）	NC
TP		RGB_D0	MCU_D0	PA15（NC）	NC
	TP_RST			PG6	PA2与LCD_RST共用
	TP_INT			PG5	*
	TP_SDA			PG4	*
	TP_SCL			PG3	*
Sensor	VCC1主电源			VDDI033	邦一起，跟随VDDI033
	VCC2（预留）			VDDI018	
	I2C_SDA			PB5	
	I2C_SCL			PB4	
	G_INT			PB3	
	INT0			PB2（NC）	
	INT1			PB8（NC）	
SD Nand	VCC_EN	外置电源mos，0使能		PG8（NC）	*
	SD_PG，默认	SDnand电源接口		PE6	*
	SD_DAT			PG0	*
	SD_CMD			PG1	*
	SD_CLK			PG2	*
震动马达	Motor pwm			PB11	PA5
	Motor VCC	固定连接		VBAT	*
	key0			PB1	*
	key1			PB0	USBDM
	key2			PC7	USBDP
key	key3			PC6	*
驻极体表	MIC_VCC			PA0 (micldo)	*
	MIC_OUT			PA1 (micin)	*
	MIC_GND	固定连接		AVSS	*
音频功放	IN_P			DACL	DACL
				DACR	NC
	IN_N			DACL	DACR
				DACR	NC
	MUTE			PG7	*
	PA_VCC	固定链接		VBAT	*
	PA_GND	固定链接		HPVSS（DAC地）	*
	SP+	喇叭+	耳机+		*
USB	充电VUSB	DM, DP升级		DM, DP	*

开发板电源	主控网络
VBAT+	VBAT
VUSB	VPWR
VDDI033	IOVDD
VDDI018	IOVDD2

QFN52邦定一起 跟随IOVDD(3.3V)	最小系统顶板网络	功能说明	备注
	VPWR	5V充电输入	单向TVS管保护，旁路电容
	VBAT	锂电池电池	旁路电容
	IOVDD	IO口电源（除PB）	10uf旁路电容
	IOVDD2	PB口电源	旁路电容
	SW	DC-DC开关信号	功率电感
	DCVDD	内部供电	旁路电容
	DVDD	内部供电	旁路电容
	BTRF	蓝牙天线	预留π网络
	XOSCI		
QFN52邦定一起 （统称AVSS）	XOSCO	24Mhz	晶振
	PB6（可免晶振做I/O）	32.768K	晶振+负载电容
	PB7（可免晶振做I/O）		
	VSS	数字/射频地	接地
	AVSS	音频参考地	接地
	HPVSS	驱动级功率地	接地
	PC8（强驱供电）	SPIVCC	外挂 NOR flash（UI） QSPI接口
	PC0	SPID3	
	PC1	SPICLK	
	PC2	SPID0	
	PC3（上电同步上拉）	SPICS	
	PC4	SPID1	
	PC5	SPID2	

开发底板网络参考（非完整原理图）



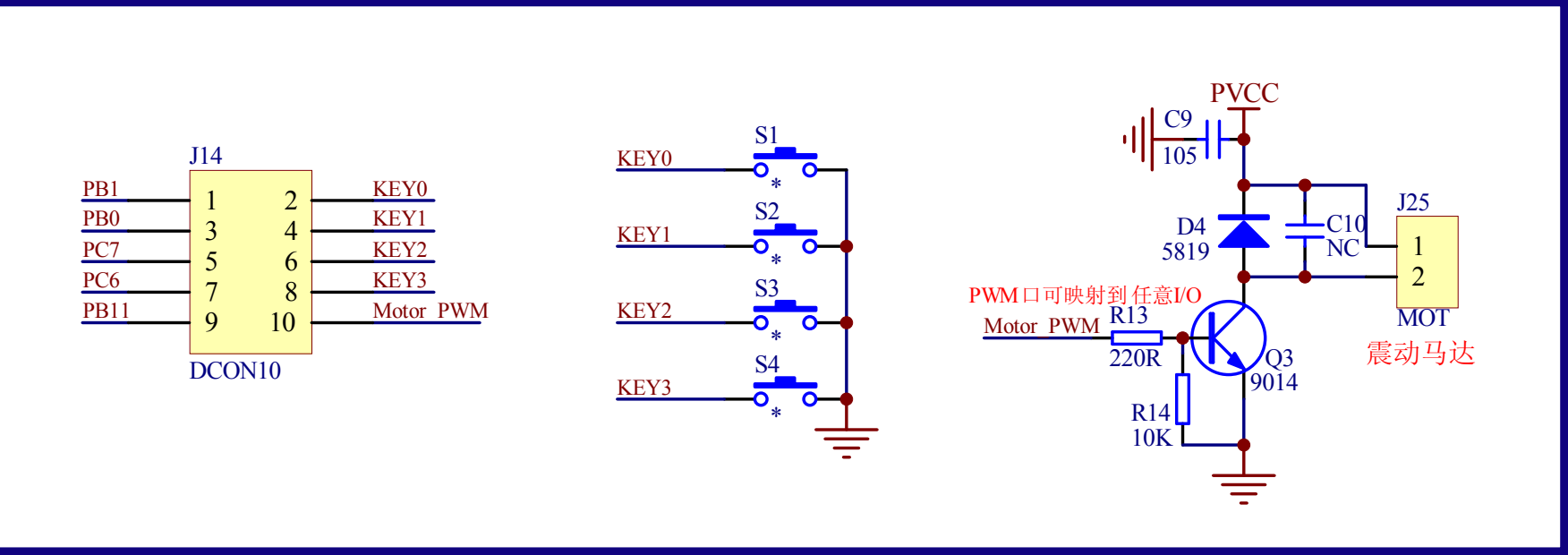
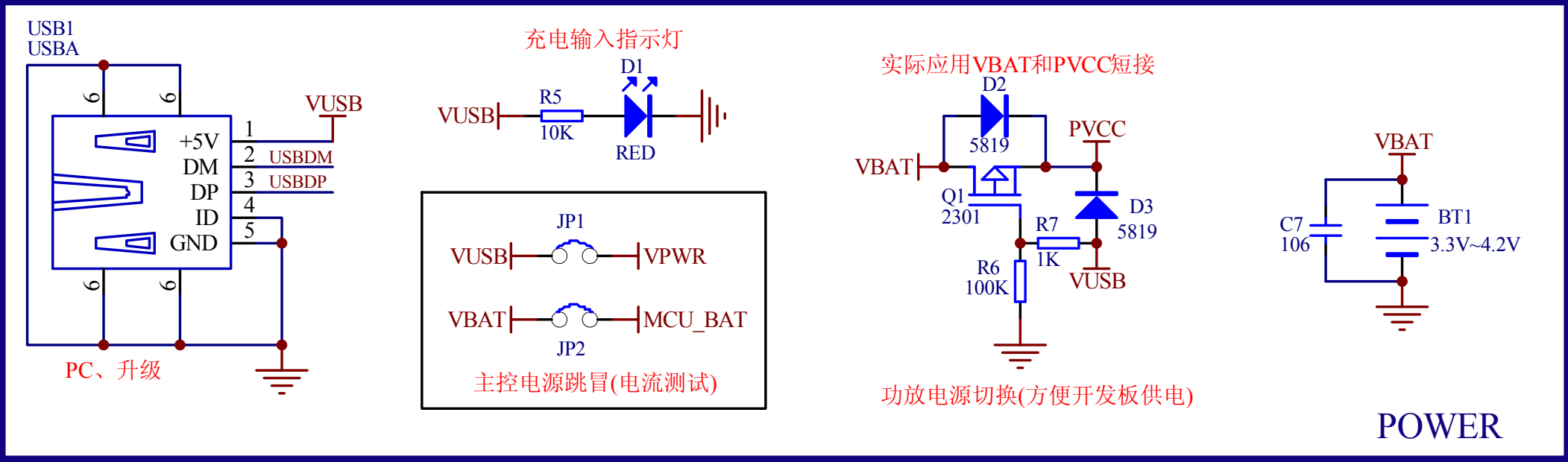
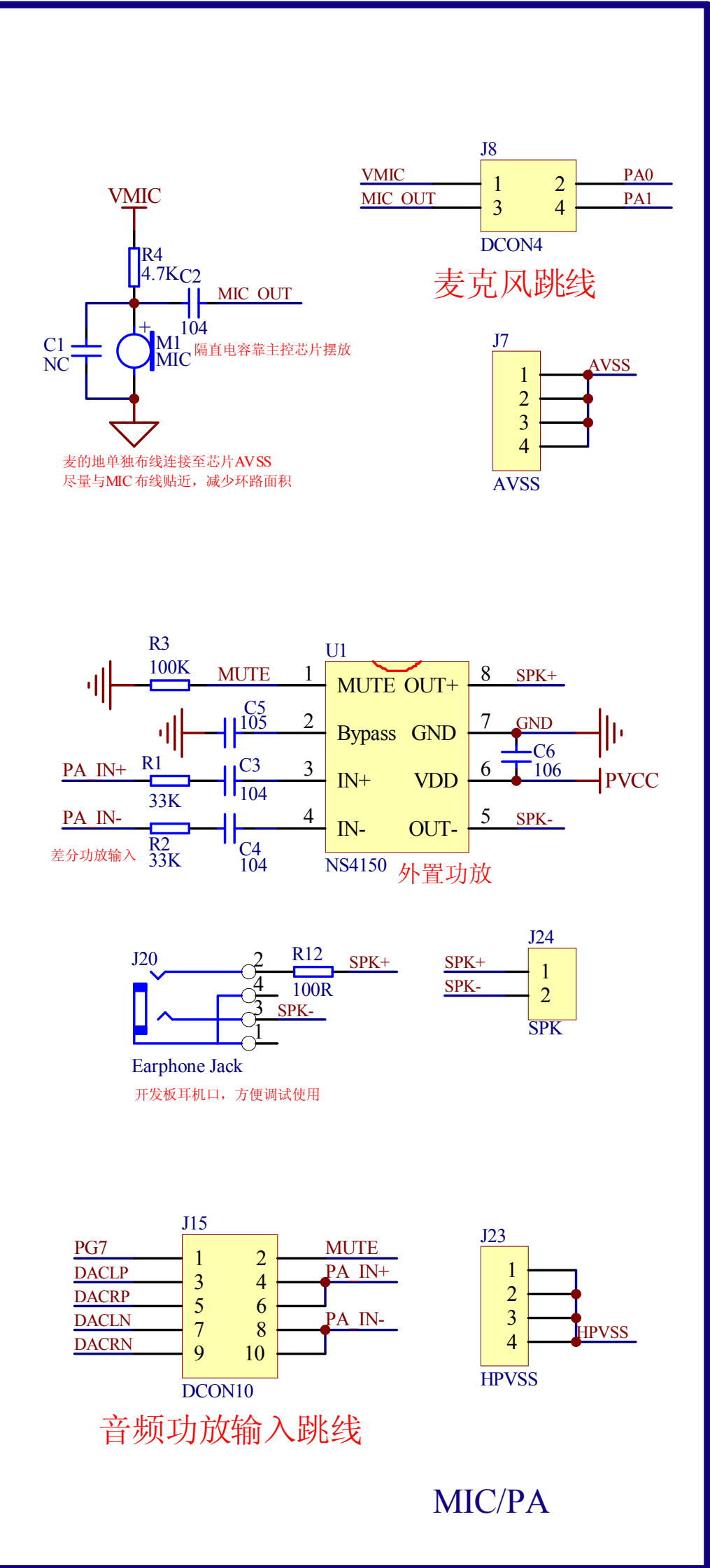
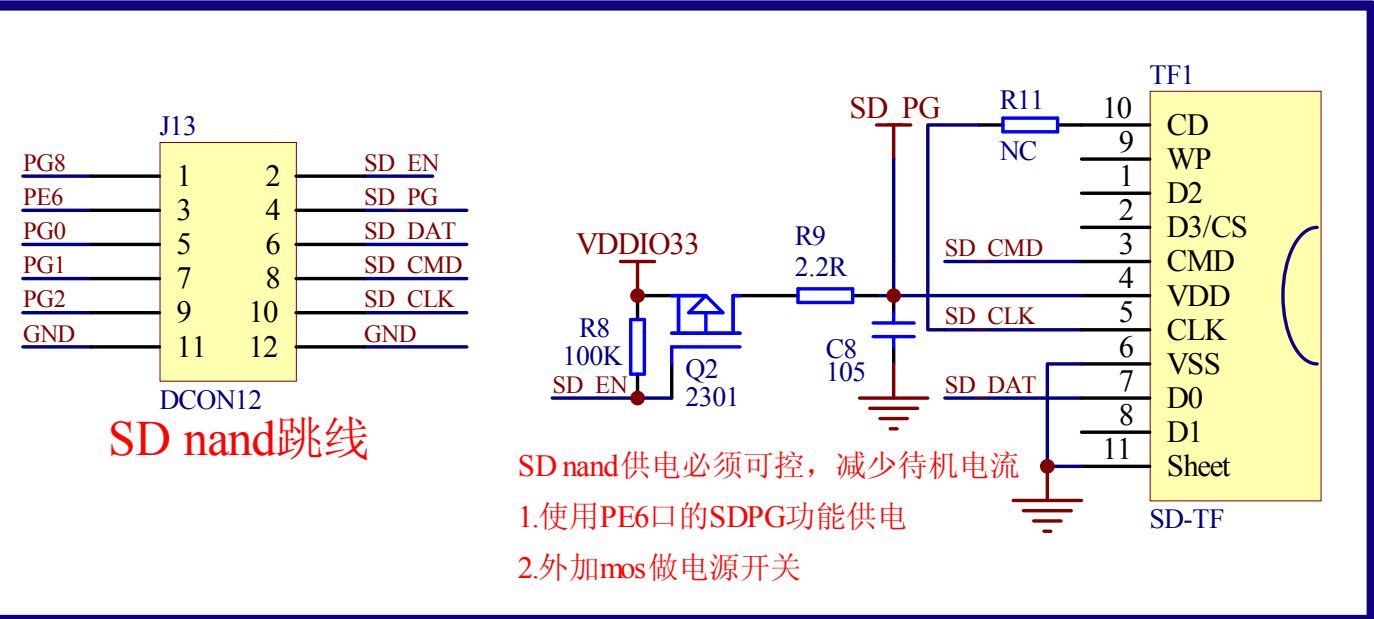
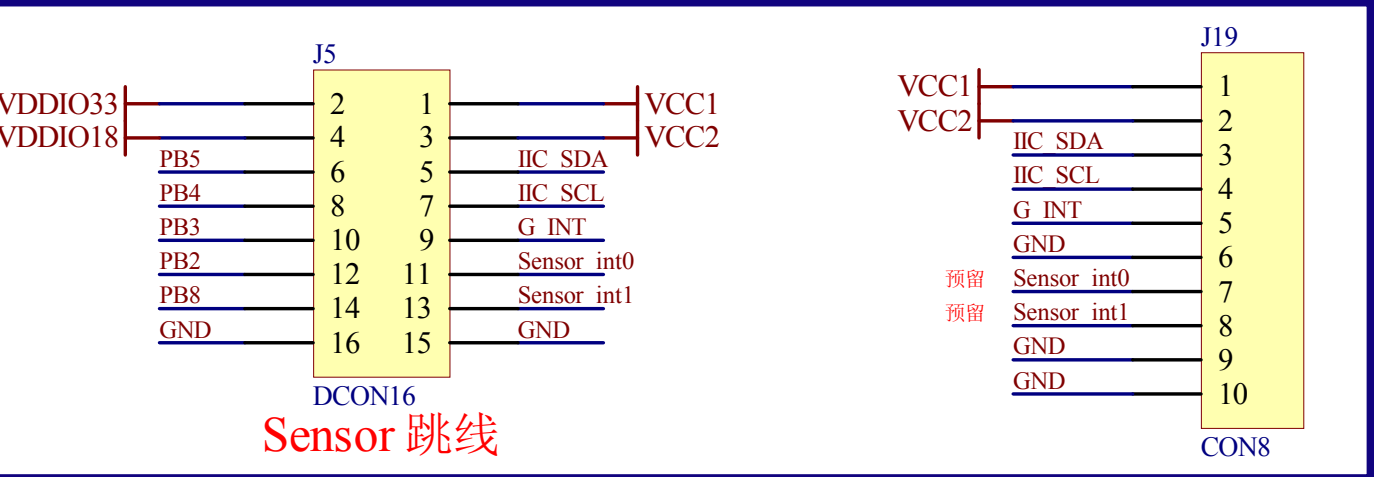
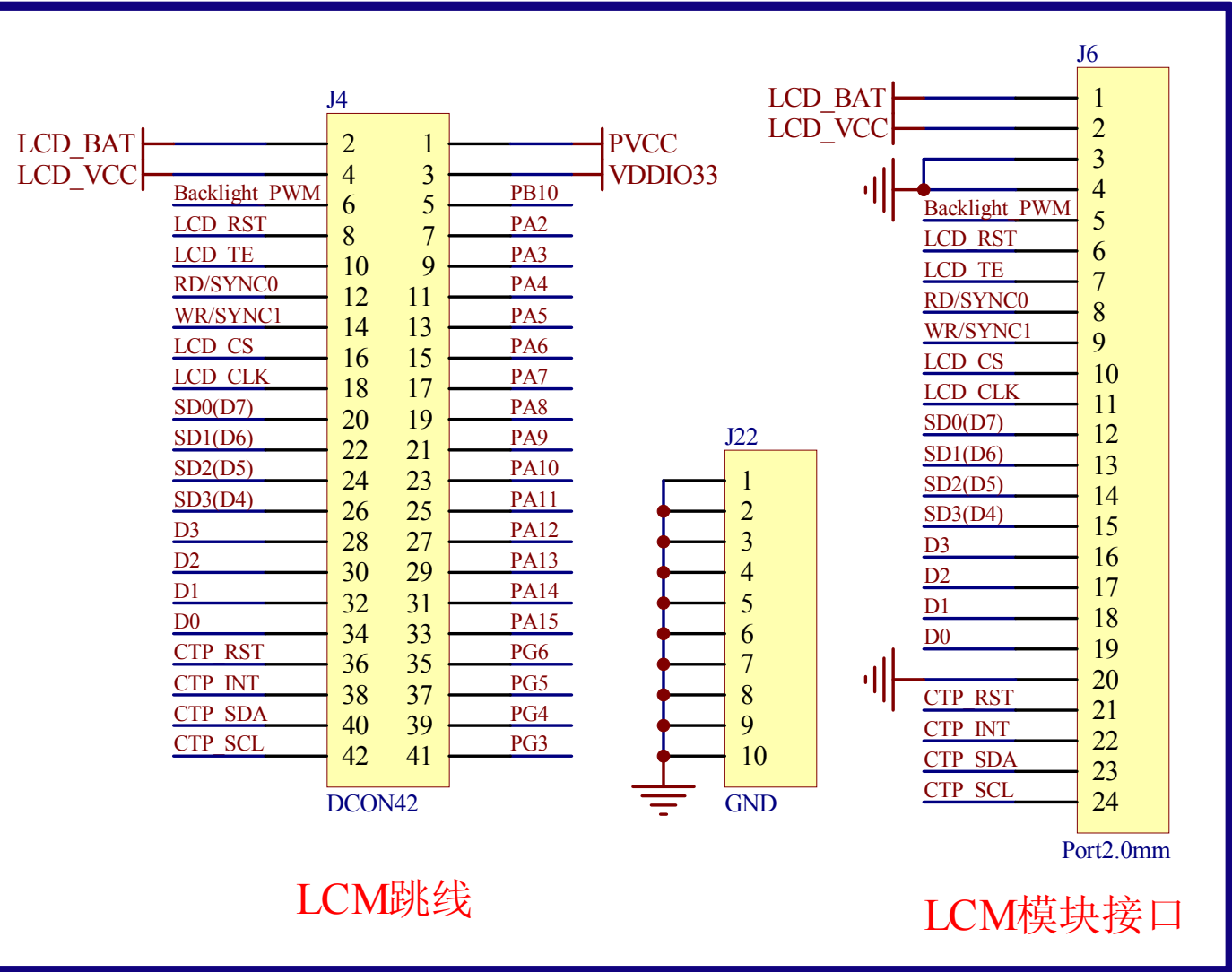
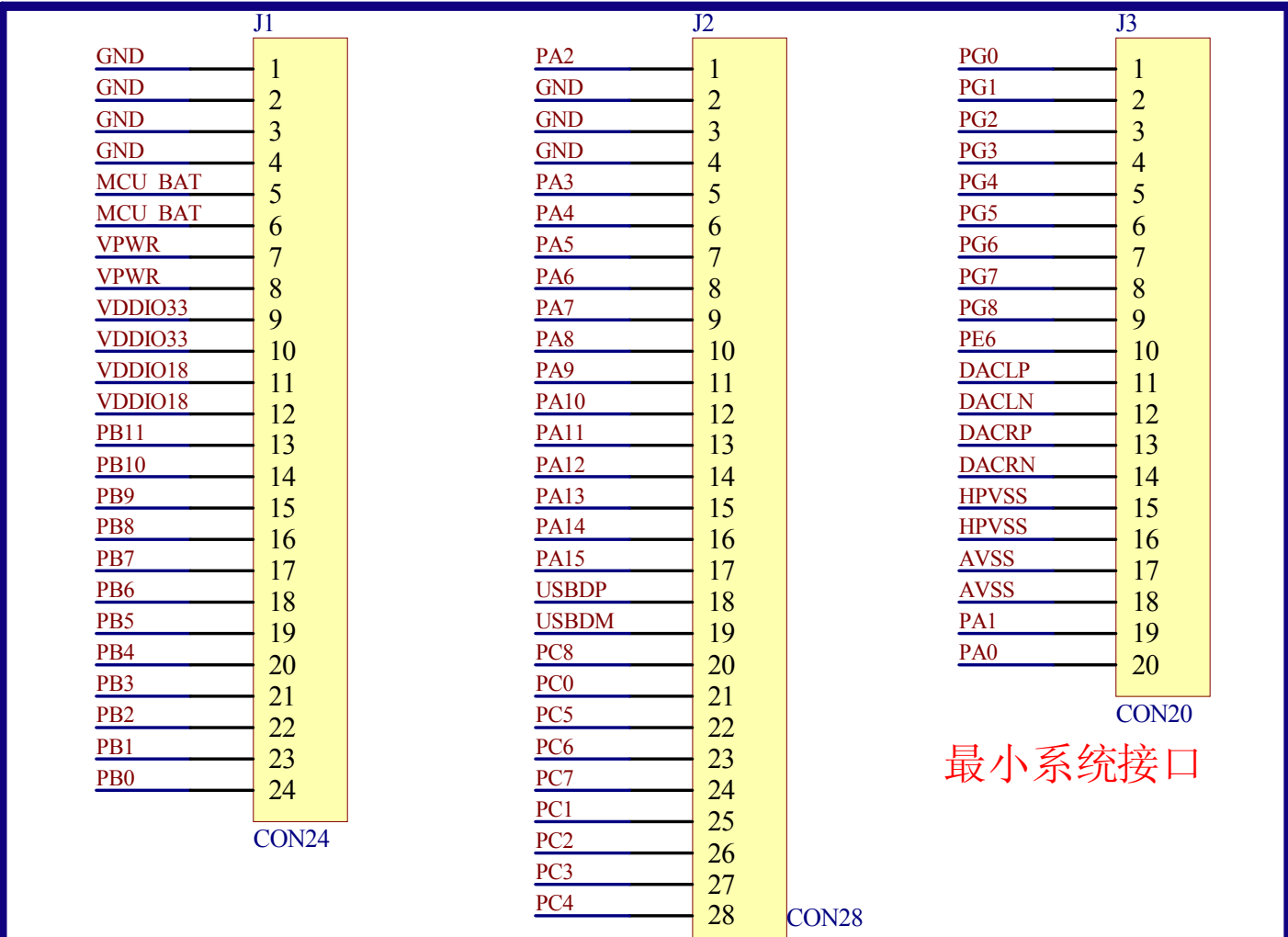
开发底板原理图

D

C

B

A





F88 Watch TOP 2031

20211027

PC0-SFCD3

PC5-SFCD2

PC8-V SFC

Update

PB7-32KI

PB6-32K0

