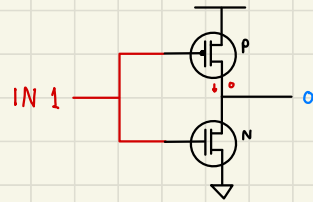
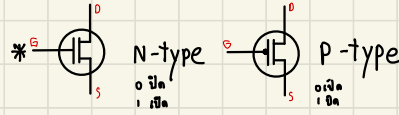


3.1

	N	P
gate 1	0	1
gate 2	0	0

3.2



3.3

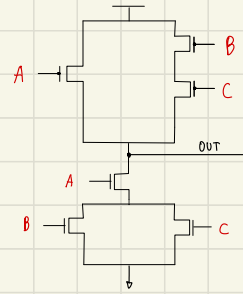
gate 4 ตัว Input 2 =  $4^2 = 16$  ความเป็นไปได้

3.5

A	B	C	OUT
0	0	0	1
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	1
1	0	1	0
1	1	0	0
1	1	1	0

3.8

$$A(B+C)$$



3.10

A = 0  
B = 0  
C = 1  
D = 1  
E = 1  
F = 0

3.25

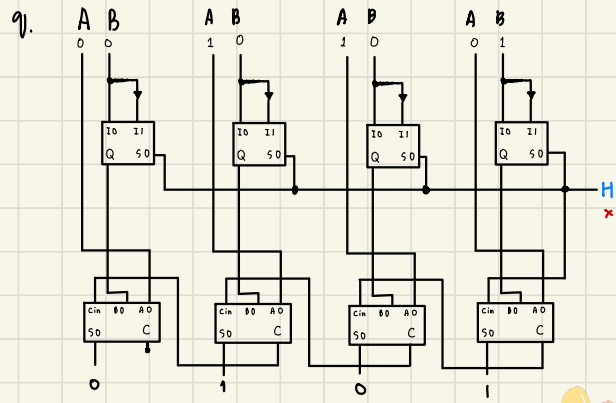
- รูปแรกคือ MUX ที่มี input 2 ทาง (a)  
และ OUTPUT จะไม่ถูกเก็บ  
- รูปที่สองคือ RS Latch ใช้เก็บข้อมูล 0 1  
OUTPUT จะถูกเก็บไว้ หิวนิวรีเป็นหน่วย  
Memory ของคอมพิวเตอร์

3.29

A	B	C	OUT
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	0

3.30

ก. เป็นตัวเลือกของ MUX ถ้า x เป็น 0 จะจะเป็น A+B  
แต่ถ้า x เป็น 1 จะจะเป็น A+C



3.35

ค่า gate จะไม่สามารถรู้ได้จนจบ

3.40

- ถ้าแบ่งทำสามารถปรับได้คือ 4  
- 4- บิตสำหรับระบบ 4 บิต  
- บิตสุดท้าย = 0001

