



	T1 – T2						T3 – T4					
	v 1	v 2	v 3	v 4	v 5	v 6	v 1	v 2	v 3	v 4	v 5	v 6
v 1	P0						P2					
v 2												
v 3												
v 4	P1						P3					
v 5												
v 6												