					An	tenna	& V	Vave F	Propag	atio	n 7E	C1A						
PO CO		1	2		3	4		5	6	7	7	8	9	1	0	11	12	2
1		H	M	[]	M	M]	Н	M	N	1	-	M	I N	Л	M	M	I
2		H	-]	M	-		-	Н	I	I	-	-				M	I
3		H	M	[]	M	M		Н	M	N	1	-	M	I N	ММ		M	I
						Digita	al Sig	nal Pı	rocessi	ng 7	7EC2	A						
POs Cos	1		2	3	4		5	6		7	8		9	10	1	1	12	
1	M		M	M	N	1	L	-			-		L	-	N	I	M	
2	M		M	M	N	1	L	-			-		L	-	N	I	M	
3	L		L	L	I		-	-			-		-	-		-	M	
						Digita	ıl Im	age Pı	rocessi	ng 7	EC3	A						
POs COs	1		2	3	4	ı	5	6	7	7	8		9	10	1	1	12	
1	Н		L	M	-	•	M	-		•	·		-	-		-	M	
2	Н		M	L	I		L	-		•	•		-	-		-	M	
3	M		L	L	I		-	M		•	-		L	L]	L	M	
					1	Virele	ss Co	ommu	nicati	on 7	EC4	4						
POs COs	1		2	3	4	. :	5	6	7		8		9	10	1	1	12	
1	M		-	-	-		-	L	-		-		-	-		-	M	
2	M		L	-	-		-	L	L		-		-	-]	L	M	
3	M		-	M	-		-	M	L		•		-	-]	L	M	
4	M		L	L	I	,]	L	L	-		•		L	L]	L	L	

				A	ntenna	& Wav	e Prop	agation	n				
POs COs		. 2	2 .	3	4	5	6	7	8	9	9 1	10	11 12
1	Н	ı N	1 N	M 1	M	Н	M	M	-	N	M 1	М	M M
2	Н		· N	М	-	-	Н	Н	-		-	-	- M
3	Н	I N	1 N	M	M	Н	M	M	-	N	M 1	М	M M
					Digital	Signal	Proces	ssing					
POs COs	1	2	3	4	5	6	7	8		9	10	11	12
1	M	M	M	M	L	-	-	-		L	-	M	M
2	M	M	M	M	L	-	-	-		L	-	M	M
3	L	L	L	\mathbf{L}	-	-	-	-		-	-	-	M

					Digita	l Image	Processi	ing					
POs COs	1	2	3	4	5	6	7	8	9	10	11	12	
1	Н	L	M	-	M	-	-	-	-	-	-	M	
2	Н	M	L	L	L	-	-	-	-	-	-	M	
3	M	L	L	L	-	M	-	-	L	L	L	M	
	Wireless Communication												
POs COs	1	2	3	4	5	6	7	8	9	10	11	12	
1	M	-	-	-	-	L	-	-	-	-	-	M	
2	M	L	-	-	-	L	L	-	-	-	L	M	
3	M	-	M	-	-	M	L	-	-	-	L	M	
4	M	L	L	L	L	L	-	-	L	\mathbf{L}	\mathbf{L}	L	
VLSI Design													
POs COs	1	2	3	4	5	6	7	8	9	10	11	12	
1	H	M	M	M	-	-	M	-	-	-	-	M	
2	H	M	M	M	M	-	M	-	-	-	-	M	
3	H	M	M	M	H	-	M	-	-	-	-	M	
	_				_	VHD	L			_			
POs COs	1	2	3	4	5	6	7	8	9	10	11	12	
1	M	M	•	M	Н	-	-	•	L	-	M	M	
2	M	M	-	M	H	-	-	-	L	-	M	M	
				Sig	nal and	l Image	Processi	ng Lab					
POs COs	1	2	3	4	5	6	7	8	9	10	11	12	
1	M	M	M	M	Н	L	-	-	L	-	M	M	
2	M	M	M	M	Н	L	-	-	L	-	M	M	
					Wiı	reless Co	mm Lal)					
POs COs	1	2	3	4	5	6	7	8	9	10	11	12	
1	M	M	M	M	-	M	L	-	L	-	M	M	
2	M	M	M	M	-	M	L	-	L	-	M	M	
	•				cal Tra	aining ar	nd Indus	trial Vi	sit	•			
POs COs	1	2	3	4	5	6	7	8	9	10	11	12	
1	M	L	L	L		L	L	-	L	L	L	M	
2	M	L	L	L		L	L	-	L	L	L	M	
3	M	-	-	-	-	-	-	Н	L	-	-	M	
4	M	-	-	-	-	-	-	Н	L	-	-	M	
5	M	-	-	-	-	Н	Н	Н	-	Н	-	M	