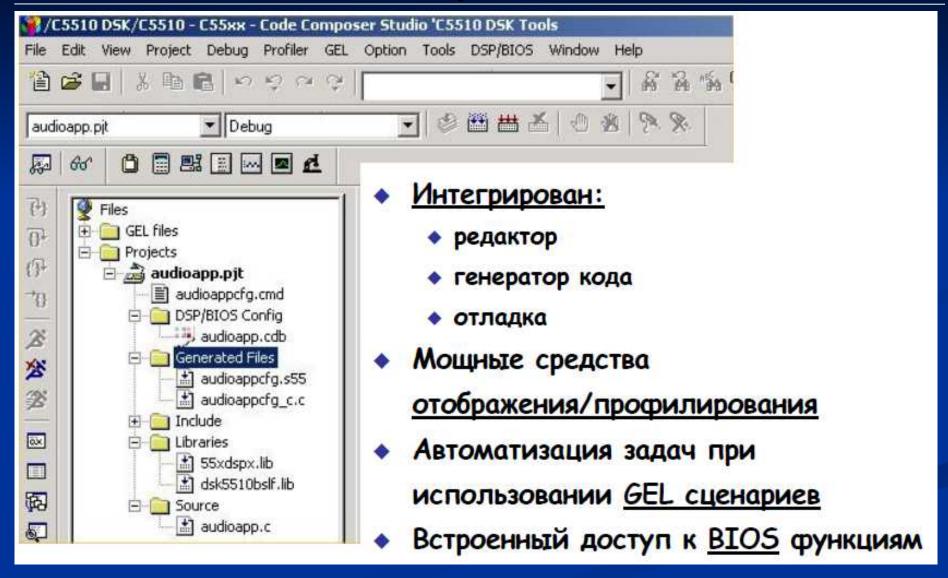


просмотра

ОКНО



Отладка

- Загрузка исполняемого кода
- Запуск в реальном времени или шаг за шагом
- Точки останова
- Профилирование
- Сохранение дампа памяти в файл
- Формирование сигнала по содержимому памяти

- Для построения проекта необходимы:
- Исходные файлы (С,С++ и/или ассемблер) (*.c, *.asm)
 - Текстовые файлы с проверкой синтаксиса,
 в основном для ассемблера *.asm
- Командный файл компоновки(*.cmd)
- Файл проекта(*.pjt)
 - Содержит исполняемый файл для ССЅ
 - Определяет все исходные файлы и командный файл компоновки, необходимые для компиляции исполняемого файла

Проект в CCS. Файл проекта *.pjt содержит:



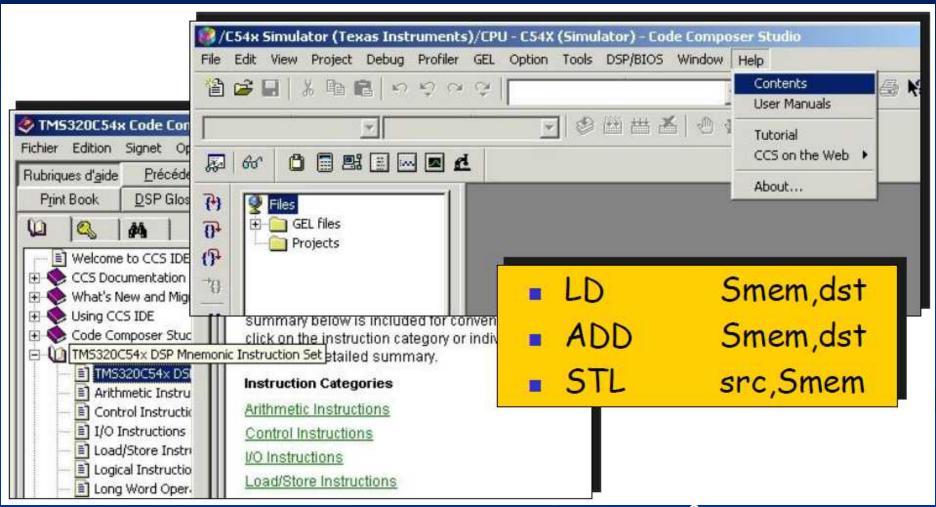
Исходные файлы:

- ◆ Исходные файлы (С, ASM)
- Библиотеки
- ◆ DSP/BIOS конфигурация
- ♦ Компоновщик и др.

Настройки проекта:

- Опции компиляции (компилятор и asm)
- Конфигурации компилятора
- ◆ DSP/BIOS
- Компоновщик

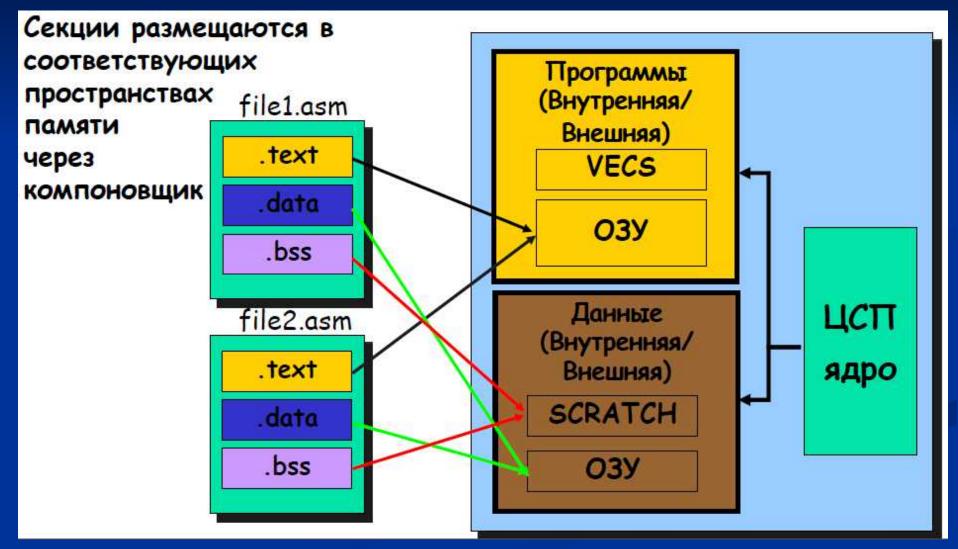
Применяемые инструкции и помощь online:



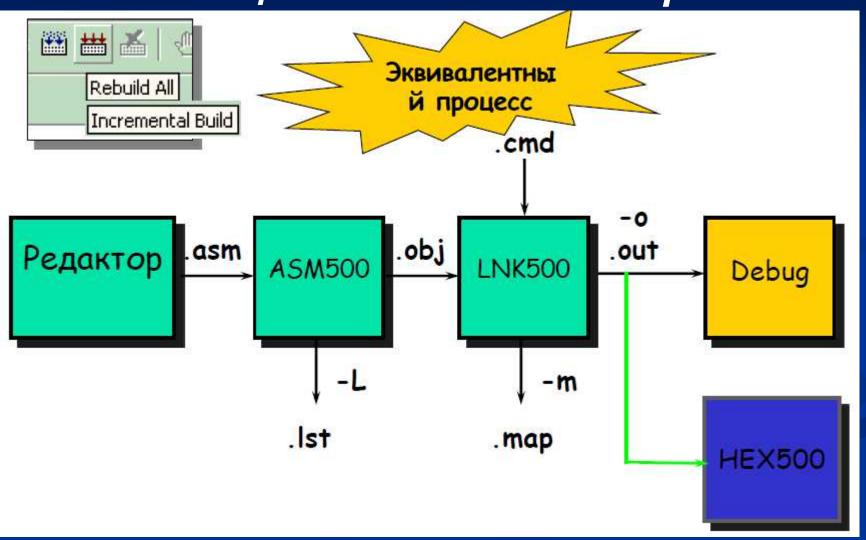
Командный файл компоновки:

```
MEMORY
       PAGE 0: VECS: origin = 0080h, length = 0080h
                                      /* Internal Program RAM */
               PRAM:
                      origin = 100h, length = 1f00h
                                      /* Internal Program RAM */
       PAGE 1: SCRATCH: origin = 0060h, length = 0020h
                                      /* Scratch Pad Data RAM */
               INRAM: origin = 2000h, length = 1fffh
}
                                      /* Internal Data RAM
SECTIONS
          > PRAM PAGE O
  .text
  .data > INRAM PAGE 1
  .bss
          SCRATCH PAGE 1
```

Пространства памяти и программные секции:



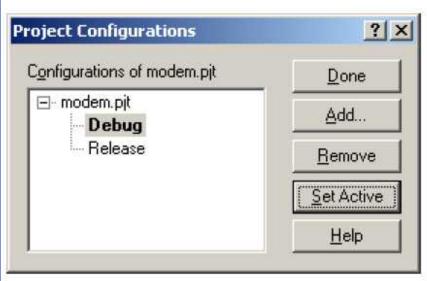
Компиляция исполняемого файла:



- Конфигурации компиляции по умолчанию:

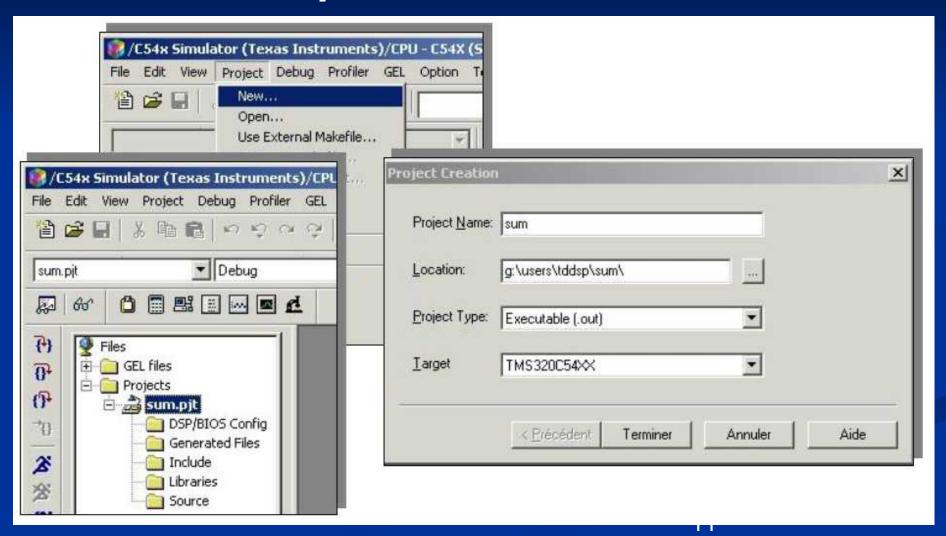


- Для нового проекта, CCS автоматически создает две конфигурации:
 - Debug (без оптимизации)
 - Release (оптимизированная)

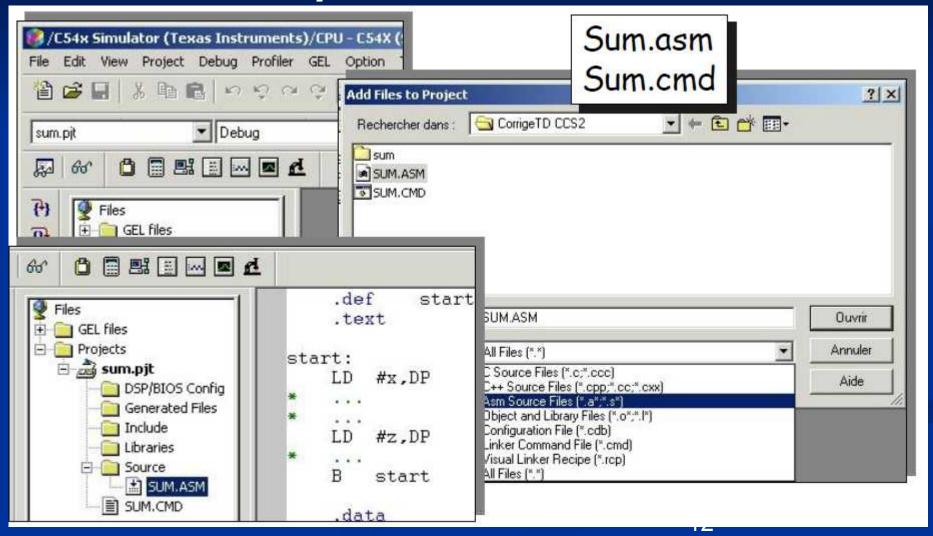


- Добавление/удаление конфигураций компиляции через Project Configurations
- Редактирование конфигураций:
 - 1. Выбор активной
 - 2. Изменение опций
 - 3. Сохранение проекта

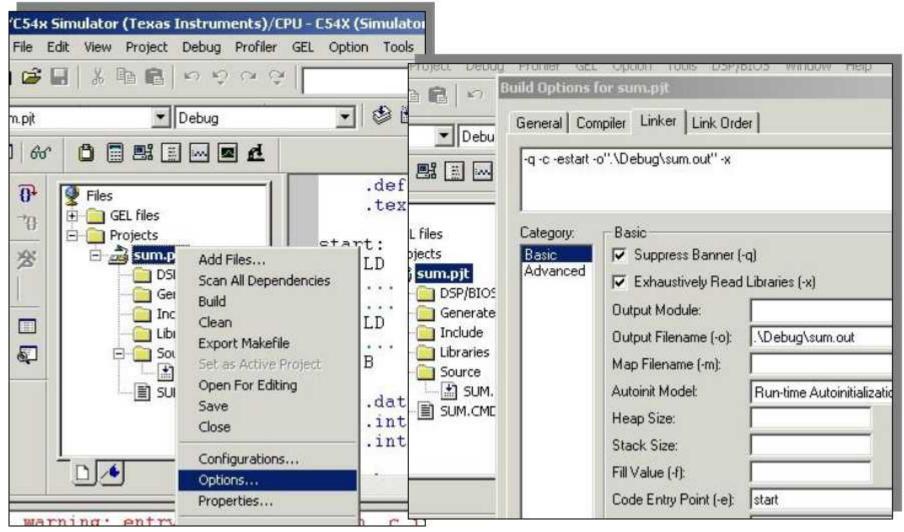
Создание проекта:



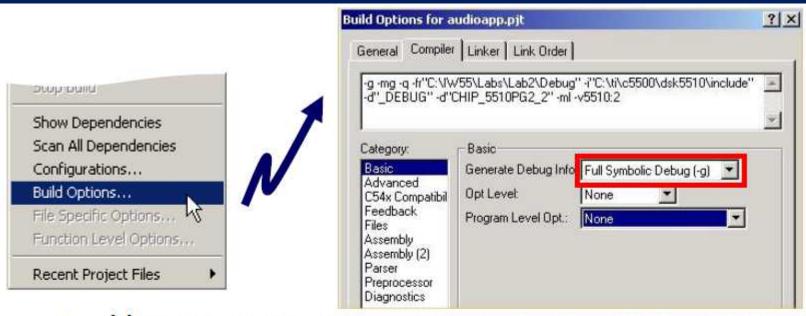
Создание проекта:



Опции проекта:

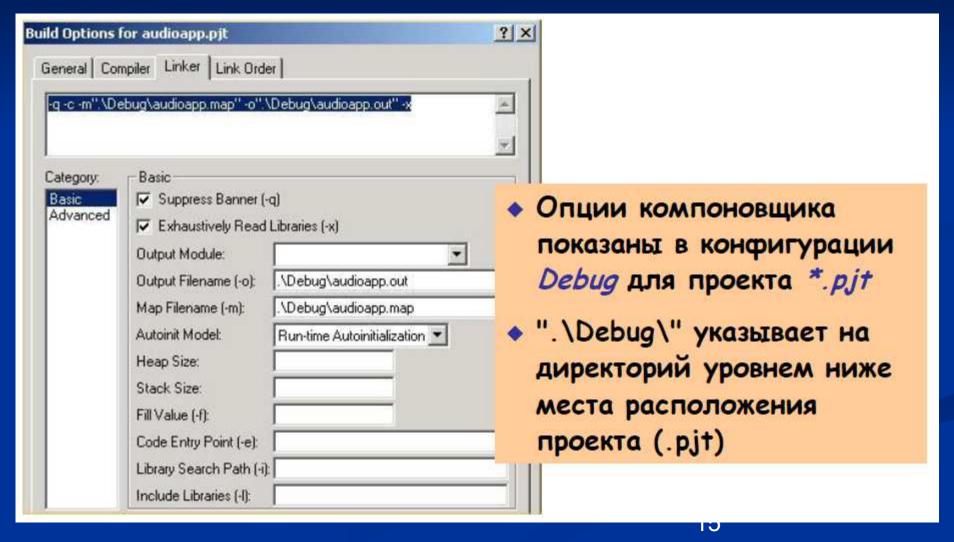


Опции компилятора:

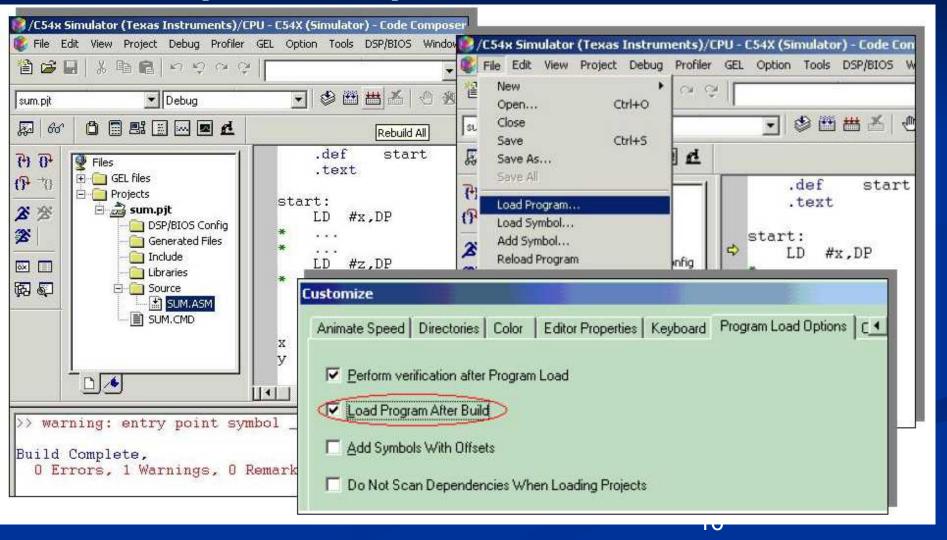


- Управление многими аспектами компиляции:
 - Уровни оптимизации
 - Выбранное устройство
 - Опции компилятора/компоновщика
 - Другие

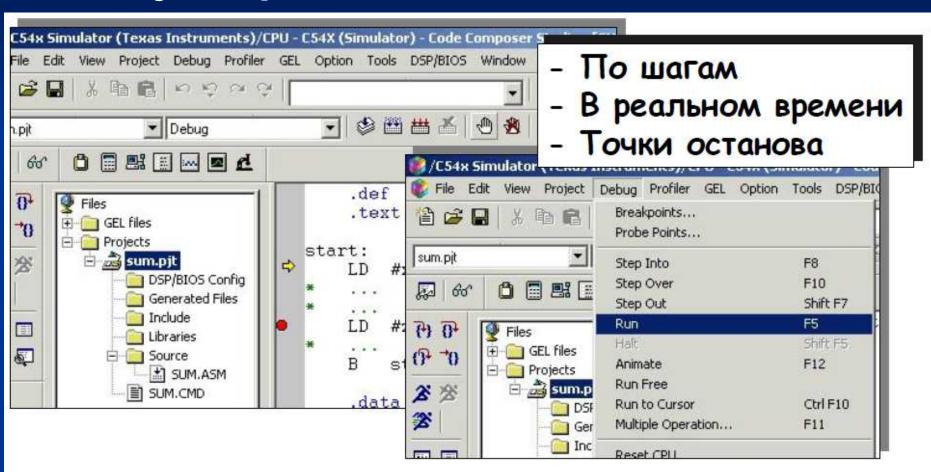
Опции компоновщика:



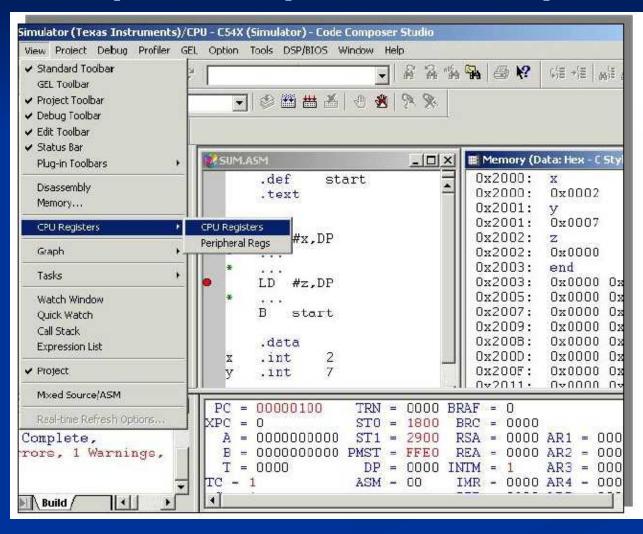
Построение проекта:



Запуск проекта:

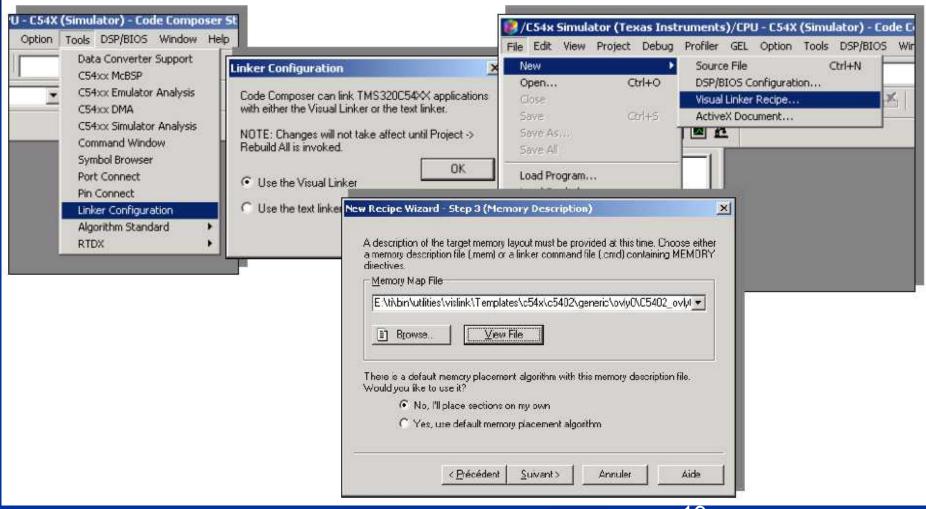


Просмотр памяти и регистров ЦП:

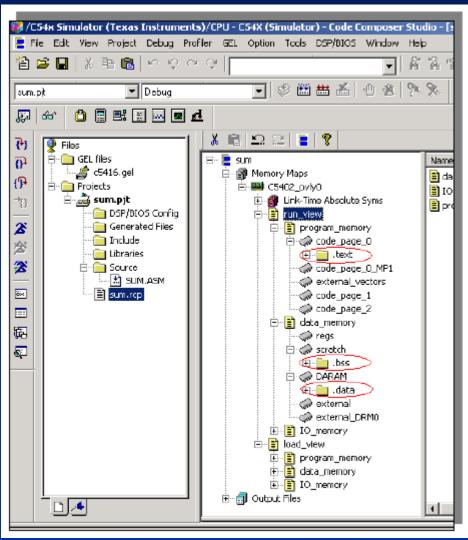


Title:	Memory				
Address:	×				
Q-Value:	0				
Format:	Hex - C Style <u>▼</u>				
	☐ Use I	EEE Float			
Page:	Data		×		
□ Enable	e Referenc	e Buffer			
Start Addr	ess: Dx	0000			
End Addre	ess: Ox	0000			
□ Updat	e Referenc	se Buffer A	utomatically		
	K (Cancel	Help		

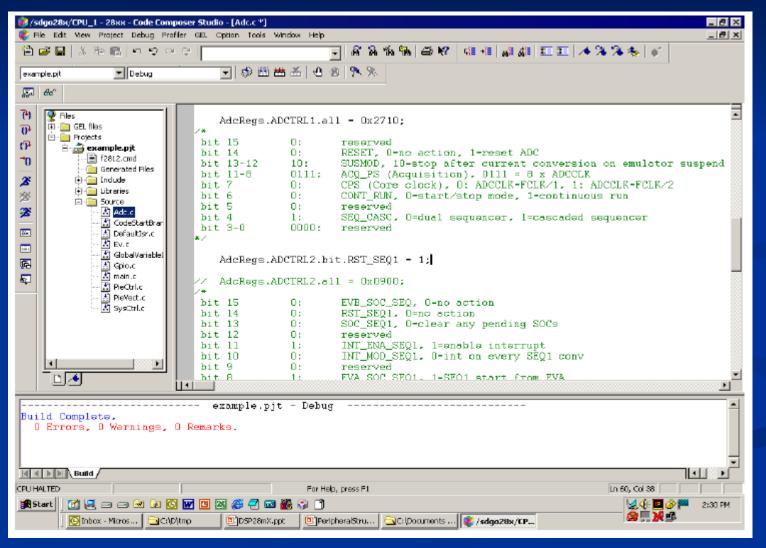
Визуальный компоновщик:



Визуальный компоновщик:

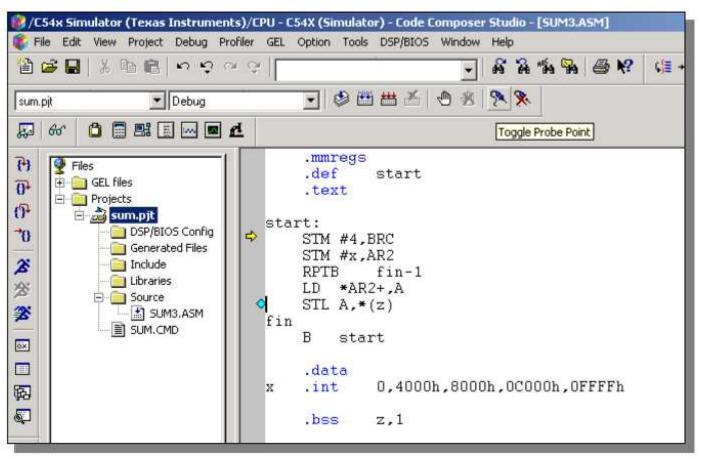


Code Maestro:

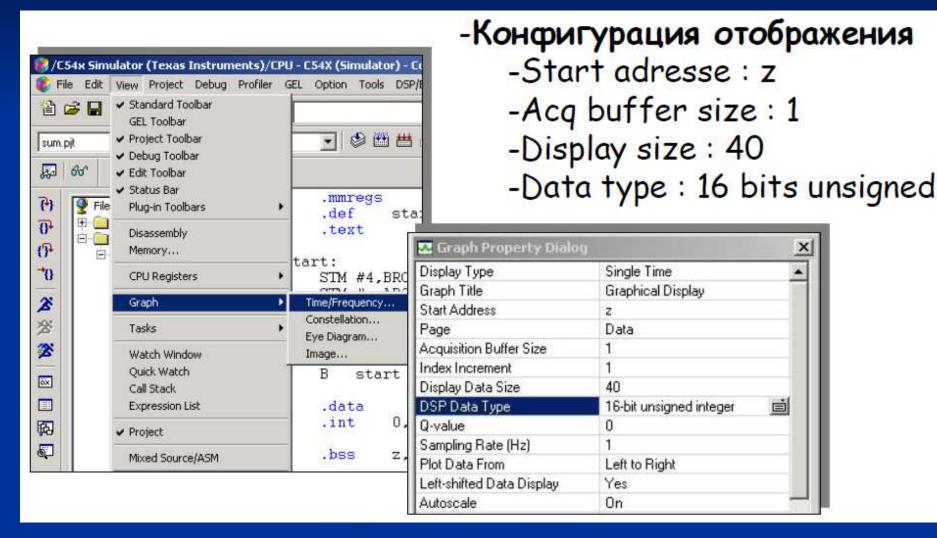


Динамическое отображение графика:

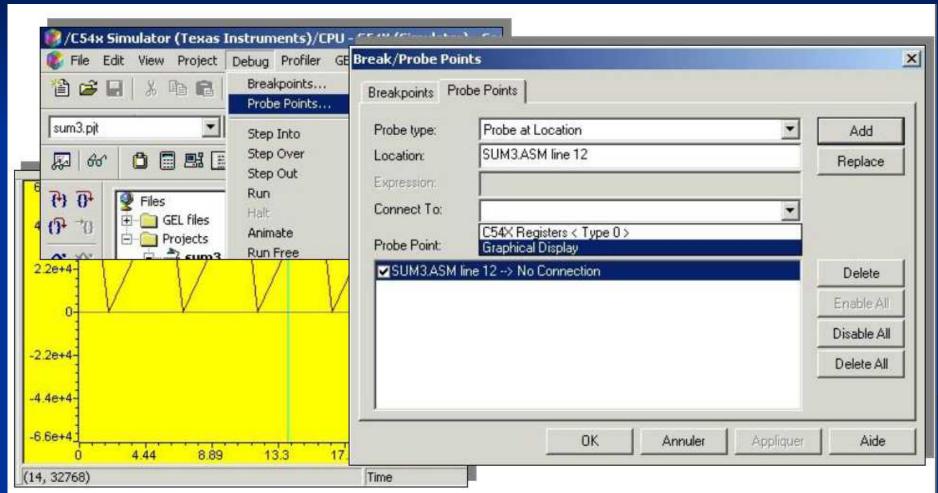
- Встраивание Probe point

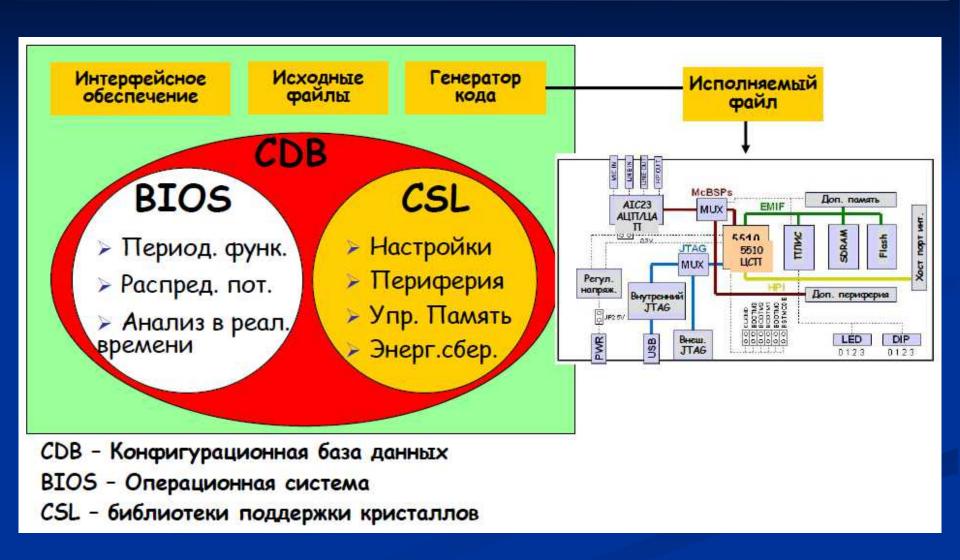


Динамическое отображение графика:



Динамическое отображение графика:





Условные обозначения в Ассемблере:



- Любой печатный ASCII текст разрешен
- Использовать расширение .asm для файлов
- Команды и директивы не могут начинаться с начала строки
- Комментарии к любой строке после точки с запятой

Построение проекта:

Пример для обработки : z=x+y

коде

get x add y

store z

loop

константы

x = 2

y = 7

переменные

.text

start: LD #X,DP

LD @x,A

ADD @y,A

STL A,*(z)

B start

.data

c .int 2

y .int 7

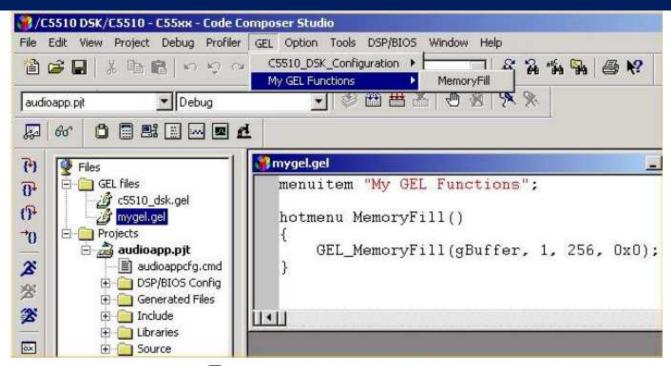
.bss z,1

Z

Директивы ассемблера и типы данных:

Основн	ные директивы	Типі	ы данных
The state of the s	нализируемая секция ода и данных	10 деся 0Ah,	тичный (default)
	<u>ициализируемая</u> секция г для данных	0xA шест 1010b,	гнадцатеричный
	ная константа нивание по словам	1010В бинс	рный
.int(.word)	16-битная константа		
.long	32-битная константа	.set/.equ	равенство значению
.ref/.def	используется для определения		или символу
.global	символов совместно c.ref и .def combined	.asg	назначение ассемблерных констант

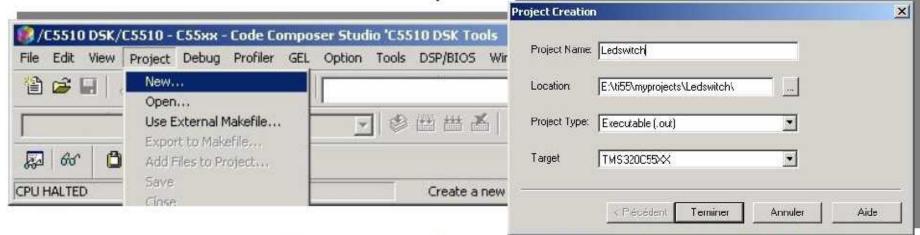
- Автоматизация при использовании GEL сценариев:



- ◆ GEL: General Extension Language
- Синтаксис языка С

- Большое число команд отладки в виде GEL функций
- Написание собственных функций
- ◆ Создание элементов меню GEL

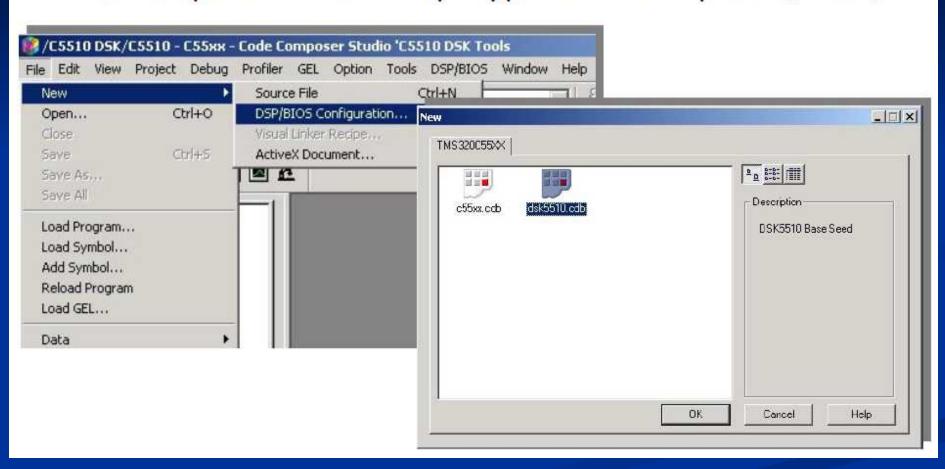
Создание нового проекта LedSwitch



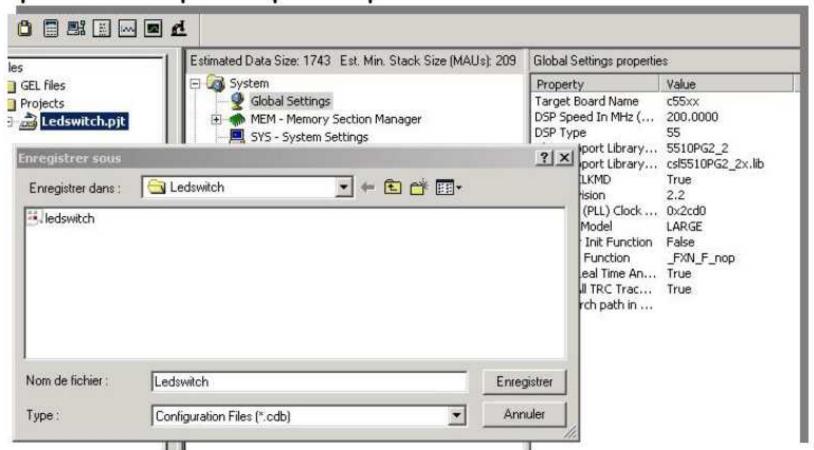
 Изменить модель памяти в меню « Project>Options » и выбрать « large memory model »



Выбрать новый конфигурационный файл (*.cdb)

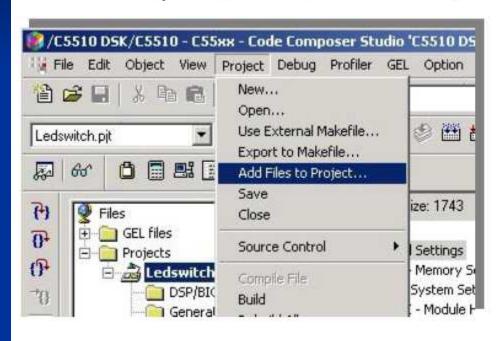


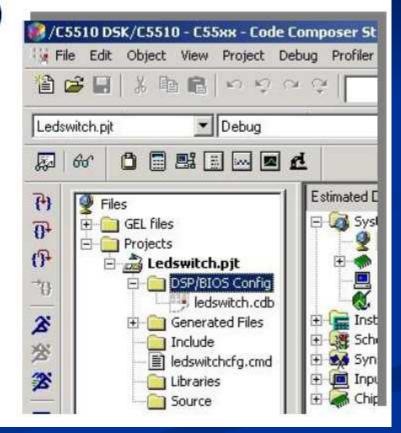
 Сохранить (File>Save) новый конфигурационный файл в директорий проекта



 Добавить в проект два сгенерированных файла: конфигурационный файл (*.cdb) и командный

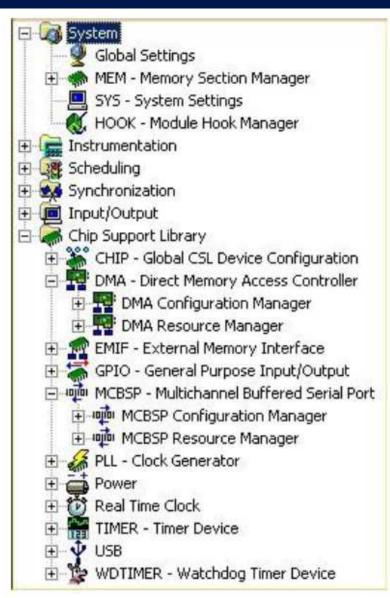
файл компоновки (*.cmd)



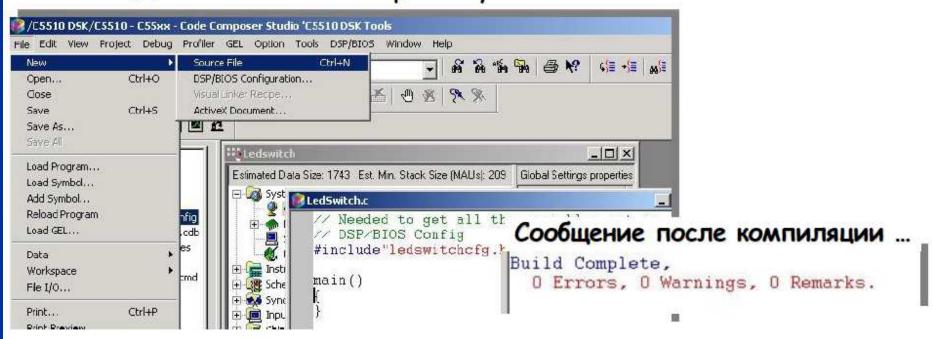


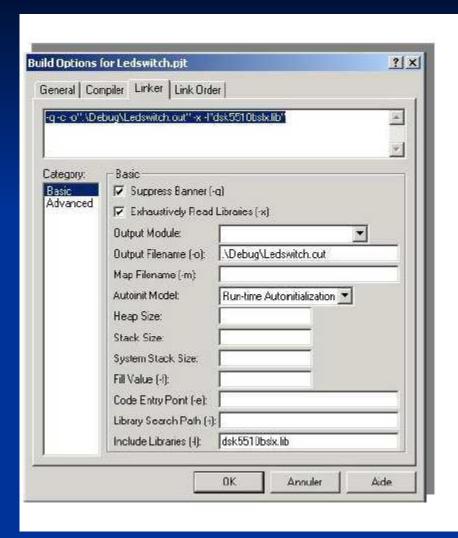
CDB – конфигурационная база данных:

- Настройка диспетчеров BIOS, RTA и других функций BIOS
- Автоматическое управление: библиотеками реального времени, векторами прерываний, системным сбросом и т.д.
- Управление конфигурацией памяти системы (создание СМD файла)
- CSL упрощает настройку периферии



- Создать основной файл: LedSwitch.c, который должен включать сгенерированные заголовочные файлы
- Добавить его к проекту





```
Led5witch.c
                                                 _ 0
   // Needed to get all the variables set in
   // DSP/BIOS Config
   #include"ledswitchcfq.h"
   // Board support include
   #include<dsk5510.h>
   // DIP switch include
   #include (dsk5510 dip.h)
   // LEDs include
   #include<dsk5510 led.h>
  main()
  Uint32 dipnum:
  // Initialize the board support library
       DSK5510_init():
  // Initialize switch and leds modules
       DSK5510 DIP init();
       DSK5510_LED_init();
  // write switch state to led
       while (1) {
       for(dipnum=0;dipnum<4;dipnum++)
           if(DSK5510_DIP_get(dipnum)){ //switch ON
               DSK5510_LED_on(dipnum);
           else{
                                    //switch OFF
               DSK5510_LED_off(dipnum);
114
```