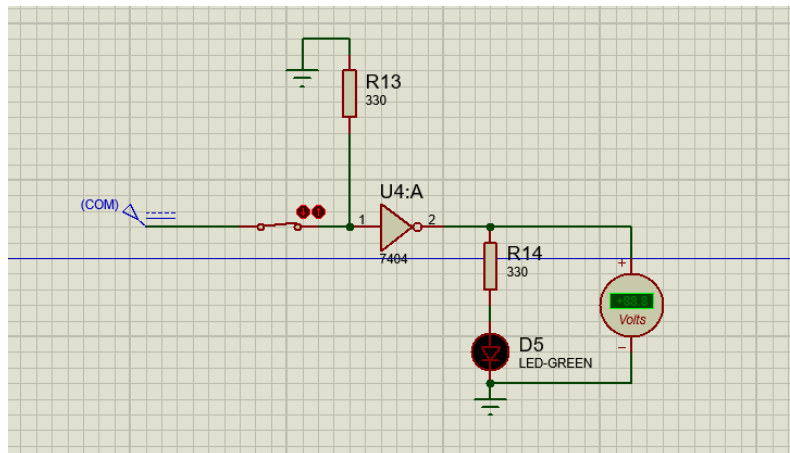
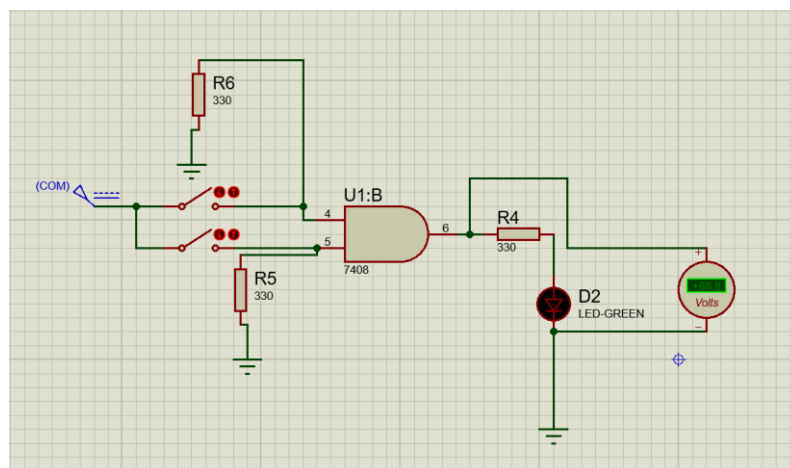


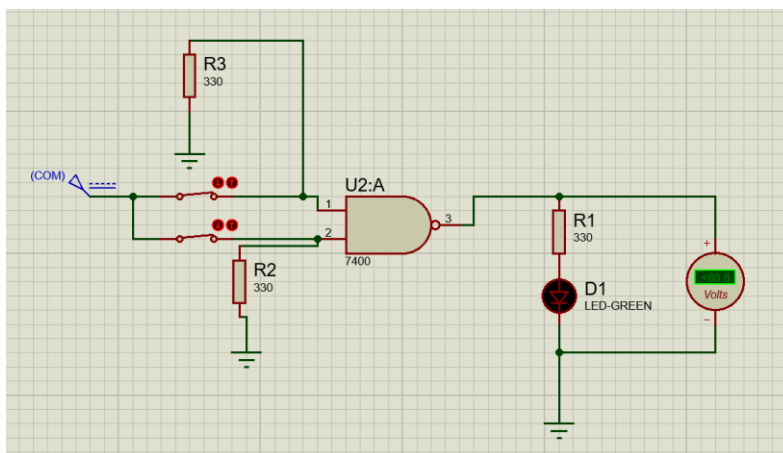
مدارهای NOT, AND, OR و NAND در نرم افزار پروتئوس طراحی شدند.



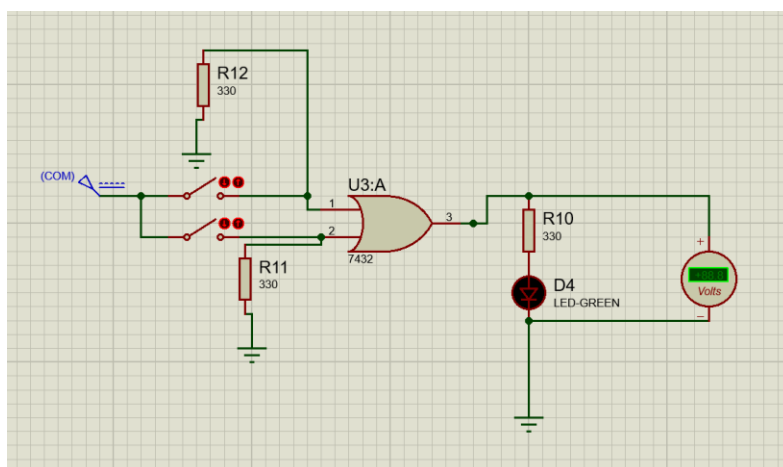
مدار NOT



مدار AND



مدار NAND



مدار OR

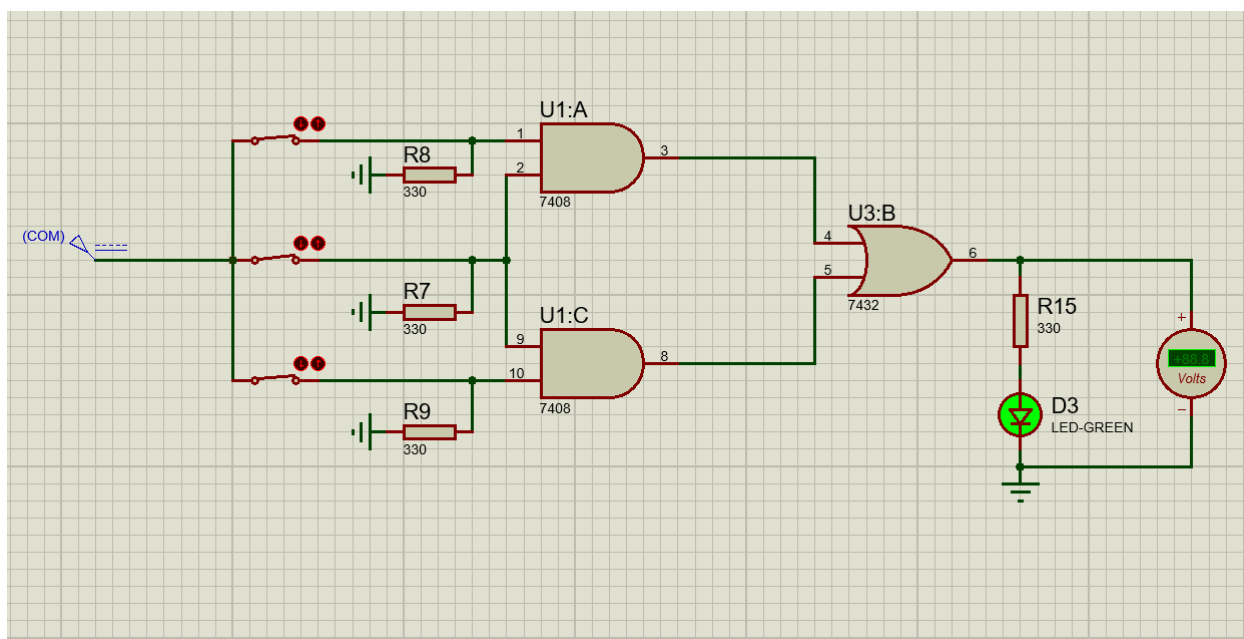
با انجام آزمایشات، جدول درستی ۱-۲ به صورت زیر بود.

A	B	7400	7408	7432
0	0	5	0	0
5	0	5	0	5
5	5	0	5	5
N.C	0	5	0	5
5	N.C	0	5	5
N.C	N.C	0	5	5

همچنین جدول درستی مدار NOT به صورت زیر بود.

A	7404
0	5
5	0
N.C	0

سپس مدار ۶-۲ طراحی شد که جدول درستی آن به صورت زیر بود.



a	b	c	f(0/1)	f(volt)
0	0	0	0	0
0	0	1	0	0
0	1	0	0	0
0	1	1	1	5
1	0	0	0	0
1	0	1	0	0
1	1	0	1	5
1	1	1	1	5