

# Informe de Progreso

## *Integración de Sistemas Digitales – Bloque III*

Responsable del grupo: Javier Presmanes Cardama

Fase: 3

### 1. Integrantes del grupo

Indica los nombres y apellidos de los integrantes del grupo.

1. Javier Presmanes
2. Samuel García Such
3. Iván Vivas Pastor
4. Pasqual Moya Ruiz
5.
6.

### 2. Tareas realizadas por cada miembro del grupo

Indica las tareas realizadas por cada integrante del grupo. La descripción puede ser concisa pero descriptiva del trabajo realizado por cada alumno/a.

Alumno/a 1	Javier Presmanes Cardama
Breve descripción de las tareas en que ha estado involucrado	<ul style="list-style-type: none"><li>- Gestión Equipo</li><li>- Diseño de la arquitectura</li><li>- Diseño módulos de registros</li><li>- Diseño módulos de detector de riesgo</li><li>- Implementación Designators</li><li>- Testbench Instrucciones sencillas Single y Segmented</li><li>- Limpieza código ensamblador</li><li>- Ayuda verificación</li><li>- Memoria</li></ul>

Alumno/a 2	Samuel García Such
Breve descripción de las tareas en que ha estado involucrado:	<ul style="list-style-type: none"><li>- Cableado procesador segmentado</li><li>- Diseño módulos de registros</li><li>- Implementación Designators</li></ul>

Alumno/a 3	Ivan Vivas Pastor
Breve descripción de las tareas en que ha estado involucrado	<ul style="list-style-type: none"><li>- Verificación segmentada</li><li>- Implementación designators</li><li>- Ayuda diseño</li></ul>

Alumno/a 4	Pasqual Moya Ruiz
Breve descripción de las tareas en que ha estado involucrado	<ul style="list-style-type: none"><li>- Código ensamblador todas las instrucciones + juego de luces</li><li>- Verificación segmentada</li><li>- Implementación designators</li></ul>

Alumno/a 5	
Breve descripción de las tareas en que ha estado involucrado	

Alumno/a 6	
Breve descripción de las tareas en que ha estado involucrado	

### 3. Objetivos alcanzados/en desarrollo y grado de consecución.

Indica qué objetivos asociadas a las tareas de la fase correspondiente han sido alcanzados o están en desarrollo, así como el grado de consecución aproximado (en %) de las tareas propuestas en tu opinión.

	Tareas realizadas y/o en desarrollo
Sub-Tareas Diseño	<ul style="list-style-type: none"> <li>- Implementación registros de la etapa segmentada</li> <li>- Creación módulos detectores de riesgo</li> <li>- Cableado modular</li> <li>- Archivo core instanciador de ambos procesadores</li> <li>- Códigos ensamblador para todas las instrucciones, compatible con ambos procesadores</li> <li>- Código ensamblador para juego de luces del coche fantástico</li> </ul>
Grado de consecución	80%

	Tareas realizadas y/o en desarrollo
Sub-Tareas Verificación	<ul style="list-style-type: none"> <li>- Verificación sencilla unificada para comparar resultados de ambos procesadores</li> <li>- Testbench sencillo para probar todas las instrucciones en ambos procesadores</li> </ul>
Grado de consecución	50% (El segmentado no funciona correctamente pero el single hace todas las instrucciones correctamente)

Fecha: 17/01/2022

Firmas de los integrantes del grupo: