

# Informe de Progreso

## *Integración de Sistemas Digitales – Bloque III*

Responsable del grupo:

Fase:

### 1. Integrantes del grupo

Indica los nombres y apellidos de los integrantes del grupo.

1. Javier Presmanes Cardama
2. Iván Vivas Pastor
3. Pasqual Moya Ruiz
4. Samuel García Such
5.
6.

### 2. Tareas realizadas por cada miembro del grupo

Indica las tareas realizadas por cada integrante del grupo. La descripción puede ser concisa pero descriptiva del trabajo realizado por cada alumno/a.

Alumno/a 1	Javier Presmanes Cardama
Breve descripción de las tareas en que ha estado involucrado	<ul style="list-style-type: none"><li>- Gestión del grupo</li><li>- Diseño de los controladores principales</li><li>- Diseño de módulos de memoria y banco de registros</li><li>- Corrección de la ALU y ampliación de capacidades</li><li>- Verificación de programa Fibonacci</li><li>- Revisión programas ensamblador</li><li>- Debug completo del RISC-V (diseño, verificación y asm)</li></ul>

Alumno/a 2	Iván Vivas Pastor
Breve descripción de las tareas en que ha estado involucrado:	<ul style="list-style-type: none"><li>- Verificación del programa Bubble sort</li><li>- Verificación de la ALU, banco de registros y memorias</li></ul>

Alumno/a 3	Pasqual Moya Ruiz
Breve descripción de las tareas en que ha estado involucrado	<ul style="list-style-type: none"><li>- Programas Fibonacci y Bubble sort en ensamblador.</li><li>- Programas sencillos en ensamblador para verificación rápida de instrucciones.</li><li>- Asistencia en Verificación (banco de registros y memoria).</li></ul>

Alumno/a 4	Samuel Garcia Such
Breve descripción de las tareas en que ha estado involucrado	<ul style="list-style-type: none"><li>- Diseño de ALU.</li><li>- Instanciación e interconexión de los diferentes módulos en core.</li><li>- Autocheckeos del core.</li></ul>

Alumno/a 5	
Breve descripción de las tareas en que ha estado involucrado	

Alumno/a 6	
Breve descripción de las tareas en que ha estado involucrado	

### 3. Objetivos alcanzados/en desarrollo y grado de consecución.

Indica qué objetivos asociados a las tareas de la fase correspondiente han sido alcanzados o están en desarrollo, así como el grado de consecución aproximado (en %) de las tareas propuestas en tu opinión.

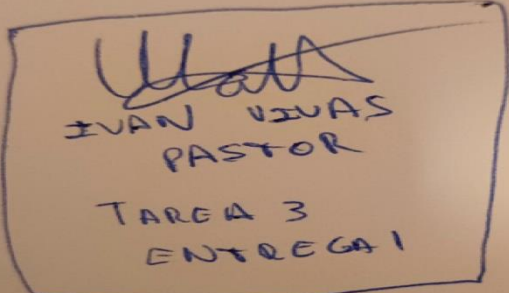
	Tareas realizadas y/o en desarrollo
Sub-Tareas Diseño	<ul style="list-style-type: none"> <li>- Implementación y testeo de las instrucciones de tipo R, I, control de flujo y carga/almacenamiento con sus respectivos autocheckeos</li> <li>- Soporte de operaciones de ALU completa, más allá de las utilizadas en los programas de ejemplo</li> <li>- Se está trabajando en la implementación de instrucciones más avanzadas como las aritmético-lógicas sobre inmediatos enteros, aritmético-lógicas sobre registros enteros y otras de control de flujo. Aunque esta parte NO está testeada, simplemente hay ciertas partes del código escritas</li> </ul>
Grado de consecución (%)	100%

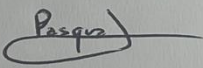
	Tareas realizadas y/o en desarrollo
Sub-Tareas Verificación	<ul style="list-style-type: none"><li>- Verificación funcional para los programas de Fibonacci y bubble sort, con varios ejemplos y con cierto grado de libertad.</li><li>- Programas de verificación muy sencillos y directos, con intención de comprobar solamente el resultado final, no el proceso.</li></ul>
Grado de consecución (%)	100%

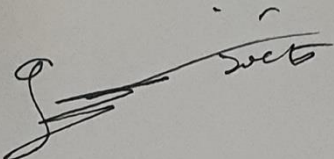
Fecha: 08/12/2021

Firmas de los integrantes del grupo:

  
Javier Presmanes Cardama

  
IVAN VIVAS  
PASTOR  
TAREA 3  
ENTREGA 1

  
Pasquel Moya Ruiz

  
Samuel García Such