初始化：

寄存器 R7 = 13, R8 = 8, 其余全0

数据缓冲 内存地址Addr从0—20，mem[i] = i

LW mem[R0(1)]→R1 000010 00001 00000 0000000000000001

LW mem[R0(2)]→R2 000010 00010 00000 0000000000000010

LW mem[R0(3)]→R3 000010 00011 00000 0000000000000011

LW mem[R0(4)]→R4 000010 00100 00000 0000000000000100

LW mem[R0(5)]→R5 000010 00101 00000 0000000000000101

ADD R1+R2→R4 000100 00100 00001 00010 00000000000

ADD R1+R3→R5 000100 00101 00001 00011 00000000000

LW mem[R0(10)]→R1 000010 00001 00000 000000000001010

LW mem[R1(1)]→R2 000010 00010 00001 000000000000001

LW mem[R1(2)]→R3 000010 00011 00001 0000000000000010

ADD R3+R4→R5 000100 00101 00011 00100 00000000000

ADD R3+R2→R6 000100 00110 00011 00010 00000000000

SUB R6-R7→R9 000101 01001 00110 00111 00000000000

SUB R6-R8→R10 000101 01010 00110 01000 00000000000

LW mem[R10(0)]→R11 000010 01011 01010 0000000000000000

LW mem[R10(2)]→R12 000010 01100 01010 0000000000000010

00001000001000000000000000000001

00001000010000000000000000000010

00001000011000000000000000000011

00001000100000000000000000000100

00001000101000000000000000000101

00010000100000010001000000000000

00010000101000010001100000000000

00001000001000000000000000001010

00001000010000010000000000000001

0000100001100000 0000000000000010

00010000101000110010000000000000

00010000110000110001000000000000

00010101001001100011100000000000

00010101010001100100000000000000

00001001011010100000000000000000

00001001100010100000000000000010