

完全準同型暗号データマイニングアプリケーションにおける 高性能 SSD 活用の考察

廣江 彩乃[†] 圓戸 辰郎^{††} 小口 正人[†]

[†] お茶の水女子大学大学院人間文化創成科学研究科 〒112-8610 東京都文京区大塚 2-1-1

^{††} キオクシア株式会社 〒108-0023 東京都港区芝浦 3-1-21 田町ステーションタワー S

E-mail: [†]{ayano-h,oguchi}@ogl.is.ocha.ac.jp, ^{††}tatsuro1.endo@kioxia.com

あらまし 本研究では、高性能 SSD を活用することで完全準同型暗号アプリケーション実行時における演算時間の課題に対する取り組みについて論じる。完全準同型暗号を用いると暗号文同士の演算が可能となるため、個人情報を含むビッグデータの演算をクラウドに委託して実行する際のデータ漏洩リスクを低減できる。しかし実行には膨大な実行時間がかかる。そのためストレージの観点からこの課題に取り組むことが一つの有効な手段であると考えられる。一方で、比較的高性能な低レイテンシ SSD を用いた際に短縮できる実行時間と、それにかかるコストの費用対効果は、実行アプリケーションや実行環境に大きく依存する。よって本研究ではストレージ IO が比較的多い完全準同型暗号アプリケーションについて低レイテンシ SSD を用いた性能評価を行う。

キーワード SSD, 性能評価, 完全準同型暗号

1 はじめに

近年個人情報を含むビッグデータを扱う処理をクラウドコンピュータに委託する取り組みが増えている。企業などの様々な組織は顧客から個人情報や技術情報などの機密情報を保持しており、解析技術の発展に伴ってこれらのデータを利用することでさらに有用なデータを得ることができる。そのためには、膨大なデータから有益な情報や特徴的なパターンを抽出することができるような処理能力が高い計算機での演算が必要となる。そこで各企業が保有する膨大なデータをクラウドやデータセンタなどの大型の計算機とストレージを保持する機関に委託し、その機器に対して利用者が問い合わせをすることで統計処理を行っていくことが考えられる。一方で、クラウドコンピュータ上でこれらのデータから解析結果を得る際には処理依頼データの送信から演算途中、そして演算結果を送信するまでの過程においてデータ漏洩リスクがある。例えばゲノムデータなどの生体情報や医薬品の開発における技術情報は利用価値が高く盗聴対象となりやすい。このように秘匿情報を扱う際には強固なセキュリティ管理が必要不可欠となる。そこで有用と考えられているのが、データを秘匿したまま処理を行うことができる完全準同型暗号 [1] である。完全準同型暗号とは暗号文同士の加法と乗算が成立する暗号手法であり、2 章で説明する。

クライアント・サーバ構成の秘匿データを扱うシステムに使用する暗号方式には従来の共通鍵暗号などによる暗号化手法も考えられる。しかし暗号化したデータ同士の複雑な演算を行うためにはクライアントの秘密鍵をサーバ側に渡す必要がある。この際にはサーバ側でその秘密鍵を使って暗号化されて送られてきたデータを復号して平文のデータに戻して処理を行う必要があり、この際の盗聴リスクがある。

以上の理由から盗聴のリスクが低いのが完全準同型暗号であるが、この暗号化手法にはコンピュータリソースへの負荷が大きすぎるという問題がある。アルゴリズムの高速化は進められているものの、依然として演算量が多いためである。それに加えて完全準同型暗号を用いて暗号化するとデータの大きさは元の大きさより更に膨大になる [2]。その結果高価なメインメモリが大量に必要なったり、演算中にメインメモリが不足して swap 処理が発生し、処理速度がメインメモリに遥かに劣る HDD などのストレージ領域を用いる必要が出てきたりする。クラウドコンピュータを使用することを考慮すると特に、用いるコンピュータリソースによって費用がかなり左右される。そのため上で述べたように完全準同型暗号などを用いて秘匿する必要があるビッグデータを使うアプリケーションをメインメモリ上のみで実行することは費用面で現実的ではなく、実行に際して分散するストレージ領域を用いることが想定される。そこで本研究では、近年開発が進む高性能な SSD を活用することを考える。異なる特徴を持つ複数の SSD を秘匿検索処理の際に用いて、その際のコンピュータリソースへの負荷や実行時間といった実行状況の比較・評価を行う。そして実行効率とコストの課題を解決することを目的として、近年高速化に向けて研究開発が進む高性能で比較的安全な SSD の有効利用を検討する。

2 完全準同型暗号

2.1 特徴

式 (1) が示すように暗号文同士での加算が成立する性質を加法準同型性、また式 (2) のように暗号文同士での乗算が成立する性質を乗法準同型性という。

$$\text{Encrypt}(m) \oplus \text{Encrypt}(n) = \text{Encrypt}(m + n) \quad (1)$$

$$\text{Encrypt}(m) \otimes \text{Encrypt}(n) = \text{Encrypt}(m \times n) \quad (2)$$

完全準同型暗号 FHE はこの両方の性質を持ち合わせた暗号化手法である。FHE を用いることで、平文上で行うのと同様に暗号文同士での加法演算・乗法演算を行うことが出来る。完全準同型暗号は公開鍵暗号方式の機能を持つため、秘密鍵を用いることなく暗号文同士の演算から平文同士の演算を暗号化した値を導くことが可能となる。そのため、ゲノム秘匿検索に完全準同型暗号を適用することで、秘密鍵を渡すことなくサーバがデータ同士の処理を行えると期待できる [3]。

2.2 暗号手法の課題

完全準同型暗号の概念自体は、公開鍵暗号が考案された当初の 1978 年に Rivest ら [4] によって提唱され、2009 年に Gentry [1] が実現手法を提案した。提案当時は計算量の大きさから実用性が乏しかったが、その後も様々な研究によって高速化や改良が進められ、簡単な計算であれば十分な性能レベルを示している [2]。

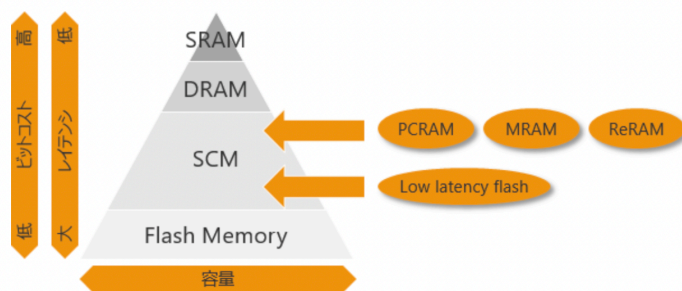
各暗号文には、暗号の解読困難性を高めるため、ランダムなノイズが付加されている。完全準同型暗号処理の課題として、計算量が多いことに加えて、暗号文に含まれるノイズが演算の度に増加し、閾値を越えると復号することが不可能になるということが挙げられる。特に乗算を行った際のノイズの増加が著しいため、暗号文に対する乗算操作の演算回数を限定した制限付き準同型暗号、Somewhat Homomorphic Encryption (SHE, SwHE) が考案され、処理速度の改善に成功している。しかし制限付き準同型暗号では、演算回数が制限されるため、実装できる機能が限られて汎用性に欠ける。[5]

また、bootstrap と呼ばれるノイズをリセットする手法の導入を行うことで、演算回数が限られてしまうことは解決される。bootstrap 処理とは、暗号文のノイズを初期値に近い量に減少させ、暗号化した状態での計算を理論上何度でも可能にする手法である。しかし、実際にはこの処理も計算量が大きく、依然として計算量の大きさの問題は残る。[6]

2.3 完全準同型暗号ライブラリ

暗号スキームの研究が進むに連れて、多くのオープンソースの暗号ライブラリが幅広い用途に向けてオンラインで公開されるようになった。例えば HElib [7] は、初期に公開されたよく知られているライブラリの一つである。IBM の研究者らによって C++ で実装され、ノイズをリセットする bootstrap をサポートしている。本研究でも HElib を用いて暗号化アプリケーションを実行する。

他にも、PALISADE [8] や SEAL [9] などがよく知られており、この二つもどちらも C++ で実装されている。これらは HElib と違って bootstrap 処理が無かったり、HElib は外部のライブラリに依存しているのに対して、PALISADE や SEAL は外部ライブラリに依存していないという点が異なる点である。



SCMを含むメモリ階層

図1 メモリ階層

3 ストレージデバイス

3.1 ストレージデバイスの現状

近年開発が進む記憶装置の一つとしてストレージクラスメモリや高性能 SSD がある。これらメモリの階層は図 1 が示す通りである [10]。

高性能なメモリの研究開発が進む背景が以下だ。5G の伸長などにあわせて、生成されるデータが爆発的に増えていき、生成されたデータは機械学習や AI といった様々なアプリケーションで CPU が処理するためにデータベース化されストレージに保存されている。現在のコンピューティングシステムでは、データを処理するためにデータが保存されているストレージ空間から CPU がデータを処理するためのメモリ空間へのデータの転送やデータの入れ替えが発生する。しかし、メモリ空間のデバイスである DRAM とストレージ空間のデバイスであるフラッシュメモリを用いた SSD の間に大きな性能ギャップがあり、データの処理効率が良いとは言えない。そのため、データの入れ替えを少なくするために、主記憶容量の拡張と、データの転送を高速にするためのストレージ容量の低レイテンシ化が求められている。その DRAM とフラッシュメモリの間の性能・容量ギャップを埋めるために、SCM(ストレージクラスメモリ)と呼ばれる階層が考案され、様々なデバイス候補を各社が開発している。

3.2 ストレージクラスメモリ/低遅延 SSD

ストレージクラスメモリとは、メインメモリとストレージとの間の性能・コストの差を埋めるメモリの総称である。その特徴は、DRAM などのメモリよりも大容量で、SSD などのストレージよりも読み書き速度が速い不揮発性のメモリである、という点である。メインメモリのように処理が高速で、ビット単価が DRAM よりも安い不揮発性のメモリを作ろう、ということで考案された。メインメモリとストレージの長所を盛り込んだ形だ。最初にこの言葉が使われたのは、IBM が発表した論文 [11] である。その後、東芝メモリを前身にもつキオクシアや Intel がストレージクラスメモリの開発を進めている。ストレージクラスメモリは階層の名前であり、近年開発が進む低遅

延 SSD や PCRAM(相変化メモリ) や MRAM(磁気抵抗変化メモリ) などの次世代不揮発性メモリを含む様々な記憶装置がこれにあたる。

低遅延 SSD は、低遅延フラッシュメモリとも呼ばれ、メモリに比べるとアクセスに時間がかかるフラッシュメモリを高速化したものである。低遅延 SSD は、ストレージクラスメモリに比べるとかなり製品化が進んでいる。キオクシアや Intel, Samsung などの各大手メーカーが低遅延フラッシュとして、多層の 3D NAND フラッシュメモリ・チップを発表している。3D NAND チップとは、従来の 2DNAND チップがすでに限界まで高密度になっていることから開発された。3D NAND チップは、メモリセルを並べたレイヤーを積み上げることによって、構成されている[12]。本研究では、まずは高性能 SSD を用いて評価実験を行う。今回実験で用いる SSD についてはそれぞれの特徴は、実験環境の章にまとめる。

4 先行研究

本研究では先行研究[13]で実装された、完全準同型暗号を用いた秘匿データマイニングアプリケーションを用いる。このアプリケーションには Apriori アルゴリズムが採用されている。

4.1 秘匿データマイニング

ビッグデータの主要な活用方法のひとつとして、その膨大なデータの中から特定のパターンやデータを抽出することが挙げられる。その際に用いられるのは個人の身体情報や購買データといった、プライバシーが担保される必要がある情報であることが想定される。よって、データを秘匿化したままデータをマイニングする手法が研究されている。Liu ら (2015) は完全準同型暗号を用いた安全委託頻出パターンマイニング手法 P3CC(Privacy Preserving Protocol for Counting Candidates) を提案した。この手法は、0 と 1 で表現された購買データを対象として Apriori 計算を行うサーバ・クライアント型のシステムとして設計された。このシステムでは、クライアント側がバイナリデータをひとつずつ暗号化し、それをサーバ側に送信する。サーバ側は受け取ったデータを平文に戻すことなく完全準同型暗号を用いた Apriori 計算を行い、全トランザクション数に対して対象のアイテムセットの全アイテムを購入したトランザクションの割合であるサポート値を算出する。このようにサーバ側で受け取ったデータが暗号化された状態のまま演算を行うことできるため、クライアントが保持するデータの中身をサーバ側には知らない。よってこの手法は、クラウドなどの外部計算を委託する際にもデータの秘匿化を保持するという点である。なお完全準同型暗号は加算と乗算の機能を持つが、比較は極めて困難な暗号である。そのため、クライアント側でミニマムサポート値との大小比較についてはサーバ側から送られてきたサポート値をクライアント側で復号して比較を

4.2 Apriori アルゴリズム

Apriori アルゴリズムはデータの中から頻出パターンを効率的に抽出するためのアルゴリズムであり、Agrawal ら [14] によっ

て 1933 年に提案された。購買データを対象として特定のパターンをマイニングするケースでは、トランザクション毎に各アイテムを購入したかどうかを 0 と 1 でバイナリ表現したデータベースを用いる。そしてその中から各アイテムの部分集合であるアイテムセットを購入したトランザクションの出現頻度を計算する。出現頻度とは、全トランザクション数に対する対象のアイテムセットの全アイテムを購入したトランザクション数から求めるもので、これをサポート値と呼ぶ。Apriori アルゴリズムでは、徐々にアイテムセットの長さを伸ばしながら幅優先的に探索を繰り返してサポート値を求め、頻出なアイテムセットを導出する。探索は幅優先的に行われる。

このアルゴリズムの流れを図 2 に示す[13]。図 2 の $Sup(N)$ とはアイテム N のサポート値を示し、 $minSup$ とは与えられた閾値である、最小サポート値のことである。閾値である $minSup$ よりもサポート値が小さいアイテムが探索対象から抜けていく。頻出ではない集合を含む集合は頻出ではないことから、これらを探索対象から除外することによって計算量を削減している。

4.3 多項式 CRT パッキングと暗号文キャッシング

提案された P3CC に対しては演算量の削減に関する研究が進められている。高橋ら (2015) [15] はアイテムの種類ごとに複数のトランザクションをベクトルとして暗号化し、準同型計算を行う暗号文パッキングによる計算量の削減を行った。データをベクトルとしてパッキングするにあたり、従来使用されていた整数ベースの完全準同型暗号ではなく、複数の多項式に対して中国剰余定理 (CRT: Chinese Remainder Theorem) を適用することで 1 つの多項式として表現する完全準同型暗号を用いている。また今林ら (2016) [16] は算出されたサポート値をキャッシングすることで計算量の削減をおこなった。これは Apriori が繰り返しの演算を行うという特性を利用したものである。これらの手法により P3CC 手法の計算時間の大幅な改善が行われたが、完全準同型暗号は暗号文同士の演算であり計算量が大いことから、実用化に向けて更なる実行時間の削減が必要である。

4.4 FUP アルゴリズムの実装と分散処理による高速化

山本ら (2018) [13] は Apriori アルゴリズムに対してデータベースの更新に伴う再計算の最適化を目的とする改良を行った

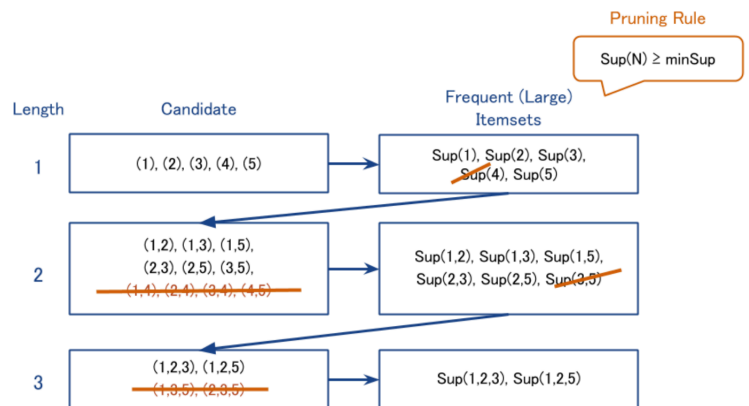


図 2 Apriori アルゴリズム

FUP(Fast UPdate) アルゴリズムでの秘匿データマイニング計算委託システムの実装と分散処理化を行なった。FUP(Fast UPdate) アルゴリズムとは、データベースのトランザクション追加後に効率よく Apriori 計算を行うためのもので、1996 年に Cheung ら [17] によって考案された。Apriori 計算は静的なデータベースを用いることを前提にサポート値算出を行っていた。しかし実用上はデータベースにトランザクションが追加されると、そのトランザクション次第で各段階で頻出とされるアイテムセットが変化することになる。そこで FUP アルゴリズムを用いて、データベース更新前に算出された頻出アイテムセットとサポート値の閾値を再利用することで再計算のコストを削減できる。またサーバ上の演算に対してマスタ・ワーカ型の分散処理を実装することで、クラウドコンピューティングを想定した環境での高速化について検討を進めた。FUP アルゴリズムを用いた秘匿データマイニングシステムを実装した結果、データベース更新時において FUP アルゴリズムによる再計算は Apriori アルゴリズムによる再計算と比較して、約 3~4 倍の計算時間の短縮が可能になった。また、マスタ・ワーカ型分散処理を適用しシステムの高速化を行った結果から、ワーカ数を最大限に増やす場合、最大で約 10 倍程度の高速化率が期待できると考察している。

5 実験

5.1 使用アプリケーション

本研究の実験で用いる秘匿データマイニングアプリケーションのクライアント・サーバ型システムの概要を説明する。システムの概観は図 3 に示す。

アプリケーションの流れは以下に示す通りである。

- (1) クライアントは検索したい文字列とその文字列の検索開始位置の情報をクエリとして生成する。
そのクエリ全文を暗号化し、公開鍵などと共にサーバに送信する。
- (2) クライアントはデータを秘密鍵で暗号化しサーバ側に公開鍵と共に委託
- (3) クライアントはサーバ側に長さ 1 のアイテムセットに対

するサポート値の計算を依頼

- (4) サーバ側では完全準同型暗号を用いたサポート値計算を行い、結果をクライアントへ転送
- (5) クライアントはデータを復号し、各アイテムセットのサポート値と閾値を比較
- (6) クライアントは閾値を超えたアイテムセットをサーバ側に連絡
- (7) マスタは計算対象を閾値を超えたアイテムセットに各アイテムを 1 つ追加したアイテムセットに設定
- (8) 閾値を超えるアイテムセットが無くなるかアイテムセットの長さを 1 ずつ増やしていき、それが最長になるまで、(3)~(7) の処理の繰り返し

なお本アプリケーションは C++ で実装され、完全準同型暗号ライブラリとして HELib を用いている。

5.2 検証方法

本研究では上で述べた完全準同型暗号を用いた秘匿データマイニングアプリケーションを用いて、実行時間などコンピュータリソースへの負荷を計測する。そして、実行環境の違いによる分析を行う。プログラム実行に必要なメインメモリの量が容量を超える際には、ストレージに領域を確保する必要がある。この場合において、メインメモリに比べると圧倒的に遅いストレージへのアクセスが大きなデータを扱う暗号化アプリケーションの実行時間にどの程度影響するか調べるため、swap 処理に着目する。本実験ではクラウド環境を想定し、使用可能なメインメモリを制限して、メインメモリの外の swap 領域へのアクセスを発生させる。そして、その swap 先メモリに高性能 SSD を指定して、アクセス速度の差を検証していく。なお使用する頻出パターンマイニング用のデータセットは IBM Almaden Quest research group が開発したジェネレータで生成した。今回実験に用いた購買データはアイテム数 30、トランザクション数 2000 のデータセットでありデータの大きさは 118KB である。

5.3 パラメータ選定

本研究ではクラウドコンピュータのインスタンスを利用する際に、限られたメモリ容量の中でビッグデータマイニングを行うとメモリが不足して swap 処理によるストレージ領域の利用が発生することを想定している。一般的なインスタンスではせいぜい 128GB 程度のメモリが搭載され、数テラバイトのデータが用いられる。本実験で用いるデータサイズは 118KB であるが、FHE で暗号化するとそのサイズは一万倍程度に膨れ上がるため 1 GB 程度になる。実験環境の章で示す通り本実験では使用可能メモリを 0.2GB に制限している。これらの 118KB のデータサイズ 0.2GB の使用可能メモリは実験の都合上、実際の実行条件を縮小して行っているものであり、実用上に起きうる現象を再現している。

5.4 実験環境

表 1 に示すスペックを持つサーバ上でデータマイニング処理

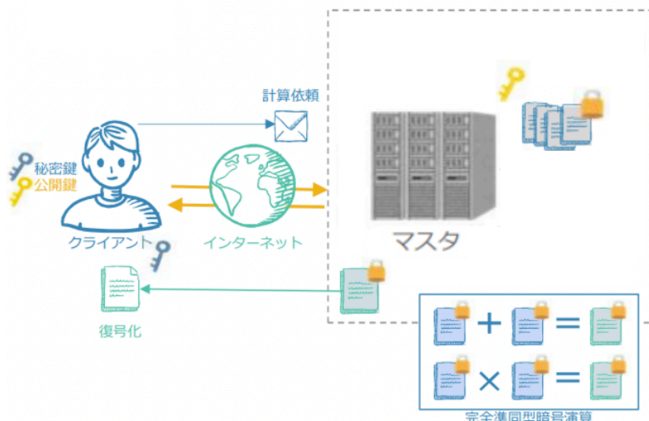


図 3 秘匿データマイニングアプリケーション概観

を行う。表 2 の 3 種類の SSD を swap 先として指定して実行する他に、実行に十分なメモリを割り当てることで swap 処理を発生させない条件 (1) と、メモリが不足する状況を模倣して HDD に swap 領域を作成させる条件 (2) を加えて、表 3 に示す 5 種類のケースで計測していく。

表 1 サ ー バ

CPU	Intel®Xeon®Processor 6 Cores × 2 Sockets
DRAM	DDR4 512GB 2133MT/s
HDD	HGST SATA 2TB
PCIe Gen	3.0

表 2 比較対象 SSD

	Kioxia EXCERIA PLUS SSD [19]	Samsung 980 PRO [20]	Intel OPTANE SSD 800P [21]
capacity	1TB	500GB	118GB
memory type	NAND Flash	NAND Flash	3D XPoint

表 3 実行条件

	メイン メモリ	HDD	Kioxia SSD [19]	Samsung SSD [20]	Intel SSD [21]
条件 (1)	○	-	-	-	-
条件 (2)	○(※)	○	-	-	-
条件 (3)	○(※)	-	○	-	-
条件 (4)	○(※)	-	-	○	-
条件 (5)	○(※)	-	-	-	○

(※) cgroup によって使用可能メモリを 0.2GB に制限

5.5 実験結果

秘匿データマイニングアプリケーションを DRAM 上のみで実行を終わらせた場合と、使用可能メモリを制限して swap の状況を作った場合で負荷を取得し、比較した。表 3 に示した条件ごとに実行時間を計測し、その結果を図 4 に示す。

実行時間を比較すると、使用可能メインメモリに制限がない条件 (1) が実行時間が最短で、swap 領域として HDD を用いた条件 (2) は最長であった。そして、swap 領域として SSD を用いた条件 (3) から条件 (5) を比較すると、(5) が条件 (3),(4) と比べて顕著に実行時間が短い結果となった。条件 (3),(4) で用いた SSD は NAND Flash メモリが使用されているが、条件 (5) で用いた SSD には 3D XPoint メモリが搭載されている。3D XPoint メモリは、読み書き速度の遅延であるレイテンシが NAND Flash メモリに比べて短い特長 [22] がある。SSD を用いた条件の結果を見ると、スワップ処理ではストレージのレイテンシ差が性能差となり、HDD を用いた場合と比べて DRAM とのハードウェアによる大きな性能差は見られないことが分かった。

実行時間に加えて、アプリケーション実行中に発生した swap の状況も vmstat コマンドを使うことで計測した。メインメモリが十分にあり swap 処理が発生しなかった条件 (1) 以外の条件 (2)～(5) について vmstat コマンドで取得できる swpin(si 項目) と swapout(so 項目) を抽出し、図 5 に示す。swpin とは、swap 処理によってストレージ領域に退避させたデータをメインメモリに移動させる処理のことである。それとは逆に、メインメモリ領域からストレージ領域に swap 処理によってデータを移動し、メモリ空間を解放するのが swapout である。図 5 のグラフの項目名は swap 領域に用いた記憶装置と swpin(si) もしくは swapout(so) を表している。このグラフより、灰色の intel __ si の値が顕著に大きくなっていることが見てとれる。よって条件 (5) の intel の SSD では単位時間あたりに比較的多い量のデータの swap 処理を行うことができており、読み書き速度の遅延が少ない、低レイテンシ性能が発揮されていることがわかる。

6 まとめと今後の課題

実行時間を比較した結果から、SSD のレイテンシ性能が完全準同型暗号を用いたデータマイニングアプリケーションの実行時間短縮に有用であることが分かった。一方で、ここに載せている条件とは異なる大きさのデータセットやメモリ量などの条件で実験を行った場合に、SSD の性能が生かされないこともあった。しかし実用上のコストなどを考えると、高性能 SSD はメインメモリと比較すると安価であるが HDD と比べると安いとは言えないため、確実に費用対効果が得られる条件を見極める必要がある。よって今後はこの結果や異なる性質を持つ FHE アプリケーションを用いた際の実験結果を踏まえて、高性能 SSD の性能発揮条件を探っていく。

謝 辞

本研究の一部は、キオクシア株式会社と JST CREST JP-MJCR1503 の支援をうけて実施したものです。

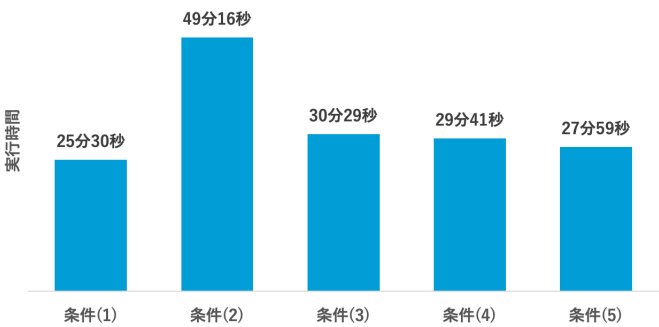


図 4 実行時間

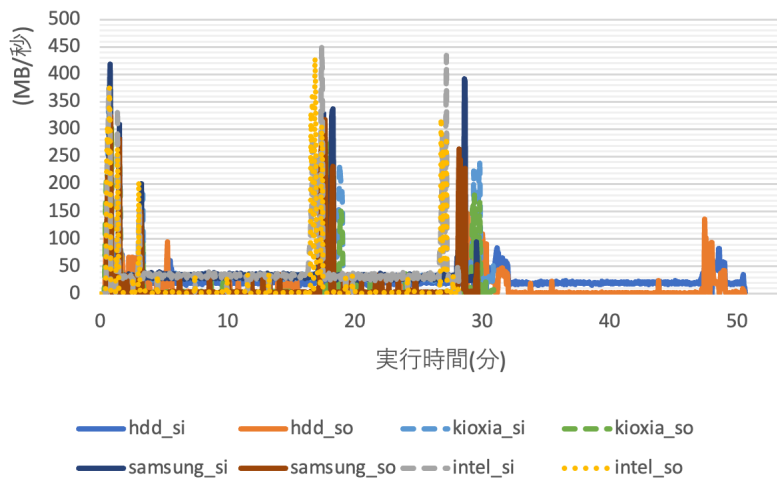


図5 swap 発生状況

文 献

- [1] Craig Gentry, et al., "Fully homomorphic encryption using ideal lattices." In STOC, Vol. 9, pp. 169–178, 2009
- [2] Tibouchi Mehdi, 整数上完全準同型暗号の研究 (特集クラウドビジネスを支えるセキュリティ基盤技術) NTT 技術ジャーナル, Vol. 26, No. 3, pp. 71–75, 2014
- [3] 安田雅哉, 完全準同型暗号の応用 (小特集 完全準同型暗号の研究動向). 電子情報通信学会誌, Vol. 99, No. 12, pp. 1167–1175, 2016
- [4] R. L. Rivest et al., "On data banks and privacy homomorphisms," Foundations of secure computation, vol. 4, no. 11, 1978, pp. 169 – 180
- [5] NRI, クラウドの普及を支える新たな暗号技術への期待 デジタルイノベーション 2, itf_201710.6.pdf
- [6] 佐藤宏樹, 馬屋原昂, 石巻優, 今林広樹, 山名早人. 完全準同型暗号のデータマイニングへの利用に関する研究動向. 第 15 回情報科学技術フォーラム F-002, 2016
- [7] Shoup V. and Halevi S., <http://shaih.github.io/HElib/index.html>
- [8] PALISADE, <https://palisade-crypto.org/software-library/>
- [9] Microsoft SEAL, <https://github.com/Microsoft/SEAL>
- [10] KIOXIA, 技術トピックス- DRAM 代替を目指した XL-FLASH™ によるデータベース性能比較実証 <https://about.kioxia.com/ja-jp/rd/cutting-edge-researches/technology-topics/topics-20.html>
- [11] IBM Journal of Research and Development, "Storage-class memory: The next storage system technology", Volume: 52, Issue: 4.5, July 2008
- [12] Intel, 3D NAND が必要な理由 <https://www.intel.co.jp/content/www/jp/ja/technology-provider/products-and-solutions/storage/why-3d-nand.html>
- [13] http://www.is.ocha.ac.jp/oguchi_lab/Publications/paper2018/dicom2018_yamamotoy.pdf
- [14] Rakesh Agrawal, Tomasz Imielinski, and Arun Swami. Mining association rules between sets of items in large databases. In Acmm record, Vol. 22, pp. 207–216. ACM, 1993.
- [15] 高橋卓巳, 石巻優, 山名早人. SV パッキングによる完全準同型暗号を用いた安全な委託 apriori 高速化. 第 15 回情報科学技術フォーラム F-002, 2016.
- [16] Hiroki Imabayashi, Yu Ishimaki, Akira Umayabara, Hiroki Sato, and Hayato Yamana. Secure frequent pattern mining by fully homomorphic encryption with ciphertext packing. In International Workshop on Data Privacy Management, pp.181–195. Springer, 2016.
- [17] David Wai-Lok Cheung, Vincent TY Ng, and Benjamin W Tam. Maintenance of discovered knowledge: A case in multilevel association rules. In KDD, Vol. 96, pp. 307–310, 1996.
- [18] Micron, <https://investors.micron.com/static-files/8ce1925c-f488-47c1-be33-15ba6049b747>
- [19] KIOXIA, <https://personal.kioxia.com/ja-jp/ssd/exceria-plus-nvme-ssd.html>
- [20] SAMSUNG, <https://www.samsung.com/semiconductor/minisite/jp/ssd/consumer/980pro/>

- [21] Intel, <https://www.intel.co.jp/content/www/jp/ja/products/memory-storage/solid-state-drives/consumer-ssds/optane-ssd-8-series/optane-ssd-800p-series/800p-118gb-m-2-80mm-3d-xpoint.html>
- [22] Intel, <https://www.intel.co.jp/content/www/jp/ja/architecture-and-technology/optane-technology/balancing-bandwidth-and-latency-article-brief.html>