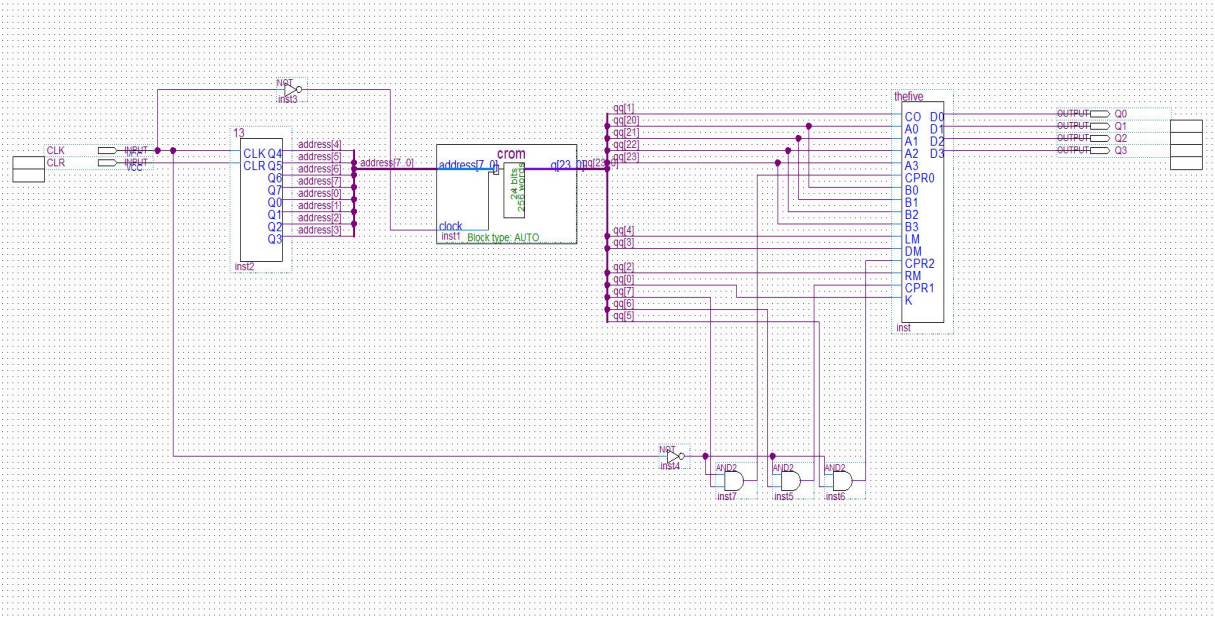
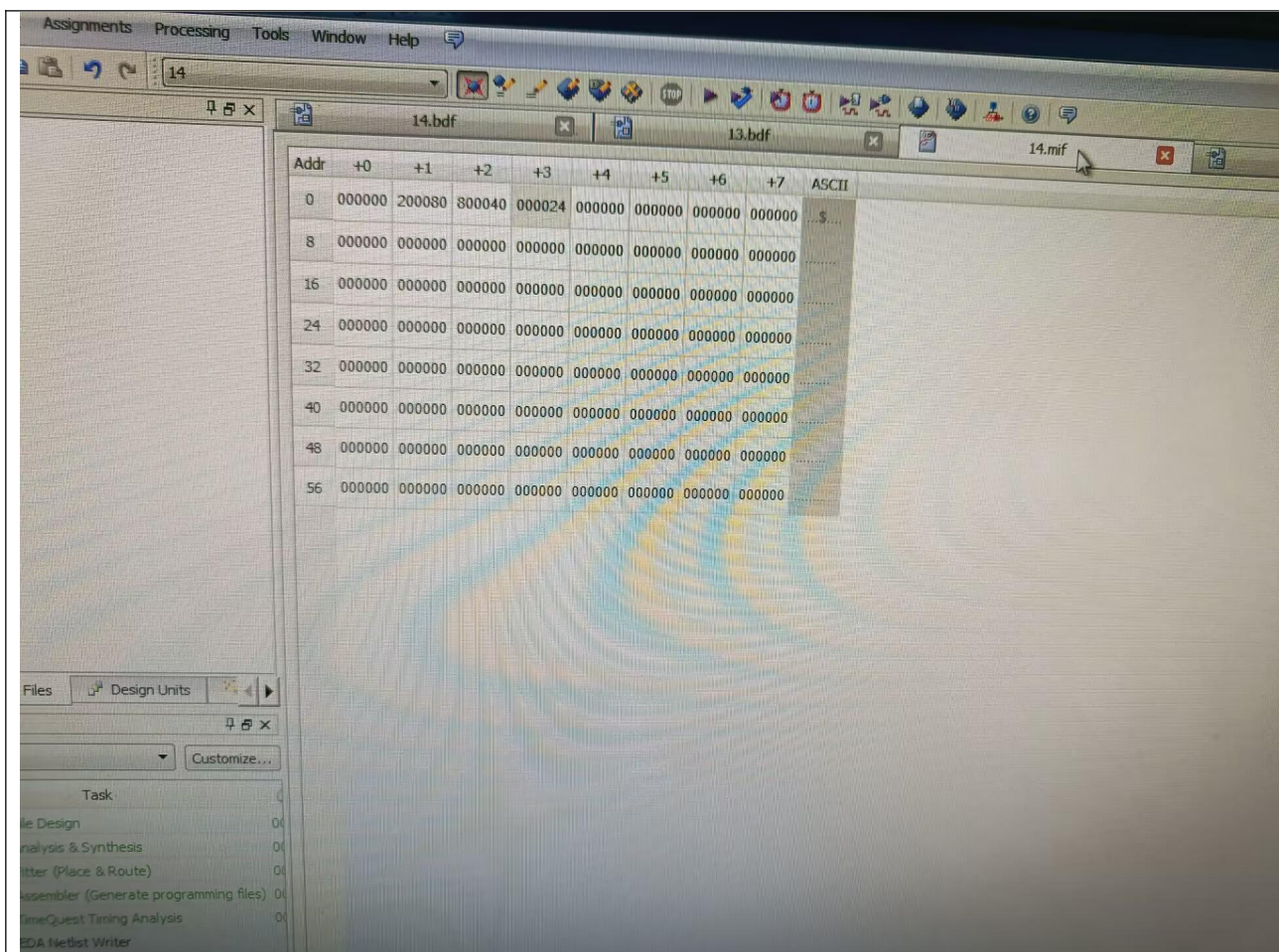


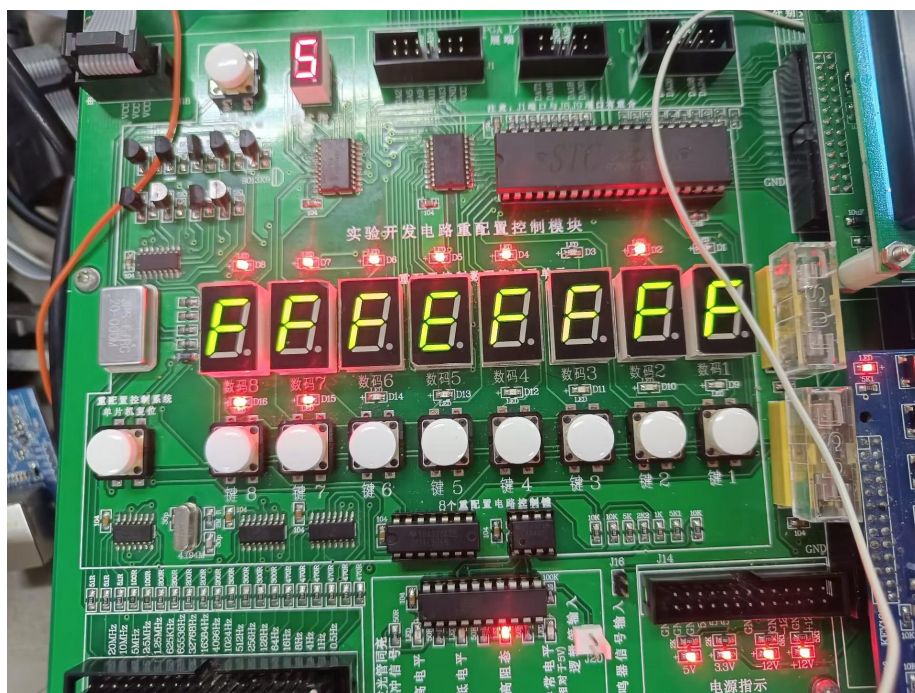
学号：202100130022	姓名：郭家宁	班级：2021 级数据班
实验题目：综合实验		
实验学时：	实验日期：2022-12-4	
实验目的：实现 CPU 的运算器和控制电路		
硬件环境：1. 实验室台式机 2. 计算机组成与设计实验箱		
软件环境：QuartusII 软件		
实验内容与设计： 1、实验内容 CPU 综合实验电路包括运算器电路和控制器电路。图 14-1 给出了 CPU 综合实验结构框图。 运算器由三个寄存器 R0、R1、R2、移位器、加法器等构成，并组装在一起构成 ALU 算术逻辑运算部件，参照四位补码运算器电路框图所示		
2、实验原理图  <p>pc 为实验 13 中的，ALU 算术器是实验 5 的封装结果</p>		
3、实验步骤		

设置 rom 中的三条微指令，第一步实现存入加数 2，第二步存入加数 8，第三步实现移位器直送和移位器的时钟脉冲输出



进过三个时钟脉冲后：

输出结果 1010 正确，且用键 7 清零归位后，进过三个时钟脉冲后输出结果一样复位功能正确



结论分析与体会：

对 cpu 中的控制器和运算器有了更加深刻的理解与体会