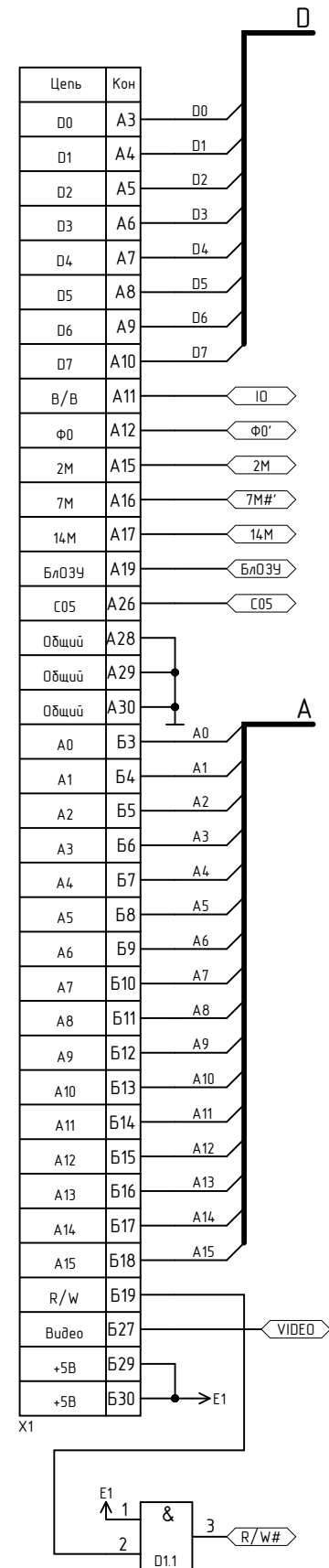
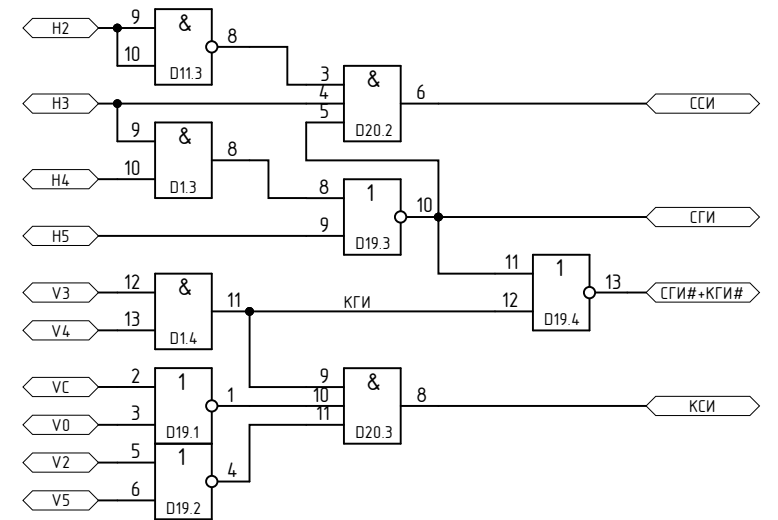
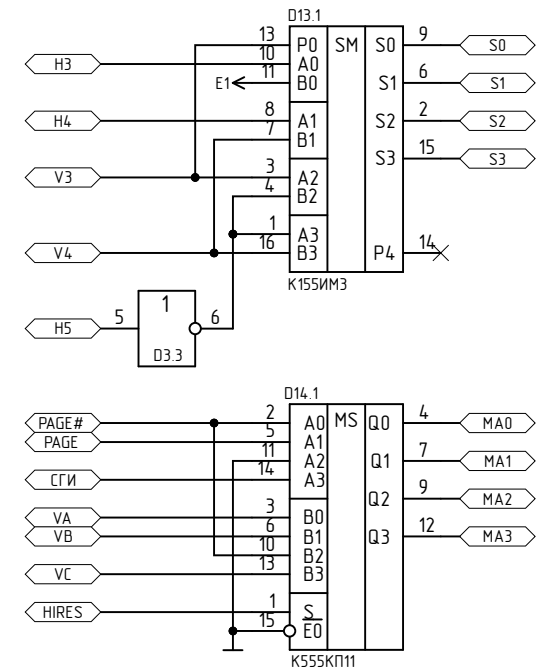
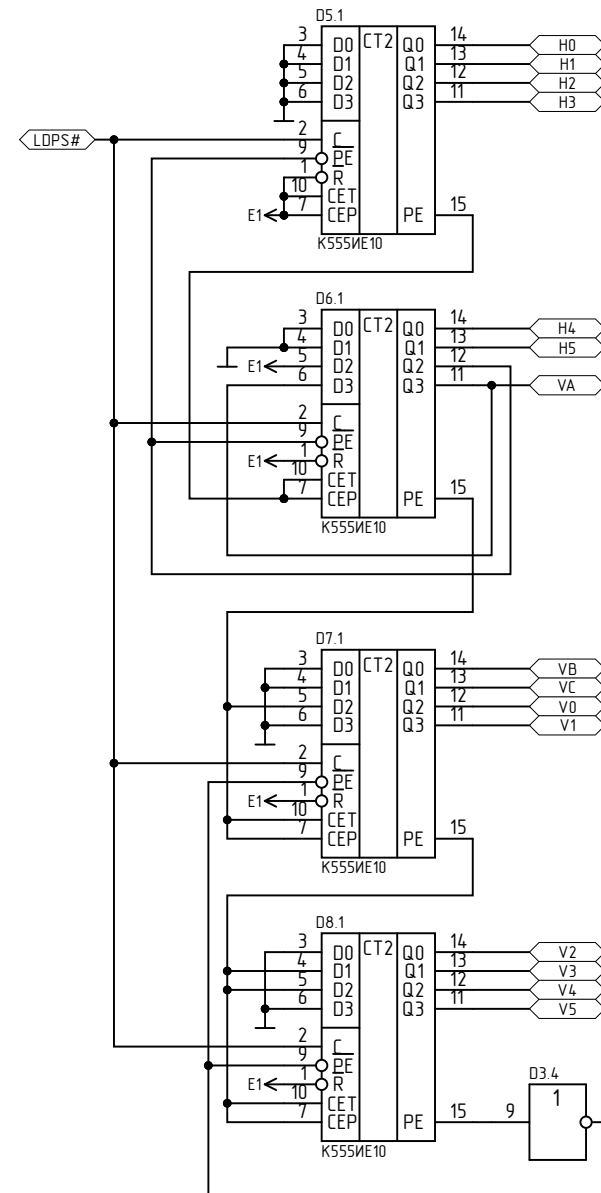
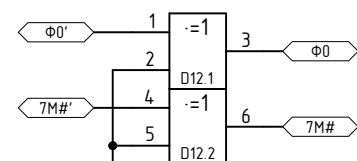
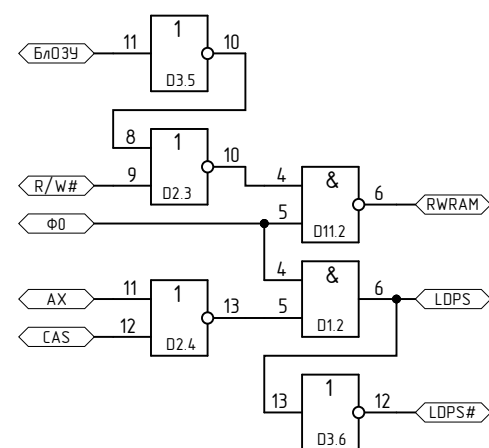
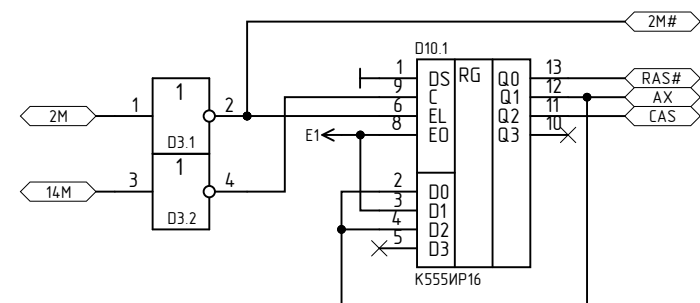
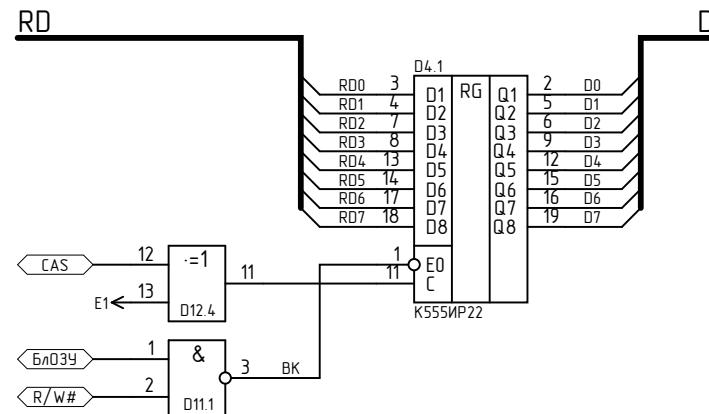


φ23.089.121 E3



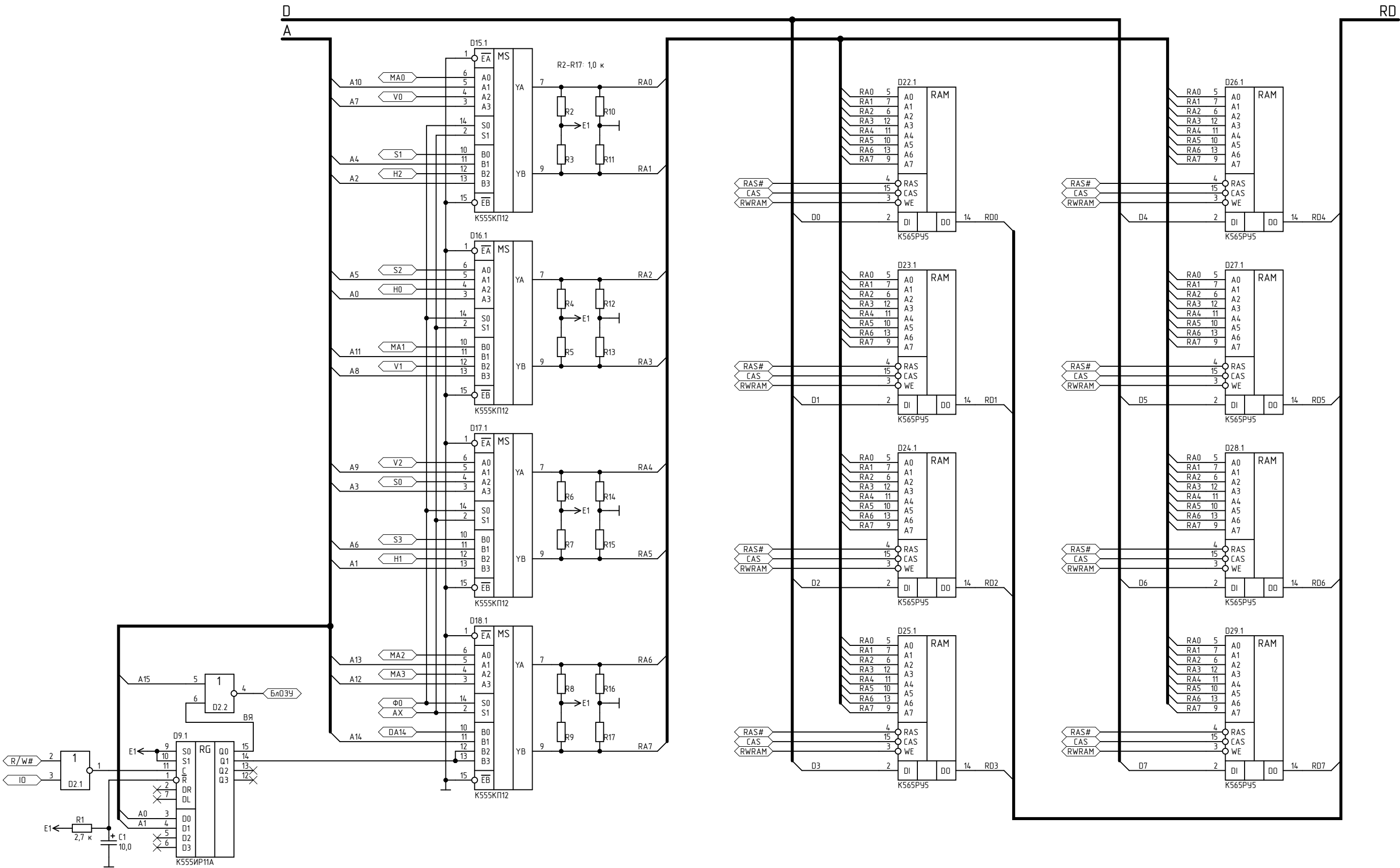
Внимание! На доступной в интернете сканированной схеме оригинальной платы входы и выходы перепутаны!



$\Phi_{23.089.121} \approx 33$

					Фз3.089.121 ЭЗ						
					Модуль дисплейного контроллера (Ячейка 121) Схема электрическая принципиальная	Лист.			Масса	Масштаб	
Изм.	Лист	№ докум.	Подп.	Дата		T					
Разраб.		Panther									
Пров.		emiverse.ru									
Т.контр.						Лист		1	Листов		4
						agatcomp.ru					
Н.контр.											
Утв.		v0.3									

Инд. № подл.	Взам. инд. №	Инд. № дудл.	Подп. и дата



Ячейка занимает адреса 0000h-7FFFh (первые 32 кб), по умолчанию отключая память на генплате. 64 кб делятся на два переключаемых банка.

Регистр D9 - конфигурация памяти:
Запись любых данных по адресу (где i=9h-Eh в зависимости от слота установки платы):
* C010 - Выбор первого банка памяти, отключение памяти на генплате. (Режим по умолчанию после включения питания).
* C011 - Отключение памяти ячейки и доступ к памяти генплаты.
* C012 - Выбор второго банка памяти, отключение памяти на генплате.

Изм.	Лист	№ докум.	Подп.	Дата	ФЭ 121.680.Э2Ф	Лист
						2

