

SHANGHAI JIAO TONG UNIVERSITY

**课程实验报告**

**高等数字集成电路**

**LAB I**

姓 名： 孙永帅

学 号： 119039910058

授课教师： 何老师

2020年04月15日

# 目录

[目录 I](#_Toc1482844766)

[第一部分 FinFET器件仿真 1](#_Toc996863431)

[1. 实验内容与要求 1](#_Toc757060838)

[2. NFET实现与结果分析 1](#_Toc595788694)

[2.1 电路实现 1](#_Toc2095831283)

[2.2 结果测量 1](#_Toc1952341513)

[2.3 结果分析 1](#_Toc87332884)

[3. PFET实现与结果分析 1](#_Toc914373699)

[3.1 电路实现 1](#_Toc1156744205)

[3.2 结果测量 1](#_Toc1614373822)

[3.3 结果分析 1](#_Toc19993379)

[第二部分 反相器链设计 2](#_Toc1925673872)

[第三部分 三输入异或门设计 3](#_Toc1845401647)

# 第一部分 FinFET器件仿真

## 实验内容与要求

|  |
| --- |
|  |

|  |
| --- |
|  |

## NFET实现与结果分析

### 电路实现

### 结果测量

### 结果分析

## PFET实现与结果分析

### 电路实现

### 结果测量

### 结果分析

# 反相器链设计

# 三输入异或门设计