



Laboratorio de Microprocesadores (86.07)

Proyecto:

Trabajo Practico N°2
Entradas / Salidas - Interrupciones Externas

Profesor:	Ing. Guillermo Campiglio
Cuatrimestre / Año:	1 ^{er} cuatrimestre 2021
Turno de clases prácticas:	Miércoles
Jefe de Trabajos Prácticos:	Ing. Pedro Ignacio Martos
Docente guía:	Ing. Fabricio Baglivo

Autores			Seguimiento del proyecto							
Nombre	Apellido	Padrón								
Gonzalo	Puy	99784								

Observaciones:

Fecha de aprobación		

Firma J.T.P

COLOQUIO	
Nota Final	
Firma Profesor	

Índice

1. Introducción	2
2. Desarrollo	3
2.1. Banco de mediciones	3
2.2. Primeros cálculos	4
2.3. Programa a implementar	4
2.4. Problemas encontrados y soluciones	6
2.4.1. Conexión de los pulsadores	6
2.4.2. Valores de los siete segmentos del display	6
2.4.3. Problema de ' <i>switch bounce</i> ' o rebote del pulsador	6
2.5. Planteos extra	7
2.6. Código del programa	8
3. Conclusiones	13

1. Introducción

El presente trabajo tiene como objetivo controlar un display de 7 segmentos a partir de pulsadores. Para las entradas se trabajará tanto con lectura programada como con interrupciones. Se buscará comprender las características DC del microcontrolador, analizando los consumos de corriente requeridos y disponibles, de acuerdo a las hojas de datos.

2. Desarrollo

2.1. Banco de mediciones

Para la realización del trabajo se utilizará el siguiente banco de mediciones, compuesto por:

- Placa de desarrollo Arduino “UNO” y su respectivo cable para conectar la placa a la PC.
- El microcontrolador a usar, es el que viene integrado en la placa Arduino: **Atmega328P**.
- Display de 7 segmentos cátodo común 5611AH.
- Protoboard
- Cables macho-macho para conexión del protoboard y de la placa Arduino.
- 7 resistencias de $330\ \Omega$.
- 2 Pulsadores.

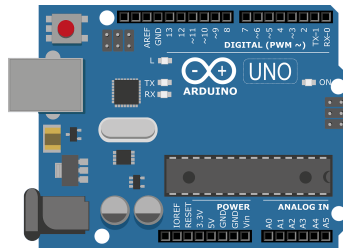


Figura 1: Placa de desarrollo Arduino UNO.

El esquema de conexión es el que se muestra en la figura a continuación

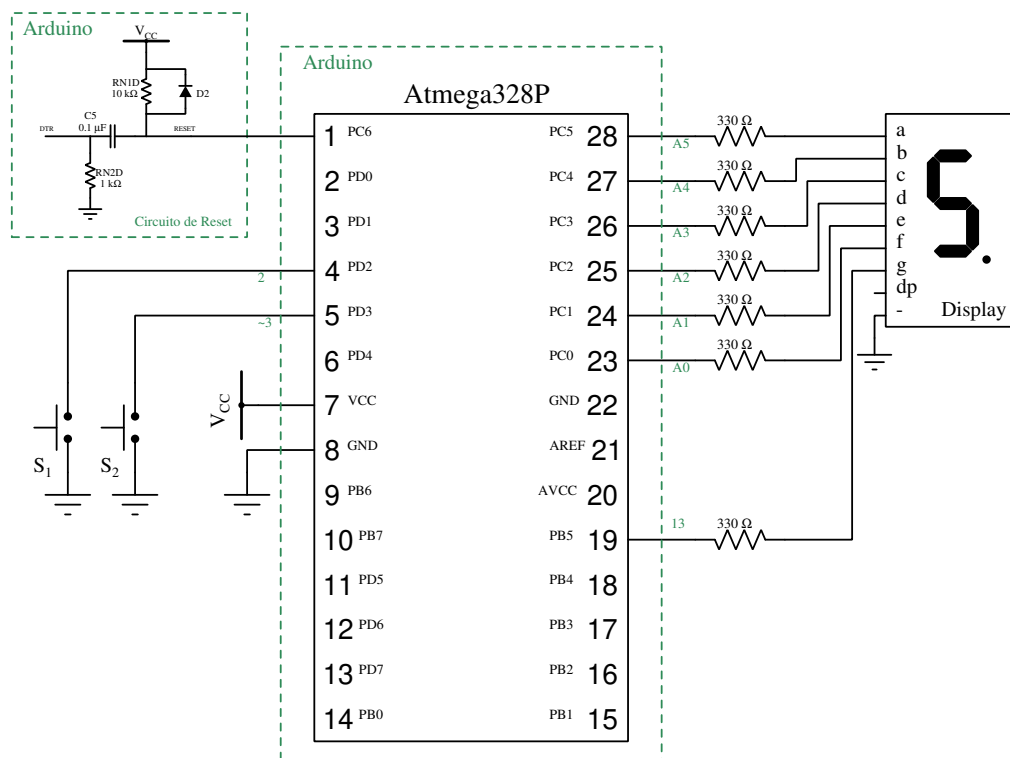


Figura 2: Conexión utilizada para el trabajo.

2.2. Primeros cálculos

Como la lista de los materiales fue provista por la cátedra, se procederá a verificar las resistencias elegidas para este trabajo.

Para comenzar, analizando la [hoja de datos](#) del microcontrolador, cada pin I/O puede dar una corriente de hasta 40 mA.

Por otro lado, como el display de 7 segmentos es de cátodo común, se tiene una conexión que se puede ver simplificada por la siguiente figura.

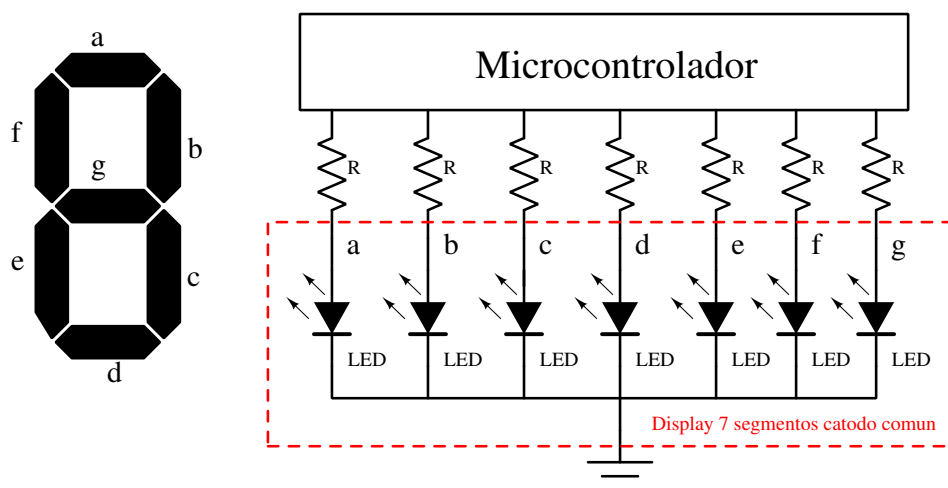


Figura 3: Modelo del display de 7 segmentos cátodo común.

Dada esta conexión, el LED se encenderá con un '1' logico. La tensión que otorga un '1' logico en el pin de salida del microcontrolador V_{OH} es, según la hoja de datos, de aproximadamente 4,2 V.

Además, viendo la [hoja de datos](#) del display de 7 segmentos, se obtuvo un valor típico de la tensión en directa de los LEDS. Para este display en particular se tiene que $V_F = 1,8 \text{ V}$ (@ $I_F = 10 \text{ mA}$).

Con los datos obtenidos de las hojas de datos podemos ver que que la corriente que pasa por cada uno de los LEDS, cuando se quiere encender, es aproximadamente

$$I_{LED} = \frac{4,2 \text{ V} - 1,8 \text{ V}}{330 \Omega} = 7,27 \text{ mA}$$

Lo cual tiene sentido, ya que se busca una corriente de entre 5 mA y 10 mA, para que el LED tenga una buena luminosidad que no sea la máxima (la cual se da aproximadamente a 20 mA) para prolongar su vida útil. Además, como se menciono anteriormente, cada pin I/O del microcontrolador puede entregar hasta 40 mA. Por lo que el valor encontrado esta dentro del rango de valores posibles que puede entregar cada pin del microcontrolador.

Cuando se impone un '0' logico. EL LED queda en inversa, por lo tanto, no se encenderá.

2.3. Programa a implementar

La idea del programa es que el display inicialmente mostrará el dígito "5". Presionando el pulsador conectado a PD2 se ordenara un cambio de dígito y el pulsador PD3 provera el sentido (incremento o decremento). Es decir que, si al presionar el pulsador conectado a PD2, el pulsador en PD3 también esta presionado, entonces se incrementará el dígito decimal. En cambio, si PD3 no esta presionado y se presiona PD2, se decrementará el valor decimal mostrado. Cuando se

esta incrementando, al llegar al valor máximo (dígito “9”), si se ordena otro incremento el display se quedara en dicho valor máximo. Lo mismo sucede en el caso contrario con el valor minino (dígito “0”).

El manejo de PD2 será usando interrupciones con modalidad de flanco descendente. Por otro lado, el manejo de PD3 será por lectura explícita del valor instantáneo del pin.

A continuación se presentará el diagrama de flujo del programa en la figura 4, con el cual se explica de forma simplificada el funcionamiento del programa.

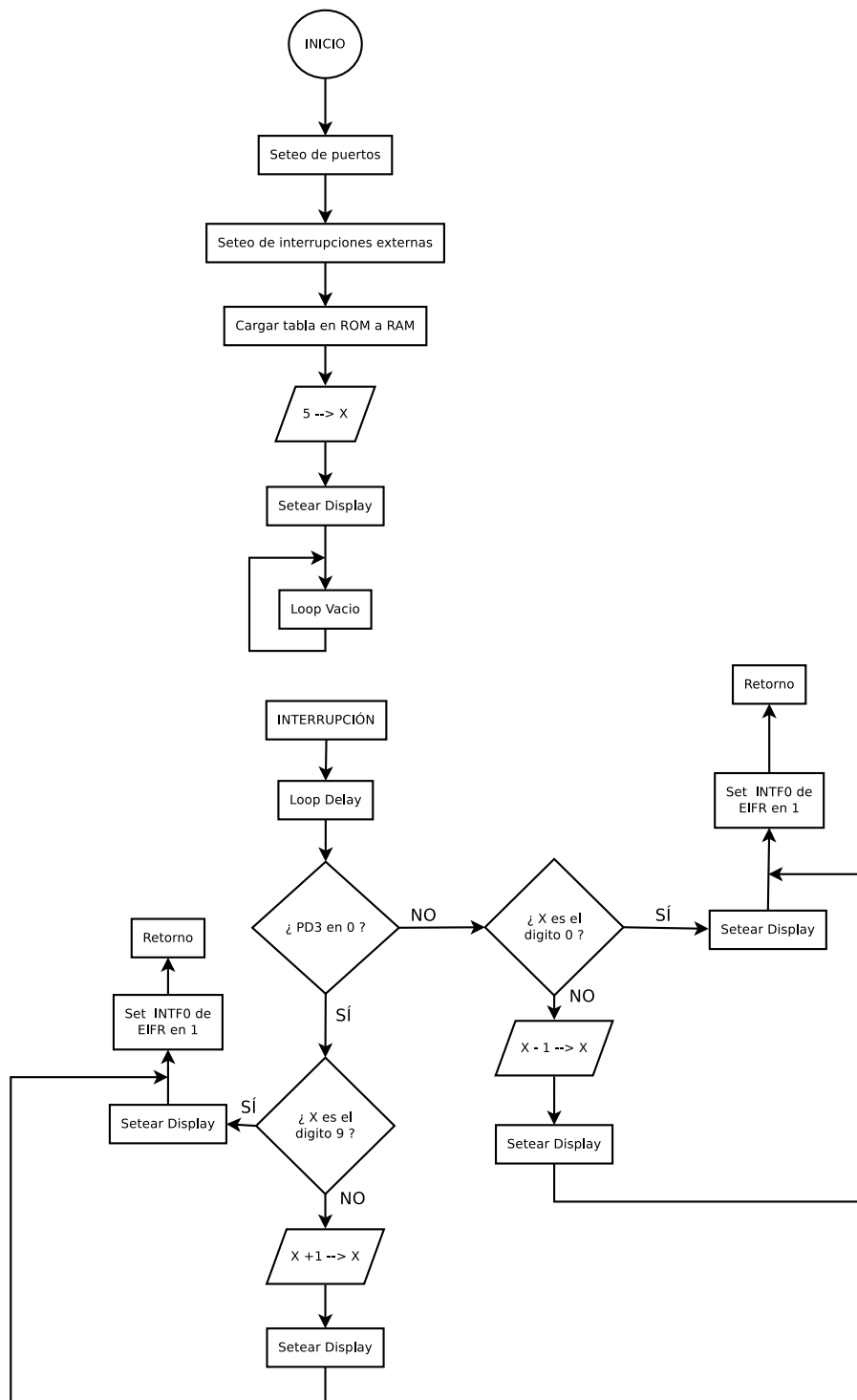


Figura 4: Diagrama de flujo del programa.

2.4. Problemas encontrados y soluciones

2.4.1. Conexión de los pulsadores

Según el esquemático de la conexión dado en la figura 2, se puede ver que los pulsadores S_1 y S_2 tienen una conexión de tipo *Pull-up*. Esta conexión fuerza en el pin un '1' lógico al no estar los pulsadores presionados y un '0' lógico cuando estos se presionan.

Como se puede notar en el esquema, en este caso, si los pulsadores no se presionan queda circuitalmente “flotando”, es decir, no es ni un '1' ni un '0' lógico. Para evitar esto se puede incorporar un resistor adicional para cada uno de los pulsadores. Dicho resistor se conectaría a V_{CC} y entre el pin y el pulsador. Sin embargo, el microcontrolador nos permite activar las resistencias de *Pull-up* en los pines correspondientes a los pulsadores (PD2 y PD3), por lo que tenemos la posibilidad de solucionar este problema por *software*, evitándose así el agregado de un componente externo adicional.

2.4.2. Valores de los siete segmentos del display

Según el enunciado provisto para este trabajo práctico, los valores de los siete segmentos de cada uno de los diez símbolos decimales deben estar declarados en una tabla almacenada en la memoria de programa (ROM).

Esto presento una dificultad a la hora de implementar las rutinas de incremento y decremento, ya que la instrucción para la lectura de datos indirectos (mediante punteros) de la memoria de programa (LPM o “*Load program memory*”), permite solamente una lectura y un post-incremento del puntero. Esto presento una complicación a la hora de el decremento de los dígitos, ya que se necesito volver a las posiciones anteriores de la tabla almacenada en ROM.

La solución implementada fue la de copiar la tabla que esta almacenada en ROM a la memoria SRAM. Con esto, es posible mediante la instrucción LD o “*Load indirect*”, leer los datos con un pre-decremento del puntero. Debido a esto, se pudo avanzar secuencialmente para “atrás” y “adelante” en la tabla almacenada en SRAM, simplificando la tarea de incrementar y decrementar.

2.4.3. Problema de ‘switch bounce’ o rebote del pulsador

Durante la realización del trabajo se noto que al presionar el pulsador S_1 , se producía de vez en cuando un avance de mas de un dígito en el display. Esta circunstancia indeseada se llama “*bounce*” o “rebote” y esta vinculada al ruido originado en la mecánica del pulsador.

Básicamente, cuando se presiona el pulsador, aunque este haya sido presionado una sola vez, debido al rebote mecánico se producen falsas “pulsaciones”. Esto hace que al terminar la rutina de interrupción del programa, el microcontrolador tome alguna de las “pulsaciones” extra como otra interrupción, por lo que se aumenta (o decrementa) un dígito nuevamente.

Dicho efecto también sucede al soltar el pulsador, pero debido a las características del programa, esto no presenta una dificultad.

Este problema puede solucionarse mediante el agregado de un capacitor en paralelo al switch, donde el circuito RC formado “filtrará” los rebotes.

A pesar de esto, en este trabajo se propuso una solución mediante “software”. Donde se agrego un pequeño *loop* con un delay de 10 ms al principio la rutina de interrupción. En este *loop* se hace el hace el pequeño delay de 10 ms y luego se lee el valor del pin donde esta conectado el interruptor S_1 . Si este valor es '1', significa que la interrupción que se produjo fue a causa de un rebote, por lo tanto se retorna de la rutina. En cambio, si el valor del pin es '0' entonces

la interrupción se produjo efectivamente por presionar el pulsador S_1 , entonces la rutina de interrupción continuara normalmente.

Además, antes de retornar mediante la instrucción `RETI`, se hace un *clear* del bit `INTF0` del registro `EIFR`. Esto hace que se ignoren las interrupciones que puedan haberse producido mientras la rutina de interrupción estaba ejecutándose.

2.5. Planteos extra

El enunciado del trabajo practico propone algunas preguntas extras. Estas preguntas fueron colocadas en esta sección del trabajo, y son las siguientes

1. ¿Si en vez de colocar siete resistores se coloca uno solo en el nodo común, qué ocurre?
2. ¿Si en el programa se eliminase el manejo por la interrupción del pin PD2 y se quisiera conseguir, no obstante, que el programa siga funcionando de la misma forma, cómo lo modificaría?

1.

Esta pregunta esta relacionada con lo visto en la sección 2.2. Si se colocase un solo resistor en el nodo común, para que circule por los LEDS aproximadamente una corriente de entre 5mA y 10mA (como en el caso de este trabajo), se necesitaría un resistor de resistencia mas pequeña que 330 Ω . Esto provocará que la corriente que circule por este resistor sea de una magnitud elevada (aproximadamente 7 veces mayor a la que circula por cada LED). Esto parece tener sentido, solo si se supone que se encienden todos los LEDS. El problema se encuentra cuando se necesitan prender algunos si y otros no. En este caso, la corriente que circula por el nuevo resistor no se dividirá en partes iguales provocando en en alguno de los LEDS encendidos circule mas corriente que la deseada. Esto puede provocar que los LEDS se quemen y un mal funcionamiento del circuito en general.

Con este simple análisis realizado, se llega a la conclusión de que cambiar los siete resistores por uno solo conectado en común perjudica al funcionamiento del circuito. Por lo que no conviene ahorrar en los resistores de los LEDS en este caso.

2.

Para que el programa funcionase de la misma forma, eliminándose la interrupción del pin PD2, se propusieron 2 soluciones.

Para la primer solución, se asumió que se busca que el programa siga funcionando mediante interrupciones. En este caso, si eliminamos la interrupción del pin PD2, podemos simplemente conectar el pulsador a cualquiera de los pinchange (`PCINT23:0`), y seguir usando interrupciones. La única diferencia es que esta interrupción actúa sin modalidad de flanco, por lo tanto, se ejecuta la interrupción con cualquier cambio de estado del pin.

En cambio, para la segunda solución, se asumió que la idea es que el programa funcione de la misma forma pero sin interrupción alguna. En este caso se puede hacer una lectura directa del pin PD2 como se realizo en el caso del pin PD3. La desventaja de esto, es que se pierde el flujo asincrónico provisto por las interrupciones.

2.6. Código del programa

A continuación, se adjuntará el código realizado. Y por último, se agrega un enlace al [vídeo](#) en el cual se muestra el resultado del trabajo funcionando.

```

1  ;
2  ; Macros.inc
3  ;
4  ; Created: 5/6/2021 01:43:15
5  ; Autor : Puy Gonzalo
6  ; Padron : 99784
7  ;
8
9  ; Esta macro inicializa el puntero Z a una posicion en ROM
10 ; Uso:      initZ    <Etiqueta>
11 .macro  initZ
12         ldi        Zh,HIGH(@0<<1)
13         ldi        Zl,LOW(@0<<1)
14 .endmacro
15
16 ; Esta macro inicializa el puntero X a una posicion en RAM
17 ; Uso:      initX    <Etiqueta>
18 .macro  initX
19         ldi        Xh,HIGH(@0)
20         ldi        Xl,LOW(@0)
21 .endmacro
22
23 ; Esta macro inicializa el stack pointer
24 ; Uso:      initSP
25 .macro  initSP
26         ldi dummyreg,LOW(RAMEND)
27         out spl,dummyreg
28         ldi dummyreg,HIGH(RAMEND)
29         out sph,dummyreg
30 .endmacro
31
32 ; Esta macro: setea el puerto C como salida, el puerto PB5 como
33 ; salida
34 ; el puerto D como entrada
35 ; activa las resistencias de pull-up en los puertos D
36 ; correspondientes
37 ;Uso:      setPorts
38 .macro  setPorts
39         ldi        dummyreg,0x7F
40         out        DDRC,dummyreg           ;PC0-PC5 como salida
41         sbi        DDRB,5                 ;PB5 como salida
42         ldi        dummyreg,0x00
43         out        DDRD,dummyreg           ;Puerto D como
44         entrada
45         sbi        PORTD,2                 ; Activo las
46         resistencias de Pull-up en el puerto PD2 y PD3
47         sbi        PORTD,3

```

```

44 .endmacro
45
46 ; Esta macro setea la interrupcion externa en INT0
47 ; Uso: setINT0
48 .macro setInt0
49     ldi        dummyreg,EICRA_MASK
50     sts        EICRA,dummyreg
51     ldi        dummyreg,EIMSK_MASK
52     out        EIMSK,dummyreg
53     sei
54 .endmacro
55
56 ; Esta macro shiftea un registro 5 veces hacia la izquierda
57 ; Uso: shift5BitsL <Rd>
58 .macro shift5BitsL
59     swap        @0
60     andi        @0,0xF0
61     lsl         @0
62 .endmacro
63
64 ; Esta macro decrementa el registro que se pasa como argumento 1
65 ; y si llega a cero,
66 ; salta a la etiqueta que se pasa como argumento 2
67 ; Uso:      djnz      <Rd>,<Etiqueta>
68 .macro djnz
69     dec         @0
70     tst         @0
71     brne        @1
72 .endmacro

```

Listing 1: Archivo '.inc' utilizado para las macros usadas en el código

```

1 ;
2 ; TP2.asm
3 ;
4 ; Created: 4/6/2021 20:57:45
5 ; Autor : Puy Gonzalo
6 ; Padron : 99784
7 ;
8
9 .include "m328pdef.inc"
10 .include "Macros.inc"
11
12 ; .equ y .def necesarios para el codigo
13 .equ     NUEVE = 0x7B
14 .equ     CERO = 0x7E
15 .equ     POS_INICIAL = 6      ;Define la posicion inicial del
16 ; display. Si quiero que empiece en el dígito 'n' POS_INICIAL =
17 ; n+1
18 .equ     LEN_TABLA = 10
19 .equ     BYTES_TABLA_RAM = 10
20 .equ     PIN_S1 = 2

```

```

19 .equ    PIN_S2 = 3
20 .equ    C_MASK = 0b01111110
21 .equ    B_MASK = 0b00000001
22 .equ    EICRA_MASK = 0b0010
23 .equ    EIMSK_MASK = 0b01
24
25
26 .def     dummyreg = r16
27 .def     aux1 = r17
28 .def     aux2 = r18
29 .def     contador = r19
30
31 .dseg
32 .org SRAM_START
33 DISPLAY_NUMEROS_RAM: .byte BYTES_TABLA_RAM
34
35
36 .cseg
37 .org 0x0000
38         jmp         config
39
40 .org INTOaddr
41         jmp         isr_int0
42
43 .org INT_VECTORS_SIZE
44
45 config:
46 ; Inicializo el stack pointer
47     initSP
48 ; Seteo los puertos de entrada y salida. Ademas activo las
49   resistencias de pull-up correspondientes
50     setPorts
51 ; Seteo interrupciones externas
52     setINT0
53
54 main:
55     call    copiar_a_RAM
56     call    inicio
57     clr     dummyreg
58
59 end:
60
61     jmp     end
62
63 ;Copio la tabla ROM en la memora SRAM
64 ;Con esto tengo mejor control sobre los datos
65 copiar_a_RAM:
66     initZ    DISPLAY_NUMEROS_ROM
67     initX    DISPLAY_NUMEROS_RAM
68     ldi      contador, LEN_TABLA
69
70 copy:
71     lpm      dummyreg, z+
72     st       x+, dummyreg
73     djnz     contador, copy

```

```

70         ret
71
72 inicio:
73     initX    DISPLAY_NUMEROS_RAM        ;Vuelvo a iniciar el
74     puntero X
75     clr      dummyreg                    ;ya que despues de
76     copiar a RAM quedo en la ultima posicion de la tabla
77     ldi      contador,POS_INICIAL
78
79 posicion_inicial:                        ;Seteo la posicion
80     inicial del display ('5')
81     ld       dummyreg,x+
82     djnz     contador,posicion_inicial
83     call     setear_display
84     ld       dummyreg,-x                  ;Con esto me aseguro
85     de dejar el puntero X apuntando en la direccion de 5
86     ret
87
88 ;Rutina para setear el display con el numero que esta en dummyreg
89 setear_display:
90     mov      aux1,dummyreg
91     mov      aux2,dummyreg
92
93     andi     aux1,C_MASK
94     lsr      aux1
95     out      PORTC,aux1
96
97     andi     aux2,B_MASK
98     shift5BitsL aux2
99     out      PORTB,aux2
100    ret
101
102 ;Rutina de interrupciones
103 isr_int0:
104
105 bucle_delay:
106     nop
107     call     delay
108     nop
109     sbic     PIND,PIN_S1
110     jmp      retorno_isr
111
112     sbis     PIND,PIN_S2
113     jmp      incrementar
114     jmp      decrementar
115
116 incrementar:
117     ld       dummyreg,x
118     cpi      dummyreg,NUEVE
119     breq     fin_incremento ;Si el valor que lei es el numero
120     '9' -> Voy hacia fin_incremento
121     ld       dummyreg,x+      ;Hago una lectura solo para

```

```

117     avanzar al siguiente valor
        ld        dummyreg,x      ;Leo el valor y dejo el puntero
        en esta direccion.
118
119     call        setear_display
120     jmp         retorno_isr
121 fin_incremento:
122     call        setear_display
123     jmp         retorno_isr
124
125 decrementar:
126     ld        dummyreg,x
127     cpi        dummyreg,CERO
128     breq        fin_decremento ;Si el valor que lei es '0' ->
        Voy hacia fin_decremento
129
130     ld        dummyreg,-x      ;Decremento el puntero y leo el
        valor
131
132     call        setear_display
133     jmp         retorno_isr
134 fin_decremento:
135     call        setear_display
136     jmp         retorno_isr
137
138 ;Seteo en 1 el bit 0 de EIFR (INTF0) antes de RETI
139 ;Con esto, me aseguro de ignorar las interrupciones
140 ;que pueden haberse dado mientras estaba en esta rutina.
141 retorno_isr:
142     sbi        EIFR,0
143     reti
144
145 ;Delay de 10 ms
146 delay:
147     ldi        r21, 208
148     ldi        r22, 202
149 L1:
150     dec        r22
151     brne       L1
152     dec        r21
153     brne       L1
154     nop
155     ret
156
157 ;Tabla ROM con los valores de los numeros para el display de 7
        segmentos
158 .cseg
159 .org 0x500
160 DISPLAY_NUMEROS_ROM: .db 0x7E,0x30,0x6D,0x79,0x33,0x5B,0x5F,0x70
        ,0x7F,0x7B

```

Listing 2: Código del programa

3. Conclusiones

En conclusión, se puede aclarar que esta experiencia permitió ver el funcionamiento de las interrupciones externas, las cuales presentan una clara ventaja cuando se requiere un accionar externo, como por ejemplo, un pulsador para realizar una determinada acción. Permitiendo un flujo asincrónico del código.

Por otro lado, también se pudo aprender mas sobre las características DC del microcontrolador y además, se obtuvo una idea clara de las posibilidades que se tienen a la hora de solucionar los problemas que se nos puedan presentar externamente o circuitalmente, mediante *software*. Si bien, a veces las soluciones no suelen ser las mas óptimas, o más elegantes, es importante tener en cuenta estas opciones que pueden, entre otras cosas, lograr el ahorro de componentes.