

Date _____
NO. _____

2018年961真题参考答案
有任何疑问请与331235174/973132233学长联系

- 一. 1. D 2. D 3. C 4. A 5. B
6. A 7. A 8. C 9. C 10. B
11. A 12. A 13. D 14. B ~~15.~~ B

- 二. 1. 电容充放电原理 触发器
2. 直接 全相联
3. 计数器定时查询方式 独立请求方式
4. 1×10^9
5. 避免
6. 程序直接控制方式 中断驱动方式
DMA方式 通道控制方式
7. 电气 过程
8. 1600
9. TTL ICMP
10. CSMA/CD 协议 ~~10~~ 1/0
11. 能

Date

NO.

三. 1. $1 - (1-p_1)(1-p_2) = p_1 + p_2 - p_1 p_2$

2. 平均时间 = $p_1 t_1 + (1-p_1) p_2 (t_1 + t_2) + (1-p_1)(1-p_2)(t_1 + t_2 + t_3)$
 $= t_1 + (1-p_1) t_2 + (1-p_1)(1-p_2) t_3$

3. 整体加速比 = $\frac{t_1}{t_1 + (1-p_1) t_2 + (1-p_1)(1-p_2) t_3}$

400+考研专业课
400plus.taobao.com

四. 1. 所需地址引脚是 9 根

刷新地址计数器是 9 位

2. $4\text{ms}/9$ ~~2000000~~

3. $2^{20}\text{B} = 1\text{MB}$

4. ROM: 4

DRAM: 3

5. ROM 1: $00000\text{H} \sim 0FFFF\text{H}$

ROM 2: $10000\text{H} \sim 1FFFF\text{H}$

ROM 3: $20000\text{H} \sim 2FFFF\text{H}$

ROM 4: $30000\text{H} \sim 3FFFF\text{H}$

DRAM 1: $40000\text{H} \sim 7FFFF\text{H}$

DRAM 2: $80000\text{H} \sim BFFFF\text{H}$

DRAM 3: ~~100000~~ $00000\text{H} \sim FFFFF\text{H}$

2 位

五. (1) `add $t1, $0, A3F3H`

(2)

2. 20

3. (1) 功能: ~~检查~~对参数进行奇校验. 当参数中含有奇数个 1 时, 返回 0
当参数中含有偶数个 1 时, 返回 1

(2) 1

Date

NO.

六. 1. 会冲突

冲突原因: 发生了 load-use ~~冒险~~ 冒险

暂停时钟周期数: 1

2. 数据冒险 (stl)

暂停时钟周期数: 1

3. 优化前

优化后

I1

I2

I2

I4

I3

I1

I4

I5

I5

I3

所需周期:

7

5

4. 优点: 可减少一个时钟周期

缺点: 会增加时钟周期的长度
每个

t. seat: C

full: 0

free: 0

count: 0

load: 0

mutex: 1

unload: 0

P(客) {

while {

P(load);

P(seat);

P(mutex);

count++;

if (count == C)

V(full);

V(mutex);

V(load);

坐车;

P(unload);

P(mutex);

count--;

if (count == 0)

~~V(load);~~ V(free);

V(seat);

V(mutex);

{

P(车) {

while {

P(full);

发车

V(unload);

P(free);

V(load);

}

}

Date

NO.

11. A-B-C-D - A-B-E-A-B-C-D-E

A B C D A B E A B C D E

A B C D A B E A B C D

A B C D A B E A B C

X X X X X X X

X X X

10

A-B-C-D-A-B-E-A-B-C-D-E

A B C D A B E A B C D E

A B C D A B E A B C D

A B C D A B E A B C

B C D D D E A B

X X X X X

X

X X X

9

QPT A-B-C-D-A-B-E-A-B-C-D-E

A A A A A A A A C C C

B B B B B B B B B B B

C D D D D D D D D D D

E E E E E E

6

X X X X

X

X

九. 缺页中断就是在^{请求分页}页式存储管理系统中, 要访问页不存在于内存中, 此时需要产生一个缺页中断将页面调入主存后再进行访问。

缺页中断的触发和处理流程.

在请求分页系统中, 每当所要访问的页面不在内存时, 便产生一个缺页中断, 请求操作系统将所缺的页面调入内存。此时应将缺页的过程阻塞(调页完成唤醒), 如果内存中有空闲块, 则分配一个块, 将要调入的页装入该块, 并修改页表中相应页表项, 若此时内存中没有空闲块, 则要淘汰某页(若被淘汰页在内存期间被修改过, 则要将其写回外存)

$$+ 1. \quad 10 \times 512B + 1 \times \frac{512B}{4B} \times 512B + 1 \times \frac{512B}{4B} \times \frac{512B}{4B} \times 512B$$

$$= 5KB + 64KB + 8MB$$

$$= 8MB + 69KB < 9MB$$

∴ 不支持

$$2. \quad 1MB/512B = 2^{11}$$

$$2^{11}/2^7 = 2^4 = 16$$

1级索引表 1级索引表要占一个存储块.

2级索引表要占16个存储块

文件需要 $1 + 16 + 2^{11}$ 个存储块

3. 将二次间接索引更改为一次间接索引

十一. 1. 该机将与单位一, 单位三, 单位四 无法正常通信.

1A 的正确设置是将子网掩码设置为 255.255.254.0

2. 目的网络	子网掩码	下一跳路由器或接口	接口
100.10.8.0	255.255.254.0	R1	D5
100.10.0.0	255.255.250.0	R5	D10
0.0.0.0	0.0.0.0	D12	D11

3. ~~主机 → R4 1500B~~
~~R4 → R5 620B 620B ~~360B 300 320B~~~~
~~R5 → R6 620B 620B 260B~~

3. 主机 → R4 1500B
 R4 → R5 820B (800B) 720B (700B)
 R5 → R6 620B (600B) 240B (200B) 620B (600B) 140B (100B)
 从R6发出时, 分为4个分组

1. S1 : SYN = 1

ACK = 0

S2 : SYN = 1

ACK = 1

S3 : SYN = 0

ACK = 1

2. GET

3. S8 : 1000

S13 : ~~500~~ 500

S14 : [ACK] : ~~3000~~ 6501

4. 6000 5000