Desarrollo de un Quadrotor de vuelo autónomo

Alan Kharsansky, Federico Roasio, Ezequiel Espósito, Claus Rosito, Daniel Schermuk & Ariel Lutenberg
Laboratorio de Sistemas Embebidos
Facultad de Ingeniería
Universidad de Buenos Aires
lse@fi.uba.ar

***Resumen*—Se presenta la implementación de la estructura de hardware y software utilizada para la construcción de un Quadrotor de vuelo autónomo. El objetivo del desarrollo es la implementación de una plataforma embebida en un vehículo volador, capaz de realizar telemetría y de ensayar algoritmos de control.**

I. Introduction

En este trabajo se presenta el desarrollo de un vehículo volador autónomo (UAV, Unmanned Aerial Vehicle) de cuatro rotores, con capacidad de despegue y aterrizaje vertical (VTOL, Vertical Take-Off and Landing). Estos vehículos tienen especial interés en los ámbitos electrónicos dada su simplicidad de la mecánica, siendo las únicas partes móviles del mismo los rotores. Por otro lado, dada la geometría del Quadrotor y su dinámica de propulsión, se torna un sistema inestable. Esto conlleva a la necesidad de la implementación de un controlador para garantizar un vuelo correcto, siendo esta necesidad un área de investigación ampliamente difundida entre investigadores de control embebido. El vehículo en cuestión fue desarrollado íntegramente por los miembros del Laboratorio de Sistemas Embebidos de la Facultad de Ingeniería de la Universidad de Buenos Aires, con el objetivo de crear una plataforma de estudio para sistemas embebidos y algoritmos de control. Se estableció el requerimiento de una carga útil de 1Kg, con el objetivo de poder transportar sensores y elementos de telemetría.

II. ARQUITECTURA DE HARDWARE

Para el desarrollo del Quadrotor se comenzó por el diseño de la mecánica estructural del mismo. Considerando que la plataforma debe ser fácilmente reproducible, se optó por utilizar planchas de corte y una cortadora láser. Esta decisión impactó fuertemente en las posibilidades de diseño, prohibiendo el uso de estructuras tridimensionales y limitando la fabricación a piezas planas. Para la forma del vehículo se propuso una geometría simétrica con dos ejes largos y un octógono central con el fin de colocar la electrónica en el mismo. Teniendo el objetivo de que el proceso de armado del Quadrotor fuera lo más simple posible, se propuso un sistema de encastre, lo que evita grandes cantidades de elementos de sujeción, reduciendo el peso y a su vez aportando a la simplicidad del diseño. Teniendo en cuenta la restricción en el diseño de las piezas, se elaboró el armazón mostrado en la Figura ¿?.

Para el diseño de la electrónica de abordo, se analizaron los requerimientos mínimos para que la plataforma fuera funcional. Como resultado de este análisis, se concluyó que el sistema debería constar de 4 partes:

- Microcontrolador Principal
- Sensores de Navegación
- Sistema de Comunicación
- Controlador de Velocidad para Motores Brushless

El microcontrolador principal elegido fue el LPC1769 de NXP Semiconductors, el cual cuenta con un núcleo ARM Cortex M3. Este microcontrolador es capaz de ejecutar el algoritmo de control de orientación del vehículo y dispone de un tiempo ocioso de más del 80 %, lo cual permite la implementación de funcionalidades adicionales sin modificar la estructura de abordo. Para la elección de los sensores de navegación se consideró que sería interesante que el microcontrolador recibiera información procesada acerca de la orientación del Quadrotor. Esta elección resultó en la necesidad de utilizar un segundo procesador para el análisis y filtrado de los sensores. Dados estos requerimientos, se agregó la necesidad de evitar las derivas temporales, ocasionadas por los sensores inerciales relativos, tales como los acelerómetros y giróscopos, los cuales aportan información relativa al cambio de posición y no a la posición absoluta respecto de un eje de referencia dado. Considerando este último requisito y teniendo en cuenta que el Quadrotor posee un gran espectro de utilidad en recintos cerrados, se descartó el uso de GPS, optando por el uso de magnetómetros, los cuales brindan información acerca de la posición del vehículo respecto al campo magnético del planeta. Finalmente se optó por el desarrollo Razor 9DoF (Degrees of Freedom) IMU (Inertial Measurement Unit), el cual cuenta con sensores de aceleración, giróscopos y magnetómetros alineados para la medición de las magnitudes en una terna ortogonal directa. Esta placa cuenta además con un ATmega328 para el procesamiento de los sensores.

En cuanto a los requerimientos del sistema de comunicación física, se estableció la necesidad de un control de colisiones por parte del hardware, simplificando la programación del microcontrolador principal y liberando tiempo de cálculo para los algoritmos de control y de funcionalidades adicionales. Dado este requisito y estableciendo un rango de utilización de unos pocos cientos de metros, se optó por utilizar los módulos XBee Pro de Digi International, los cuales poseen un control de colisión de paquetes tienen una comunicación sencilla con

el microcontrolador, por puerto serie. Esta elección se vio respaldada por la disponibilidad local de los módulos, favoreciendo a la posibilidad de repetición de la plataforma. Para la elección de los controladores de velocidad de los motores, se optó por la utilización de ESC (Electronic Speed Control) para modelismo. Los mismos son capaces de proporcionar la corriente necesaria para el manejo de los motores y poseen un control del tipo PWM, lo cual aporta a la simplicidad de uso.

Una vez definidos los módulos a utilizar, se diagramó un esquema de interconexión entre los mismos. Dado que el ATmega328 de la placa de sensores se comunica por puerto serie, se designó la conexión del mismo hacia el microcontrolador por ese puerto. Análogamente se fijó la conexión entre el módulo de comunicaciones y el microcontrolador por otro puerto serie. Por último los controladores de velocidad se conectaron a pines del microcontrolador capaces de utilizar PWM por hardware.

III. ARQUITECTURA DE SOFTWARE

Recordando que uno de los principales objetivos del proyecto es la capacidad de reproducción y la escalabilidad del mismo, resulta de vital importancia la independización entre el software y el hardware. Esto permitirá futuras actualizaciones de hardware, con pequeños retoques en el software. Con el fin de lograr este objetivo, se diagramó una estructura de software embebido guiado por la siguiente estructura:

- HAL (Hardware Abstraction Layer)
- API (Hardware Abstraction Layer)
- Aplicación

El HAL es la capa encargada de controlar el hardware, siendo la única específica para el mismo y aportando funciones de manejo de los periféricos de microcontrolador. Esta capa es la única que tendrá acceso directo al hardware y es la única que se deberá modificar ante un eventual cambio del mismo.

La API es la capa que provee al usuario los métodos de programación. Esta capa es intermedia entre el usuario y el HAL. Esta capa no tiene acceso al hardware sino que se ve limitada al uso de las funciones otorgadas por el HAL.

La capa de aplicación es la cual programa el usuario. Esta capa hace uso solamente de la API, no pudiendo acceder directamente al HAL o al hardware. La aplicación será el algoritmo de control, navegación o cualquier otra funcionalidad que el usuario quiera agregar.

Esta división por capas evidencia una mayor complejidad en la programación de las mismas, pero aporta a la portabilidad del código escrito, independizándolo del hardware utilizado. Esta independencia nos permite la migración entre plataformas diferentes, sin la necesidad de reescribir completamente el programa. Esta estructura favorece, además, a la simplicidad de la escritura del código por parte del usuario, utilizando funciones que elevan el nivel de abstracción de la programación.

Como herramienta adicional para aumentar la fiabilidad de las comunicaciones, se desarrolló un protocolo capaz de detectar errores en las comunicaciones y de transportar paquetes de información entre nodos. Este sistema se subdividió en 4 capas: Aplicación, Transporte, Enlace, Física.

La capa física es íntegramente controlada por los módulos XBee, dejando los modos de direccionamiento a las capas de nivel superior.

La capa de transporte se encarga de que tanto los datos salientes como entrantes cumplan con un determinado formato. Este conformación del paquete permite la detección de errores y la separación de paquetes en función de su utilidad.

En la Figura ?? se muestra el formato de la trama establecida por el protocolo implementado. En la misma se aprecia que la carga útil de la misma es de 0-255Bytes, dejando encargada del fragmentado de los paquetes a la capa de aplicación.

La capa de transporte es además encargada de verificar la trama mediante las direcciones de fuente y destino, numero de secuencia y checksum. Dado que el protocolo permite interconexión entre diferentes nodos, en ambos sentidos, se requiere un tipo de dato que especifique el carácter de la transmisión (control, telemetría, uplink, downlink).

La capa de aplicación implementa la utilidad del protocolo de comunicaciones. Es posible implementar has 256 tipos diferentes de datos, diferenciándolos en su propósito. Los tipos de datos implementados hasta la fecha son: • System: transmite comandos de sistema, alternando entre modos de funcionamiento del vehículo. • Control: transmite información acerca del control de vuelo, tales como cambio en la posición, navegación, acciones, etc. • Debug: transmite mensajes de baja prioridad, a interpretarse desde la consola terrestre como caracteres ASCII. • Telemetry: transmite paquetes de datos relacionados con la telemetría.

Como es apreciable de la descripción del protocolo de comunicaciones, el canal estará inundado por diferentes tipos de paquetes, transportando información que será útil a distintos puestos de trabajo. Dado que estos puestos pueden estar ubicados en diferentes locaciones, se implementó un servidor de mensajes, denominado RadioServer. Este servidor se encarga de canalizar las comunicaciones entre los dispositivos de tierra y el Quadrotor. Ante el arribo de un mensaje, se direccionará el mismo al usuario en cuestión, utilizando puertos TCP. Esta estructura de comunicaciones brinda una gran flexibilidad en cuanto al espectro de utilización del dispositivo, pudiendo desplegar simultáneamente funciones en campo y en laboratorio. En la Figura ¿? se ilustra el funcionamiento del servidor.

IV. CONCLUSION

The conclusion goes here.

ACKNOWLEDGMENT

The authors would like to thank...

REFERENCIAS

[1] M. Wegmuller, J. P. von der Weid, P. Oberson, and N. Gisin, "High resolution fiber distributed measurements with coherent OFDR," in *Proc. ECOC'00*, 2000, paper 11.3.4, p. 109.