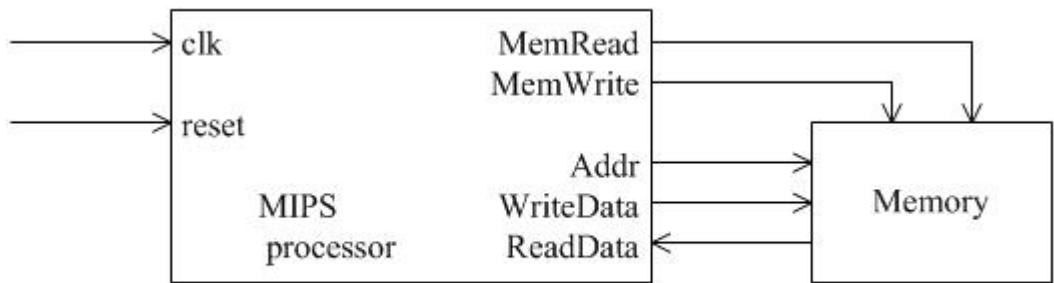


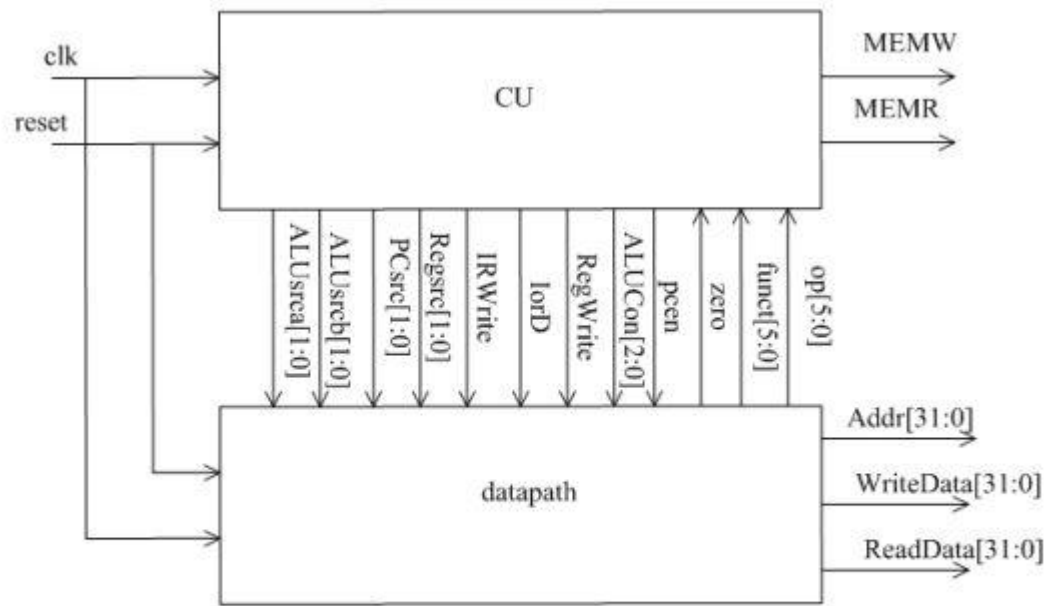
CPU 的 Verilog 描述分析

(1) 顶层结构图



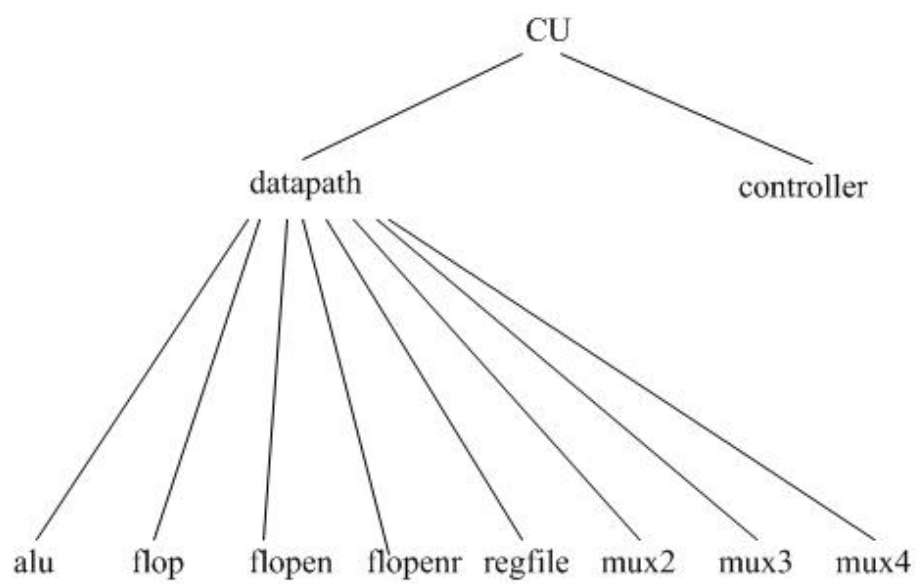
顶层结构图

(2) 内部模块图



内部模块图

(3) 处理器层级结构图



处理器的层级结构图