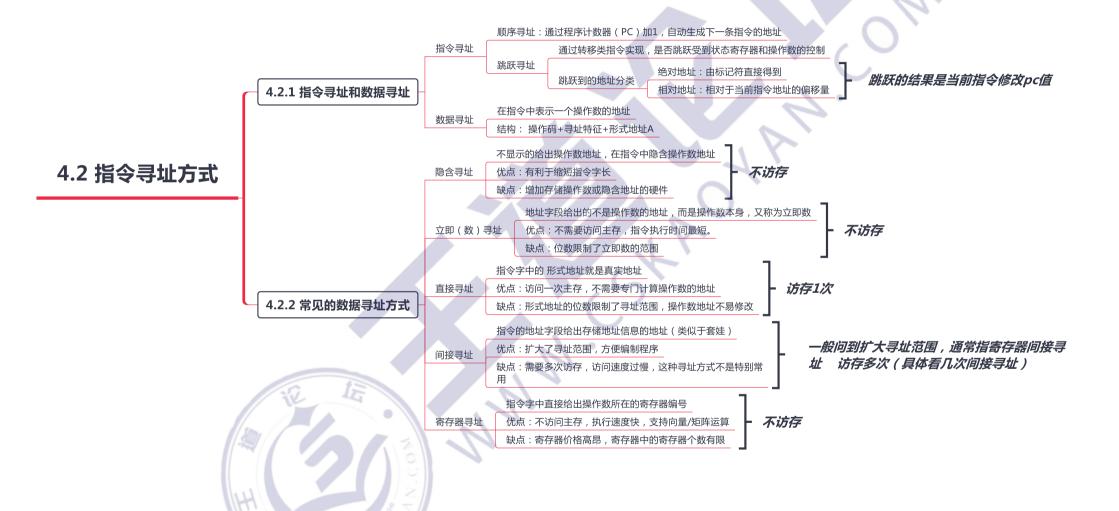


注: 仅供王道VIP学员使用 严禁外部传播!





注: 仅供王道VIP学员使用 严禁外部传播!



基本概念

RISC优点

指令系统 RISC: 精简简单

CISC: 大于200条 指令数目

RISC: 小于100条

CISC: 复杂庞大

信令字长 CISC:不固定

RISC: 定长

GISC:不加限制 访存指令

RISC: 只有load和store

CISC: 相差较大 指令执行时间

RISC:绝大多数在一个周期内完成

指令的使用频度 CISC: 相差很大

RISC:绝大多数在一个周期内完成

正式 CISC: 较少 通用寄存器的数量

RISC: 较多

CISC: 难以优化编译生成高效目标代码

目标代码 RISC: 采用优化编译程序, 生成代码高效

CISC: 绝大多数采用微程序控制

控制方式 控制方式

RISC:绝大多数采用组合逻辑控制

CISC: 可以实现

RISC:必须实现

采用组合逻辑控制,硬布线使用较少

运算速度更快

指令流水线

设计方便,可靠性高,机器设计周期短,逻辑简单

有利于编译程序代码优化

4.3 CISC 和 RISC概念

H WW.CSY.

注: 仅供王道VIP学员使用 严禁外部传播!