2020 ~ 2021 学年 第 2 学期

开课学院 电气与电子工程	课程名称 微机原理及应用	考核方式 <u>闭卷</u>
考试时间 120 分钟		共 <u>4</u> 页
考生姓名	考生班级	考生学号
	本大题共 8 小题,每小题 吴,如果错误请简单说明原	
		,此时,指令的物理地址为多少?若 是什么寻址方式,物理地址为多少?
3、画出下列语句中数据7 (1) DATA1 DB 34H,78H (2) DATA2 DW 3478H,	I, 1,2	
4、求出以下十六进制数 ZF、CF、OF、PF、AF 的值		之和,并根据结果设置标志位 SF、
(2) 将 AL 寄存器中的数 (3) 测试 AL 寄存器的最	据的第2和第4位求反;据加2;	

2020 ~ 2021 学年 第 2 学期

考核方式 闭卷

开课学院 电气与电子工程 课程名称 微机原理及应用

考试时间	司<u>120</u>	分	钟	В	卷		共_	4	_页		
考生姓名	古			考生现	妊级		考生	上学号			_
6、定时器 8253 通道 0 按照方式 3 (方波发生器) 工作, 时钟 CLK。的频率为 1MHz, 要求输出方波的频率为 10kHz,此时写入计数初值为多少?输出方波的1和 0 各占多少时间?设 8253 地址范围为 40H~43H ,请编写初始化程序段。											
]	$egin{array}{ c c c c c c c c c c c c c c c c c c c$							D	0	
		$\overline{\gamma}$			<u> </u>						
0 1 1 7、有	DO: 计数 D1: 计数 D: 计数 T: 不用 如下程 MOV AX MOV BX	(器 1 (器 2) 序段 ,21	01 10 11	:读写计数	数器低 8 位 数器高 8 位 氐 8 位,再	001: X10 X11 100:	方式 0 方式 1 : 方式 2 : 方式 3 : 方式 4 : 方式 5		2 进制10 进制		
NEXT:	CMP AX JGE NE XCHG <i>A</i>	X, BX XT X, BX									
DONE: 问: (XCHG A 1) 该和 2)程序	X,CX 呈序的 运行	后, AX	寄存器的	为值为 无符号数	•					
8,	XOR SHR	AL, (AL, (AL, (1)	34H OFH 1	序后 AL=_ 。	;						

2020 ~ 2021 学年 第 2 学期

开课学院 电气与电子工程	课程名称_微机原理及应用	考核方式 <u>闭卷</u>			
考试时间 120 分钟	卷	共 <u>4</u> 页			
考生姓名	考生班级	考生学号			

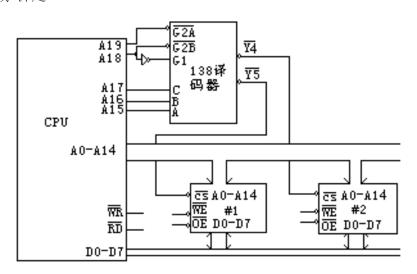
二、编程题 (本大题总计12分)

编写循环结构程序,实现下列计算,结果存入 RESULT 内存单元中(数据类型为字)。 SUM=1+3+······ +199

DATA SEGMENT
RESULT DW ?
DATA ENDS

三、分析题(本大题共2小题,第1小题14分,第2小题10分,总计24分)

1、内存接口分析题



请根据上面的硬件连接图,回答下列问题:

- (1) 写出#1 芯片和#2 芯片的地址范围,它们的地址连续吗?
- (2) 若要将#2芯片的地址范围变为 $30000H\sim37FFFH$,其片选信号 \overline{CS} 应与 138 译码器的哪一个输出端相连?请说明原因。

2020 ~ 2021 学年 第 2 学期

开课学院	开课学院_电气与电子工程 课程名称_微机原理及应用						考核方式闭卷		
考试时间	J <u>120</u>	<u>0</u> 分钟卷					共 <u>4</u> 页		
考生姓名	i			考生班	E级			_	考生学号
2、在系统中 8255A 的地址范围为 60H~63H, 工作在方式 0 下, 现要求从端口 B 读取数据, (1) 求反后从端口 A 输出; (2) 将其绝对值从端口 C 输出。 (控制字格式见下页)									
\mathbf{D}_7	\mathbf{D}_6	D ₅	D ₄	\mathbf{D}_3	\mathbf{D}_2	D_1	\mathbf{D}_0		B 组
									C 口低位选择 1=输入,0=输出 B 口输入输出选择 1=输入,0=输出 B 口工作方式选择 0=方式0,1=方式1 A 组 C 口高位输入输出选择 1=输入,0=输出 A 口输入输出选择
	D ₇ =1 制字	为工作 标志	方式控						A 口