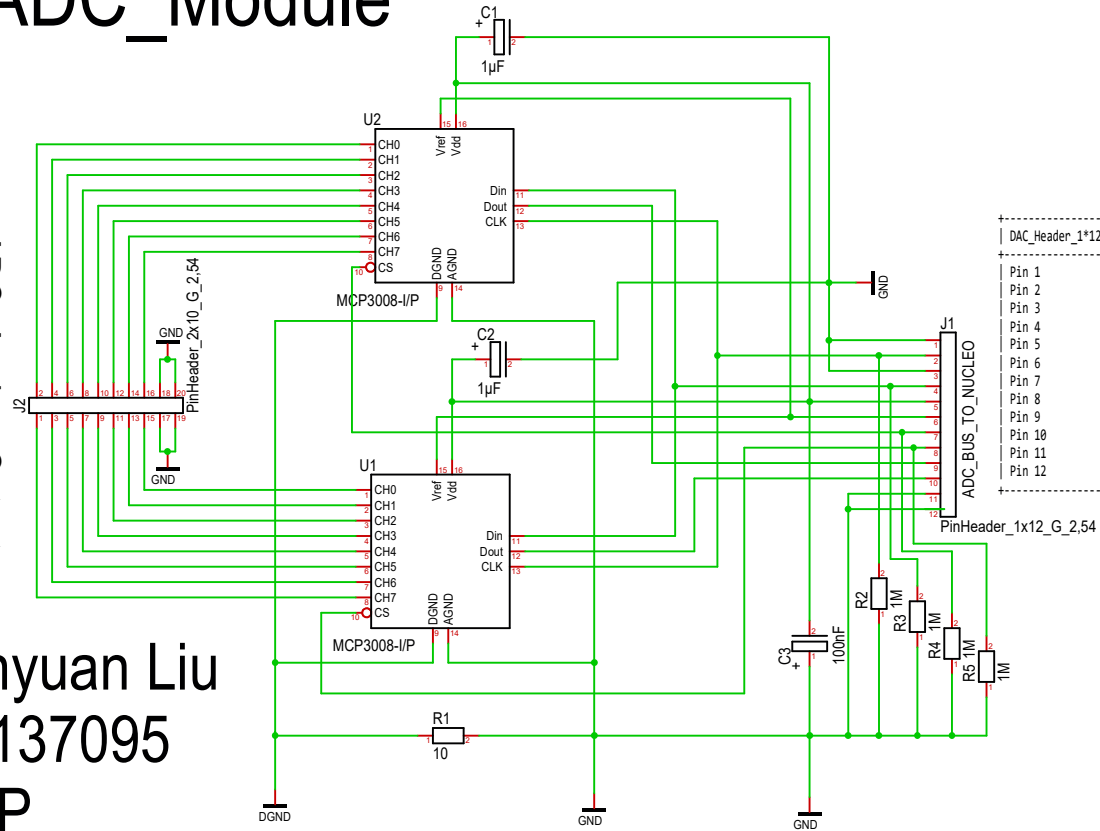


# ADC\_Module

Header Pin	Description	MCP3008 Connection
Pin 1	U1_ADC_CH7	MCP3008_U1_ADC_CH7
Pin 2	U2_ADC_CH8	MCP3008_U2_ADC_CH8
Pin 3	U1_ADC_CH6	MCP3008_U1_ADC_CH6
Pin 4	U1_ADC_CH1	MCP3008_U1_ADC_CH1
Pin 5	U1_ADC_CH5	MCP3008_U1_ADC_CH5
Pin 6	U2_ADC_CH2	MCP3008_U2_ADC_CH2
Pin 7	U1_ADC_CH4	MCP3008_U1_ADC_CH4
Pin 8	U2_ADC_CH3	MCP3008_U2_ADC_CH3
Pin 9	U1_ADC_CH3	MCP3008_U1_ADC_CH3
Pin 10	U2_ADC_CH4	MCP3008_U2_ADC_CH4
Pin 11	U1_ADC_CH2	MCP3008_U1_ADC_CH2
Pin 12	U2_ADC_CH5	MCP3008_U2_ADC_CH5
Pin 13	U1_ADC_CH1	MCP3008_U1_ADC_CH1
Pin 14	U2_ADC_CH6	MCP3008_U2_ADC_CH6
Pin 15	U1_ADC_CH8	MCP3008_U1_ADC_CH8
Pin 16	U2_ADC_CH7	MCP3008_U2_ADC_CH7
Pin 17	GND	-
Pin 18	GND	-
Pin 19	GND	-
Pin 20	GND	-

ADC\_Analog\_Output

Qinyuan Liu  
20137095  
FYP



DAC_Header_1*12	Description	MCP3008 U1	MCP3008 U2	Nucleo Pin
Pin 1	GND	-	-	GND
Pin 2	CLK	CLK	CLK	TB0
Pin 3	GND	-	-	TB0
Pin 4	SPI_Data_In (Duo)	Din	Din	TB0
Pin 5	VDD	VDD	VDD	VDD
Pin 6	Vref	Vref	Vref	Vref
Pin 7	CS_U2	-	CS_U2	TB0
Pin 8	CS_U1	CS_U1	-	TB0
Pin 9	Dout_U2	-	Dout_U2	TB0
Pin 10	Dout_U1	-	Dout_U1	TB0
Pin 11	GND	A&D_GND	A&D_GND	GND
Pin 12	GND	A&D_GND	A&D_GND	GND