

Module 1

- [Module 1 - part 1](#)
- [Module 1 - part 2](#)
- [Module 1 - part 3](#)

Module 2

- [Module 2 - part 1](#)
- [Module 2 - part 2](#)
- [Module 2 - part 3](#)

Module 3

- [Module 3 - Logic Gates](#)
- [Deeds Demo & Briefing](#)

Module 4

- [Module 4 - part a](#)
- [Module 4 - part b](#)
- [Module 4 - part c](#)
- [Module 4 - part d](#)

- [Module 4 - part e](#)
- [Module 4 - part f](#)
- [Module 4 - part g](#)

Module 5

- [Module 5 - part a](#)
- [Module 5 - part b](#)
- [Module 5 - part c](#)
- [Module 5 - part d](#)

Module 6

- [Module 6 - part 1](#)
- [Module 6 - part 2](#)
- [Module 6 - part 2 \(21.05.2025 \) - Decoder and Encoder](#)
- [Module 6 - part 3 \(21.05.2025 \) - last part - Mux, Demux, Code Converter and Parity Generators](#)

Module 7

- [Module 7 - Latches - part 1](#)
- [Module 7 - Latches - part 2](#)

- [Module 7 - Flip flops - part 1](#)
- [Module 7 - Flip flops - part 2](#)
- [Module 7 - Flip flops - part 3](#)

Module 8

- [Module 8a - Asyn Counter - part 1](#)
- [Module 8a - Asyn Counter - part 2](#)
- [Module 8b - Syn Counters - part 1](#)
- [Module 8b - Syn Counters - part 2](#)
- [Module 8b - Syn Counters - part 3](#)

Module 9

- [Module 9 - part 1](#)
- [Module 9 - part 2](#)