  存储控制器作业10.19

嵌入式系统中，存储系统差别很大，可包含多种类型的存储器件，这些不同类型的存储器件速度和宽度等各不相同，为适应复杂的存储体系要求，ARM处理器如何管理存储系统？

   根据下列要求设计系统的存储器：

   给定flash芯片（容量1M\*16位）作为S3C2440的 bank0存储器，设计bank0的容量为4M，bank0采用32位数据总线，给出该bank0存储区的设计方案。

   请你选择一款SDRAM存储器，映射到S3C2440的BANK6，BANK6的数据总线宽度为32位， 映射的存储区大小为16M，给出该bank6存储区的设计方案。

  要求：（1）简要说明设计思路   （2） 画简图 ，图中必须清楚表明地址总线、数据总线、和片选控制线的连接方式。