

版本信息

更改时间	更改人	内容
2018-09-15	HCJ	V1.0: 对外发布版本;
2019-12-27	HCJ	V1.1: 修订勘误

BL0939 应用指南

录目

版本位	信息	1
	 芯片功能特点:	
	芯片管脚说明:	
	关于电参数转换	
	关于有功功率防潜动阈值设置	
	关于漏电/过流检测阈值设置	
	PCB 设计注意事项	

BL0939 是上海贝岭股份有限公司开发的一款用于智能家居领域进行电能测量的专用芯片,支持两路测量,可同时进行计量和漏电故障检测,漏电检测电流可设,响应时间快,具有体积小,外围电路简单,成本低廉的优点。

芯片功能特点:

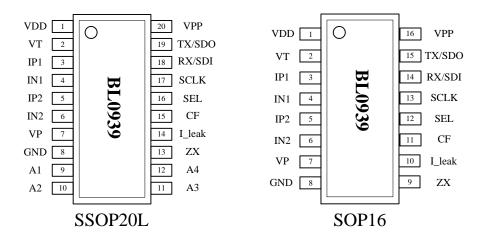
- 三路独立的 Sigma-Delta ADC,用于测量两路电流和一路电压。
- 电流有效值范围(10mA~35A)@1mohm
- 有功电能(1w~7700w)@1mohm
- 可输出电流、电压有效值,快速电流有效值,有功功率,电流电压波形相角
- 批次出厂增益误差小于 1%, 外围元件满足一定条件下可以免校准
- 两路电流通道均具备漏电/过流监控功能,监控阈值及响应时间可设置
- 电压过零信号输出
- 内置波形寄存器,可输出波形数据用于负载类型分析
- 集成温度传感器,满足产品本身过温监控、大电流节点预设温度报警、环境温度测量等 需求
- 集成 SPI(最快速率支持 900KHz)和 UART(4800Bps)通信接口,UART 通信方式支持多芯片通信(仅限 SSOP20L 封装)
- 电源掉电监测,低于 2.7V 时,芯片复位
- 内置 1.218V 参考电压源
- 内置振荡电路,时钟约 4MHz
- 芯片单工作电源 3.3V, 低功耗 10mW (典型值)



● SSOP20/SOP16 封装

芯片管脚说明:

BL0939 提供两种封装。



管脚描述 (SSOP20L)

管脚号	符号	说明			
1	VDD	电源 (+3.3V)			
2	VT	外部温度传感器信号输入			
3, 4	IP1, IN1	电流 A 通道的模拟输入,管脚的最大差分电压±50mV(35mV rms)			
5, 6	IP2, IN2	电流 B 通道的模拟输入,管脚的最大差分电压±50mV(35mV rms)			
7	VP	电压信号正输入端,最大差分电压±100mV(70mV rms)			
8	GND	芯片地			
9	A1	芯片的地址设定管脚,UART 多芯片通信模式时,用于设定芯片			
10	A2	的地址,A4/A3/A2/A1 二进制编码(0000~1111),可设定地址			
11	A3	0~15, 管脚内部有下拉电阻, 悬空即为 0 电平, 管脚直接接到			
12	A4	VDD 即为高电平。与 UART 通信协议中的器件地址相匹配			
13	ZX	电压过零指示			
14	I_leak	电流 2 通道的漏电/过流报警输出			
15	CF	电能脉冲输出,复用功能见 MODE 寄存器说明			
16	SEL	UART/SPI 通信模式选择(0: UART 1: SPI),内部有下拉电阻,			
		悬空即为0电平(UART),管脚直接接到VDD即为高电平(SPI)			
17	SCLK	SPI 方式时钟输入; UART 通信模式时, 悬空即可			
18	RX/SDI	UART/SPI 复用管脚,UART RX/SPI DIN			
19	TX/SD0	UART/SPI 复用管脚,UART TX/SPI DOUT,需要外部上拉电阻			
20	VPP	保留,悬空即可			

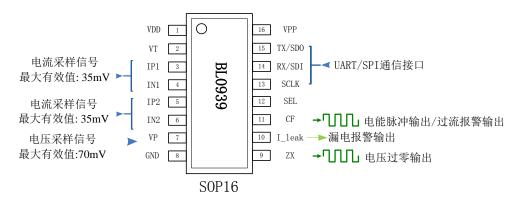
管脚描述 (SOP16)

管脚号	符号	说明



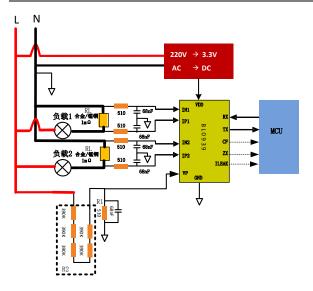
1	VDD	电源(+3.3V)				
2	VT	外部温度传感器信号输入				
3, 4	IP1, IN1	电流 A 通道的模拟输入,管脚的最大差分电压±50mV(35mV rms)				
5, 6	IP2, IN2	电流 B 通道的模拟输入,管脚的最大差分电压±50mV(35mV rms)				
7	VP	电压信号正输入端,最大差分电压±200mV(70mV rms)				
8	GND	芯片地				
9	ZX	电压过零指示				
10	I_leak	电流 2 通道的漏电/过流报警输出				
11	CF	电能脉冲输出,复用功能见 MODE 寄存器说明				
12	SEL	UART/SPI 通信模式选择 (0: UART 1: SPI), 内部有下拉电阻,				
		悬空即为0电平(UART),管脚直接接到VDD即为高电平(SPI)				
13	SCLK	SPI 方式时钟输入,UART 通信模式时,悬空即可				
14	RX/SDI	UART/SPI 复用管脚,UART RX/SPI DIN				
15	TX/SD0	UART/SPI 复用管脚,UART TX/SPI DOUT,需要外部上拉电阻				
16	VPP	保留,悬空即可				

以 SOP16 封装为例说明

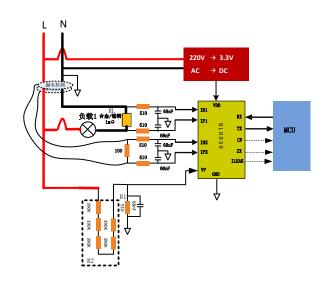


两路计量应用电路图:

以 Uart 通讯方式、电阻采样方式为例进行说明,也可以采用互感器方式进行采样;



一路计量一路漏电检测应用电路图



注意:

- 1) CF 管脚可配置为过流报警输出; ZX 用于输出电压过零信号; 如果仅需要电参数检测功能,这两个管脚可以不接入 MCU;
- 2) UART 接口的速率,通信协议的描述见"BL0939 datasheet v1.1.pdf";
- 3) BL0939 在出厂时已做增益修正,如果要免校准,外围器件的精度保证在1%以内;
- 4) TX 管脚需要外接上拉电阻;
- 5)漏电检测时采用零序电流互感器,同时穿过 L、N 线,漏电阈值、响应时间可通过寄存器进行设置
- 6) SPI 通信方式,通信协议的描述见"BL0939 datasheet v1.1.pdf";

考虑智能家居类产品一般最大电流不超过 16A, 电流采用使用合金电阻 1毫欧, 电压采样通道使用电阻分压方式将 220V 电压降低到 57.52mV rms 由芯片的 VP 管脚进行采样。

BL0939 与 MCU 的连接电路非常简单,系统电平一致的情况下只需连接 TX、RX,UART 通信方式 4800bps, N, 8, 1.5。MCU 通过通信帧获得有功功率,电压,电流,有功电能脉

冲计数。

关于电参数转换

BL0939 在定义产品时考虑到智能家居类产品厂家不是专业计量器具厂家,没有专业的校准设备,对电能计量精度要求也相对较低,只是提供用电参考信息,不作计费标准。智能设备只需要读取有功功率,电压,电流,并根据有功电能脉冲计数计算用电量,所以BL0939电路在出厂时保证芯片自身的增益偏差小于 1%。

若客户外围器件精度 1%,不校准的情况下整机精度可达到 2%以内;

以应用电路图中参数举例说明:

电流采样电阻 RL 为 1 毫欧, 电压通道通过 R2 (390K*5) +R1 (0.51K) 电阻分压把交流 220V 电压降到 mV 级信号给 VP 管脚; MCU 通过 Uart 接口获得 BL0939 的寄存器数据;

实际有功功率值=
$$\frac{\text{有功功率寄存器值*Vref}^2* (R2+R1)}{4046*RL*R1*1000}$$
 瓦

CFA CNT 寄存器中存放的是电能脉冲个数;

每个电能脉冲对应的电量=
$$\frac{1638.4*256*Vref^{2}*(R2+R1)}{3600000*4046*RL*R1*1000}$$
 度

RL 单位为毫欧, R2,R1 单位为 K 欧; Vref=1.218 伏;

例: IA_RMS 寄存器值为 266013, V_RMS 寄存器值为 3774945, A_WATT 寄存器值为 156906, CFA_CNT 寄存器值 1200; 根据公式转换:

实际电流值=
$$\frac{266013*1.218}{324004*1} \approx 1A$$

实际电压值=
$$\frac{3774945*1.218*(390*5+0.51)}{79931*0.51*1000} \approx 219.999$$
 伏

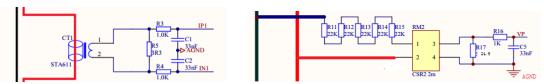
实际有功功率=
$$\frac{156906*1.218*1.218*(390*5+0.51)}{4046*1*0.51*1000} \approx 220.032 瓦$$

上电后 BL0940 累积电能=
$$\frac{1638.4*256*1.218*1.218*(390*5+0.51)}{3600000*4046*1*0.51*1000}*1200 \approx 0.196 度$$

注意:

- 1) A_WATT、B_WATT 寄存器是补码方式,如果是负功率,需要转换;
- 2) A_WATT 寄存器如果是负功率,有功电能脉冲计数(CFA_CNT)寄存器是递减,即 0x000000->0xFFFFFF->0xFFFFFE->...->0x0000001,在累积电能处理时需要注意;
- 3) BL0939 无法掉电保存数据:

如果采用电流互感器(CT)、电压互感器(PT)进行采样,前端的典型电路如下:





智能插座计量芯片应用指南

假设电流互感器 CT1 的变比为 Rt=2000(2000:1), 负载电阻 R5(3.3 欧); 电压互感器(RM2) 为 1:1 的电流型电压互感器: 负载电阻 R17=24.9 欧

实际电流值=
$$\frac{\text{电流有效值寄存器值*Vref}}{324004* (R5*1000) / Rt} = \frac{\text{电流有效值寄存器值*1.218}}{324004* (3.3*1000) / 2000}$$
 安培

实际电压值=
$$\frac{\text{电压有效值寄存器值*Vref*} (R11+R12+R13+R14+R15)}{79931*R17*1000} = \frac{\text{电压有效值寄存器值*1.218*} (22*5)}{79931*0.0249*1000}$$

伏

实际有功功率值

$$= \frac{\text{有功功率寄存器值*Vref}^2* (R11+R12+R13+R14+R15)}{4046* (\frac{R5*1000}{Rt})*R17*1000} = \frac{\text{有功功率寄存器值*1.218}^2* (22*5)}{4046* (\frac{3.3*1000}{2000})*0.0249*1000}$$
 瓦

CFA CNT 寄存器中存放的是电能脉冲个数;

每个电能脉冲对应的电量

$$= \frac{1638.4*256*V \text{ref}^{2}* (R11+R12+R13+R14+R15)}{3600000*4046* (\frac{R5*1000}{Rt}) *R17*1000} = \frac{1638.4*256*1.218^{2}* (22*5)}{3600000*4046* (\frac{3.3*1000}{2000}) *0.0249*1000}$$

R5 单位为欧, R11, R12, R13, R14, R15, R17 单位为 K 欧; Vref=1.218 伏;

关于有功功率防潜动阈值设置

通常在 PCB 布线时有可能由于布板走线或外部电磁干扰,在无负载时,由于噪声信号影响,芯片检测到噪声功率,导致有功功率寄存器可能出现正功或负功。

BL0939 具有专利功率防潜功能,保证无电流输入的时候板级噪声功率不会累积电量。

有功防潜动阈值寄存器(WA_CREEP),为 8bit 无符号数,缺省为 0BH。该值与有功功率寄存器值对应关系见下面公式,当输入有功功率信号绝对值小于这个值时,输出有功功率设为零。这可以使在无负载情况下,即使有小的噪声信号,输出到有功功率寄存器中的值为 0。

地址	力も	外部	内部	冶金	M4:1 /古	+# <i>;</i> +	
地址	名称	读/写	读/写	位宽	默认值	描述	
0x17	WA_CREEP	R/W	R	8	0x0B	有功功率防潜寄存器	

可以根据功率寄存器 A_WATT/B_WATT 的值设置 WA_CREEP,他们的对应关系

$$WA_CREEP = \frac{WATT}{3.0517578125*8}$$

当前通道处于防潜状态时,该通道的有效值不测量,也切除到0。

WA_CREEP 缺省值为 0x0B; 对应的 WATT 有功功率寄存器值= $11*8*3.0517578125\approx268$; 如果采用 1 毫欧采样电阻,电压采用电阻分压 390K*5+0.51K; 对应的实际功率=268/713.1=0.376 瓦。

实际应用时可根据应用要求,提高有功防潜动阈值寄存器的设置,比如 1 瓦以下不要求计量。 阈值设置为 1W 对应的参数: $=713.1/(3.0517578125*8) \approx 29$, WA CREEP=0x1D;

关于漏电/过流检测阈值设置

BL0939 如果采用零序电流互感器来进行漏电检测时,漏电阈值设置需要根据零序电流 互感器的参数进行计算



地址	名称	外部	内部	位宽	默认值	描述
	石你	读/写	读/写			
0x10	IA_FAST_RMS_CTRL	R/W	R	16	0xFFFF	A 通道快速有效值控制寄存器
0x1E	IB_FAST_RMS_CTRL	R/W	R	16	0xFFFF	B 通道快速有效值控制寄存器

通过 IA_FAST_RMS_CTRL 和 IB_FAST_RMS_CTRL 两个快速有效值控制寄存器,可选择刷新时间为半周波或周波,并设定快速有效值阈值(即漏电或过流阈值)。

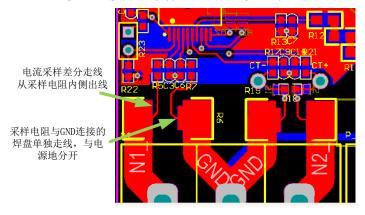
假设零序电流互感器的变比为 600:1,负载电阻为 100 欧;如果需要 30mA 漏电报警,那么对应通道的快速有效值控制寄存器设置值= $\frac{30\text{mA}*负载电阻阻值*324004}}{\text{变比}*1.218}*\frac{0.72}{512}=\frac{30*100*324004}{600*1.218}*$

 $\frac{0.72}{512}$ = 1870。由于快速有效值寄存器只检测半周波或周波有效值,可能会存在数据跳动比较大情况, 最差可能有 5%的跳动, 设置阈值寄存器时注意考虑检测余量, Ix FAST RMS CTRL=1870*0.95=1776。

PCB设计注意事项

在 PCB 布线时需要注意:

- 1) 电流采样的电阻、电容尽量靠近 BL0939 管脚,防止引线过长,PCB 板上其他信号线的干扰;(电流采样信号约 5uV~16mV)
- 2) 为减少对电流采样信号的干扰,采样电阻的地线与电源地分开走线;电流通道 为差分采样,IP,IN的信号走线平行靠近,PCB 板上走线尽量短。
- 3) 电流采样 IP、IN 的外接电路参数尽量平衡,走线应保持平行,并尽可能短;
- 4) 由于负载电流是流过合金电阻,因此需要注意负载电流最大可能到 16A,在 PCB 板上连接合金采样电阻的走线尽量粗(大电流走线);



- 5) 电压采样的电阻分压网络由于是将交流 220V 电压降到 57.52mV 左右,注意分 压电阻的耐压是否满足要求,同时考虑爬电距离;与电流采样走线隔开距离, 防止信号串扰
- 6) BL0939 的电源 3.3V 的去耦电容 C12 尽量靠近芯片 VDD 管脚;

参考文献: BL0939_Datasheet_V1.1.pdf