

D

C

B

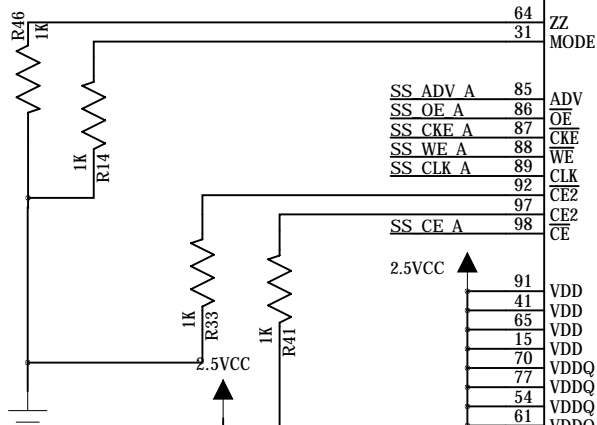
A

U1-B			
UFD15 M25	IO/DIFFIO_RX21N	IO/DIFFIO_TX21N	M19
UFD14 M26	IO/DIFFIO_RX21P	IO/DIFFIO_TX21P	M20
UFD12 K25	IO/DIFFIO_RX22N	IO/DIFFIO_TX22N	N19
UFD11 K26	IO/DIFFIO_RX22P	IO/DIFFIO_TX22P	N20 UMR
UPE5 L24	IO/DIFFIO_RX23N	IO/DIFFIO_TX23N	N21 UPE0
UFD13 L25	IO/DIFFIO_RX23P	IO/DIFFIO_TX23P	N22 UPE1
UFD10 J25	IO/DIFFIO_RX24N	IO/DIFFIO_TX24N	M21
UFD9 J26	IO/DIFFIO_RX24P	IO/DIFFIO_TX24P	M22
UFD8 H25	IO/DIFFIO_RX25N	IO/DIFFIO_TX25N	M23 UPE2
UPA7 H26	IO/DIFFIO_RX25P	IO/DIFFIO_TX25P	M24 UPE3
UFD7 G25	IO/DIFFIO_RX26N	IO/DIFFIO_TX26N	L18
UFLAGA G26	IO/DIFFIO_RX26P	IO/DIFFIO_TX26P	L19
UPE6 K25	IO/DIFFIO_RX27N	IO/DIFFIO_TX27N	L20
UPE7 K26	IO/DIFFIO_RX27P	IO/DIFFIO_TX27P	L21
USLRD J25	IO/DIFFIO_RX28N	IO/DIFFIO_TX28N	L22
USLWR J24	IO/DIFFIO_RX28P	IO/DIFFIO_TX28P	L23 UPE4
UPA5 H25	IO/DIFFIO_RX29N	IO/DIFFIO_TX29N	K19
UPA6 H26	IO/DIFFIO_RX29P	IO/DIFFIO_TX29P	K20
UPA3 G25	IO/DIFFIO_RX30N	IO/DIFFIO_TX30N	K21
UPA4 G24	IO/DIFFIO_RX30P	IO/DIFFIO_TX30P	K22
UFD5 F25	IO/DIFFIO_RX31N	IO/DIFFIO_TX31N	J19
UFD6 F26	IO/DIFFIO_RX31P	IO/DIFFIO_TX31P	J20
UPA1 F25	IO/DIFFIO_RX32N	IO/DIFFIO_TX32N	J21
UPA2 F24	IO/DIFFIO_RX32P	IO/DIFFIO_TX32P	J22
UFD3 E25	IO/DIFFIO_RX33N	IO/DIFFIO_TX33N	H22
UFD4 E26	IO/DIFFIO_RX33P	IO/DIFFIO_TX33P	H23
UFLACB E25	IO/DIFFIO_RX34N	IO/DIFFIO_TX34N	F21
UPA0 E24	IO/DIFFIO_RX34P	IO/DIFFIO_TX34P	F22
UFLACC D24	IO/DIFFIO_RX35N	IO/DIFFIO_TX35N	G20
UFD2 D25	IO/DIFFIO_RX35P	IO/DIFFIO_TX35P	G21
UFD0 C25	IO/DIFFIO_RX36N	IO/DIFFIO_TX36N	H19
UFD1 C26	IO/DIFFIO_RX36P	IO/DIFFIO_TX36P	H20

EP2S60F672

U1-A			
SSDQ5 AB23	IO/DIFFIO_RX10N	IO/DIFFIO_TX10N	AA21
SSDQ0 AB24	IO/DIFFIO_RX10P	IO/DIFFIO_TX10P	AA22
SSDQ6 AB25	IO/DIFFIO_RX11N	IO/DIFFIO_TX11N	V19
SSDQ29 AB26	IO/DIFFIO_RX11P	IO/DIFFIO_TX11P	V20
SS AD3 A W23	IO/DIFFIO_RX12N	IO/DIFFIO_TX12N	U19
SS AD2 A W24	IO/DIFFIO_RX12P	IO/DIFFIO_TX12P	U20
SSDQ1 A V23	IO/DIFFIO_RX13N	IO/DIFFIO_TX13N	T21
SSDQ4 A V24	IO/DIFFIO_RX13P	IO/DIFFIO_TX13P	T22
SSDQ3 AA23	IO/DIFFIO_RX14N	IO/DIFFIO_TX14N	T19
SSDQ32 AA24	IO/DIFFIO_RX14P	IO/DIFFIO_TX14P	T20
SSDQ1 AA25	IO/DIFFIO_RX15N	IO/DIFFIO_TX15N	U21
SSDQ1 AA26	IO/DIFFIO_RX15P	IO/DIFFIO_TX15P	U22
SSDQ31 AA26	IO/DIFFIO_RX16N	IO/DIFFIO_TX16N	V21
SSDQ2 A Y26	IO/DIFFIO_RX16P	IO/DIFFIO_TX16P	V22
SSDQ0 A W25	IO/DIFFIO_RX17N	IO/DIFFIO_TX17N	W21
SSDQ35 A W26	IO/DIFFIO_RX17P	IO/DIFFIO_TX17P	W22
SS AD5 A V25	IO/DIFFIO_RX18N	IO/DIFFIO_TX18N	V23 SS AD0 A
SS AD4 A V26	IO/DIFFIO_RX18P	IO/DIFFIO_TX18P	V24 SS AD1 A
SS AD13 A U25	IO/DIFFIO_RX19N	IO/DIFFIO_TX19N	U23 SS AD11 A
SS AD14 A U26	IO/DIFFIO_RX19P	IO/DIFFIO_TX19P	U24 SS AD12 A
SS AD9 A T24	IO/DIFFIO_RX20N	IO/DIFFIO_TX20N	R23
SS AD10 A T25	IO/DIFFIO_RX20P	IO/DIFFIO_TX20P	R24 SS AD8 A
SSDQ8 AD25	IO/DIFFIO_RX8N	IO/DIFFIO_TX8N	W19
SSDQ27 AD26	IO/DIFFIO_RX8P	IO/DIFFIO_TX8P	W20
SSDQ7 AC24	IO/DIFFIO_RX9N	IO/DIFFIO_TX9N	Y20
SSDQ28 AC25	IO/DIFFIO_RX9P	IO/DIFFIO_TX9P	Y21

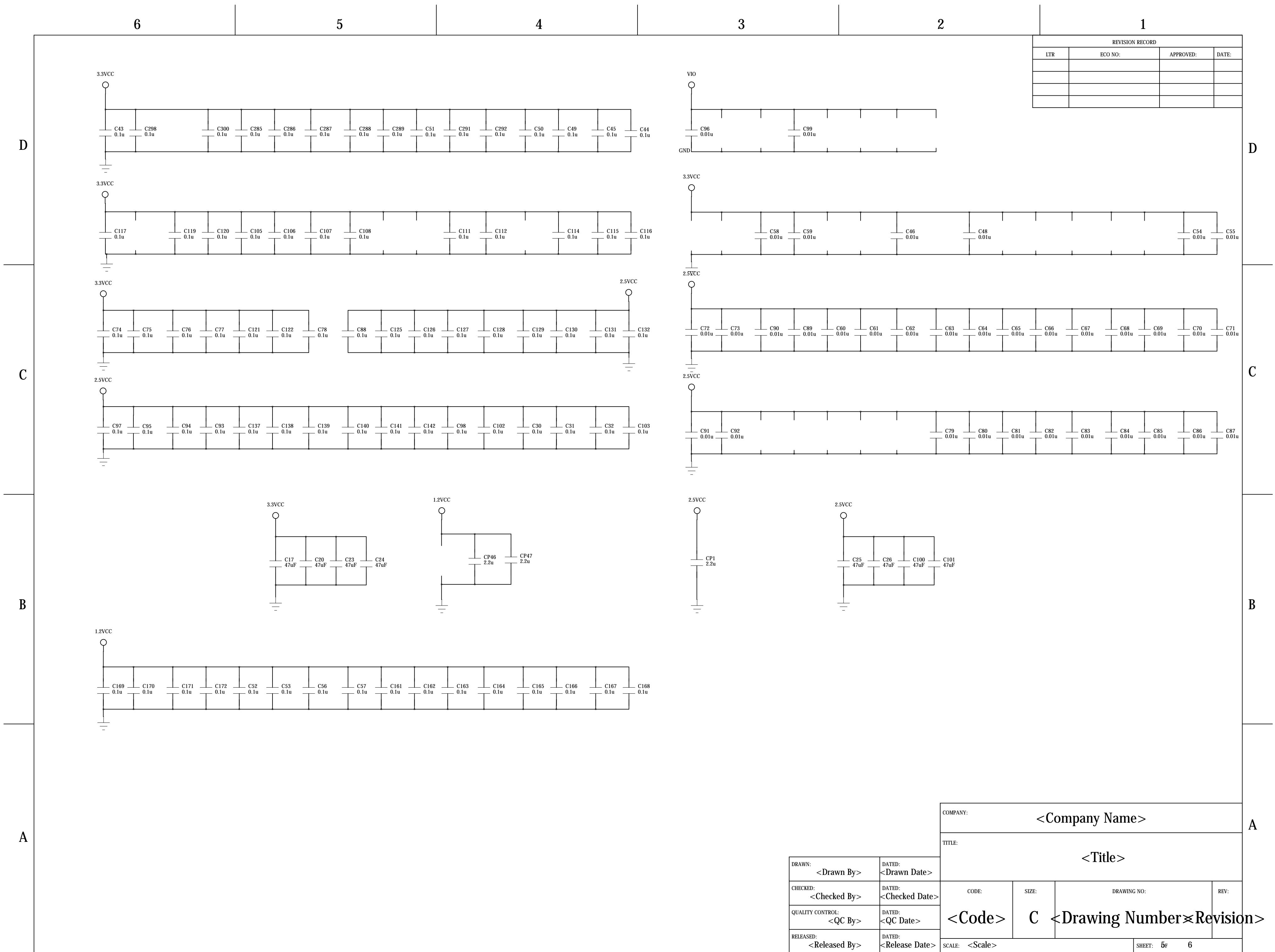
EP2S60F672



U1-H			
SS OE B AB16	IO	IO/DQ14B	AB18
SSDQ17 AC19	IO	IO/DQ14B	AC17 SS CKE A
SSDQ11 A V18	IO	IO/DQ14B	V17 SS ADV B
SSRW BW16	IO	IO/DQ15B	AD28SSDQ20 A
SS AD15 B W17	IO	IO/DQ15B	AD28SSDQ22 A
SS WE B Y16	IO	IO/DQ15B	AF28SSDQ21 A
SS AD16 B Y17	IO	IO/DQ15B	AF28SSDQ23 A
SS AD15 A Y18	IO	IO/DQ16B	AB19
SS CKE B AA16	IO/DQ10B	IO/DQ16B	AC18SS AD6 A
SS AD18 B V14	IO/DQ10B	IO/DQ16B	W18SSDQ13 A
SS AD17 B W15	IO/DQ10B	IO/DQ17B	AD28SSDQ24 A
SS AD17 AAD16	IO/DQ11B	IO/DQ17B	AE28SSDQ12 A
SS WE A AD17	IO/DQ11B	IO/DQ17B	AE24SSDQ9 A
SS CE A AF17	IO/DQ11B	IO/DQ17B	AF24SSDQ26 A
SS OE A AF18	IO/DQ11B	IO/DQ17B	AE18SS AD18 A
SS AD6 B AA17	IO/DQ12B	IO/DQ13B	AE18S ADV A
SS AD7 B AB17	IO/DQ12B	IO/DQ13B	AE28SSDQ16 A
SS CE B V16	IO/DQ12B	IO/DQ13B	AE28SSDQ25 A
SS AD7 A AD18	IO/DQ13B	IO/DQ13B	AE17 SSRW A
SSDQ18 AD19	IO/DQ13B	IO/DQ13B	AE18SS AD15 A
SS AD16 AAF19	IO/DQ13B	IO/DQ13B	AE28SSDQ14 A
SSDQ19 AAF20	IO/DQ13B	IO/DQ13B	AD28SSDQ10 A

EP2S60F672

DQPA	51	SSDP0 A	A
DQA	52	SSDP1 A	A
DQA	53	SSDP2 A	A
DQA	56	SSDP3 A	A
DQA	57	SSDP4 A	A
DQA	58	SSDP5 A	A
DQA	59	SSDP6 A	A
DQA	62	SSDP7 A	A
DQA	63	SSDP8 A	A
DQB	68	SSDP9 A	A
DQB	69	SSDP10 A	A
DQB	72	SSDP11 A	A
DQB	73	SSDP12 A	A
DQB	74	SSDP13 A	A
DQB	75	SSDP14 A	A
DQB	78	SSDP15 A	A
DQB	79	SSDP16 A	A
DQB	80	SSDP17 A	A
DQPC	1	SSDP18 A	A
DQC	2	SSDP19 A	A
DQC	3	SSDP20 A	A
DQC	6	SSDP21 A	A
DQC	7	SSDP22 A	A
DQC	8	SSDP23 A	A
DQC	9	SSDP24 A	A
DQC	12	SSDP25 A	A
DQC	13	SSDP26 A	A
DQD	18	SSDP27 A	A
DQD	19	SSDP28 A	A
DQD	21	SSDP29 A	A
DQD	23	SSDP30 A	A
DQD	24	SSDP31 A	A
DQD	25	SSDP32 A	A
DQD	28	SSDP33 A	A
DQD	29	SSDP34 A	A
DQD	30	SSDP35 A	A
BWA	93	SSBW A	A
BWB	94	SSBW A	A
BWC	95	SSBW A	A
BWD	96	SSBW A	A
NC	42		
NC	43		
NC	60		
NC	38		
NC	39		



6

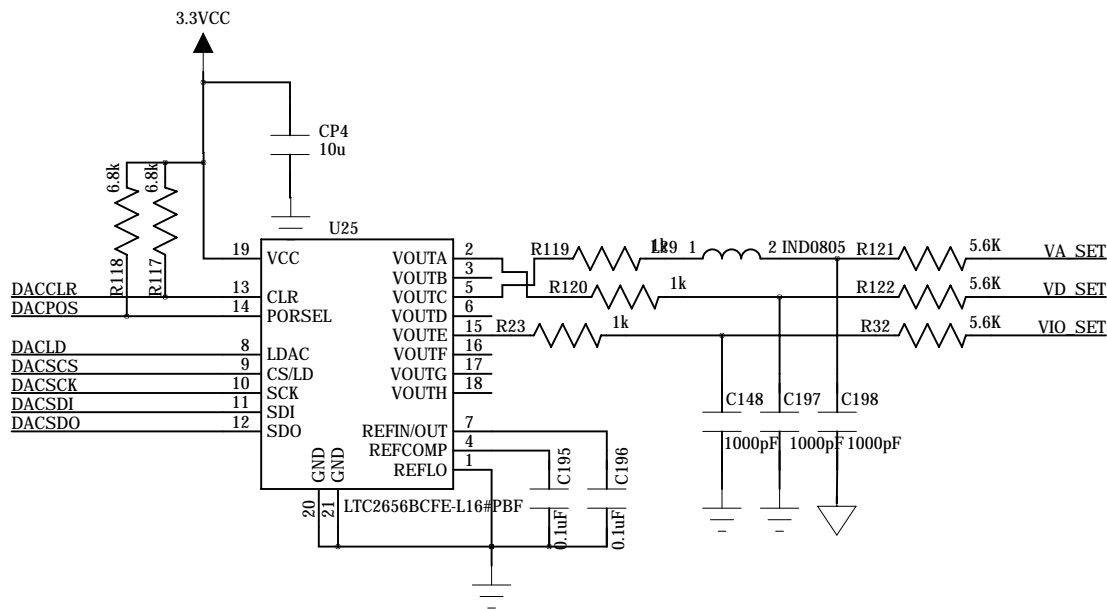
5

4

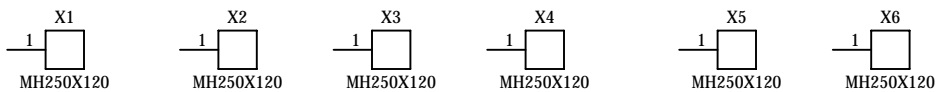
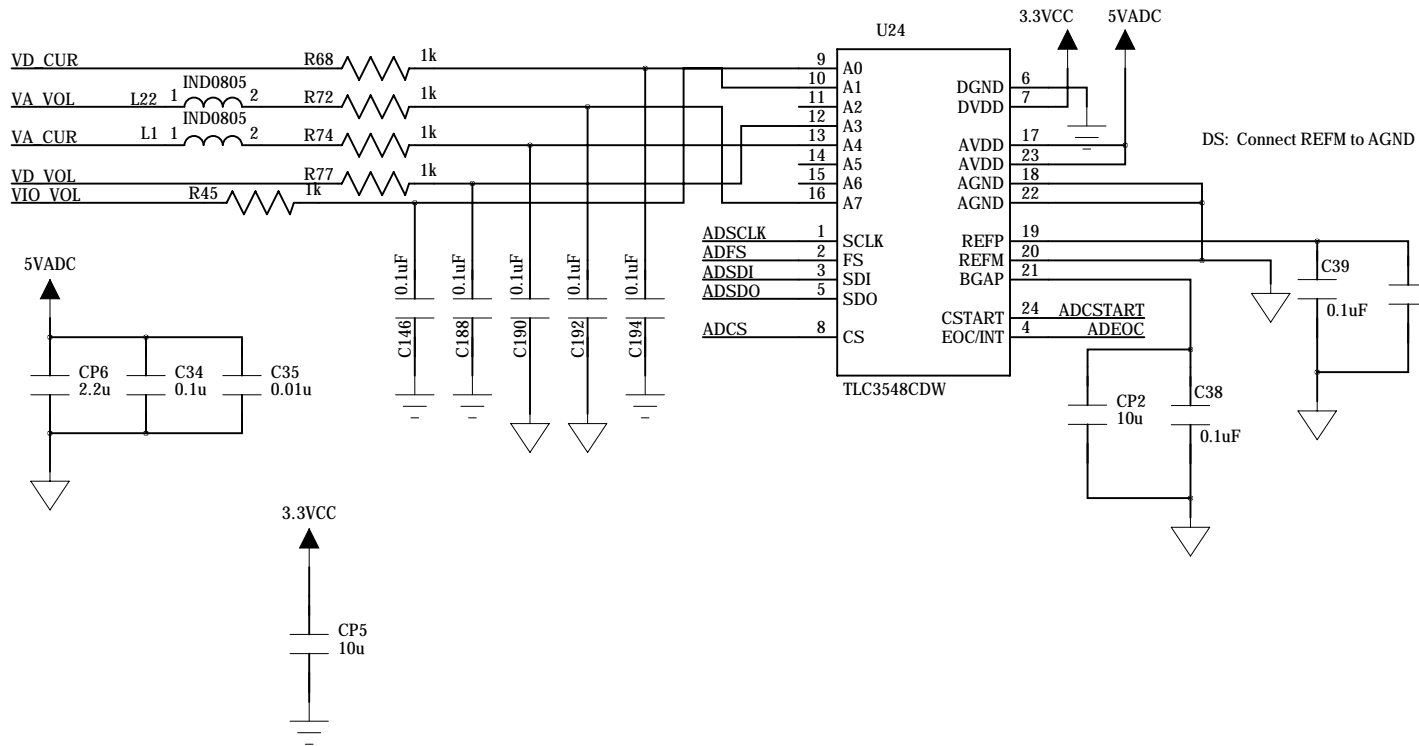
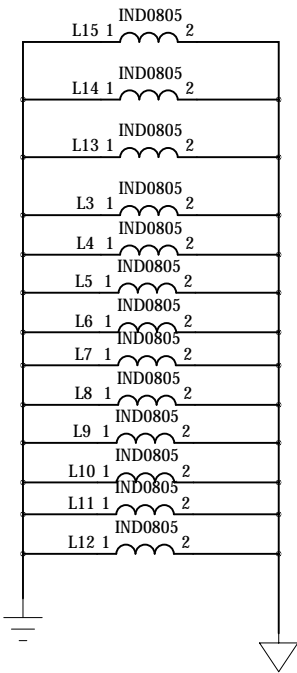
3

2

1



DAC1: 0x00000000
During power-up, the voltage outputs rise less than 10mV above zero-scale;
after power-up, they stay at zero-scale until a valid write and update take place



COMPANY: <Company Name>			
TITLE: <Title>			
CODE:	SIZE:	DRAWING NO:	REV:
<Code>	C	<Drawing Number×Revision>	
SCALE: <Scale>			SHEET: 6r 6

DRAWN: <Drawn By>	DATED: <Drawn Date>
CHECKED: <Checked By>	DATED: <Checked Date>
QUALITY CONTROL: <QC By>	DATED: <QC Date>
RELEASED: <Released By>	DATED: <Release Date>