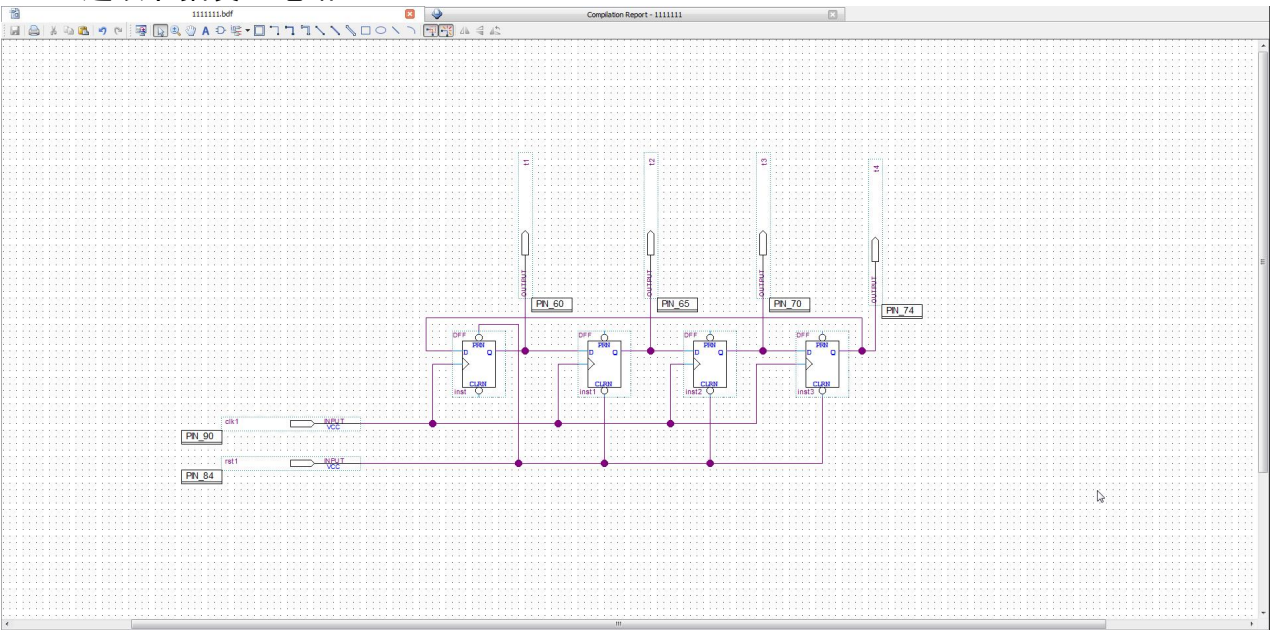


学号： 202200130048	姓名： 陈静雯	班级： 6
实验题目： 节拍脉冲发生器时序电路实验		
实验学时： 2	实验日期： 5.7	
实验目的： 掌握节拍脉冲发生器的设计方法，理解节拍脉冲发生器的工作原理。		
硬件环境：康芯 KX-CDS EP4CE6/10 器件		
软件环境：quartus II 环境		
实验内容与设计： 1、实验内容 连续节拍发生电路可由 4 个 D 触发器组成，可产生 4 个等间隔的时序信号 T1~T4，其中 CLK1 为时钟信号，由实验台右边的方波信号源 clock0 提供，clock0 具有 1Hz~50MHz 的多种方波信号频率。实验者可根据实验自行选择信号频率。当 RST1 为低电平时，T1 输出为“1”，而 T2、T3、T4 输出为“0”；当 RST1 由低电平变为高电平后，T1~T4 将在 CLK1 的输入脉冲作用下，周期性地轮流输出正脉冲，机器进入连续运行状态（EXEC）。		
2、实验原理图 (1) 连续节拍发生电路		
		

设计工程文件，硬件电路如图 11-3 所示。使实验平台工作于模式 5，主系统时钟源接 4Hz，键 8 控制 RST1，高电平时可以看到，发光管 D1、D2、D3、D4 分别显示 T1、T2、T3、T4 的输出电平，锁定引脚并硬件下载测试。引脚锁定后进行编译、下载和硬件测试实验。将实验过程和实验结果写进实验报告。

(1) 连续

(2) 单步

RST1 出现一个脉冲后，通过 clk（键 5）输出一组 t

