

THỰC HÀNH NHẬP MÔN MẠCH SỐ

PH002 – LAB02

1. Lý thuyết

- Giảng viên hướng dẫn phương pháp bìa Karnaugh.
- Sinh viên hiểu và thực hiện nội dung thực hành và bài tập

2. Thực hành

2.1. Thiết kế mạch từ hàm luận lý sau:

$$F(A, B, C, D) = \Sigma m(1, 3, 8, 10, 13, 15)$$

2.2. Thiết kế mạch chỉ được sử dụng cổng NAND với hàm luận lý sau:

$$F(A, B, C, D) = (A + B + D')(A' + C' + D)(B' + D)$$

3. Bài tập

3.1. Thiết kế mạch tổ hợp với chức năng chuyển ký số ($0 \rightarrow 7$) sang MSSV tương ứng.

Ví dụ: Giả sử MSSV là 12345678. Dưới đây là bảng mô tả chức năng mạch.

Ngõ vào	Ngõ ra
0	1
1	2
2	3
3	4
4	5
5	6
6	7
7	8

3.2. Thực hiện nạp các thiết kế trên xuống kit thực hành và kiểm tra kết quả.