

# THỰC HÀNH NHẬP MÔN MẠCH SỐ

## PH002 – LAB04

### 1. Lý thuyết

- Giảng viên giới thiệu bộ cộng.
- Sinh viên hiểu và thực hiện nội dung thực hành và bài tập

### 2. Thực hành

2.1. Thiết kế bộ cộng toàn phần 1 bit (Full Adder)

2.2. \*Thiết kế mạch cho ra kết quả so sánh của 2 số A và B (4 bit)

Ngõ vào A và B (4 bit). Ngõ ra gt (lớn hơn), eq (bằng nhau) và lt (nhỏ hơn)

### 3. Bài tập

3.1. Thiết kế mạch trừ với hai số A và B (4 bit)

3.2. Thực hiện nạp các thiết kế trên xuống kit thực hành và kiểm tra kết quả.