

THỰC HÀNH NHẬP MÔN MẠCH SỐ

PH002 – LAB05

1. Lý thuyết

- Giảng viên giới thiệu các thiết bị lưu trữ.
- Giảng viên giới thiệu, hướng dẫn thiết kế mạch đồng bộ và mạch bất đồng bộ.
- Sinh viên hiểu và thực hiện nội dung thực hành và bài tập

2. Thực hành

- 2.1. Mạch đồng bộ và bất đồng bộ có những ưu và nhược điểm gì? Loại nào được sử dụng phổ biến trong thiết kế hơn? Tại sao?
- 2.2. Thiết kế mạch bất đồng bộ MOD-13 đếm từ 13 xuống 1.

3. Bài tập

- 3.1. Thiết kế mạch đồng bộ hiển thị MSSV.
- 3.2. Thiết kế mạch đồng bộ hiển thị MSSV theo ít nhất 4 hiệu ứng khi nạp xuống DE2 kit (*)
- 3.3. Thực hiện nạp các thiết kế trên xuống kit thực hành và kiểm tra kết quả.

(*) là bài tập không bắt buộc, có cộng điểm khi hoàn thành.