THỰC HÀNH NHẬP MÔN MẠCH SỐ

PH002 - LAB01

1. Lý thuyết

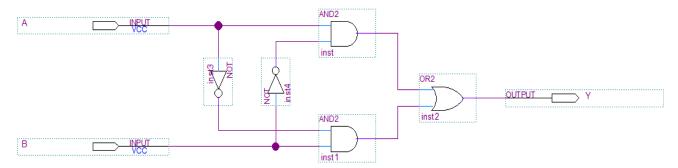
- Giảng viên hướng dẫn SV sử dụng phần mềm.
- Giảng viên giới thiệu các cổng luận lý và bảng chân trị (Bảng sự thật).
- Sinh viên hiểu và thực hiện nội dung thực hành và bài tập

2. Thực hành

2.1. Tìm hiểu chức năng và viết bảng chân trị cho các cổng luận lý sau:

AND, OR, NOT, XOR, XNOR, NAND, NOR

2.2. Thực hiện vẽ, đóng gói và mô phỏng và viết bảng chân trị của mạch số sau:



3. Bài tập

Thực hiện vẽ, đóng gói, mô phỏng và viết bảng chân trị của các biểu thức:

 $F1 = A'.B + A \oplus B$ (với 2 ngõ vào là A và B, ngõ ra là F1)

F2 = A'BC + AB'C' + A(B + C)' (với 3 ngõ vào là A, B, C và ngõ ra là F2)