

IV. Počítače a sítě

Update: 11. května 2018

Obsah

| | | |
|---|---|----|
| 1 | Architektura univerzálních procesorů. Principy urychlování činnosti procesorů. | 2 |
| 2 | Základní vlastnosti monolitických počítačů a jejich typické integrované periférie. Možnosti použití. | 10 |
| 3 | Struktura OS a jeho návaznost na technické vybavení počítače. | 14 |
| 4 | Protokolová rodina TCP/IP. | 22 |
| 5 | Metody sdíleného přístupu ke společnému kanálu. | 27 |
| 6 | Problémy směrování v počítačových sítích. Adresování v IP, překlad adres (NAT). | 31 |
| 7 | Bezpečnost počítačových sítí s TCP/IP: útoky, paketové filtry, stavový firewall. Šifrování a autentizace, virtuální privátní síť. | 40 |

1 Architektura univerzálních procesorů. Principy urychlování činnosti procesorů.

1.1 Architektura mikroprocesorů

Architektura procesoru je náčrt struktury a funkčnosti systému. Je charakterizována výčtem **registrů** a jejich funkcí, vnitřních a vnějších **sběrnic**, způsobem **adresování** a **instrukčním souborem**.

Registr je malé úložiště dat v mikroprocesoru s rychlým přístupem, které slouží jako **pracovní paměť** během výpočtů.

Sběrnice je soustava vodičů pro **přenos informací** mezi více účastníky na principu „jeden vysílá, ostatní přijímají.“ Podle typu přenášené informace je dělíme na *datové*, *adresové* a *řídící*. V praxi však díky multiplexu může jít o jedny dráty.

1.2 Procesory CISC a RISC

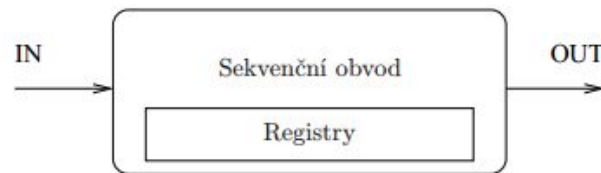
V dnešní době se ustálilo dělení počítačů do dvou základních kategorií podle typu používaného procesoru:

- **CISC** – počítač se složitým souborem instrukcí (*Complex Instruction Set Computer*)
- **RISC** – počítač s redukováným souborem instrukcí (*Reduced Instruction Set Computer*)

1.2.1 CISC

- Procesory s **komplexním instrukčním souborem**.
- Instrukce mají **proměnlivou délku i dobu vykonání**.
- **Vysoká složitost instrukcí** → nutný systematický návrh řadiče procesoru.
- Vykonání strojové instrukce probíhá posloupností mikrooperací (předepsána mikroinstrukcí v řídící paměti).
- Procesor obsahuje relativně **nízký počet registrů**.
- Operace provedená i **složenou instrukcí** (např. násobení) může být **nahrazena** sledem jednodušších strojových instrukcí (*sčítání a bitové posuny*) → mohou být ve výsledku vykonány rychleji, než hardwarově implementovaná složená varianta.
- Označení **CISC** bylo zavedeno jako **protiklad** až poté, co se prosadily procesory RISC, které mají instrukční sadu naopak maximálně redukovanou (pouze jednoduché operace, tj. žádné složené, jsou stejně dlouhé a jejich vykonání trvá stejnou dobu).
- Obvyklou chybou je domněnka, že procesory CISC mají více strojových instrukcí, než procesory RISC. Ve skutečnosti nejde o absolutní počet, ale o **počet různých druhů operací**, které procesor sám přímo umí vykonat na hardwarové úrovni (tj. již z výroby). Procesor CISC tak může například paradoxně obsahovat jen jednu strojovou

instrukci pro danou operaci (např. *logické operace*), zatímco procesor RISC může tuto operaci obsahovat jako několik strojových instrukcí, které stejnou operaci umí provést nad různými registry.



Obrázek 1: Procesor (CISC) jako sekvenční obvod

| Krok | | Význam |
|------|-----------|---------------------|
| 1. | VI | Výběr Instrukce |
| 2. | DE | Dekódování |
| 3. | VA | Výpočet Adresy |
| 4. | VO | Výběr Operandu |
| 5. | PI | Provedení Instrukce |
| 6. | UV | Uložení Výsledku |

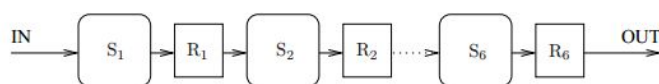
| | T ₁ | T ₂ | T ₃ | T ₄ | T ₅ | T ₆ | T ₇ | T ₈ | T ₉ | T ₁₀ | T ₁₁ | T ₁₂ | T ₁₃ |
|----|----------------|----------------|----------------|----------------|----------------|----------------|----------------|----------------|----------------|-----------------|-----------------|-----------------|-----------------|
| VI | I ₁ | | | | | | I ₂ | | | | | | ... |
| DE | | I ₁ | | | | | | I ₂ | | | | | |
| VA | | | I ₁ | | | | | | I ₂ | | | | |
| VO | | | | I ₁ | | | | | | I ₂ | | | |
| PI | | | | | I ₁ | | | | | | I ₂ | | |
| UV | | | | | | I ₁ | | | | | | I ₂ | |

Tabulka 4: Postup provádění instrukcí procesorem CISC

1.2.2 RISC

- **Počet instrukcí a způsobů adresování je malý, ale zůstává úplný**, aby bylo možno provést vše → v tomhle se liší od CISC.
- Instrukce jsou vytvořeny pomocí obvodu → jednodušší na výrobu než CISC.
- Je menší počet instrukcí, takže složitější instrukce se nahradí větším počtem jednodušších.
- To způsobuje nárůst kódu. Zároveň ale vznikly rychlejší sběrnice, tj rychlejší proud dat do procesoru.
- Používá se **zřetěžené zpracování instrukcí** (Blíže popsáno níže).
- Instrukce se provádějí jen nad registry.
- Navýšený počet registrů → delší program.
- Instrukce mají **jednotný formát** – délku i obsah.
- Komunikace s pamětí pouze pomocí instrukcí **LOAD** / **STORE**, adresování i práce je celkově rychlejší.

- V návaznosti je využívána cache pro co nejrychlejší přístup dat.
- Využívá se **predikce skoků**, takže se začnou načítat data, která pravděpodobně budou v další instrukci potřeba.
- **Každý strojový cyklus znamená dokončení jedné instrukce.**
- Řešení problémů s frontou instrukcí.
- Mikroprogramový řadič může být nahrazen rychlejším obvodem.
- Představitelé **ARM, MOTOROLA 6800, INTEL i960, MIPS R6000.**



Obrázek 2: Zřetěžené zpracování (v procesoru RISC)

| | T ₁ | T ₂ | T ₃ | T ₄ | T ₅ | T ₆ | T ₇ | T ₈ | T ₉ | T ₁₀ | T ₁₁ | T ₁₂ |
|----|----------------|----------------|----------------|----------------|----------------|----------------|----------------|----------------|----------------|-----------------|-----------------|-----------------|
| VI | I ₁ | I ₂ | I ₃ | I ₄ | I ₅ | I ₆ | I ₇ | ... | | | | |
| DE | | I ₁ | I ₂ | I ₃ | I ₄ | I ₅ | I ₆ | I ₇ | | | | |
| VA | | | I ₁ | I ₂ | I ₃ | I ₄ | I ₅ | I ₆ | I ₇ | | | |
| VO | | | | I ₁ | I ₂ | I ₃ | I ₄ | I ₅ | I ₆ | I ₇ | | |
| PI | | | | | I ₁ | I ₂ | I ₃ | I ₄ | I ₅ | I ₆ | I ₇ | |
| UV | | | | | | I ₁ | I ₂ | I ₃ | I ₄ | I ₅ | I ₆ | I ₇ |

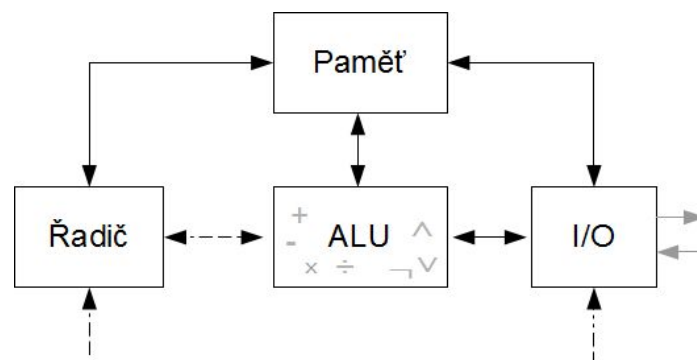
Tabulka 5: Zřetěžené provádění instrukcí procesorem RISC

1.3 Von Neumannovo schéma počítače

John Von Neumann definoval v roce **1945** základní koncepci počítače (EDVAC) **řízeného obsahem paměti**. Od té doby se objevilo několik odlišných modifikací, ale v podstatě se **počítače v dnešní době** konstruuji podle tohoto modelu. Ve svém projektu si von Neumann stanovil určitá kritéria a principy, které musí počítač splňovat, aby byl použitelný univerzálně. Můžeme je ve stručnosti shrnout do následujících bodů:

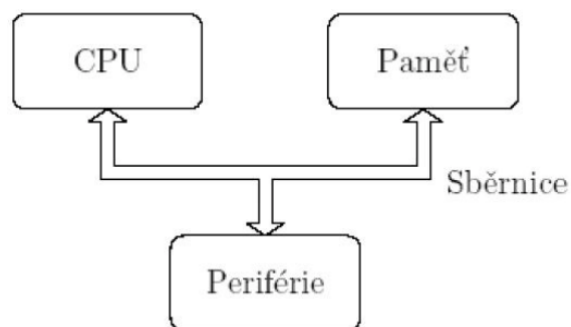
- Počítač se skládá z paměti, řídicí jednotky, aritmeticko-logické jednotky, vstupní a výstupní jednotky.
1. **ALU** – aritmeticko-logická jednotka (arithmetic-logic unit) => jednotka provádějící veškeré aritmetické výpočty a logické operace. Obsahuje sčítačky, násobičky a komparátory.
 2. **Operační paměť** – slouží k uchování zpracovávaného programu, zpracovávaných dat a výsledků výpočtu.
 3. **Řídicí jednotka** – řídí činnost všech částí počítače. Toto řízení je prováděno pomocí řídicích signálů, které jsou zasílány jednotlivým modulům. Řadiči jsou pak zpět zasílané stavové hlášení. Dnes řadič spolu s ALU tvoří jednu součástku, a to procesor neboli CPU (Central Processing Unit).
 4. **Vstup/Výstup** – zařízení určené pro vstup dat, a výstup zpracovaných výsledků.

- Struktura pc je **nezávislá na typu řešené úlohy** (univerzálnost), **počítač se programuje obsahem paměti**.
- Následující krok počítače je závislý na kroku předešlém.
- **Instrukce** a **data** jsou v téže paměti.
- Paměť je rozdělena do **paměťových buněk stejné velikosti (Byte)**, jejichž pořadová čísla se využívají jako adresy.
- Program je tvořen posloupností instrukcí, které se vykonávají jednotlivě v pořadí, v jakém jsou zapsány do paměti.
- Změna pořadí prováděných instrukcí se provádí **skokovými instrukcemi** (podmíněné nebo nepodmíněné skákání na adresy).
- Čísla, instrukce, adresy a znaky se značí v **binární soustavě**.



1.3.1 Nevýhody Von Neumannovy koncepce ve srovnání s dnešními PC

- Podle von Neumannova schématu počítač pracuje **vždy nad jedním programem**. Toto vede k velmi špatnému využití strojového času. Dnes je obvyklé, že počítač **zpracovává paralelně více programů** zároveň - tzv. **multitasking**.
- Počítač může mít i více jak jeden procesor.
- Podle Von Neumanova schématu mohl počítač pracovat pouze v tzv. **diskrétním režimu**, kdy byl do paměti počítače zaveden program, data a pak probíhal výpočet. V průběhu výpočtu již nebylo možné s počítačem dále interaktivně komunikovat.
- Dnes existují **vstupní/výstupní** zařízení, např. pevné disky a páskové mechaniky, které umožňují vstup i výstup.
- Program se do paměti nemusí zavést celý, ale je možné zavést pouze jeho část a ostatní části zavádět až v případě potřeby.



Výhody

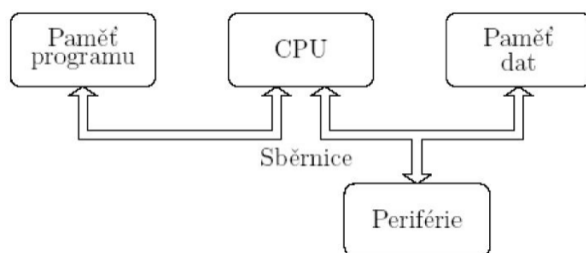
- + **Rozdělení paměti** pro kód a data určuje programátor, řídicí jednotka přistupuje pro data i instrukce jednotným způsobem.
- + **Jedna sběrnice** -> jednodušší levnější výroba.

Nevýhody

- **Společné uložení dat a kódu** může mít za následek přepsání vlastního programu.
- **Jedna sběrnice** je omezující.

1.4 Hardvardské schéma počítače

Několik let po von Neumannovi, přišel vývojový tým odborníků z Harvardské univerzity s vlastní koncepcí počítače, která se sice od Neumannovy příliš nelišila, ale odstraňovala některé její nedostatky. V podstatě jde pouze o **oddělení paměti pro data a program**. Abychom si mohli obě koncepce porovnat, můžeme vycházet ze zjednodušených schémat.



Výhody

- + **Program se nepřepíše** (oddělené paměti pro data a program).
- + Dvě sběrnice umožňují **paralelní** načítání instrukcí a dat.
- + Paměti mohou být vyrobeny **odlišnými technologiemi** a každá může mít jinou nejmenší adresovací jednotku (8 bitů pro instrukce a 8, 16 nebo 32 pro data).

Nevýhody

- 2 sběrnice mají **vyšší nároky na vývoj** řídicí jednotky a jsou také dražší a složitější na výrobu.
- Paměť je **rozdělena** už od **výrobce**.
- Nevyužitou část dat **nelze využít** po program a obráceně.

1.5 Principy urychlování činnosti procesorů

- Speciální kódování dle potřeby dané úlohy.
- Speciální výpočetní jednotky dle potřeby dané úlohy (FFT – rychlá fourierova transformace).
- Paralelní zpracování (násobné výpočetní jednotky).
- **Zřetězové zpracování instrukcí** (pipelining).
- Využití cache pamětí (L1, L2, L3).
- Predikce skoků

1.5.1 Paralelní zpracování

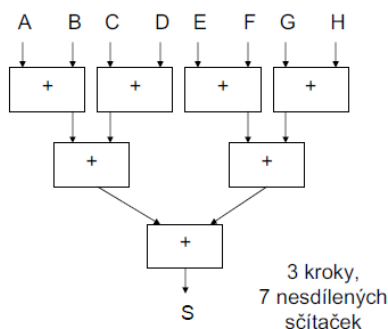
Zpracování více elementárních úloh běží současně.

$$\text{Př. } S = A + B + C + D + E + F + G + H$$

SW: **sekvenčně**

```
S = A + B;  
S = S + C;  
S = S + D;  
S = S + E;  
S = S + F;  
S = S + G;  
S = S + H;
```

7 kroků,
1 sdílená
sčítačka



1.5.2 Zřetěžené zpracování instrukcí (pipelining)

Princip zřetězení se značně překrývá s principy procesorů RISC. Základní myšlenkou je **rozdělení zpracování jedné instrukce** mezi různé části procesoru a tím i dosažení možnosti **zpracovávat více instrukcí** najednou. Pro dosažení tohoto zřetězení je nutné rozdělit úlohu do posloupnosti dílčích úloh, z nichž každá může být vykonána **samostatně**, např. oddělit načítání a ukládání dat z paměti od provádění výpočtu instrukce a tyto části pak mohou běžet souběžně. To znamená že musíme osamostatnit jednotlivé části sekvenčního obvodu tak, aby každému obvodu odpovídala jedna fáze zpracování instrukcí. Všechny fáze musí být **stejně časově náročné**, jinak je rychlost **degradována** na nejpomalejší z nich. Fáze zpracování je rozdělena minimálně na 2 úseky:

- **Načtení** a **dekódování** instrukce.
- **Provedení** instrukce a případné uložení výsledku.

Zřetězení se stále vylepšuje a u novějších procesorů se již můžeme setkat stále s více řetězci rozpracovaných informací (více pipelines), dnes je standardem 5 pipelines.

1.5.3 Problém a predikce skoků

Největší problém spočívá v **plnění zřetěžené jednotky**, hlavně při provádění **podmíněných skoků**, kdy během stejného počtu cyklů se vykoná více instrukcí. U pipelingu se instrukce následující po skoku vyzvedává dřív, než je skok dokončen. **Primitivní implementace** vyzvedává vždy **následující instrukci**, což vede k tomu, že se vždy mylí, pokud je skok nepodmíněný. Pozdější implementace mají **jednotku předpovídání skoku (1bit)**, která vždy správně **předpoví nepodmíněný skok** a s použitím cache se záznamem předchozího chování programu se pokusí předpovědět i cíl podmíněných skoků nebo skoků s adresou v registru nebo paměti. V případě, že se predikce nepovede, bývá nutné vyprázdnit celou pipeline a začít vyzvedávat instrukce ze správné adresy, což znamená relativně **velké zdržení**. Související problémem je přerušení.

1.5.4 Plnění fronty instrukcí

Pokud se dokončí skoková instrukce, která odkazuje na jinou část kódu, musejí být instrukce za ní zahozeny (*problém plnění fronty instrukcí*).

- U malého zřetězení **neřešíme**.
- Používání bublin na vyprázdnění pipeline, **naplnění prázdnými instrukcemi**.
- **Predikce skoku** – vyhrazen jeden bit předurčující, zda se skok provede či nikoliv.
- **Statická** – součást instrukce → řeší programátor nebo kompilátor
- **Dynamická**
 - **jednobitová** – zaznamenává jestli se skok provedl, či ne (1/ 0)
 - **dvoubitová** – metoda zpožděného skoku → v procesoru řeší se např. tabulkou s 4 kB instrukcí

Zřetěžené zpracování přináší urychlení výpočtu nejen v procesorech, ale i jiných číslicových obvodech (např. pro zpracování obrazu, bioinformatických dat apod.). Pokud použijeme zřetěžené zpracování, musíme dodat řadu podpůrných obvodů a řešit řadu nových problémů. **Moderní procesory používají kromě zřetězení i další koncepty:**

- **Superskalární architektura** (zdvojení) – když nastane podmíněný skok, začnou se vykonávat instrukce obou variant, nepotřebná část se pak zahodí. Tento způsob, pak vyžaduje vyřešit ukládání výsledku.
- **VLIW procesory** (Very long instruction word) – umožňuje instrukční paralelismus (vykonávání několik nezávislých instrukcí souběžně), velmi dlouhé instrukční pakety.
- **Vektorové procesory** – je navržený tak, aby dokázal vykonávat matematické operace nad celou množinou čísel v daném čase. Je opakem skalárního procesoru, který vykonává jednu operaci s jedním číslem v daném čase.
- **Vícevláknové procesory**

2 Základní vlastnosti monolitických počítačů a jejich typické integrované periférie. Možnosti použití.

2.1 Monolitické počítače (mikroprocesory)

- Mikroprocesory, mikrokontroléry, minipočítače jsou další názvy pro monolitické počítače.
- Jsou to **malé počítače integrované v jediném pouzdře** (all in one) s nízkým výkonem (oproti běžným CPU).
- Mají širokou oblast využití.
- Využívá se Harvardské koncepce, což umožňuje aplikovat paměti pro data a program různých technologií.
- Zjednodušené rysy architektury RISC.
- INTEL 8051 (standard), ATMEL, MICROCHIP PIC.
- V monolitických počítačích můžeme najít dva základní typy periférií (**vstupní/výstupní**).
- Často umožňují se přepnout celý MCU do režimu spánku, a tím výrazně snížit svou spotřebu. Poté běží pouze malá část periférií a ostatní jsou odpojeny.

2.1.1 Rozdělení paměti

- **Pro data** – používáme většinou paměti energeticky závislé typu **RWM–RAM** (*Read–Write Memory–Random Access Memory*), tedy paměť s libovolným přístupem pro čtení i zápis. Jsou vyráběny jako statické (uchování paměti po celou dobu napájení), jejich paměťové buňky jsou realizovány jako klopné obvody.
- **Pro program** – se používají paměti typu **ROM** (*Read–Only Memory*) určené především ke čtení (paměť je uchována i po odpojení napájení). Mezi nejčastěji používané paměti patří **EPROM**, **EEPROM** (*Electrically Erasable Programmable Read–Only Memory*), **PROM** (*Programmable Read Only Memory*) a **Flash**.

2.2 Organizace paměti

- **Střadačové (pracovní) registry** – ve struktuře procesoru jsou obvykle **1-8-16** základních pracovních registrů, jsou nejpoužívanější. Ukládají se do nich **aktuálně zpracovávaná data** a jsou nejčastějším operandem strojových instrukcí (to na co se instrukce v závorkách odkazují). A také se do nich nejčastěji ukládají výsledky operací. Nejsou určeny pro dlouhodobé ukládání dat. Nejrychlejší.
- **Univerzální zápisníkové registry** – jsou jich desítky až stovky. Slouží pro ukládání **nejčastěji používaných dat**. Instrukční soubor obvykle dovoluje, aby se část strojových instrukcí prováděla přímo s těmito registry. Formát strojových instrukcí ovšem obvykle nedovoluje adresovat velký rozsah registru, proto se implementuje několik

stejných skupin registru vedle sebe, s možností mezi skupinami přepínat - **registrové banky**.

- **Paměť dat RWM** – slouží pro ukládání **rozsáhlejších** nebo **méně používaných dat** (z těch předešlých nejméně používaný). Instrukční soubor obvykle nedovoluje s obsahem této paměti přímo manipulovat, kromě instrukcí přesunových. Těmi se data přesunou např. do pracovního registru. Některé procesory dovolují, aby data z této paměti byla použita jako druhý operand strojové instrukce, výsledek ale nelze zpět do této paměti uložit přímo. Nejpomalejší.

2.3 Zdroje synchronizace

MCU umožňuje využít interní oscilátory nebo na jeden vstup přivést externí oscilátor a tím tak určit přesný takt procesoru. Možnosti zdrojů jsou:

- **krystal** (křemenný výbrus) – jsou drahé ale přesné,
- keramický rezonátor,
- obvod RC – snadno integrovatelný,
- obvod LC – méně časté.

2.4 Ochrana proti rušení

Na prvním místě jde o ochranu **mechanickou**. Odolávat náhodným nárazům, nebo i trvalým vibracím nebo **elektromagnetickým** vlivům z okolí. Pro odstranění chyb, které nastanou působením vnějších vlivů nebo chyby programátora, je v mikropočítačích implementován speciální obvod nazývaný **WATCHDOG** → . Jedná se o interní čítač, který musí být programem pravidelně resetován. Pokud nedojde k resetu watchdogu a ten přeteče, je celý MCU **RESETován**. Nastává nejčastěji při zacyklení. Watchdog (WDT) se řadí mezi elektrické ochrany. Tam také můžeme zařadit **BROWN-OUT** – ochrana proti podpěti.

2.5 Typické periferie

Periferie - obvody, které zajišťují komunikaci mikropočítače s okolím.

1. **Vstupní a výstupní brány** – Nejjednodušší a nejčastěji používané rozhraní pro vstup a výstup informací je u mikropočítačů **paralelní brána - port**. Bývá obvykle organizována jako **x jednobitových vývodů**, kde lze současně zapisovat i čísla logické informace 0 a 1. Nejčastější jsou 8 bitové porty, existují ale také 4, 6, 7 bitové i další. U většiny bran lze jednotlivě **nastavit**, které bitové vývody budou sloužit jako **vstupní** a které jako **výstupní** a v průběhu programu tyto vlastnosti měnit. Na vstupu je **Schmittův klopný obvod**. U mnoha mikropočítačů jsou brány implementovány tak, že s nimi instrukční soubor může pracovat jako s množinou vývodu, nebo jako s jednotlivými bity.

2. **Čítače a časovače** – Do skupiny nejpoužívanějších periférií mikropočítače určitě patří čítače a časovače. *Časovač* se od *čítače* příliš neliší. Není, ale **inkrementován** vnějším signálem, ale **přímo vnitřním hodinovým signálem** používaným pro řízení samotného mikropočítače. Lze tak podle přesnosti zdroje hodinového signálu zajistit řízení událostí a chování v **reálném čase**. Při přetečení časovače se i zde může automaticky předávat signál do přerušovacího podsystemu mikropočítače.

Ve většině MCU je čítač i časovač implementován jako 1 periferie a lze programově nastavit, je li řízena vnějším či vnitřním hodinovým signálem. Navíc lze také programově zařazovat děličky, čímž lze snížit celkovou frekvenci inkrementace.

3. **Sériové linky** – Sériový přenos dat je v praxi stále více používán. Dovoluje efektivním způsobem přenášet data na relativně velké vzdálenosti při použití minimálního počtu vodičů. Hlavní nevýhodou je však **nižší přenosová rychlost**, a to že se data musí kódovat a dekódovat.

- **USART (RS232)** +/-12V jet transformována na TTL/RS422/RS485.
- **I2C** (Philips) komunikace mezi integrovanými obvody (přenos dat uvnitř elektronického zařízení).
- **SPI**

4. **A/D a D/A převodníky** – Fyzikální veličiny, které vstupují do mikropočítače, jsou většinou reprezentovány **analogovou formou** (napětím, proudem, nebo odporem). Pro zpracování počítačem však potřebujeme informaci v digitální (číselné) formě. K tomuto účelu slouží analogově–číslíkové převodníky.

A/D převodník je nejčastěji realizován **komparátorem**, kde se postupně zvyšuje napětí a porovnává se se vstupní hodnotou. Tím se určí výsledná úroveň, která má ale určité rozlišení. Je omezený počet kroků, ve kterých se hodnota porovnává. Tento převod ale trvá nějakou dobu a nelze tak měřit velmi rychle se měnící signál.

D/A převodník většinou v MCU neexistuje. Pro převod digitálního signálu na analogový se používá **PWM** (pulsně šířková modulace). Tedy velmi rychle se měnící signál plného a žádného napětí, který je následně kondenzátorem vyhlazen.

5. **Obvody reálného času** (RTC - Real Time Clock) - V mnoha aplikacích s použitím mikropočítačů je potřeba dodržovat přesnou časovou souvislost řízených událostí. Jde tedy o řízení v reálném čase. Ne vždy, ale taková posloupnost dostačuje a je nutno pro potřebu řízení udržovat skutečný čas, tedy hodiny, minuty, sekundy a případně i zlomky sekund. Pro tyto účely slouží obvody **RTC**. Při jejich použití je obvykle nutné vyřešit dva základní problémy:

- **záložní zdroj** – je třeba zajistit záložní zdroj pro udržení nepřetržité činnosti obvodu (může dojít k výpadku proudu a tak i k ztrátě skutečného času).

- **čtení dat** – čas je hodnota neustále se měnící. Např. pokud zahájíme čtení hodnoty v čase 10:59:59, může se stát, že po přečtení prvních dvou hodnot, v našem případě hodin, se čas posune na 11:00:00 a čtení dalších hodnot bude neplatné (řešení technicky pomocnými registry v RTC obvodu, nebo vhodným programovým řešením).

2.6 I²C

Multi-masterová počítačová sériová sběrnice vyvinutá firmou Philips, která je používána k připojování nízkorychlostních periférií k základní desce nebo vestavěnému systému.

- Dvoudrátová, dvouvodičová sběrnice se sériovým přenosem.
- Obsahuje **master** (zahajuje a ukončuje komunikaci; generuje hodinový signál SCL) a **slave** (zařízení adresované masterem) obvody.
- Lze propojit až 128 zařízení (Master, slave).
- **Adresa zařízení** – skládá se ze 7 bitů (horní 4 určuje výrobce, dolní 3 jdou nastavit libovolně).
- **Signály** – SCL (synchronous clock), SDA (synchronous data).

3 Struktura OS a jeho návaznost na technické vybavení počítače.

Co vše provádí operační systém:

- Organizuje přístup a **využívání zdrojů počítače** (čas procesoru, přístup k datům na discích, přístup do paměti).
- Fyzicky zajišťuje **vstup a výstup** dat podle požadavků ostatních programů.
- **Komunikuje s uživatelem** a na základě jeho pokynů vykonává požadované akce.
- **Reaguje na chybové stavy** programů a mylné požadavky uživatelů tak, aby tyto chyby nezpůsobily zásadní destruktci systému nebo poškození dat.
- **Spravuje komunikaci s periferiemi**. Defnuje nastavení klávesnice, citlivost myši a dalších zařízení.
- Eviduje využívání systémových zdrojů apod.

3.1 Struktura OS

Operační systém je zpravidla tvořen tzv. **jádrem** (kernel), **ovladači I/O zařízení** (driver), **příkazovým procesorem** (shell) a **podpůrnými systémovými programy**.

- **Jádro** – po **zavedení** do paměti **řídí** činnost počítače, poskytuje procesům služby a řeší správu prostředků a správu procesů.
- **Ovladač** – zvláštní (pod)program pro **ovládání konkrétního zařízení** standardním způsobem. Použití strategie s ovladači umožňuje snadnou konfigurovatelnost technického vybavení.
- **Příkazový procesor** – program, který **umožňuje** uživatelům **zadávat příkazy** ve speciálním, obvykle jednoduchém jazyce.
- **Podpůrné programy** – do této kategorie jsou mnohdy zahrnovány i překladače (jazyk C v OS UNIX) a sestavující programy. Stojí na stejném místě jako aplikační programy.

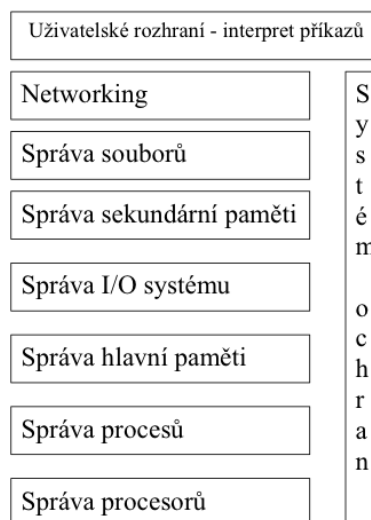
3.2 Jádro

Jádro se zpravidla dělí na dvě podstatné části:

1. **Správa procesů** – řeší problematiku aktivování a deaktivování procesů podle jejich priority resp. požadavků na prostředky (prakticky není u jednoduchých OS)
2. **Správa prostředků** – zajišťuje činnost I/O zařízení, přiděluje paměť, případně procesory. Velmi důležitou částí správy prostředků je **správa souborů** – způsob ukládání souborů a přístupu k nim. Moderní OS zajišťují jednotný pohled na soubory a zařízení. Zařízení jsou považovány za soubory se speciálním jménem.

3.3 Generické komponenty OS

- správa **procesorů**,
- správa **procesů** (proces – činnost řízená programem),
- správa **multitaskingu**
- správa vnitřní (**hlavní**) **paměti**,
- správa **souborů**,
- správa **I/O systému**,
- správa vnější (**sekundární**) **paměti**,
- **networking**, distribuované systémy,
- systém **ochran**,
- **interpret příkazů**.



3.3.1 Správa procesorů/procesů

Pojem **proces** (task) je nějaká činnost řízená programem. Proces potřebuje pro svou realizaci jisté zdroje (dobu procesoru, paměť, I/O zařízení, atd.). OS je z hlediska **správy procesů** zodpovědný za:

- **sleduje prostředek** (procesor a stav procesů),
- **vytváření a rušení** procesů,
- **potlačení a obnovení** procesů,
- poskytnutí mechanismů pro **synchronizaci** procesů a pro **kommunikaci** mezi procesy,
- požaduje vrácení prostředku (procesoru).

OS je z hlediska **správy procesorů** zodpovědný za výběr procesu běžícího na volném procesoru. Dále podle typu OS zde patří i **plánování vláken**.

3.3.2 Správa (hlavní, operační) paměti

Jedná se o **úložiště** připravených tj. **rychle dostupných dat** sdílených procesorem a I/O zařízeními. Hlavní paměť je pole samostatně adresovatelných slov nebo bytů, zpravidla energeticky závislá. OS je z hlediska správy (**hlavní**) **paměti** odpovědný za:

- vedení přehledů **kdo a kterou část paměti v daném okamžiku využívá**,
- ve spolupráci se správou procesů **rozhoduje** o tom, kterému procesu, kolik, kde a kdy má přidělit operační paměť,
- **přidělování a uvolňování** paměti dle potřeby,
- řízení virtuální paměti.

3.3.3 Správa I/O systému

Správce periferních (I/O systému) má tyto funkce:

- sleduje **stav prostředků** (periferních zařízení, jejich řídicích jednotek),
- **rozhoduje o efektivním způsobu přidělování prostředku** – periferního zařízení,
- **přiřazuje** prostředek (periferní zařízení) a zahajuje I/O operaci,
- požaduje **navrácení** prostředku.

Z hlediska funkce OS lze správce I/O systému chápat jako:

- úložiště **vyrovnávacích pamětí**,
- univerzální rozhraní ovladače I/O zařízení,
- **ovladače** jednotlivých hardwarových I/O zařízení.

3.3.4 Správa vnější paměti

Do správy I/O systému patří i **správa vnější (sekundární) paměti**. Počítačový systém musí poskytnout pro zálohování hlavní paměti sekundární paměť (HDD, SSD). OS je z hlediska správy vnější (sekundární) paměti odpovědný za:

- správu **volné** paměti,
- **přidělování** paměti,
- plánování činnosti disku.

3.3.5 Správa souborů

Správce souborů má tyto funkce:

- sleduje prostředek (soubor), jeho umístění, užití, stav atd.,
- rozhoduje, komu budou prostředky **přiděleny**, realizuje požadavky na **ochranu informací uložených** v souborech a realizuje operace přístupu k souborům,
- **přiděluje** prostředek, tj. otevírá soubor,
- **uvolňuje** prostředek, tj. uzavírá soubor.

Pod pojmem soubor chápeme jak programy, tak data. OS je z hlediska správy souborů odpovědný za:

- vytváření a rušení souborů,
- vytváření a rušení adresářů (katalogů, složek),
- podporu primitivních **operací** pro manipulaci se soubory a adresáři,
- archivování souborů na energeticky nezávislá média.

3.3.6 Networking, distribuované systémy

Distribuovaný systém je **kolekce procesorů**, které **nesdílejí** ani **fyzickou paměť** ani **hodiny**, synchronizující činnost procesoru. Každý procesor má svoji **lokální paměť** a **lokální hodiny**. Procesory distribuovaného systému jsou **propojeny** komunikační sítí. Komunikace jsou řízeny protokoly. Distribuovaný systém uživateli zprostředkovává přístup k různým zdrojům systému.

3.3.7 Systém ochran

Jsou to mechanismy pro **řízení přístupu k systémovým a uživatelským zdrojům**. Systém ochran musí:

- **rozlišovat** mezi **autorizovaným** a **neautorizovaným** použitím,
- specifikovat problém vnucovaného řízení,
- poskytnout prostředky pro své prosazení.

3.3.8 Uživatelské rozhraní - interpret příkazů

Interpret příkazů je program, umožňující vykonávat příkazy pro:

- **správu a vytváření procesů** – služby OS poskytované interpretem příkazů slouží k **provedení programu**, tj. k schopnosti OS zavést program do hlavní paměti a spustit jeho běh,
- **ovládání I/O zařízení** – uživatelský program **nesmí** provádět I/O operace **přímo**, OS musí poskytovat prostředky k provádění I/O operací,
- **správu sekundární paměti** – manipulace se systémem souborů, schopnost číst, zapisovat, vytvářet a rušit soubory,
- správu hlavní paměti,
- zpřístupňování souborů,
- **ochranu – detekci chyb v procesoru a paměti**, I/O zařízeních a v programech uživatelů pro zajištění správnosti výpočtu,
- **práci v síti – výměna informací** mezi procesy realizována buďto v rámci jednoho počítače nebo mezi různými počítači pomocí sítě, tj. implementace sdílenou paměti nebo předávání zpráv.

Uživatelská rozhraní jsou realizovaná **znakově** (command line) nebo **graficky**. Znakově orientovaným interpretům zadáváme příkazy pomocí klíčových slov, graficky orientovaným pomocí poklepání myši nebo dotykem na dotykové obrazovce na ikonu, pomocí dialogů apod.

3.3.9 Vnitřní služby operačního systému

Vnitřní služby OS **nejsou** určeny k tomu, aby **pomáhaly uživateli**, v první řadě slouží pro **zabezpečení efektivního provozu systému**, tj. slouží pro:

- Přidělování prostředků (zdrojů) mezi více souběžně operujících uživatelů nebo úloh.
- Účtování a udržování přehledu o tom, kolik jakých zdrojů systému který uživatel používá. Cílem je účtování za služby a sběr statistik pro plánování.
- Ochranu tj. péči o to, aby veškerý přístup k systémovým zdrojům byl pod kontrolou.

Vnitřní služby OS jsou obecně **realizovány souborem systémových programů** vytvářejících určité systémové struktury tzv. virtuální stroje. Typickými službami jsou programy pro:

- práci se soubory, editaci souborů, katalogizaci souborů, modifikaci souborů,
- získávání, definování a údržbu systémových informací,
- podporu jazykových prostředí,
- zavádění a provádění programů,
- komunikace a řízení aplikačních programů.

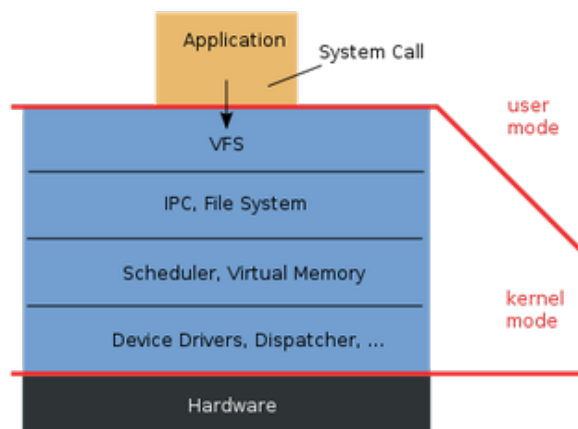
3.4 Struktura OS podle jádra

- **Monolitická** jádra (monolithic kernel), **Mikrojádra** (microkernel), **Hybridní jádra**, **Nano jádra**.

3.4.1 Monolitické jádro

Monolitické jádro je druh jádra operačního systému, jehož **veškerý kód běží ve stejném (jaderném) paměťovém prostoru**, který se anglicky označuje jako **kernel space**.

Tím se liší od tzv. mikrojádra, které většinu tradičních činností monolitického jádra, jako je třeba správa souborových systémů, implementuje v procesech, které běží v uživatelském paměťovém prostoru.



Výhody

- + **dobrý výkon**,
- + jednoduchost koncepce.

Nevýhody

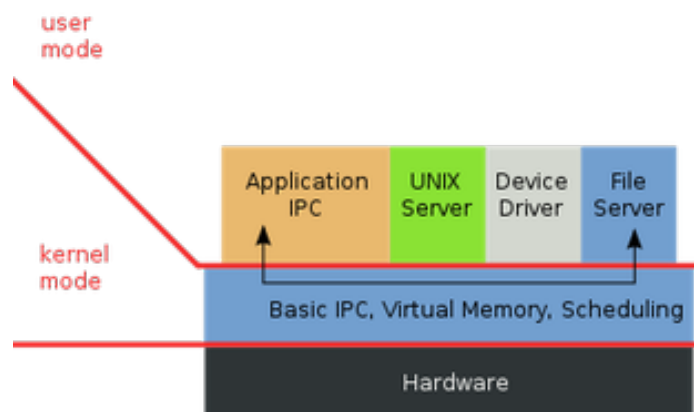
- **stabilita** – jednotlivé části subsystémů sdílejí stejný paměťový prostor, může tak **chyba** v jednom subsystému zablokovat jiný, nebo dokonce **shodit celé jádro**,
- v případě větších jader OS jsou **těžko udržitelné**,
- mohou být obrovské (co se týče řádků kódu),
- celková struktura je ve výsledku komplikovaná, neexistující hranice mezi moduly jádra.

Zástupci

- Tradiční Unix kernely (včetně BSDs a Solaris), Linux, MS-DOS, Windows 9x, Mac OS (verze menší než 8.6).

3.4.2 Mikrojádro

Samotné jádro poskytuje jen **základní funkčnost nezbytnou pro vykonávání služeb**. Přístupem mikrojádra je definování jednoduché abstrakce hardware se soupravou primitivních funkcí nebo systémových volání implementujících minimální služby OS jako je **správa paměti** nebo **multitasking** (IPC). Ostatní služby včetně těch, které běžně poskytuje jádro, jsou **realizovány v uživatelském prostoru (userspace)**.



Výhody

- + jsou **stabilnější a bezpečnější** (každá služba je separátní proces) než monolitická jádra,
- + procesy na uživatelské úrovni se nemusí zabývat hardwarem,
- + jednoduché rozšíření na distribuovaný nebo multiprocesorový systém.

Nevýhody

- **pomalejší** než monolitická (**systémová volání**, zvyšují režii systému),
- nutné dodatečné **změny kontextu** (na rozdíl od monolitického (kde dojde při syscallu jen ke dvěma změnám mezi userspace a kernelspace) musí při dotazu na službu systému projít několika **změnami kontextu**).

Zástupci

- AmigaOS, Amoeba, Mach, Minix, MorphOS, L4, QNX.

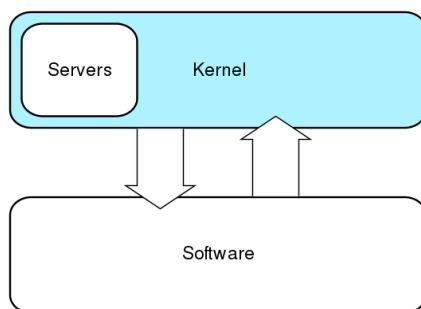
3.4.3 Hybridní jádra

Hybridní jádro se snaží **zkombinovat** rychlost a jednoduchost designu **monolitického** jádra s bezpečnostními výhodami **mikrojader**.

Proto jsou hybridní jádra něco mezi monolitickým jádrem a mikrojádrem. To znamená že některé služby (jako souborový systém nebo implementace síťového protokolu) běží v jádře (**kernelspace**) ke zredukování režie proti mikrojádřům, ale jiné části monolitického jádra (ovladače zařízení) běží jako proces (**server**) v uživatelském prostoru (**userspace**).

Zástupci

- NT kernel (použito v Windows NT, 2000, XP, Vista and Windows 7), Darwin (Mac OS X's kernel), DragonFly BSD, BeOS, Plan 9.



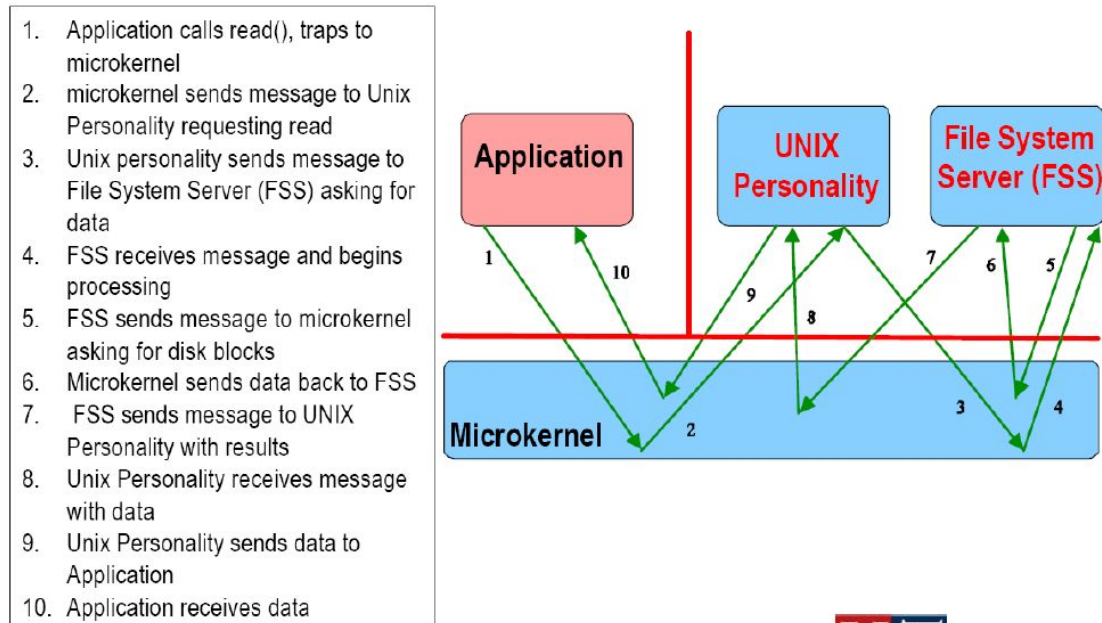
3.4.4 Nano jádra

V nanojádru jsou **téměř všechny služby** – dokonce i ty nejzákladnější jako správce přerušení nebo časovač – řešeny ovladači zařízení. Tím má vlastní jádro **ještě menší požadavky na paměť než mikrokernel**.

3.5 Systémová volání

Systémové volání (**syscall**) je v informatice mechanismus používaný aplikacemi k **volání funkcí operačního systému**, který se používá u jader systému monolitického typu. Na-

jdeme je u všech unixových systémů. Systémy Microsoft Windows mají hybridní jádro a používají **meziprocesovou komunikaci** prostřednictvím Windows API, kde programátor nerozlišuje mezi knihovní funkcí a využíváním služeb operačního systému.



4 Protokolová rodina TCP/IP.

4.1 Model ISO/OSI

Počítačové sítě vyvíjelo více firem, zpočátku to byly uzavřené a nekompatibilní systémy. Hlavním účelem sítí je však vzájemné propojování, a tak vyvstala potřeba stanovit pravidla pro přenos dat v sítích a mezi nimi. **Mezinárodní ústav pro normalizaci ISO** (International Standards Organization) vypracoval tzv. referenční model **OSI (Open Systems Interconnection)**, který rozdělil práci v síti do **7 vzájemně spolupracujících vrstev**.

Princip spočívá v tom, že vyšší vrstva převezme úkol od podřízené vrstvy, zpracuje jej a předá vrstvě nadřazené. Vertikální spolupráce mezi vrstvami (nadřazená s podřízenou) je **věcí výrobce sítě**. Model **ISO/OSI doporučuje**, jak mají vrstvy **spolupracovat horizontálně** – dvě stejné vrstvy modelu mezi různými sítěmi (či síťové prvky různých výrobců). Model je důležitý především pro výrobce síťových komponent. V praktické práci se sítí jej moc nevyužijeme. Umožňuje však pochopit principy práce síťových prvků a zároveň patří k základní terminologii sítí.

Každá vrstva je samostatná **entita**, jejíž výstup je **PDU** – protocol data unit. Těmito PDU komunikují entity mezi sebou. Každá další entita zapouzdří (přidá svou hlavičku) entitu z předchozí vrstvy a pošle dále. Vrstva 7–4 je v koncových zařízeních, vrstva 3–1 je v síťově orientačních zařízeních.

- **7. Aplikační vrstva** - je **určitou aplikací** (např. oknem v programu) zpřístupňující uživatelům síťové služby. Nabízí a zajišťuje přístup k souborům (na jiných počítačích), vzdálený přístup k tiskárnám, správu sítě, elektronické zprávy (včetně e-mailu). Protokoly **HTTP, FTP, POP3** apod.... PDU této vrstvy se nazývá **zpráva**.
- **6. Prezentační vrstva** - má na starosti **konverzi dat**, přenášená data mohou totiž být v různých sítích různě kódována. Tato vrstva zajišťuje sjednocení formy vzájemně přenášených údajů. Dále data komprimuje, případně šifruje. V praxi často splývá s relační vrstvou.
- **5. Relační vrstva** - **navazuje** a po skončení přenosu **ukončuje spojení**. Může provádět **ověřování** uživatelů, **zabezpečení** přístupu k zařízením.
- **4. Transportní vrstva** - vrstva **zajišťuje přenos dat mezi koncovými uzly**. Jejím účelem je poskytnout takovou kvalitu přenosu, jakou požadují vyšší vrstvy. Vrstva nabízí spojově (TCP) a nespojově orientované (UDP) protokoly. (Platí pouze pro **TCP/IP**). PDU této vrstvy se nazývá **segment**.
- **3. Síťová vrstva** - je zodpovědná za spojení a **směrování mezi dvěma počítači nebo celými sítěmi** (tj. uzly), mezi nimiž neexistuje přímé spojení. Stará se o síťové adresování. Na této vrstvě pracuje router. PDU u této vrstvy se nazývá **paket**. Protokoly CLNP (OSI) a IP (TCP/IP).
- **2. Linková (spojová) vrstva** - poskytuje **spojení mezi dvěma sousedními systémy**. **Uspořádává data** z fyzické vrstvy do logických celků (neboli PDU) známých

jako **rámce** (frames). Seřazuje přenášené rámce, stará se o nastavení parametrů přenosu linky, oznamuje neopravitelné chyby. Formátuje fyzické rámce, opatřuje je fyzickou adresou a poskytuje synchronizaci pro fyzickou vrstvu. Na této vrstvě pracuje **switch**, tj vše je řízeno pomocí MAC adres. Protokoly jsou **Ethernet**, **TokenRing**, **FrameRelay**, **IEEE 802.11**...

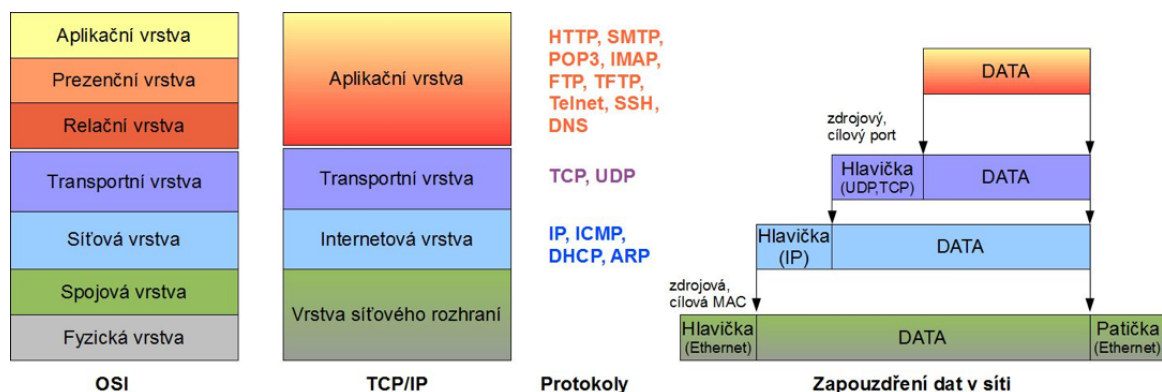
- **1. Fyzická vrstva** - fyzická vrstva definuje všechny elektrické a fyzikální vlastnosti zařízení. Jakým signálem je reprezentována logická jednička, jak přijímací stanice rozezná začátek bitu, jaký je tvar konektoru, k čemu je který vodič v kabelu použit. Na této vrstvě pracuje rozbočovač (hub).

4.2 TCP/IP

Rodina protokolů TCP/IP (Transmission Control Protocol/Internet Protocol) obsahuje **sadu protokolů** pro komunikaci v počítačové síti a je hlavním protokolem celosvětové sítě **Internet**.

Komunikační protokol je množina pravidel, která určují syntaxi a význam jednotlivých zpráv při komunikaci. Architektura TCP/IP je členěna do čtyř vrstev (na rozdíl od referenčního modelu OSI se sedmi vrstvami):

1. **Vrstva síťového rozhraní** (Network interface)
2. **Síťová (IP) vrstva** (Internet layer)
3. **Transportní vrstva** (Transport layer)
4. **Aplikační vrstva** (Application layer)



Komunikace mezi **stejnými vrstvami dvou různých systémů** je řízena **komunikačním protokolem** za použití spojení vytvořeného sousední nižší vrstvou. Architektura umožňuje výměnu protokolů jedné vrstvy bez dopadu na ostatní. Příkladem může být možnost komunikace po různých médiích fyzické vrstvy modelu OSI - ethernet (optické vlákno, kroucená dvojlinka, Wi-Fi, sériová linka).

4.3 Vrstva síťového rozhraní

Nejnižší vrstva umožňuje **přístup k fyzickému přenosovému médiumu**. Je specifická pro každou síť v závislosti na její implementaci. Příklady sítí:

- **Ethernet** – název souhrnu technologií pro počítačové sítě (LAN, MAN) z větší části standardizovaných jako **IEEE 802.3**, které používají kabely s **kroucenou dvoulin-kou**, optické kabely (ve starší verzích i koaxiální kabely) pro komunikaci přenosovými rychlostmi od 1 Mbit/s po 100 Gbit/s.
- **Token ring** – technologie lokální sítě. Principem je předávání vysílacího práva pomocí speciálního rámce (tzv. tokenu) mezi adaptéry, zapojenými do logického kruhu.
- **FDDI** – síť kruhovou topologií (dva kruhy pro opačné směry přenosu), používá optické kabely.
- **X.25** (později nahrazena Frame Relay), **SMDS**.

4.4 Síťová vrstva

Vrstva zajišťuje **především síťovou adresaci, směrování** a předávání datagramů (**packety**). Je implementována ve všech prvcích sítě - **směrovačích i koncových zařízeních**. Protokoly:

- **IP (Internet Protokol)** – základní protokol pro přenos dat po sítí. Sám nezaručuje nic. Podle IP adres jen směruje paket k cíli.
- **ICMP (Internet Control Message Protocol)** – slouží pro odesílání chybových zpráv např. že služba není dostupná.
- **ARP (Adress Resolution Protocol)** – převádí IP adresy na MAC adresy
- **DHCP (Dynamic Host Configuration Protocol)** – používá se pro automatickou konfiguraci počítačů připojených do sítě. Přiděluje například IP adresy.

4.4.1 Protokol IP (Internet Protocol)

Od nadřazených protokolů transportní vrstvy obdrží datové segmenty s požadavkem na odeslání. K segmentům připojí vlastní hlavičku a vytvoří IP datagram. V IP hlavičce je především IP adresa příjemce a odesílatele. IP protokol je **nespojivý** (před zahájením výměny dat nevytváří relaci) a **nespolehlivý** (předání paketů na místo určení není kontrolováno). Paket IP se tedy může ztratit, být doručen mimo pořadí, zdvojen nebo zpožděn. Protokol IP neobsahuje prostředky pro zotavení z chyb tohoto typu. To vše má zajistit nadřazená transportní vrstva – protokol **TCP**.

4.5 Transportní vrstva

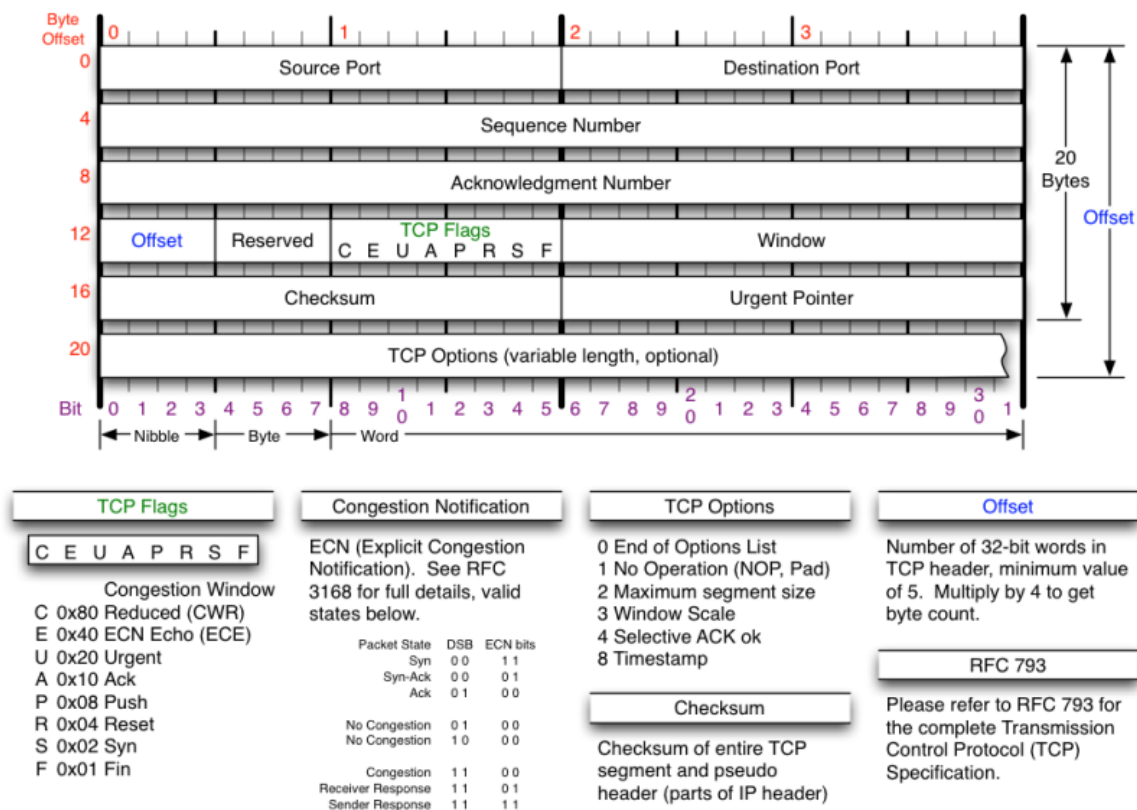
Transportní vrstva je implementována až v **koncových zařízeních** (počítačích), a umožňuje proto přizpůsobit chování sítě potřebám aplikace. Poskytuje transportní služby kont-

rolovaným spojením **spolehlivým** protokolem **TCP** (transmission control protocol) nebo nekontrolovaným spojením **nespolehlivým** protokolem **UDP** (user datagram protocol).

4.5.1 TCP (Transmission Control Protocol)

Vytváří **virtuální okruh** mezi koncovými aplikacemi a zajišťuje tedy spolehlivý přenos dat.

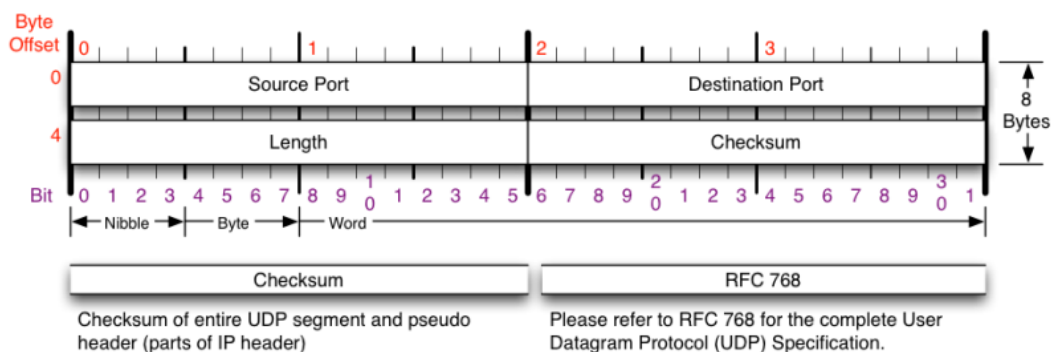
- Spolehlivá transportní služba, doručí adresátovi všechna data **bez ztráty** a ve **správném pořadí**.
- Služba se spojením, má fáze **navázání spojení** (3-way handshake), **přenos dat** a **ukončení spojení**.
- Transparentní přenos libovolných dat.
- **Plně duplexní spojení**, současný obousměrný přenos dat.
- Rozlišování aplikací pomocí portů.
- Komunikace je řízená pomocí **příznakových bitů** (ACK, SYN, atd.)



4.5.2 UDP (User Datagram Protocol)

Poskytuje **nespolehlivou** transportní službu pro takové aplikace, které nepotřebují spolehlivost, jakou má protokol TCP a jde jim čistě o **rychlost**. Nemá fázi navazování a ukončení spojení a už první segment UDP obsahuje aplikační data. UDP je používán aplikacemi jako je **DHCP**, **TFTP**, **SNMP**, **DNS** a **BOOTP**.

- Nespolehlivá transportní služba, **neověřuje** zda data došla v pořádku nebo ve správném pořadí.
- Nižší režie než u TCP (**rychlejší**).
- Zajištění spolehlivosti je na aplikacích vyšší vrstvy.
- Nemá fázi navázání a ukončení spojení, rovnou zasílá data.
- Hlavička UDP má pouze 4 části (délku, zdrojový/cílový port, checksum)



4.6 Aplikační vrstva

Jedná se přímo o programy (procesy), které využívají přenosu dat po síti ke konkrétním službám pro uživatele. Příklady: **Telnet** (TCP 23), **FTP** (TCP 20, 21), **HTTP** (TCP 80), **DHCP** (TCP/UDP 67, 68), **DNS** (TCP/UDP 53), **SSH** (TCP 22), **SMTP** (TCP/UDP 25), **POP3** (TCP 110), **IMAP** (TCP 143).

Aplikační protokoly používají vždy jednu ze dvou základních služeb transportní vrstvy: **TCP** nebo **UDP**, případně obě dvě (např. DNS). Pro rozlišení aplikačních protokolů se používají tzv. **porty**, což jsou domluvená číselná označení aplikací. Každé síťové spojení aplikace je jednoznačně určeno **číslem portu a transportním protokolem** (a samozřejmě adresou počítače).

5 Metody sdíleného přístupu ke společnému kanálu.

Metody sdílení přenosového kanálu se dělí na:

- **deterministické** (bezkolizní) – řídí se algoritmem, který přesně definuje kdo, kdy bude vysílat a ke kolizím nedochází.
- **nedeterministické** (kolizní) – algoritmus je založen na náhodě (náhodné časové prodlevy) a musí řešit kolize (situace, kdy chce naráz na kanálu vysílat více stanic). **Kolizní slot** udává, kolik se nejvýše času ztratí na nevyužití kanálu vlivem kolize.

5.1 Bezkolizní (deterministické) metody sdílení média

Definován jednoznačný algoritmus určující, v jakém pořadí mohou stanice na kanál přistupovat. Díky tomu na kanál nebude nikdy přistupovat více stanic současně. Deterministické metody se dělí na – **Centralizované řízení** a **Distribované řízení**

5.1.1 Centralizované řízení - pooling

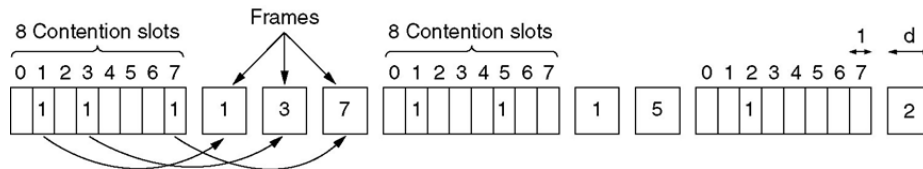
Jedna ze stanic je **master** a přiděluje ostatním právo vysílat. **Efektivní**, ale část kanálu použita pro komunikaci s masterem.

- **Přidělování na výzvu** - nejstarší, původně v terminálových systémech nad protokoly BSC a HDLC. Stanice smí vysílat jen, když je k tomu vyzvána masterem.
 - **Cyklická výzva** - vyzývaná stanice **buď vyšle rámec, nebo odmítne výzvu**, příp. neodpoví. Použitelné pro **malé zpoždění** na kanále. Rozumné pro vysoké využití kanálu. Pro malé zatížení a velký počet stanic neefektivní.
 - **Binární vyhledávání** - pro kanál, u kterého může stanice rozpoznat, **zda vysílá jedna nebo více stanic**. Při malém zatížení a velkém počtu stanic je efektivní vyhledávat stanici připravenou vysílat binárním vyhledáváním. Stanice se zorganizují do stromu podle jednotlivých bitů adres, řídící stanice postupně vyzývá skupiny stanic, aktivní stanice ve vyzvané skupině odpoví signálem na sdíleném kanále. Pokud stanice zjistí, že je jediná, která odpovídá, může začít vysílat, jinak se výzva posune o jednu úroveň dolů ve stromu. **Rychlejší pro malé zátěže**.
- **Přidělování na žádost** - žádosti od stanic přicházejí k řídící stanici po **vyhrazených kanálech**, vyhrazených kanálů se v klasických počítačových sítích LAN/WAN prakticky nepoužívá, spíše u sběrnic počítačů. Použití možné i v rádiových sítích, využití vyhrazeného **nízkorychlostního** podkanálu časového multiplexu.

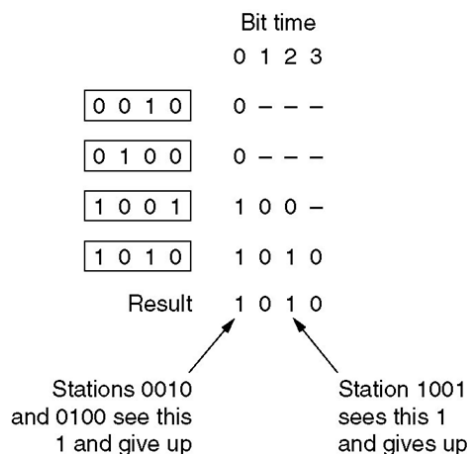
5.1.2 Distribované řízení

Nezávislé na řídící stanici.

- **Rezervace kanálu** - rezervační rámec, ve svém slotu může každá stanice **požádat o přidělení slotu** v datovém kanále, datové sloty následují podle okamžitého požadovaného počtu za rezervačním rámcem. **Neefektivní pro velký počet stanic** na rozlehlé síti s malou zátěží. Na prázdném kanále neustálé opakování rezervačních slotů.



- **Binární vyhledávání** - stanice nejprve postupně vysílají bity své adresy od nejvyššího řádu, na sběrnici se logicky sčítají [OR]. Jakmile **stanice vysílá 0 a čte 1**, chce vysílat někdo s vyšší prioritou a stanice musí **zmlknout**.



- **Logický kruh [Token Passing Bus]** - adresy stanic tvoří cyklickou posloupnost, každá stanice zná svou adresu a adresu následníka. Mezi stanicemi se cyklicky předává právo k vysílání (token). Stanice vlastní token smí vysílat, do určité doby však musí předat token následníkovi. Problém počátečního ustavení posloupnosti, odpojování a připojování stanic do logického kruhu za provozu (rekonfigurace). Velké zpoždění při malé zátěži a velkém počtu stanic.
- **Virtuální logický kruh** - po odvysílání rámce je každý další stanici vyhrazen **časový interval**, kdy smí začít vysílat, nevyužije-li jej, následuje interval další stanice. Nutnost synchronizace stanic. V oblasti malých zátěží efektivnější než logický kruh.

5.2 Kolizní (nedeterministické) metody sdílení média

5.2.1 Aloha

Původně na rádiové síti univerzity na Havajských ostrovech. **Netestuje se obsazenost média**, dodnes použití pro rádiové a družicové sítě, kde velké zpoždění signálu nebo konstrukce anténních obvodů zamezují příposlechu vlastního vysílání.

- **Prostá Aloha**

- Stanice **vysílají bez ohledu na cokoliv**.
- **Časový limit pro potvrzení**, při vypršení náhodné pozdržení (aby nedošlo k opakované kolizi) a opakování pokusu.
- **Kolizní slot: $2 \cdot t_0$** [t_0 -doba pro vyslání rámce]. **Dvojnásobek**, protože může být zarušen koncem jiného rámce. Kolizní slot udává, kolik času se nejvýše ztratí na nevyužití kanálu vlivem kolize.

- **Taktovaná Aloha**

- Vysílat se smí začít jen v okamžicích začátků **časových úseků** pro odeslání jednoho rámce.
- **Kolizní slot** je **poloviční** než u prosté Alohy.
- **Exponenciální závislost**, malý vzrůst zátěže může významně zvýšit počet opakování a snížit průchodnost kanálu.

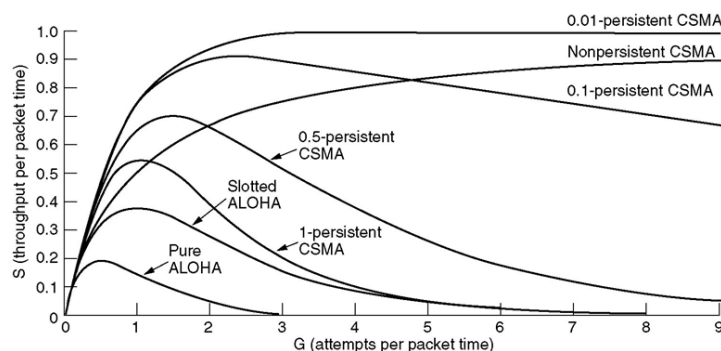
- **Řízená Aloha**

- **Řízená změna intenzity opakování** podle stavu sítě: vyšší intenzita opakování => rychlejší předání rámce, při blížícími se zablokování se intenzita sníží.
- **Případně sledování provozu na kanále** [poměru neobsazených slotů] a nastavování intenzity.

5.2.2 Carrier Sense Multiple Access (CSMA)

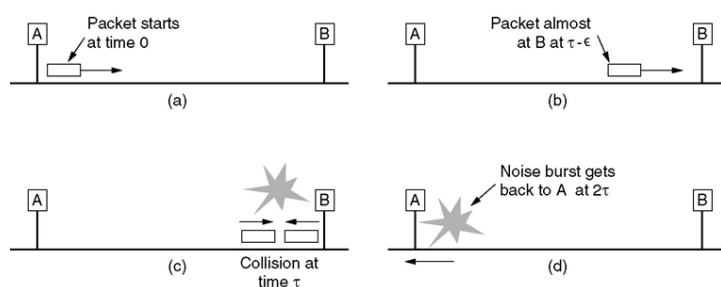
Skupina metod **náhodného přístupu s příposlechem nosné**, tj. využití znalosti o obsazení kanálu. Podmínky pro aplikaci: **dokonalá slyšitelnost stanic, malé zpoždění signálu** (což platí v LAN).

1. **CSMA (naléhaví CSMA, 1-persistent CSMA)** – před odesláním rámce se testuje stav kanálu, je-li obsazen, odloží se vysílání na okamžik jeho uvolnění. Riziko kolize stanic čekajících na uvolnění kanálu. Při obsazení kanálu čekání náhodnou dobu před dalším pokusem.
2. **Nenaléhaví CSMA (non-persistent CSMA)** – při detekci obsazeného kanálu se počká náhodnou dobu pak opět test obsazení. Čekací doba se obvykle volí jako k -násobek doby průchodu signálu sběrnici.
3. **P-naléhaví CSMA (p-persistent CSMA)** – při obsazení kanálu v okamžiku potřeby vysílání se počká na uvolnění kanálu (nebo byl volný okamžitě), pak se **s pravděpodobností p** začne vysílat, s pravděpodobností $(1-p)$ se počká krátký interval, pak se opakuje do úspěšného odeslání rámce. Volbou p lze nastavit optimální využití kanálu pro danou zátěž. Pro $p=1$ jde o naléhaví CSMA.



5.2.3 Carrier Sense Multiple Access with Collision Detection (CSMA/CD)

- CSMA s **detekcí kolize** (sledování vlastního vysílání).
- Využívá se u klasického **Ethernetu**.
- Před vysíláním musí být na médiu klid po dobu kolizního slotu.
- Jinak postup odpovídá naléhající CSMA.
- **Okamžité ukončení vysílání po detekci kolize** - kanál se zbytečně nezaplňuje rámcem, který je stejně zkolidován.
- Závislost maximální délky segmentu na **rychlosti šíření signálu** (vztah s dobou vysílání rámce a minimální délkou rámce)
- Nutnost kódování, které **umožňují detekci kolize** (otevřený kolektor, měření napětí na médiu generovaného proudovými zdroji vysílačů).
- Při **detekci kolize stanice** vysílá kolizní signál [**jam**], aby kolizi rozpoznaly všechny kolidující stanice. O opakování se stanice pokusí až po **náhodné časové prodlevě**, stabilitu metody nutno zajistit řízením intenzity opakování.



5.2.4 Carrier Sense Multiple Access with Collision Avoidance (CSMA/CA)

Rezervace intervalu po odvysílání rámce pro potvrzení (v předchozích metodách jsme na potvrzení nahlíželi jako na přídatnou zátěž). Před začátkem vysílání paketu stanice určitý čas poslouchá, zda je přenosové médium volné. Pokud ano, oznámí vysílání a rezervuje přenosové médium a může zahájit vysílání. V opačném případě čeká na konec právě probíhajícího vysílání. Využití v **Wi-Fi**.

6 Problémy směrování v počítačových sítích. Adresování v IP, překlad adres (NAT).

6.1 Směrování

Směrování (routování) označuje v informatice určování cest datagramů v prostředí počítačových sítí. Směrování zajišťují nejen routery, ale i koncové stanice (při vysílání) a jejich úkolem je doručit datagram (resp. paket) adresátovi, pokud možno co **nejefektivnější cestou**. Směrování zajišťuje **síťová vrstva** modelu ISO/OSI a je využíváno v lokálních sítích LAN i na Internetu, kde jsou dnes směrovány zejména **IP packety**.

Síťová infrastruktura mezi odesílatelem a adresátem paketu může být velmi složitá, a proto se směrování zpravidla nezabývá celou cestou paketu, ale řeší vždy **jen jeden krok**, tj. komu datagram předat jako dalšímu. Hledání cesty v síti:

- Ve **spojově orientovaných sítích** (jednobodové, vícebodové) při vytváření spojení:
 - Nastavování **spojovacích polí přepínacích prvků** na cestě.
 - Budování **přepínacích tabulek** virtuálního kanálu.
- V sítích s **přepínáním paketů** (obvykle obecně polygonálních a s alternativními cestami) při přenosu každého jednotlivého paketu => **každý paket může jít jinou cestou**.

6.1.1 Směrování v počítačových sítích a v Internetu

Abychom mohli paketovou sítí směrovat pakety od zdroje k cíli, potřebujeme správným způsobem naplnit **směrovací tabulky** všech směrovačů na trase. V malých sítích nebo v sítích, z nichž veškerý provoz ven odchází po jediné implicitní (default) cestě, toto lze vyřešit manuálním vložením potřebných informací, tj. **statickým směrováním**. V rozlehlejších sítích s měnící se topologií (z nichž největší je bezesporu Internet) jsou však nutné **dynamické směrovací protokoly**, které zajistí správné naplnění směrovacích tabulek automaticky na základě výměny informací mezi směrovači.

6.1.2 Neadaptivní – Statické směrování

- **Směrovací tabulky** v jednotlivých směrovačích **konfigurovány "ručně"** - pracnější.
- Odpadá **režie směrovacích protokolů** (zabraná šířka pásma, čas na zpracování).
- **Bezpečnější** (omezení možnosti generování falešných směrovacích informací, odpovídání topologie sítě).
- Při **výpadku linky** nutný **ruční zásah**.
- Použitelné, pokud se topologie **příliš často nemění** (vlivem výpadků a modifikací sítě).
- V intranetech používáno až překvapivě často.

6.1.3 Adaptivní – Dynamické směrování

- **Automaticky reaguje** na poměry v síti (topologie, zátěž, ...).
- Nutnost **provozu směrovacích protokolů**.
- Užitečné **při častých změnách** (příp. i obecně neznámé) topologie sítě (typicky v Internetu). Algoritmy **DVA** a **LSA**.
- V praxi často používána **kombinace statického a dynamického směrování**, staticky nakonfigurované cesty mají obvykle přednost.

6.1.4 Hierarchické směrování, autonomní systémy

Současný Internet je natolik **rozsáhlý a proměnlivý**, že není reálné udržovat ve směrovačích úplnou informaci o jeho topologii. Tato informace by navíc byla velmi nestabilní, protože by se měnila s výpadkem nebo zapojením linky kdekoli na světě. Proto bylo rozhodnuto směrování v Internetu řešit **hierarchickým způsobem**. Předpokladem jeho použití je rozdělení Internetu do tzv. **autonomních systémů (AS)**. Autonomním systémem rozumíme souvislou skupinu sítí a směrovačů, které jsou pod společnou správou a řídí se společnou směrovací politikou. Pod společnou směrovací politikou si představme zejména dohodnutý vnitřní směrovací protokol (např. OSPF nebo RIP), ale také speciální požadavky administrátorů na směrování některých druhů provozu (traffic engineering, load balancing). Příkladem autonomního systému tak může být autonomní systém jednoho konkrétního **poskytovatele Internetu (ISP)** nebo velké firmy.

Cílem hierarchického směrování je **vždy nejprve doručit paket** určený pro **některou ze sítí autonomního systému** na hranici tohoto autonomního systému. O další směrování ke konkrétní síti uvnitř AS se již postará vnitřní směrovací protokol, který topologii (nebo alespoň cesty ke všem sítím) svého vlastního AS zná. Směrovač, který je na hranici autonomního systému a účastní se jak na směrování mezi AS tak ve směrovacím protokolu svého AS, se nazývá **hraniční směrovač** (angl. border gateway). V případě neznámé cesty, cesta putuje **default cestou**, která jej pošle nadřazenému AS a ten se o její zpracování dále postará.

6.1.5 Vnitřní a vnější směrovací protokoly

Při směrování v rámci jednotlivých autonomních systémů se používají tzv. **vnitřní směrovací protokoly** - Interior Gateway Protocols, IGP. Naopak pro směrování mezi autonomními systémy se používají **vnější směrovací protokoly** - Exterior Gateway Protocols, EGP. Typickými vnitřními směrovacími protokoly jsou dnes např. **OSPF** nebo starší **RIP**, jako vnější směrovací protokol se používá téměř výhradně protokol **BGP**.

6.2 Směrovací algoritmy

Rozlišujeme dvě základní třídy směrovacích protokolů: protokoly založené na **vektoru vzdálenosti** - **DVA** (distance-vector) a na **stavech linek** - **LSA** (link-state).

6.3 DVA - Distance Vector

Sousední směrovače si navzájem vyměňují své směrovací tabulky a doplňují si informace, které se naučí od sousedů, v určitých časových intervalech. **Topologii** celé sítě však **neznají**, musí se spokojit s adresami sousedů, přes která mají posílat pakety do jednotlivých cílových sítí a **vzdálenostmi** k těmto sítím, které společně tvoří tzv. **distanční vektory**.

- Na začátku směrovací tabulka obsahuje **pouze přímo připojené sítě** (staticky nakonfigurováno administrátorem).
- Směrovače poté **periodicky zasílají** směrovací tabulky sousedům.
- Z došlých **směrovacích tabulek sousedů** (vzdáleností sousedů od jednotlivých sítí) si směrovač postupně **upravují a budují** svou směrovací tabulku.
- Pokud cesta **nebyla delší dobu sousedem inzerována**, ze směrovací tabulky se **odstraní**.

Vlastnosti

- **Metrikou** je **počet "přeskoků"** (hop count) na cestě mezi zdrojem a cílem – nezohledňuje parametry jednotlivých linek (přenosovou rychlost, zpoždění, okamžitou zátěž, ...).
- **Pomalá konvergence při změnách** topologie – o změně se informuje až při příštím periodickém broadcastu směrovací tabulky.
- **Zátěž** od broadcastu celých směrovacích tabulek.
- **Příliš "optimistické"** – směrovač se rychle učí dobré cesty, ale **špatně zapomíná při výpadcích**.
 - **Čekání** na timeout cesty, která přestala být inzerována.
 - Žádný směrovač nikdy nemá metriku horší, než minimum z metrik sousedů + 1
=> pomalé šíření špatných zpráv.

6.3.1 Routing information protocol (RIP)

- Velmi starý, stále však **často implementovaný** v malých sítích.
- Hodnota "nekonečna" **řeší problém počítání do nekonečna** a v technice Poisson reverse reprezentována číslem 16..
- **Maximální počet** přeskoků je omezen na **16**.

6.3.2 Interior Gateway Routing Protocol (IGRP)

- Cisco proprietary.
- **Lepší metrika**, než pouhý počet přeskoků **bandwidth, delay, (reliability, load)**.
- **Není omezení** na 16 přeskoků (zvýšeno na 255).

6.4 LSA - Link State

- Směrování na základě **znalosti "stavu" jednotlivých linek sítě** (funkčnost, cena).
- Směrovače (uzly grafu) **znají topologii celé sítě** (graf) a **ceny jednotlivých linek** (ohodnocení hran). Tyto informace udržují v topologické databázi. (Všechny směrovače mají stejnou topologickou databázi).
- **Každý směrovač počítá strom nejkratších cest** ke všem ostatním směrovačům (a k nim připojeným sítím) pomocí **Dijkstrova algoritmu**. (Na rozdíl od DVA všechny směrovače počítají na základě **stejných a úplných dat**)
- Každý směrovač **neustále sleduje stav a funkčnost** k němu připojených linek.
- Testováním linek k sousedním směrovačům – **Hello protokol**.
- Při **změně okamžitě šíří informaci** o aktuálním stavu svého okolí všem ostatním směrovačům. Ty si ji vloží do topologické databáze.
- **Šíří se pouze změny** (ale do celé sítě) - žádné periodické rozesílání směrovacích tabulek.
- **Okamžitá reakce na změnu stavu linek** (výpadek, náběh) => rychlá konvergence
- Zástupci: **OSPF (Open Shortest Path First)**

6.5 Adresování

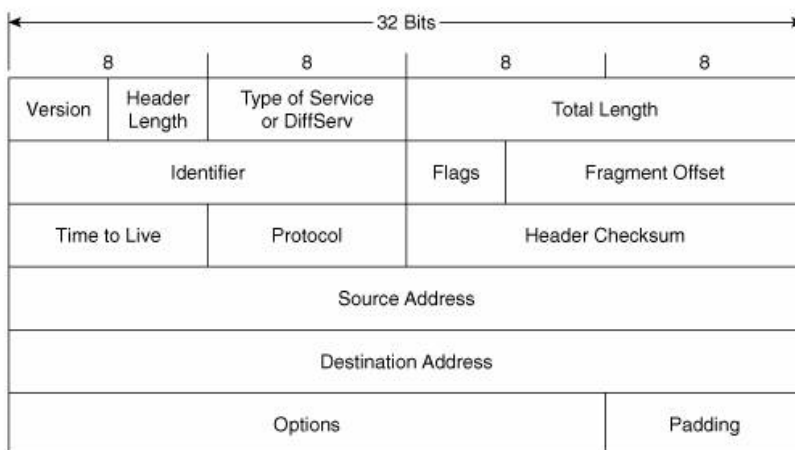
Adresování sítě přiděluje oblastní správce (pro Evropu **RIPE**). IP adresa je **logická adresa** zařízení v počítačové síti (na 3. vrstvě podle OSI modelu), která používá IP protokol. V IPv4 je tato adresa velká 32bitů (4 byte) a zapisuje se pomocí **dot-decimal notation**. To znamená pomocí čtyř dekadických hodnot (každá velká jeden byte), označovaných jako oktet, oddělených tečkou. Příkladem IP adresy je 193.222.5.15.

IP adresa se skládá z několika částí. V základu jde o dvě části, **prefix** identifikující síť a **adresa uzlu** v rámci podsítě.

Pro to, abychom určily, která část IP adresy je pro **podsíť** a která pro **uzel**, se používá **maska podsítě** (subnet mask). Ta v binárním tvaru obsahuje jedničky následované nulami a pomocí jedniček „vymaskovává“ část síťového prefixu v IP adrese. Jinak řečeno, tam kde jsou v masce jedničky je v IP adrese část podsítě a kde jsou nuly je část uzlu. Síťová část IP adresy určuje podsíť a používá se ke směrování. Část uzlu identifikuje stanici uvnitř daného subnetu.

Maska se v IPv4 zapisuje stejně jako IP adresa pomocí dot-decimal form s tím, že jsou validní pouze adresy, které v binárním zápisu mají zleva jedničky následované nulami (za první nulou smí být pouze nuly). Příkladem síťové masky je 255.255.255.0. Masky 255.255.255.254 není platná, protože uvnitř takového subnetu by se nacházelo 0 uzlů. Masky 255.255.255.255 není maskou podsítě, ale určuje jeden uzel.

Občas se používá speciální zápis, který se označuje jako **inverse mask** nebo **wildcard mask**. Jedná se o obrácenou masku, jednoduše řečeno tam, kde jsou v tradiční masce jedničky jsou nuly a naopak. Pro výpočet v dekadické formě můžeme použít pro každý oktet hodnota = 255 – hodnota oktetu. Například pro masku 255.255.255.240 je inverzní maska 0.0.0.15.



Obrázek 1: Hlavička IPv4

6.5.1 Veřejné a privátní adresy

Prvotní princip IP sítí byl takový, že IP adresa musela být unikátní v rámci celé sítě a jednotlivé uzly (stanice, servery a další zařízení s přiřazenou IP adresou) spolu mohly komunikovat. S rozvojem internetu se ukázalo, že **počet adres**, které je možno v IPv4 vytvořit, rozhodně **není dostatečný**. Začaly se tedy používat různé metody, jak se s nedostatkem adres vypořádat. Nejrazantnější je nová verze IP protokolu IPv6, která obsahuje mnohem více adres, ale její nasazování není jednoduché. Dále se objevila technika CIDR (Classless Inter-Domain Routing, tj. „beztřídní směrování“) a také se IP adresy rozdělili na dva typy, na veřejné a neveřejné IP adresy.

Veřejné IP adresy (public address) tvoří hlavní část adresního rozsahu internetu a tyto adresy jsou routovatelné v rámci celého internetu. Jednoduše řečeno počítač s veřejnou adresou může být dostupný z celého internetu. Tyto adresy musí být unikátní v celé síti (internetu).

Oproti tomu privátní IP adresy (private address) by se měly používat pouze v rámci LAN sítí a v internetu by přes ISP neměli komunikovat. Firma pak používá jednu (nebo více) veřejnou adresu a pomocí techniky NAT (Network Address Translation) se při komunikaci

mimo LAN překládají privátní adresy na tuto veřejnou. Stejné privátní adresy se tak mohou nacházet na mnoha místech v internetu, ale nemohou spolu přímo komunikovat. Následující tabulka ukazuje jednotlivé privátní rozsahy.

| síť | adresa sítě | broadcast adresa | adresy uzlů |
|----------------|-------------|------------------|-------------------------------|
| 10.0.0.0/8 | 10.0.0.0 | 10.255.255.255 | 10.0.0.1 – 10.255.255.254 |
| 192.168.0.0/16 | 192.168.0.0 | 192.168.255.255 | 192.168.0.1 – 192.168.255.254 |
| 172.16.0.0/12 | 172.16.0.0 | 172.31.255.255 | 172.16.0.1 – 172.31.255.254 |

IP adresy se dělí na:

- **unicast** – adresa jednoho konkrétního počítače,
- **multicast** – adresa pro více počítačů najednou,
- **broadcast** – adresa na všechny počítače. Šíří se jen v rámci segmentu počítače, dál není propuštěna (255.255.255.255).
- **loopback** – zpětnovazební adresa, pošle paket zpátky na vlastní počítač (127.0.0.1).

6.6 IPv6

IPv6 **nahrazuje** dosluhující protokol IPv4. Přináší zejména **masivní rozšíření adresního prostoru** a zdokonalení schopnosti přenášet **vysokorychlostně data**. Starší protokol IPv4 poskytuje omezený adresní prostor – teoreticky 2^{32} adres. IPv6. Obsahuje celkem 2^{128} adres. Většina přenosových a aplikačních vrstev protokolů vyžaduje malé nebo žádné změny pro funkčnost s IPv6. Výjimkami jsou protokoly aplikací zahrnující adresy síťové vrstvy např.: FTP. **Multicast** je součástí základní specifikace IPv6 na rozdíl od IPv4, kde byl zaveden později. IPv6 nepoužívá **broadcast** na místní linku. Každá adresa má **128b**. **Odstraněna potřeba NAT**. Protokol pro IP vrstvu šifrování a autentizaci **IPsec** je integrální součástí souboru protokolů IPv6, na rozdíl od IPv4, kde je přítomen volitelně (obvykle ale implementován).

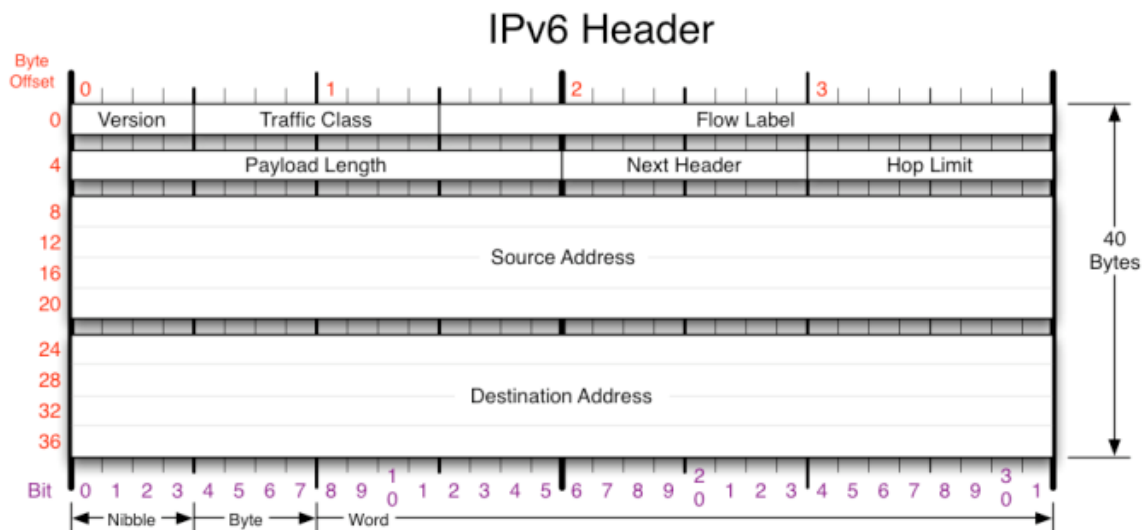
IPv6 adresy se obvykle zapisují jako osm skupin čtyř hexadecimálních číslic: **2001:0db8::1428:57ab**. Vzhledem k zdlouhavému zápisu se může **nejdelší sekvence nul** nahradit **::**, **4 nuly můžeme nahradit jednou**.

6.6.1 IPv6 Packet

Paket IPv6 se skládá ze dvou hlavních částí: hlavičky a těla.

- **Verzi** - 4 bity, verze 6
- **Dopravní třídu** - 8 bitů na prioritu paketu. Úroveň priority se dělí na rozsahy: kde zdroj podporuje kontrolu přetížení a bez podpory kontroly přetížení.
- **Pojmenování toku** - 20 bitů pro správu QoS. Původně určeno pro speciální obsluhu aplikací reálného času, nyní se nepoužívá.

- **Délka těla** - 16 bitů pro délku těla paketu. Při vynulování se nastaví „jumbo“ tělo (skok za skokem).
- **Následující hlavička** - 8 bitů, určuje další vnořený protokol. Hodnoty se shodují s hodnotami definovanými pro IPv4.
- **Zdrojová a cílová adresa** - 128 bitů na každou adresu.
- **Hop limit** - 8 bitů, číselně definuje počet povolených přechodů síťovými prvky. Každý přechod znamená snížení čísla o 1.



6.7 Překlad síťových adres NAT

NAT (Network address translation) se většinou používá pro přístup více počítačů z **lokální sítě** na **Internet** pod **jedinou veřejnou adresou**. Překládá zdrojovou a cílovou IP adresu, je realizován na **routerech**, **firewallech** většinou zařízeních 3 vrstvy. Umožňuje připojit více počítačů na jednu veřejnou IP adresu - řeší se tak nedostatek přidělených veřejných IP adres. Využívá se **překladové tabulky**.

Výhody:

- Zvyšuje bezpečnost počítačů připojených za NATem (potenciální útočník nezná opravdovou IP adresu).
- Umožňuje připojit více počítačů na jednu veřejnou IP adresu, čímž se obchází nedostatek IPv4 adres

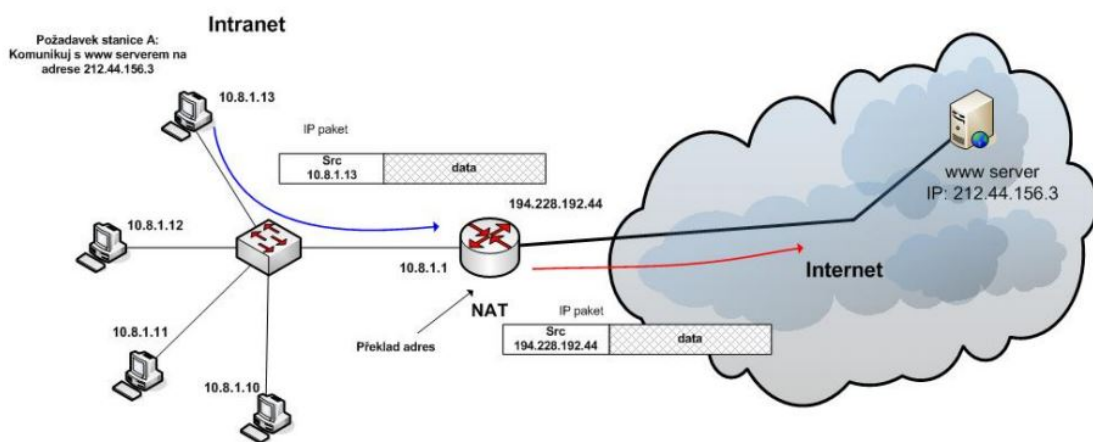
Nevýhody:

- Zařízení za NATem nemají skutečné připojení k Internetu (není možné se snadno připojit na zařízení za NATem.)
- NAT znemožňuje správnou funkcionalitu některých software

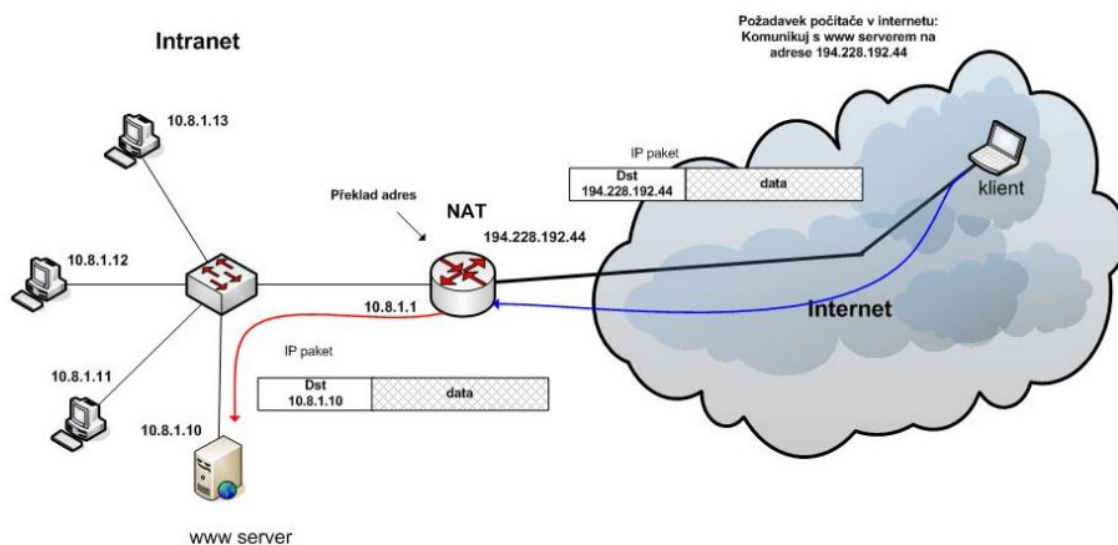
6.7.1 Typy NATu

Typicky se využívá kombinace obou níže zmíněných řešení.

- **Statický NAT** - Překládová tabulka je konfigurována manuálně administrátorem.
- **Dynamický NAT** - Obsah překládové tabulky je vytvářen dynamicky v závislosti na síťovém provozu. Veřejné adresy jsou alokovány jednotlivým spojením jejich vypůjčením z **NAT Poolu**.
- **Network address and port translation NAPT** - Několik uzlů využívá pouze jednu veřejnou IP adresu. Jednotlivé uzly jsou identifikovány pomocí různých čísel portů.



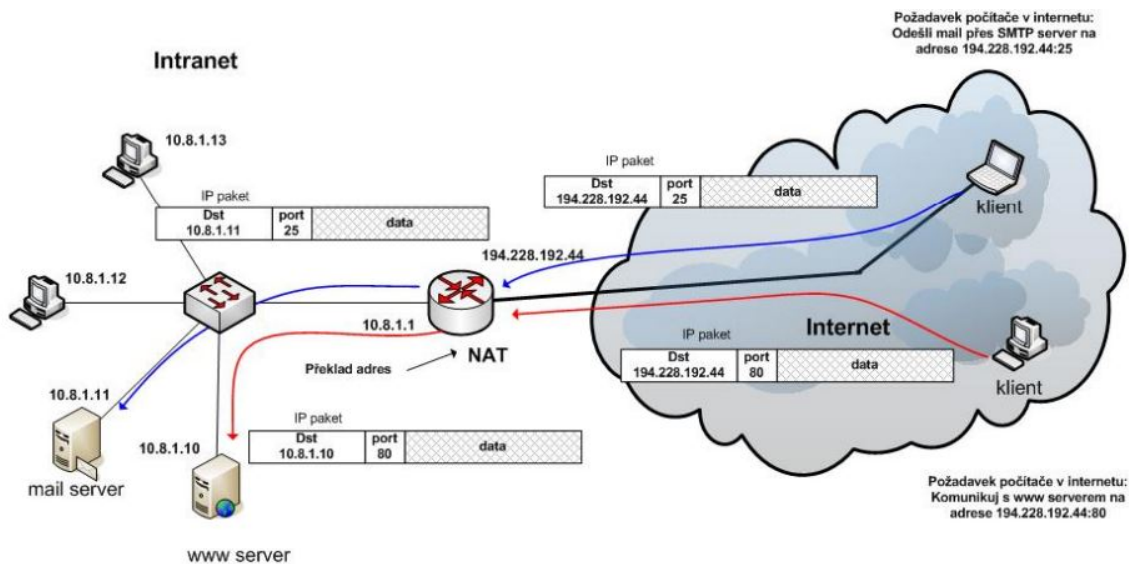
NAT pro odchozí spojení



NAT pro příchozí spojení

6.7.2 PAT (Port Address Translation)

V případě PAT dochází k překladu jak adres tak i příslušných portů v IP komunikaci. Výhodou zde je, že za jednu venkovní IP adresu můžeme maskovat celou řadu služeb, které jsou hostovány na různých serverech. Typickým příkladem jsou FTP a www servery umístěné v DMZ.



PAT – maskování dvou serverů za jedinou veřejnou IP adresu

7 Bezpečnost počítačových sítí s TCP/IP: útoky, paketové filtry, stavový firewall. Šifrování a autentizace, virtuální privátní síť.

7.1 Ve spojení s bezpečností v počítačových sítích definujeme tyto pojmy

- **Utajení** (confidentiality) – posluchač na kanále datům nerozumí.
- **Autentizace** (authentication) – jistota, že odesílatel je tím, za koho se vydává.
- **Integrita** (integrity) – jistota, že data nebyla na cestě zmodifikována.
- **Nepopiratelnost** (non-repudiation) – zdroj dat nemůže popřít jejich odeslání.

7.2 Útoky

Cílem všech typů útoků je nějakým způsobem ublížit uživateli, často ve formě: zahlcení sítě packety, narušení konfigurace nastavení, zabránění uživateli v přístupu ke službě, **zatížení CPU**, pád OS. Typy útoků:

- **ARP dotazy** – falšování ARP odpovědí (falešný překlad IP-to-MAC). **Oprava** užitím statických ARP záznamů.
- **Routing protocol** – falšování routovacích informací propagovaných routovacím protokolem (RIP atd). Oprava **filtrováním** zdrojů routovacích informací.
- **Switchované sítě** – proti přetížení přepínací tabulky. Oprava užitím limitování počtu MAC na portu, statickým listem povolených MAC.
- **Brute Force** – zadávání hesel pomocí hrubé síly.
- **Denial of service (DoS)** - cílem útočníka vyčerpání systémových prostředků (paměť, CPU, šířka pásma) síťového prvku nebo serveru a jeho zhroucení nebo změna požadovaného chování.
 - **Smurf** – zahlcení cíle ICMP pakety (ping), jejich zpracování mívá někdy přednost před běžným provozem; útočník pošle žádost o ping všem (broadcast) a jako odesílatele uvede cíl útoku. **Řešení:** paketové filtry.
 - **SYN flood** – neustálé navazování TCP spojení (příznak SYN), server alokuje prostředky a pošle (SYN-ACK) a čeká na odpověď, které se nedočká. **Řešení:** zkrácení doby čekání na odpověď.
- **Distributed DoS (DDoS)** – DoS útok je vedený z mnoha stanic, které byli již před tím napadeny a nyní jsou využity k tomuto útoku. Je obtížně blokovatelný kvůli přístupu mnoha stanic.

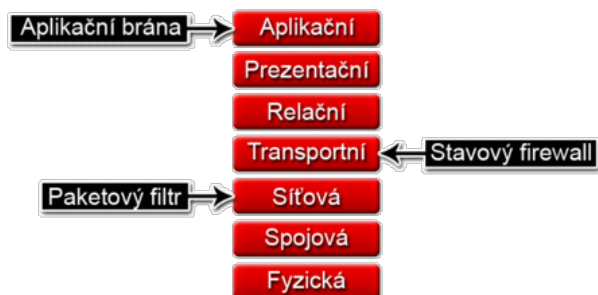
7.3 Filtrování provozu

7.3.1 Paketové filtry (nestavové)

Filtrování probíhá dle informací v hlavičce 3 a 4 vrstvy. Pravidla udávají, ze které adresy a portu na kterou adresu a port může být paket procházející rozhraním routeru propuštěn. Na routerech CISCO je realizován jako **Access Control List (ACL)** prostřednictvím sekvence záznamu, které povolují/zakazují přenos paketu, které odpovídají daným kritériím. Samotný paketový filtr je rychlý, nenáročný na systémové zdroje, ale úroveň kontroly je relativně malá. **Reflexivní ACL** - automaticky propouští vstupní provoz, který odpovídá povolenému provozu výstupnímu.

7.3.2 Stavový firewall

(též stavový paketový filtr, anglicky stateful firewall) odděluje důvěryhodnou (interní) síť od nedůvěryhodné (externí) sítě. Funguje stejně jako jednoduchý paketový filtr, ukládá **navíc ale i informace o povolených spojeních**, podle kterých pak může rozhodovat, zda procházející pakety patří do již povoleného spojení a mohou být propuštěny nebo zda musí znovu projít kontrolou. Firewall je **velmi rychlý**, poskytuje slušnou úroveň zabezpečení a snazší konfiguraci. Poskytuje urychlené zpracování paketu již povoleného spojení. Obdobou stavového firewallu je **nestavový firewall**, který se rozhoduje pouze na základě informací obsažených v konkrétním paketu (pracuje na nižší síťové vrstvě ISO/OSI modelu) a aplikační firewall, který pracuje naopak na vyšší síťové vrstvě.



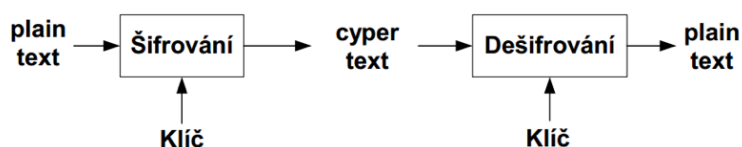
7.4 Virtuální privátní síť

(zkratka VPN, anglicky virtual private network) je v informatice prostředek k **propojení několika počítačů prostřednictvím (veřejné) nedůvěryhodné počítačové sítě**. Lze tak snadno dosáhnout stavu, kdy spojené počítače budou mezi sebou moci komunikovat, jako kdyby byly propojeny v rámci jediné uzavřené privátní (a tedy důvěryhodné) sítě. Při navazování spojení je totožnost obou stran ověřována pomocí **digitálních certifikátů**, dojde k autentizaci, vytvoření duplexního kanálu, veškerá komunikace je šifrována, a proto můžeme takové propojení považovat za bezpečné.

7.5 Šifrování

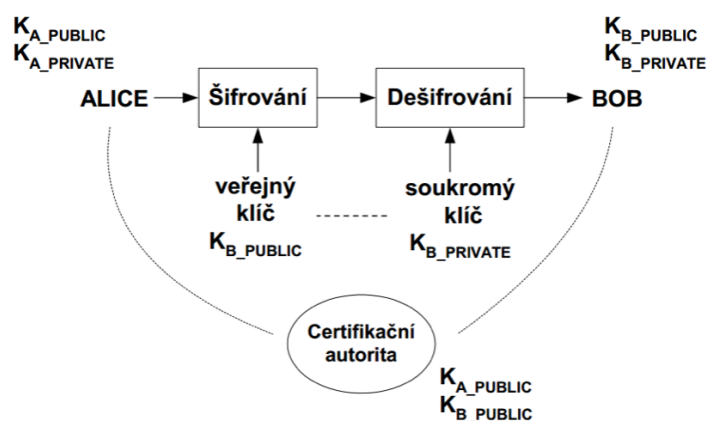
7.5.1 Symetrické šifrování

Pro šifrování i dešifrování se používá **pouze jeden klíč**, který musí mít všichni účastníci, kteří chtějí data šifrovat nebo dešifrovat. **Nebezpečí hrozí při distribuci** tohoto klíče, který pokud bude prozrazen tak všichni účastníci musí začít používat nový klíč. Šifrování je **rychlé a jednoduché** pro implementaci (možná implementace přímo v HW). Nejznámější **AES, DES, 3DES, IDEA**. DES již dnes není bezpečný, používá se **3DES**, který DES zašifruje 3x po sobě.



7.5.2 Asymetrické šifrování

Podstatou je **generace dvou šifrovacích klíčů**, které spolu spolupracují. Tyto klíče se vzájemně matematicky doplňují a je možné oba použít jak pro dešifrování tak šifrování. Veřejný klíč je volně šiřitelný pro všechny, kteří chtějí šifrovat posílaná data. Soukromý klíč je tajný a je pouze pro potřebu pro dešifrování toho, co bylo zašifrováno veřejným klíčem. Uživatel tedy pro šifrovanou komunikaci potřebuje oba klíče. Výhodou je, že **není třeba veřejný klíč speciálně ukrývat** (je vyřešena metoda distribuce), pouze je třeba zajistit mechanismus proti modifikaci veřejných klíčů při přenosu - **certifikovaná autorita (CA)** klíč digitálně podepisuje. Nevýhodou je, že v porovnání se symetrickým je **pomalejší** z důvodu použitých matematických funkcí. Asymetrické systémy jsou např. **RSA** nebo **DSA**. Stupeň **bezpečnosti** se odvíjí od **délky** použitého klíče.



7.5.3 Certifikační autorita

- Entita, které je důvěřováno.

- Registruje (podepsané) veřejné klíče.
- První kontakt s certifikační autoritou **musí proběhnout osobně** (získání dvojice podepsaný veřejný-privátní klíč).
- Veřejný klíč certifikační autority musí být **důvěryhodným** způsobem zaveden do každého systému.

7.5.4 Autentizace

Je proces ověření proklamované identity subjektu. Probíhá nejčastěji jednou ze tří metod:

- Řekneme něco, co známe (**heslo**, PIN)
- Ukážeme něco, co máme (ID karta, **hardwarový klíč**)
- Necháme systémem změřit něco našeho (**biometrické údaje**, otisk prstů, sítnice)

Existuje **několika stupňové ověření**, například kombinací PIN a biometrických údajů. Po ověření identity následuje autorizace což je souhlas k provedení operace či umožnění přístupu. **Často se používá v souladu s šifrováním:**

- U **symetrického** odesílatel šifruje uživatelské jméno sdíleným klíčem a příjemce kontroluje platnost tohoto uživatelského jména.
- U **asymetrického** se užívá digitálních podpisů Certifikační autority.

7.6 Zabezpečení na jednotlivých vrstvách OSI-RM

- **L7** – S/MIME,
- **L4** – SSL (jen TCP),
- **L3** – IPSec (bezpečnostní rozšíření IP protokolu založené na autentizaci a šifrování každého IP datagramu) **nezávislé na aplikaci**,
- **L2** – hop-by-hop, neefektivní.

7.6.1 SSL/TLS

Secure Sockets Layer, SSL (doslova vrstva bezpečných socketů) je protokol, resp. **vrstva vložená mezi vrstvu transportní** (např. TCP/IP) a **aplikační** (např. HTTP), která **poskytuje zabezpečení komunikace** šifrováním a autentizací komunikujících stran. Protože SSL již je ve všech verzích **deprecated**, mělo by se používat pouze **TLS** neboli Transport layer security.

Protokol SSL se nejčastěji využívá pro bezpečnou komunikaci s internetovými servery pomocí HTTPS, což je zabezpečená verze protokolu HTTP. Po vytvoření SSL spojení (session) je komunikace mezi serverem a klientem šifrovaná a tedy zabezpečená.

Ustavení SSL spojení funguje na principu **asymetrické šifry**, kdy každá z komunikujících stran má dvojici šifrovacích klíčů - veřejný a soukromý. Veřejný klíč je možné zveřejnit,

a pokud tímto klíčem kdokoliv zašifruje nějakou zprávu, je zajištěno, že ji bude moci rozšifrovat jen majitel použitého veřejného klíče svým soukromým klíčem.