K1810BT37, KP1810BT37A, KP1810BT37Б, KP1810BT37В

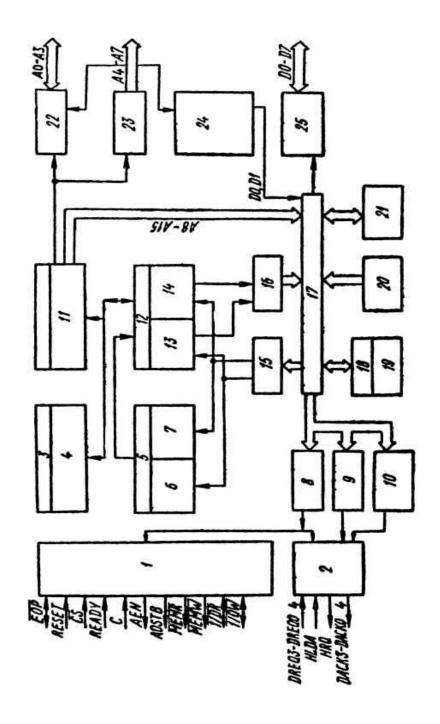
Микросхемы представляют собой высокопроизводительный контроллер прямого доступа к памяти (ПДП) и используются в составе микропроцессорных систем на основе серий К580, К1810, К1821 для реализации ПДП по четырем независимым каналам с положительным или отрицательным приращением адреса со скоростью 1,6 Мбайт/с. Каждый канал может выполнять до 64 к циклов ПДП. Режим ПДП является самым скоростным способом обмена, который реализуется с помощью контроллеров ПДП без использования программного обеспечения.

В состав ИС входят 4 канала, состоящих каждый из четырех 16-разрядных регистров (регистра текущего адреса, регистров циклов ПДП, регистра хранения базового адреса и регистра хранения базового числа циклов ПДП), 6-разрядного регистра режима, а также 3 функциональных блока, выполняющих функции управления (буфер шины данных, блок управления контроллером при передаче память - память, блок управления режимом ПДП). Блок управления контроллером включает регистр команд, регистр условий, регистр запросов, регистр маски.

ИС могут работать в двух основных режимах: с центральным процессором и выполнения циклов ПДП (в режиме одиночной передачи, в режиме блочной передачи, в режиме передачи по требованию, в режиме передачи память - память).

Корпус типа 2123.40-2, масса не более 6,5 г.

Назначение выводов: 1 - вход/выход чтения $\overline{I/DR}$; 2 - вход/выход записи $\overline{I/QW}$; 3 - выход чтения из памяти \overline{MEMR} ; 4 - выход записи в память \overline{MEMW} ; 5 - вход смещения PULL-UP; 6 - вход готовности READY; 7 - вход подтверждение захвата HLDA; 8 - выход строба адреса ADSTB; 9 - выход разрешения адреса AEN; 10 - выход запроса захвата HRQ; 11 - вход выбора микросхемы \overline{CS} ; 12 - вход тактового импульса C; 13 - вход сброса RESET; 14, 15, 24, 25 - входы/выходы подтверждения канала прямого доступа DACK3...DACK0; 16...19 - входы запроса канала прямого доступа DRQ3...DRQ0; 20 - общий; 21...23, 26...30 - входы/выходы канала данных D7...D0; 31 - напряжение питания; 32...35 - входы выходы канала адреса A0...A3; 36 - вход/выход конец счета \overline{EOP} ; 37...40 - входы/выходы канала адреса A4...A7.



Структурная схема К1810ВТ37, КР1810ВТ37:

1 - блок управления и синхронизации; 2 - блок управления приоритетом; 3 - схема уменьшения; 4 - регистр временного счетчика записей (16); 5 - буфер чтения; 6 - регистр базового адреса; 7 - регистр базового счетчика записей 4х16; 8 - регистр команд (8); 9 - регистр маски (4); 10 - регистр запроса (4); 11 - схема увеличения (уменьшения) регистр временного адреса (16); 12 - буфер чтения (записи); 13 - регистр текущего адреса 4х16; 14 - регистр текущего счетчика записей 4х16; 15 - буфер записи; 16 - буфер чтения; 17 - внутренняя шина данных; 18 - буфер чтения (записи); 19 - регистр установки режима; 20 - регистр состояния (8); 21 - временной регистр (8); 22 - буфер ввода-вывода; 23 - выходной буфер; 24 - дешифратор команд; 25 - буфер ввода-вывода.

Электрические параметры

Номинальное напряжение питания	5 B ± 5%
Выходное напряжение низкого уровня:	
- KP1810BT37A	≤ 0,4 B
- KP1810BT37Б, KP1810BT37В	≤ 0,45 B
Выходное напряжение высокого уровня:	
- KP1810BT37A	≥ 2,5 B
- KP1810BT37Б, KP1810BT37В	≥ 2,4 B
Выходное напряжение высокого уровня на выводе 10	≥ 3,5 B
Ток потребления:	
KP1810BT37A	≤ 130мА
кр1810вт37б, кр1810вт37в	
Ток утечки низкого уровня на входе:	
- KP1810BT37A	≤ 1 мкА
- кр1810вт37б, кр1810вт37в	
Ток утечки высокого уровня на входе:	
- KP1810BT37A	≤ -1 мкА
- КР1810BT37Б, КР1810BT37В	
Выходной ток низкого уровня в состоянии «выключено»	
Входной ток высокого уровня в состоянии «выключено»	
Время задержки распространения сигнала AEN относительно	.
сигнала C(S1) при переходе из состояния высокого уровня	
в состояние низкого уровня:	
- KP1810BT37A	< 300 HC
- КР1810BT37Б	
Время задержки распространения сигнала AEN относительно	= 220 110
сигнала C (S1) при переходе из состояния низкого уровня	
в состояние высокого уровня:	
- KP1810BT37A	< 200 HC
- КР1810BT37Б	
Время задержки распространения сигнала А при переходе	2 100 110
в состояние «выключено» относительно сигнала С(S1):	
- KP1810BT37A	< 150 µc
- КР1810BT37Б	
	\ 120 HC
Время задержки распространения сигналов RD , RW при	
переходе из состояния высокого уровня в состояние	
«выключено» относительно сигнала С(S1):	. 450
- KP1810BT37A	
- КР1810BT37Б	≤ 120 нс
Время задержки распространения сигнала D при переходе	
в состояние «выключено» относительно сигнала C(S2):	

- KP1810BT37A	
- кр1810вт37б	≤ 190 нс
Время сохранения сигнала D относительно сигнала ADSTB:	
- KP1810BT37A	
- КР1810ВТ37Б	≥ 40 нс
Время задержки распространения сигнала DACK относительно	
сигналов C (S1, S2):	4.050
- KP1810BT37A	
- КР1810ВТ37Б	≤ 220 HC
Время задержки распространения сигнала INT, <i>EOP</i>	
относительно сигналов С (S3, S4):	< 250 us
- KP1810BT37A	
- КР1810ВТ37Б	≤ 220 HC
Время задержки распространения сигнала INT, <i>EOP</i> относительно сигнала C(S2) при ускоренном обмене:	
- KP1810BT37A	< 250 us
- КР1810BT37Б	
Время удержания сигнала ADSTB относительно сигнала D	
Длительность тактовых сигналов высокого уровня:	2 100 HC
- KP1810BT37A	> 120 HC
- KP1810BT37Б	
Время задержки распространения сигнала А	
относительно сигнала C(S2):	
- KP1810BT37A	≤ 250 нс
- кР1810вт37б	≤ 190 нс
Период следования тактовых сигналов:	
- KP1810BT37A	≥ 320 нс
- KP1810BT37Б	≥ 250 нс
- KP1810BT37B	≥ 200 нс
Предельно допустимые режимы эксплуатац	ИИ
Напряжение питания	4,755,25 в
Входное напряжение низкого уровня	
Входное напряжение высокого уровня	2U _п В
Максимальный выходной ток низкого уровня:	
- по выводу 8	2,5 м А
- по выводам 2123, 2630, 36	
- по остальным выводам	3,2 MA
Максимальный выходной ток высокого уровня:	
- по выводу 10	
- по остальным выводам	-0,2 мА

Максимальная частота следования импульсов тактового сигнала:

- KP1810BT37A	3 МГц
- кр1810вт37б	4 МГц
- KP1810BT37B	5 МГц
Максимальное время фронта нарастания (спада) сигнала	20 нс
Максимальная емкость нагрузки	150 пФ
Температура окружающей среды	10+70 °C