Министерство науки и высшего образования Российской Федерации

Федеральное государственное бюджетное образовательное учреждение высшего образования

«Рязанский государственный радиотехнический

университет имени В.Ф. Уткина»

Кафедра «ЭВМ»

Отчет о лабораторной работе №2

«Логические операции в микроконтроллерах ARM Cortex-М3»

по дисциплине

«Микропроцессорные системы и

интерфейсы периферийных устройств»

Выполнили:

Студенты группы 045

Вашкулатов Н.А.

Анохин В.А.

Проверили:

доц. каф. ЭВМ Устюков Д.И.

доц .каф. ЭВМ Кистрин А.В.

**Цель работы**: получение начальных знаний об основных приемах обработки данных с применением условного выполнения команд в микроконтроллерах ARM Cortex-M3.

**Ход работы**

**Задание 2.1.** Выполните программу PR\_2 по шагам, нажимая клавишу F11. Представьте результат выполнения подпрограммы в виде таблиц, содержащих номер строки, команду, признаки результата, выполняемое действие и результат – модифицируемый параметр – содержимое регистра или ячейки памяти. В таблице ниже показаны примеры для некоторых строк.

**Код программы:**

; PR\_2

area stack, noinit, readwrite

space 0x400

stack\_top

area reset, data, readonly

dcd stack\_top

dcd start

area program,code,readonly

entry

start

;bl pp1

;bl pp2

;bl pp3

;bl pp4

;bl pp5

;bl pp6

;bl pp7

bl pp8

b start

pp1

ldr r0, =0x12345678

movw r1, #0xffff

mov r2, r1, ror #16

mov r3, #0x05

tsts r3, #1

andne r4, r0, r1

andeq r4, r0, r2

tsts r3, #2

orrne r5, r0, r1

orreq r5, r0, r2

tsts r3, #4

eorne r6, r0, r1

eoreq r6, r0, r2

and r7, r0,#0xff

and r8, r0,#0xff00

lsr r8, r8, #8

and r9, r0, #0xff0000

lsr r9 ,r9, #16

and r10, r0, #0xff000000

lsr r10,r10, #24

bx lr

pp2

mov r0, #0x20000000

mov r1, #0x22000000

mov r2, #0

mov r3, #1

str r2, [r0]

str r3, [r1]

str r3, [r1,#0x04]

str r3, [r1,#0x08]

str r3, [r1,#0x0c]

ldr r5, [r1,#0x08]

ldr r6, [r0]

mov r7, #0x0a

str r7, [r0,#0x03]

str r2, [r1,#0x64]

str r2, [r1,#0x6c]

ldr r8, [r0,#0x03]

bx lr

Таблица 1 – Выполнение программы по шагам

|  |  |  |  |
| --- | --- | --- | --- |
| Команда | NZCV | Действие | Результат |
| ldr r0, =0x12345678 | 0000 | r0 := 0x12345678 | r0 = 0x12345678 |
| movw r1, [#0xffff](https://vk.com/im?sel=169908979&st=%230xffff) | 0000 | r1 := [#0xffff](https://vk.com/im?sel=169908979&st=%230xffff) | r1 = [0xffff](https://vk.com/im?sel=169908979&st=%230xffff) |
| mov r2, r1, ror #16 | 0000 | r2 := r1цикл. сдв. в пр. на 16 | r2 = 0xFF FF 00 00 |
| mov r3, [#0x05](https://vk.com/im?sel=169908979&st=%230x05) | 0000 | r3 := [#0x05](https://vk.com/im?sel=169908979&st=%230x05) | r3 = [0x05](https://vk.com/im?sel=169908979&st=%230x05) |
| tsts r3, #1 | 0000 |  |  |
| andne r4, r0, r1 | 0000 | r4 := r0 & r1 | r4 = 0x56 78 |
| andeq r4, r0, r2 | 0000 | ––– | ––– |
| tsts r3, #2 | 0100 |  |  |
| orrne r5, r0, r1 | 0100 | ––– | ––– |
| orreq r5, r0, r2 | 0100 | r5 := r0 | r2 | r5 = 0xFF FF 56 78 |
| tsts r3, #4 | 0000 |  |  |
| eorne r6, r0, r1 | 0000 | r6 := r0 eor r1 | r5 = 0x12 34 A9 87 |
| eoreq r6, r0, r2 | 0000 | ––– | ––– |
| and r7, r0,[#0xff](https://vk.com/im?sel=169908979&st=%230xff) | 0000 | r7 := r0 & #0xFF | r7 = 0x78 |
| and r8, r0,[#0xff00](https://vk.com/im?sel=169908979&st=%230xff00) | 0000 | r8 := r0 & #0xFF00 | r8 = 0x56 00 |
| lsr r8, r8, #8 | 0000 | r8 := r8 лог. сдв. в пр. на 8 | r8 = 0x56 |
| and r9, r0, [#0xff0000](https://vk.com/im?sel=169908979&st=%230xff0000) | 0000 | r9:= r0 & [#0xff0000](https://vk.com/im?sel=169908979&st=%230xff0000) | r9 = 0x34 00 00 |
| lsr r9 ,r9, #16 | 0000 | r9 := r9 лог. сдв. в пр. на 16 | r9 = 0x34 |
| and r10, r0, [#0xff000000](https://vk.com/im?sel=169908979&st=%230xff000000) | 0000 | r10 := r0 & [#0xff000000](https://vk.com/im?sel=169908979&st=%230xff000000) | r10 = 0x12 00 00 00 |
| lsr r10,r10, #24 | 0000 | r10 := r10 лог. сдв. в пр. на 24 | r10 =0x12 |
| mov r0, [#0x20000000](https://vk.com/im?sel=169908979&st=%230x20000000) | 0000 | r0 := [#0x20000000](https://vk.com/im?sel=169908979&st=%230x20000000) | r0 = [#0x20000000](https://vk.com/im?sel=169908979&st=%230x20000000) |
| mov r1, [#0x22000000](https://vk.com/im?sel=169908979&st=%230x22000000) | 0000 | r1 := [#0x22000000](https://vk.com/im?sel=169908979&st=%230x22000000) | r1 = [0x22000000](https://vk.com/im?sel=169908979&st=%230x22000000) |
| mov r2, #0 | 0000 | r2 := 0 | r2 = 0 |
| mov r3, #1 | 0000 | r3 := 1 | r3 = 1 |
| str r2, [r0] | 0000 | M(r0) := r2 | M(0x20000000) = 0 |
| str r3, [r1] | 0000 | M(r1) := r3 | M(0x20000000) = 0x01 |
| str r3, [r1,[#0x04](https://vk.com/im?sel=169908979&st=%230x04)] | 0000 | M(0x22000004):= r3 | M(0x20000000) = 0x03 |
| str r3, [r1,[#0x08](https://vk.com/im?sel=169908979&st=%230x08)] | 0000 | M(0x22000008) := r3 | M(0x20000000) = 0x07 |
| str r3, [r1,[#0x0c](https://vk.com/im?sel=169908979&st=%230x0c)] | 0000 | M(0x2200000C) := r3 | M(0x20000000) = 0x0F |
| ldr r5, [r1,[#0x08](https://vk.com/im?sel=169908979&st=%230x08)] | 0000 | r5:= M(0x2200000C) | r5 = 1 |
| ldr r6, [r0] | 0000 | r6:= M(0x20000000) | r6 = 0x0F |
| mov r7, [#0x0a](https://vk.com/im?sel=169908979&st=%230x0a) | 0000 | r7:=[0x0a](https://vk.com/im?sel=169908979&st=%230x0a) | r7=[0x0a](https://vk.com/im?sel=169908979&st=%230x0a) |
| str r7, [r0,[#0x03](https://vk.com/im?sel=169908979&st=%230x03)] | 0000 | M(0x20000003) := r7 | M(0x20000003) = 0x0A |
| str r2, [r1,[#0x64](https://vk.com/im?sel=169908979&st=%230x64)] | 0000 | M(0x22000064) := r2 | M(0x20000003) = 0x08 |
| str r2, [r1,[#0x6c](https://vk.com/im?sel=169908979&st=%230x6c)] | 0000 | M(0x2200006c) := r2 | M(0x20000003) = 0x00 |
| ldr r8, [r0,[#0x03](https://vk.com/im?sel=169908979&st=%230x03)] | 0000 | r8:= M(0x20000000) | r8 = 0 |

**Задание 2.2.** Составьте подпрограмму для исследования результатов выполнения всех возможных операций сдвига для заданных чисел A,B,C,D. Представьте результаты выполнения подпрограмм в виде таблицы.

A=-45 B=780 C=45 D=21

Таблица 2 – Программа для исследования сдвигов

|  |  |  |  |
| --- | --- | --- | --- |
| Команда | NZCV | Действие | Результат |
| mov r0, #-45 |  | r0 := -45 | r0 = 0xFF FF FF D3 |
| mov r1, #780 |  | r1 := 780 | r1 = 0x03 0C |
| mov r2, #45 |  | r2 := 45 | r2 = 0x2D |
| mov r3, #21 |  | r3 := 21 | r3 = 0x15 |
| lsl r5, r0, #4 |  | Логический сдвиг влево на 4 | r5 = 0xFF FF FD 30 |
| lsl r6, r2, #4 |  | r6 = 0x30 C0 |
| lsl r7, r3, #4 |  | r7 = 0x02 D0 |
| lsl r8, r3, #4 |  | r8 = 0x01 50 |
| asr r5, r0, #4 |  | Арифметический сдвиг вправо на 4 | r5 = 0xFF FF FF FD |
| asr r6, r1, #4 |  | r6 = 0x30 |
| asr r7, r2, #4 |  | r7 = 0x02 |
| asr r8, r3, #4 |  | r8 = 0x01 |
| lsr r5, r0, #4 |  | Логический сдвиг вправо на 4 | r5 = 0x0F FF FF FD |
| lsr r6, r1, #4 |  | r6 = 0x30 |
| lsr r7, r2, #4 |  | r7 = 0x02 |
| lsr r8, r3, #4 |  | r8 = 0x01 |
| ror r5, r0, #4 |  | Циклический сдвиг вправо на 4 | r5 = 0x3F FF FF FD |
| ror r6, r1, #4 |  | r6 = 0xC0 00 00 30 |
| ror r7, r2, #4 |  | r7 = 0xD0 00 00 02 |
| ror r8, r3, #4 |  | r8 = 0x50 00 00 01 |
| rrxs r5, r0 | 0010 | Циклический сдвиг вправо на 1 через флаг C | r5 = 0x7F FF FF E9 |
| rrxs r6, r2, | 1010 | r6 = 0x80 00 00 16 |
| rrxs r7, r3 | 1010 | r7 = 0x80 00 00 0A |
| rrxs r8, r4 | 1000 | r8 = 0x80 00 00 00 |

**Задание 2.3**. Составьте подпрограмму, для вычисления:

1) алгебраической суммы чисел A,B,C,D;

2) суммы по модулю 2 чисел A,B,C,D.

Представьте результат выполнения подпрограммы в виде таблицы.

Таблица 3 – Программа для вычисления сумм

|  |  |  |  |
| --- | --- | --- | --- |
| Команда | NZCV | Действие | Результат |
| mov r0, #-45 |  | r0 := -45 | r0 = 0xFF FF FF D3 |
| mov r1, #780 |  | r1 := 780 | r1 = 0x03 0C |
| mov r2, #45 |  | r2 := 45 | r2 = 0x2D |
| mov r3, #21 |  | r3 := 21 | r3 = 0x15 |
| add r0, r1 |  | r0 := r0 + r1 | r0 = 0x02 DF |
| add r0, r2 |  | r0 := r0 + r2 | r0 = 0x03 0C |
| add r0, r3 |  | r0 := r0 + r3 | r0 = 0x03 21 |
| mov r0, #-45 |  | r0 := -45 | r0 = 0xFF FF FF D3 |
| eor r0, r1 |  | r0 := r0 eor r1 | r0 = 0xFF FF FC DF |
| eor r0, r2 |  | r0 := r0 eor r2 | r0 = 0xFF FF FC F2 |
| eor r0, r3 |  | r0 := r0 eor r3 | r0 = 0xFF FF FC E7 |

**Задание 2.4.** Составьте подпрограмму, содержащую упаковку, при которой 32- разрядное слово в регистре r12 составляется из 8-разрядных слов, содержащихся в младших разрядах заданных регистров: r12 = r3 r0 r1 r2 (рисунок 1).

**Код программы:**

mov r0, #0x05

mov r1, #0x16

mov r2, #0x27

mov r3, #0x38

orr r12, r3, lsl #24

orr r12, r0, lsl #16

orr r12, r1, lsl #8

orr r12, r2

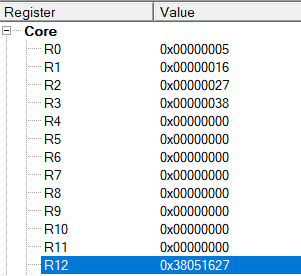


Рисунок 1 – Упаковка в регистр

**Задание 2.5.** Составьте программу, содержащую команды, формирующие признаки С и Z.

**Код программы:**

mov r0, #1

rrxs r0,r0

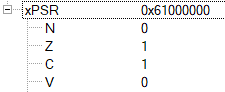


Рисунок 1 – Формирование признаков С и Z

**Задание 2.6**. Составьте программу, содержащую команды умножения и деления на числа, являющиеся степенью числа 2.

**Код программы:**

mov r0, #100

asr r0, #1 ;Деление на 2

mov r0, r0, asl #2 ;Умножение на 4

asr r0, #3 ;Деление на 8

Таблица 4 – Программа вычисления деления и умножения

|  |  |
| --- | --- |
| Команда | Результат |
| mov r0, #100 | r0 = 0x64 |
| asr r0, #1 | r0 = 0x32 |
| mov r0, r0, asl #2 | r0 = 0xC8 |
| asr r0, #3 | r0 = 0x19 |

**Задание 2.7.** Составьте программу, содержащую примеры использования логических операций для формирования признаков результата.

Таблица 5 – Тестирование формирования признаков

|  |  |
| --- | --- |
| Команда | NZCV |
| mov r0, #100 | 0000 |
| mov r1, #-1 | 0000 |
| tsts r0, #1 ;0 | 0100 |
| tsts r0, #4 | 0000 |
| cmps r0, r0 | 0110 |
| ands r5,r0, #1 | 0110 |
| ands r5,r0, #4 | 0010 |
| cmps r1, 0 | 1010 |
| orrs r1,r1 | 1010 |
| tsts r0, #1 | 0110 |

**Вывод**: в ходе работы получены начальные знания об основных приемах обработки данных с применением условного выполнения команд в микроконтроллерах ARM Cortex-M3.